

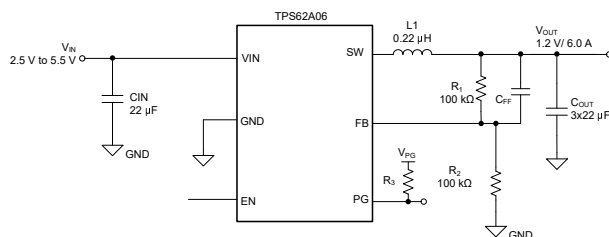
## TPS62A06x 采用 SOT563 封装的 6A 高效同步降压转换器

### 1 特性

- 输入电压范围为 2.5V 至 5.5V
- 可调输出电压范围：0.6V 至  $V_{IN}$
- $15\text{m}\Omega/10\text{m}\Omega$  低  $R_{DS(ON)}$  开关 (6A)
- $25\mu\text{A}$  静态电流
- 1% 反馈精度 (  $0^\circ\text{C}$  至  $125^\circ\text{C}$  )
- 100% 模式运行
- 2.2MHz 开关频率
- 支持省电模式或 FPWM 选项
- 电源正常状态输出引脚
- 短路保护 (HICCUP)
- 内部软启动
- 输出放电
- 热关断保护
- 采用  $1.6\text{mm} \times 1.6\text{mm}$  SOT563 封装
- 与 TLV62585 引脚对引脚兼容

### 2 应用

- 多功能打印机
- 机顶盒
- 电视应用
- IP 网络摄像头
- 无线路由器、固态硬盘
- 电池供电的应用
- 通用负载点电源



典型应用

### 3 说明

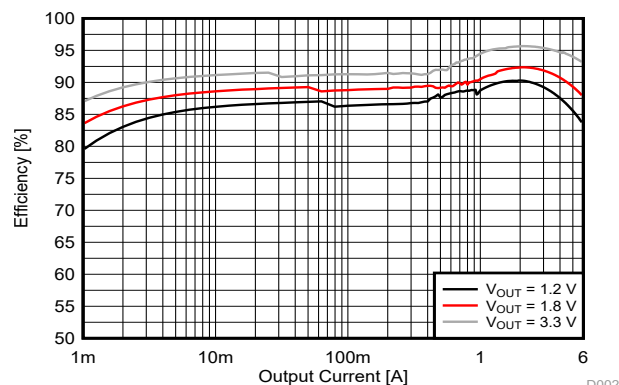
TPS62A06 系列器件是同步直流/直流降压转换器，经过优化可实现高效率 and 紧凑型解决方案尺寸。该器件集成了可提供高达 6A 输出电流的开关。在中等负载至重负载情况下，该器件将以 2.2MHz 开关频率在脉宽调制 (PWM) 模式下运行。在轻载情况下，该器件自动进入节能模式 (PSM)，从而在整个负载电流范围内保持高效率。该器件系列的 TPS62A06A 型号在整个负载电流范围内以强制 PWM 模式运行。

TPS62A06 通过一个外部电阻分压器提供可调节输出电压。内部软启动电路可限制启动期间的浪涌电流。内置的其他特性包括过流保护、热关断保护和电源正常指示。该器件采用 SOT563 封装。

#### 器件信息

器件型号	模式	封装 <sup>(1)</sup>	封装尺寸 (标称值)
TPS62A06	PSM、PWM	DRL ( SOT563 , 6 )	1.60mm x 1.60mm
TPS62A06A	FPWM		

- (1) 如需了解所有可用封装，请参阅数据表末尾的可订购产品附录。



效率与输出电流间的关系曲线 ( 电压为  $5V_{IN}$  时 )

D002



## 内容

1 特性.....	1	8.3 特性说明.....	7
2 应用.....	1	8.4 器件功能模式.....	8
3 说明.....	1	9 应用和实施.....	10
4 修订历史记录.....	2	9.1 应用信息.....	10
5 器件比较表.....	3	9.2 典型应用.....	10
6 引脚配置和功能.....	3	9.3 电源相关建议.....	14
7 规格.....	4	9.4 布局.....	14
7.1 绝对最大额定值.....	4	10 器件和文档支持.....	15
7.2 ESD 等级.....	4	10.1 器件支持.....	15
7.3 建议运行条件.....	4	10.2 文档支持.....	15
7.4 热性能信息.....	4	10.3 接收文档更新通知.....	15
7.5 电气特性.....	5	10.4 支持资源.....	15
7.6 典型特性.....	6	10.5 商标.....	15
8 详细说明.....	7	10.6 静电放电警告.....	15
8.1 概述.....	7	10.7 术语表.....	15
8.2 功能方框图.....	7	11 机械、封装和可订购信息.....	15

## 4 修订历史记录

注：以前版本的页码可能与当前版本的页码不同

Changes from Revision * (April 2023) to Revision A (June 2023)	Page
• 将文档状态从“预告信息”更改为“量产数据” .....	1

## 5 器件比较表

器件型号	输出电流	运行模式
TPS62A06	6A	PSM/PWM
TPS62A06A	6A	FPWM

## 6 引脚配置和功能

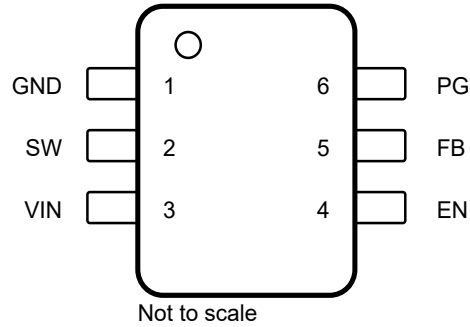


图 6-1. 6 引脚 DRL SOT563 封装 (俯视图)

表 6-1. 引脚功能

引脚		I/O <sup>(1)</sup>	说明
名称	编号		
EN	4	I	器件使能逻辑输入。逻辑高电平可启用器件，逻辑低电平可禁用器件并使器件进入关断状态。请勿将此引脚悬空。
FB	5	I	内部控制环路的反馈引脚。将此引脚连接到外部反馈分压器。
GND	1	G	接地引脚
PG	6	O	电源正常开漏输出引脚。上拉电阻器不能连接到任何高于 5.5V 的电压。如果不使用此引脚，请将其保持断开或连接到 GND。
SW	2	O	开关引脚连接到内部 FET 开关和电感器端子。将输出滤波器的电感器连接到此引脚。
VIN	3	I	电源电压引脚

(1) I = 输入，O = 输出，G = 地

## 7 规格

### 7.1 绝对最大额定值

在自然通风条件下的工作温度范围内测得（除非另有说明）<sup>(1)</sup>

		最小值	最大值	单位
引脚电压 <sup>(2)</sup>	VIN, EN, PG	-0.3	6	V
	SW, 直流	-0.3	V <sub>IN</sub> + 0.3	V
	SW, 瞬态 < 10ns	-3.0	10	V
	FB	-0.3	3	V
T <sub>J</sub>	工作结温	-40	150	°C
T <sub>stg</sub>	贮存温度	-55	150	°C

- (1) 超出绝对最大额定值运行可能会对器件造成损坏。绝对最大额定值并不表示器件在这些条件下或在建议运行条件以外的任何其他条件下能够正常运行。如果超出建议运行条件但在绝对最大额定值范围内使用，器件可能不会完全正常运行，这可能影响器件的可靠性、功能和性能并缩短器件寿命。
- (2) 所有电压值都相对于网络接地端而言。

### 7.2 ESD 等级

			值	单位
V <sub>(ESD)</sub>	静电放电	人体放电模型 (HBM), 符合 ANSI/ESDA/JEDEC JS-001 <sup>(1)</sup>	±2000	V
		充电器件模型 (CDM), 符合 ANSI/ESDA/JEDEC JS-002 标准 <sup>(2)</sup>	±500	

- (1) JEDEC 文件 JEP155 指出：500V HBM 可实现在标准 ESD 控制流程下安全生产。
- (2) JEDEC 文件 JEP157 指出：250V CDM 可实现在标准 ESD 控制流程下安全生产。

### 7.3 建议运行条件

在工作结温范围内测得（除非另有说明）

		最小值	标称值	最大值	单位
V <sub>IN</sub>	输入电源电压范围	2.5		5.5	V
V <sub>OUT</sub>	输出电压范围	0.6		V <sub>IN</sub>	V
L	有效电感		0.22		μH
C <sub>OUT</sub>	有效输出电容	V <sub>OUT</sub> < 1.2 V	120		μF
C <sub>OUT</sub>	有效输出电容	1.2V ≤ V <sub>OUT</sub> < 1.8V	45		μF
C <sub>OUT</sub>	有效输出电容	V <sub>OUT</sub> ≥ 1.8V	45		μF
I <sub>OUT</sub>	输出电流范围	TPS62A06		6	A
I <sub>PG</sub>	电源正常输入电流能力	0		1	mA
T <sub>J</sub>	工作结温	-40		125	°C

### 7.4 热性能信息

热指标 <sup>(1)</sup>		TPS62A06x	TPS62A06EVM-248	单位
		DRL	EVM	
		6 引脚	6 引脚	
R <sub>θJA</sub>	结至环境热阻	137.5	74.5	°C/W
R <sub>θJC(top)</sub>	结至外壳（顶部）热阻	60.2	-	°C/W
R <sub>θJB</sub>	结至电路板热阻	22.0	-	°C/W
ψ <sub>JT</sub>	结至顶部特征参数	1.4	1.2	°C/W
ψ <sub>JB</sub>	结至电路板特征参数	21.6	33.7	°C/W

- (1) 有关新旧热指标的更多信息，请参阅 [半导体和 IC 封装热指标](#) 应用报告。

## 7.5 电气特性

$T_J = -40^{\circ}\text{C}$  至  $+125^{\circ}\text{C}$ ,  $V_{IN} = 2.5\text{V}$  至  $5.5\text{V}$ 。典型值是在  $T_J = 25^{\circ}\text{C}$  且  $V_{IN} = 5\text{V}$  条件下测得 (除非另有说明)

参数		测试条件	最小值	典型值	最大值	单位
<b>电源</b>						
$I_{Q(VIN)}$	VIN 静态电流	非开关, $V_{EN} = \text{高电平}$ , $V_{FB} = 610\text{mV}$		26		$\mu\text{A}$
$I_{SD(VIN)}$	VIN 关断电源电流	$T_J = -40^{\circ}\text{C}$ 至 $85^{\circ}\text{C}$ , $V_{EN} = \text{低电平}$		0.01	4	$\mu\text{A}$
<b>UVLO</b>						
$V_{UVLO(R)}$	VIN UVLO 上升阈值	$V_{IN}$ 上升	2.3	2.4	2.5	V
$V_{UVLO(F)}$	VIN UVLO 下降阈值	$V_{IN}$ 下降	2.2	2.3	2.4	V
<b>ENABLE</b>						
$V_{EN(R)}$	EN 电压上升阈值	EN 上升, 启用开关	1.2			V
$V_{EN(F)}$	EN 电压下降阈值	EN 下降, 禁用开关			0.4	V
$V_{EN(LKG)}$	EN 输入漏电流	$V_{EN} = 5\text{V}$			100	nA
<b>基准电压</b>						
$V_{FB}$	FB 电压	$T_J = 0^{\circ}\text{C}$ 至 $125^{\circ}\text{C}$ , PWM 模式	594	600	606	mV
$V_{FB}$	FB 电压	PWM 模式	591	600	609	mV
$I_{FB(LKG)}$	FB 输入漏电流	$V_{FB} = 0.6\text{V}$			100	nA
<b>开关频率</b>						
$f_{SW(FCCM)}$	开关频率, FPWM 运行	$V_{IN} = 5\text{V}$ , $V_{OUT} = 1.8\text{V}$		2200		kHz
<b>STARTUP</b>						
	内部固定软启动时间	从 EN = 高电平至 $V_{FB} = 0.56\text{V}$		0.5	1	ms
<b>功率级</b>						
$R_{DS(ON)(HS)}$	高边 MOSFET 导通电阻	TPS62A06, $V_{IN} = 5\text{V}$		15		$\text{m}\Omega$
$R_{DS(ON)(LS)}$	低边 MOSFET 导通电阻	TPS62A06, $V_{IN} = 5\text{V}$		10		$\text{m}\Omega$
<b>过流保护</b>						
$I_{HS(OC)}$	高侧峰值电流限值	TPS62A06	8.2	10		A
$I_{LS(OC)}$	低边谷值电流限值	TPS62A06		9.1		A
<b>电源正常</b>						
$V_{PGTH}$	电源正常阈值	PG 低电平, FB 下降		93.5		%
$V_{PGTH}$	电源正常阈值	PG 高电平, FB 上升		96		%
	PG 延迟下降			30		$\mu\text{s}$
	PG 延迟上升			10		$\mu\text{s}$
$I_{PG(LKG)}$	开漏输出高电平时的 PG 引脚漏电流	$V_{PG} = 5\text{V}$			100	nA
	PG 引脚输出低电平电压	$I_{PG} = 1\text{mA}$			400	mV
<b>输出放电</b>						
	SW 引脚上的输出放电电流	$V_{IN} = 3\text{V}$ , $V_{OUT} = 2.0\text{V}$		150		mA
<b>热关断</b>						
$T_{J(SD)}$	热关断阈值	温度上升		170		$^{\circ}\text{C}$
$T_{J(HYS)}$	热关断迟滞			20		$^{\circ}\text{C}$

## 7.6 典型特性

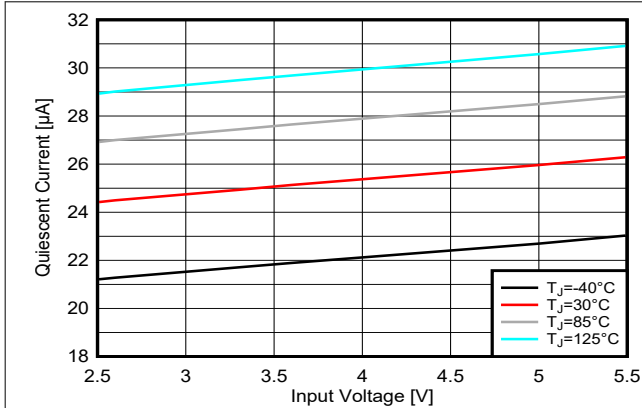


图 7-1. 静态电流与输入电压间的关系

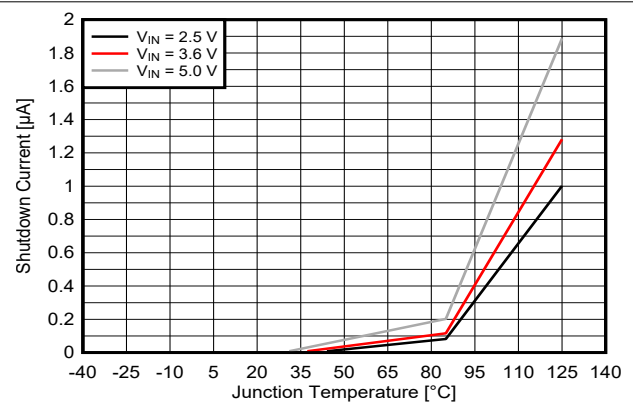


图 7-2. 关断电流与结温间的关系

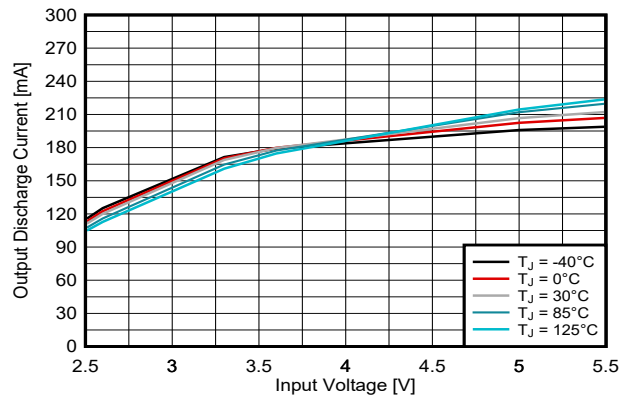


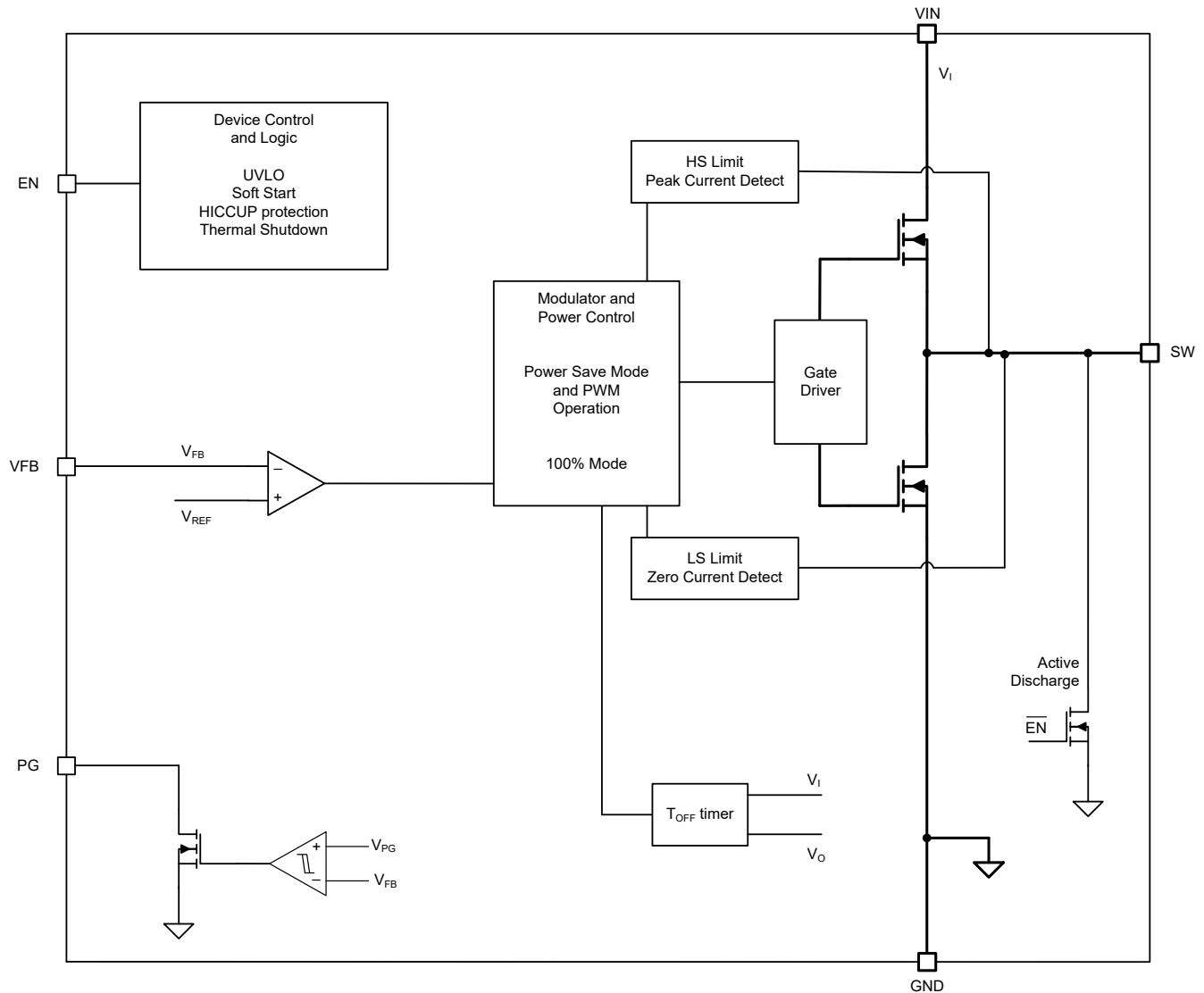
图 7-3. 输出放电电流与输入电压间的关系

## 8 详细说明

### 8.1 概述

TPS62A0x 是一款高效同步降压转换器。该器件采用峰值电流控制方案，具有自适应关断时间。在中等负载至重负载电流下，该器件通常以 2.2MHz 频率脉宽调制 (PWM) 模式运行。根据  $V_{IN}/V_{OUT}$  的比率，只需一个简单的电路即可设置低侧 MOSFET 所需的关断时间。这样，无论输入电压、输出电压和负载电流如何变化，开关频率都会保持相对恒定。

### 8.2 功能方框图



### 8.3 特性说明

#### 8.3.1 节能模式

当电感器电流变得不连续时，该器件会自动进入省电模式，以便提高轻负载条件下的效率。在省电模式下，该转换器会降低开关频率并最大程度地降低电流消耗。在省电模式下，输出电压略高于标称输出电压。通过增加输出电容值或添加前馈电容器可将此影响降至最低。

### 8.3.2 100% 占空比低压降运行

该器件通过进入 100% 占空比模式来提供低输入到输出电压差。在此模式下，高侧 MOSFET 开关持续导通，低侧 MOSFET 则处于关断状态。保持输出稳压的最小输入电压取决于负载电流和输出电压，计算方法如下：

$$V_{IN(MIN)} = V_{OUT} + I_{OUT} \times R_{DS(ON)} + R_L \quad (1)$$

其中

- $R_{DS(ON)}$  = 高侧 FET 导通电阻
- $R_L$  = 电感器欧姆电阻 (DCR)

### 8.3.3 软启动

启用器件后，内部软启动电路会在启动期间使输出电压升高至标称输出电压，从而避免过大的浪涌电流并产生平稳的输出电压上升斜率。软启动电路还可防止原电池和具有高内部阻抗的可充电电池出现过度压降。

TPS62A0x 能够启动至预偏置输出电容器。转换器以施加的偏置电压启动，并使输出电压斜升至其标称值。

### 8.3.4 开关电流限制和短路保护 (HICCUP)

开关电流限值可防止器件出现高电感器电流和从电池或输入电压轨汲取过大的电流。在电感器短路或饱和或者输出电路过载或短路的情况下，可能会产生过大的电流。电感器电流达到阈值  $I_{LIM}$  时，高侧 MOSFET 将关断，低侧 MOSFET 将导通，从而在自适应关断时间内降低电感器电流。

当此开关电流限制被触发 32 次时，该器件会将电流限制进一步降低 32 个周期，然后停止开关以保护输出。在经过 500 $\mu$ s (典型值) 延迟时间后，器件会自动重新启动。此操作称为“断续短路保护”。器件会重复此模式，直到高负载条件消失。在启动期间，断续保护也处于启用状态。

### 8.3.5 欠压锁定

为了避免器件在低输入电压下误操作，可进行欠压锁定 (UVLO)，从而在电压低于  $V_{UVLO}$  时以 130mV 的迟滞关断该器件。

### 8.3.6 热关断

结温超过  $T_{JSD}$  时，该器件会进入热关断状态并停止开关。温度降至比阈值低 20°C 时，该器件将自动恢复正常运行。

## 8.4 器件功能模式

### 8.4.1 启用和禁用

可以通过将 EN 输入设置为逻辑高电平来启用器件。相应地，设置为逻辑低电平可禁用器件。如果器件被启用，内部功率级开始开关并将输出电压调节至设定点电压。必须将 EN 输入进行端接并且不得将其悬空。

### 8.4.2 电源正常

TPS62A06x 具有内置电源正常 (PG) 功能，可指示输出电压是否已达到目标以及器件是否就绪。PG 信号可用于多个电源轨的启动排序。PG 引脚是一个开漏输出，需要一个上拉电阻器来连接到最高建议输入电压电平的任何电压。当器件由于 EN、UVLO (欠压锁定) 或热关断而关断时，PG 为低电平。VIN 必须一直提供，才能使 PG 引脚保持低电平。

如果不使用电源正常输出，TI 建议将其连接到 GND 或使其保持断开状态。



表 8-1. 电源正常状态指示器功能表

逻辑信号				PG 状态
$V_I$	EN 引脚	热关断	$V_O$	
$V_I > UVLO$	高电平	编号	$V_O = \text{目标}$	高阻态
			$V_O < \text{目标}$	低电平
			是	低电平
		是	x	低电平
	$UVLO < V_I < 1.8V$	x	x	低电平
$V_I < 1.8V$	x	x	x	未定义

PG 指示器具有抗尖峰脉冲功能，可避免指示干扰或环路草图瞬态响应行为的信号。

## 9 应用和实施

### 备注

以下应用部分中的信息不属于 TI 元件规格，TI 不担保其准确性和完整性。TI 的客户负责确定元件是否适合其用途，以及验证和测试其设计实现以确认系统功能。

### 9.1 应用信息

以下部分介绍了外部元件的设计，通过使用典型应用作为参考来完成多个输入和输出电压选项的电源设计。

### 9.2 典型应用

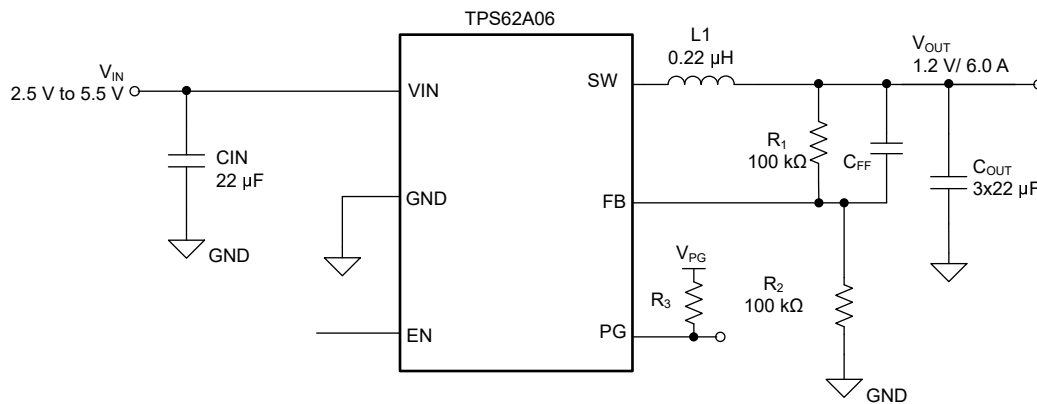


图 9-1. TPS62A06 典型应用电路

#### 9.2.1 设计要求

本设计示例使用表 9-1 中所列的参数作为输入参数。

表 9-1. 设计参数

设计参数	示例值
输入电压	2.5V 至 5.5V
输出电压	1.2V
最大输出电流	6.0 A

表 9-2 列出了该示例中使用的元件。

表 9-2. 元件列表

基准	说明	制造商 <sup>(1)</sup>
C1	22µF, 陶瓷电容器, 10V, X7R, 尺寸 0805, GRM21BZ71A226KE15L	Murata
C2、C3、C4	22µF, 陶瓷电容器, 10V, X7R, 尺寸 0805, GRM21BZ71A226KE15L	Murata
L1	0.22µH, 功率电感器, XGL4015-221MEC	Coilcraft
R1、R2	片式电阻器, 1%, 尺寸 0603	标准
C5	可选, 120pF (如果需要)	标准

(1) 请参阅 [第三方产品免责声明](#)。

## 9.2.2 详细设计过程

### 9.2.2.1 设定输出电压

可根据 [方程式 2](#) 使用一个外部电阻分压器来设置输出电压：为保持反馈 (FB) 网络免受噪声影响，请将 R2 设置为 100kΩ 或更小值，以使分压器中的电流至少为 6μA。如 [直流/直流转换器中电阻反馈分压器的设计注意事项技术简介](#) 中所述，FB 电阻器值越低，抗噪性越好，但轻负载效率越低。

$$R1 = R2 \times \left( \frac{V_{OUT}}{V_{FB}} - 1 \right) = R2 \times \left( \frac{V_{OUT}}{0.6V} - 1 \right) \quad (2)$$

### 9.2.2.2 前馈电容器

TI 建议将前馈电容器 C<sub>FF</sub> 与 R<sub>1</sub> 并联，以便提高 PSM 模式下的负载瞬态性能并降低输出纹波电压。C<sub>FF</sub> 的建议值为 120pF。

### 9.2.2.3 输出滤波器设计

电感器和输出电容器共同用作一个低通滤波器。为简化此过程，[表 9-3](#) 列出了可能的电感器和电容器值组合。选中的单元格表示相应组合已通过仿真和实验室测试证明具有稳定性。可针对每个单独应用选择更多组合。

表 9-3. 输出电容器和电感器组合表

V <sub>OUT</sub> [V]	L [μH] <sup>(1)</sup>	C <sub>OUT</sub> [μF] <sup>(2)</sup>		
		3 × 22	2 × 47	3 × 47
0.6 ≤ V <sub>OUT</sub> < 1.2	0.22		++ <sup>(3)</sup>	++
1.2 ≤ V <sub>OUT</sub> < 1.8	0.22	++ <sup>(3)</sup>	+	+
1.8 ≤ V <sub>OUT</sub>	0.22	++ <sup>(3)</sup>	+	+

(1) 预计会有电感器容差和电流降额。有效电感介于 +20% 和 -30% 之间。

(2) 预计会有电容容差和偏置电压降额。有效电容介于 +20% 和 -50% 之间。

(3) 此 LC 组合是标准值，推荐用于大多数应用。

### 9.2.2.4 输入和输出电容器选择

TPS62A0x 的架构允许使用具有低等效串联电阻 (ESR) 的微型陶瓷型输出电容器。这些电容器提供低输出电压纹波，推荐使用。为了在高频下保持电阻值并在温度变化时使电容具有窄变化幅度，TI 建议使用 X7R 或 X5R 电介质电容器。

输入电容器是转换器的低阻抗能量源，有助于实现稳定运行。TI 建议使用低 ESR 多层陶瓷电容器，以便实现出色的滤波效果。对于大多数应用，10 μF 输入电容器即可满足要求；较大的电容值可减少输入电压纹波。

针对 1.2V 输出典型应用，建议的典型输出电容器值为 45 μF 有效电容。该电容可在宽范围内变化，如 [表 9-3](#) 中所述。

TPS62A06, TPS62A06A

ZHCSP7A - APRIL 2023 - REVISED JUNE 2023

9.2.3 应用曲线

$V_{IN} = 5.0V$ ,  $V_{OUT} = 1.2V$ ,  $T_A = 25^\circ C$ , BOM = 表 9-2 (除非另有说明)。

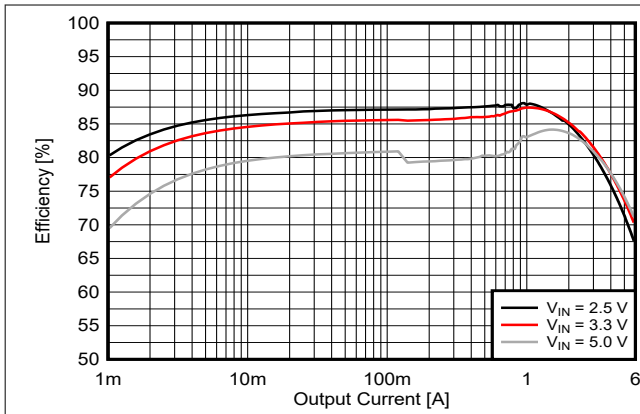


图 9-2. 0.6V 输出效率 (TPS62A06)

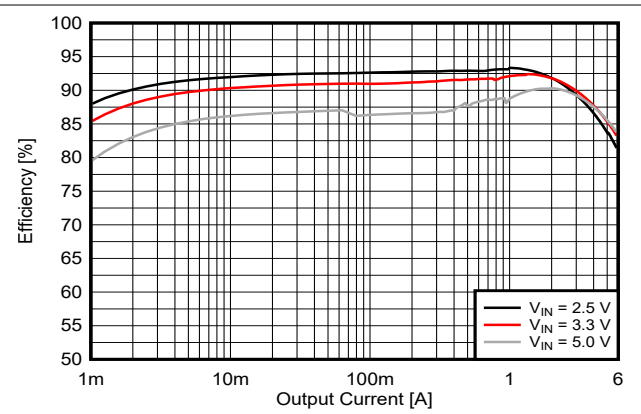


图 9-3. 1.2V 输出效率 (TPS62A06)

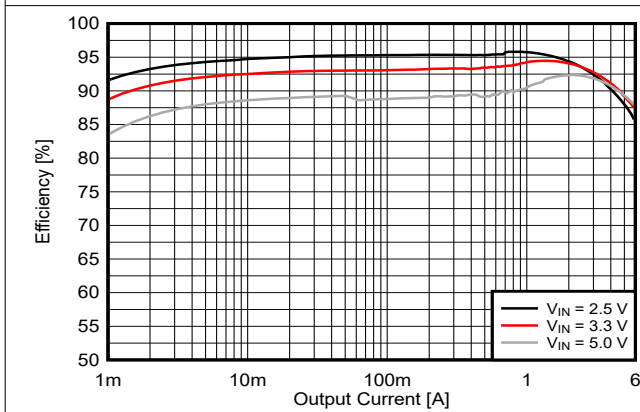


图 9-4. 1.8V 输出效率 (TPS62A06)

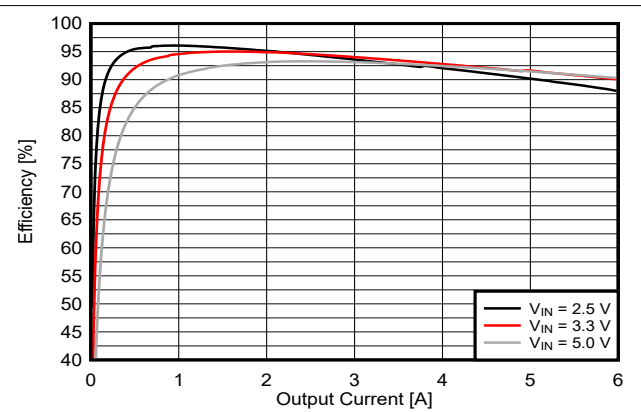
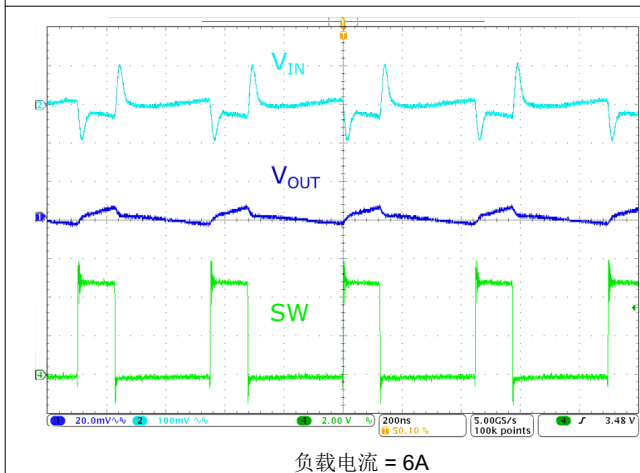
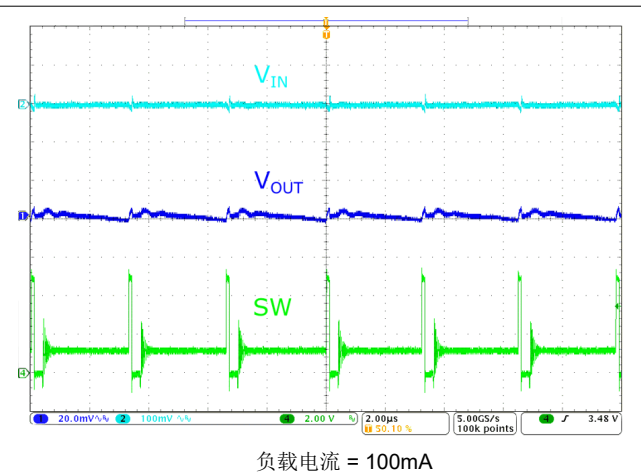


图 9-5. 1.8V 输出效率 (TPS62A06A)



负载电流 = 6A

图 9-6. PWM 运行 (TPS62A06)



负载电流 = 100mA

图 9-7. PFM 运行 (TPS62A06)

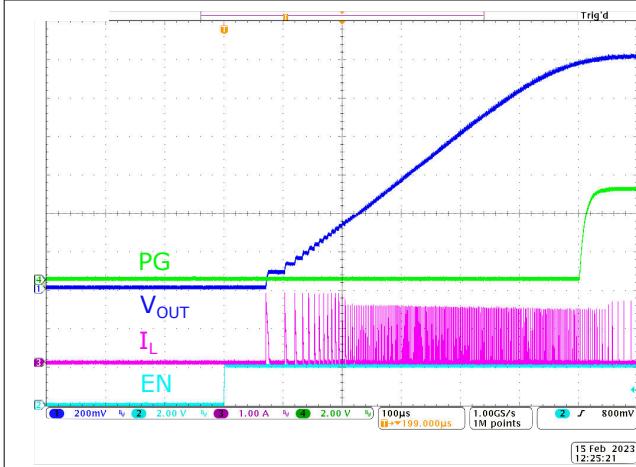


图 9-8. 在无负载条件下启动 (TPS62A06)

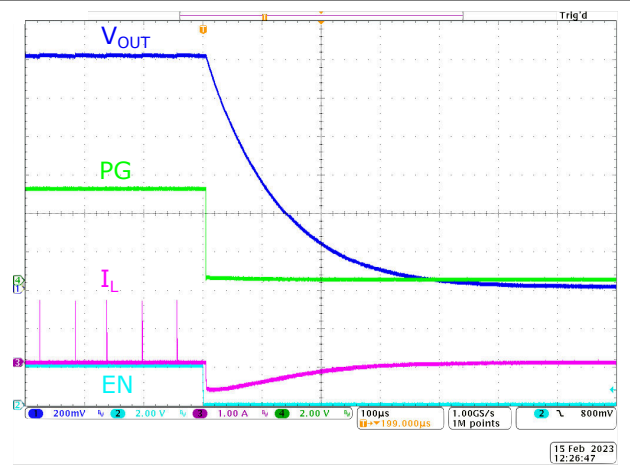
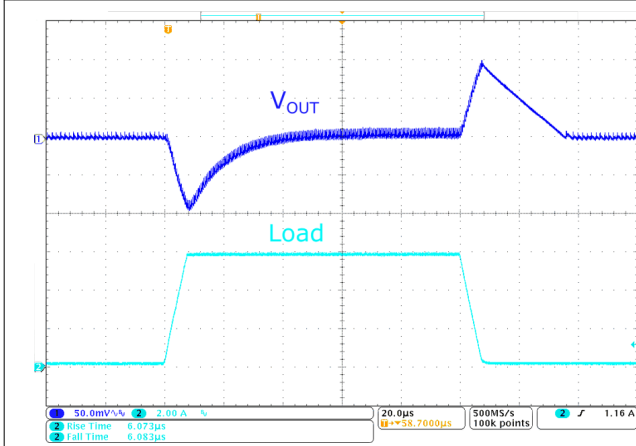
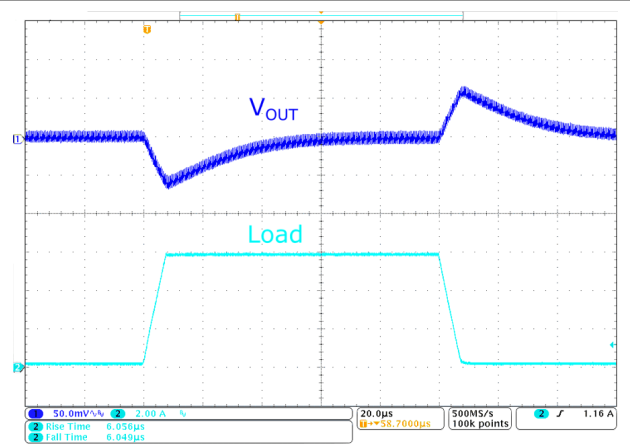


图 9-9. 在无负载条件下关断 (TPS62A06)



负载阶跃：0.1A 至 6A，1A/µs

图 9-10. 负载瞬态响应 (TPS62A06)



负载阶跃：0.1A 至 6A，1A/µs

图 9-11. 负载瞬态响应 (TPS62A06A)

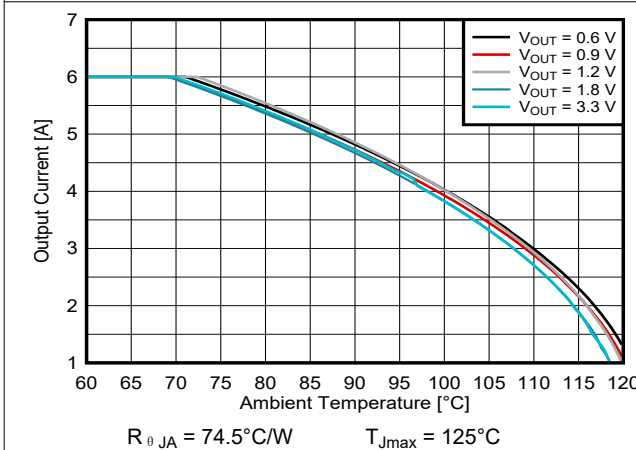


图 9-12. 基于 EVM 的安全工作区， $V_{IN} = 5.0V$ ，TPS62A06DRL

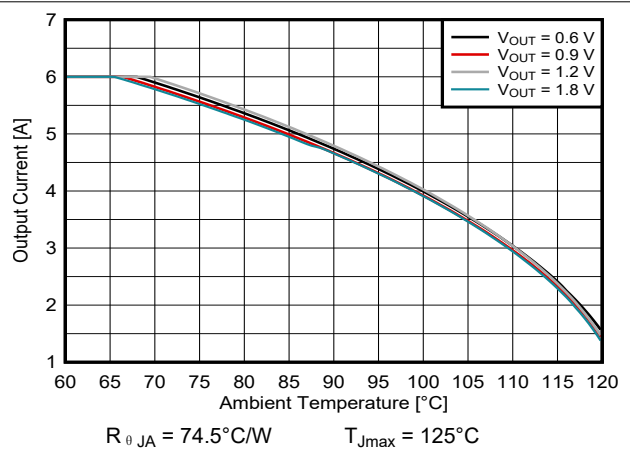


图 9-13. 基于 EVM 的安全工作区， $V_{IN} = 3.3V$ ，TPS62A06DRL

### 9.3 电源相关建议

该器件可在 2.5V 至 5.5V 的输入电源电压范围内工作。请确保输入电源的额定电流足以满足应用需求。

### 9.4 布局

#### 9.4.1 布局指南

印刷电路板 (PCB) 布局是保持 TPS62A0x 器件高性能的重要一步。

- 将输入和输出电容器以及电感器尽可能靠近 IC 放置。该操作可保持电源布线较短。采用宽而直的电源布线可实现低布线电阻和低寄生电感。
- 将输入和输出电容器的低侧正确连接到 GND 引脚，以避免接地电势偏移。
- 请特别注意避免产生噪声。连接到 FB 的检测布线是信号布线。将这些布线远离 SW 节点。
- 使用公共接地。GND 层可用于屏蔽。

请参阅图 9-14，了解建议的 PCB 布局。

#### 9.4.2 布局示例

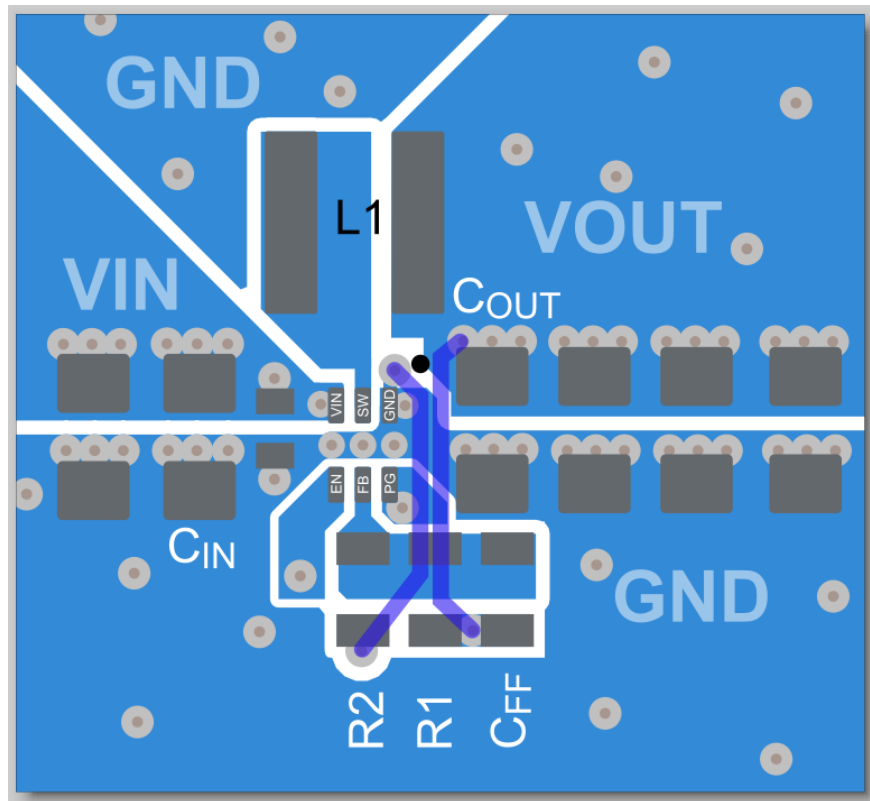


图 9-14. TPS62A06x PCB 布局建议

## 10 器件和文档支持

TI 提供大量的开发工具。下面列出了用于评估器件性能、生成代码和开发解决方案的工具和软件。

### 10.1 器件支持

#### 10.1.1 第三方产品免责声明

TI 发布的与第三方产品或服务有关的信息，不能构成与此类产品或服务或保修的适用性有关的认可，不能构成此类产品或服务单独或与任何 TI 产品或服务一起的表示或认可。

### 10.2 文档支持

#### 10.2.1 相关文档

德州仪器 (TI)，[直流/直流转换器中电阻反馈分压器的设计注意事项技术简介](#)

### 10.3 接收文档更新通知

要接收文档更新通知，请导航至 [ti.com](#) 上的器件产品文件夹。点击 [订阅更新](#) 进行注册，即可每周接收产品信息更改摘要。有关更改的详细信息，请查看任何已修订文档中包含的修订历史记录。

### 10.4 支持资源

[TI E2E™ 支持论坛](#) 是工程师的重要参考资料，可直接从专家获得快速、经过验证的解答和设计帮助。搜索现有解答或提出自己的问题可获得所需的快速设计帮助。

链接的内容由各个贡献者“按原样”提供。这些内容并不构成 TI 技术规范，并且不一定反映 TI 的观点；请参阅 TI 的 [《使用条款》](#)。

### 10.5 商标

TI E2E™ is a trademark of Texas Instruments.

所有商标均为其各自所有者的财产。

### 10.6 静电放电警告



静电放电 (ESD) 会损坏这个集成电路。德州仪器 (TI) 建议通过适当的预防措施处理所有集成电路。如果不遵守正确的处理和安装程序，可能会损坏集成电路。

ESD 的损坏小至导致微小的性能降级，大至整个器件故障。精密的集成电路可能更容易受到损坏，这是因为非常细微的参数更改都可能会导致器件与其发布的规格不相符。

### 10.7 术语表

[TI 术语表](#) 本术语表列出并解释了术语、首字母缩略词和定义。

## 11 机械、封装和可订购信息

下述页面包含机械、封装和订购信息。这些信息是指定器件可用的最新数据。数据如有变更，恕不另行通知，且不会对此文档进行修订。有关此数据表的浏览器版本，请查阅左侧的导航栏。

**PACKAGING INFORMATION**

Orderable Device	Status (1)	Package Type	Package Drawing	Pins	Package Qty	Eco Plan (2)	Lead finish/ Ball material (6)	MSL Peak Temp (3)	Op Temp (°C)	Device Marking (4/5)	Samples
TPS62A06ADRLR	ACTIVE	SOT-5X3	DRL	6	4000	RoHS & Green	Call TI   SN	Level-1-260C-UNLIM	-40 to 125	1MH	<a href="#">Samples</a>
TPS62A06DRLR	ACTIVE	SOT-5X3	DRL	6	4000	RoHS & Green	Call TI   SN	Level-1-260C-UNLIM	-40 to 125	1MG	<a href="#">Samples</a>

(1) The marketing status values are defined as follows:

**ACTIVE:** Product device recommended for new designs.

**LIFEBUY:** TI has announced that the device will be discontinued, and a lifetime-buy period is in effect.

**NRND:** Not recommended for new designs. Device is in production to support existing customers, but TI does not recommend using this part in a new design.

**PREVIEW:** Device has been announced but is not in production. Samples may or may not be available.

**OBSOLETE:** TI has discontinued the production of the device.

(2) **RoHS:** TI defines "RoHS" to mean semiconductor products that are compliant with the current EU RoHS requirements for all 10 RoHS substances, including the requirement that RoHS substance do not exceed 0.1% by weight in homogeneous materials. Where designed to be soldered at high temperatures, "RoHS" products are suitable for use in specified lead-free processes. TI may reference these types of products as "Pb-Free".

**RoHS Exempt:** TI defines "RoHS Exempt" to mean products that contain lead but are compliant with EU RoHS pursuant to a specific EU RoHS exemption.

**Green:** TI defines "Green" to mean the content of Chlorine (Cl) and Bromine (Br) based flame retardants meet JS709B low halogen requirements of <=1000ppm threshold. Antimony trioxide based flame retardants must also meet the <=1000ppm threshold requirement.

(3) MSL, Peak Temp. - The Moisture Sensitivity Level rating according to the JEDEC industry standard classifications, and peak solder temperature.

(4) There may be additional marking, which relates to the logo, the lot trace code information, or the environmental category on the device.

(5) Multiple Device Markings will be inside parentheses. Only one Device Marking contained in parentheses and separated by a "~" will appear on a device. If a line is indented then it is a continuation of the previous line and the two combined represent the entire Device Marking for that device.

(6) Lead finish/Ball material - Orderable Devices may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

**Important Information and Disclaimer:**The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.





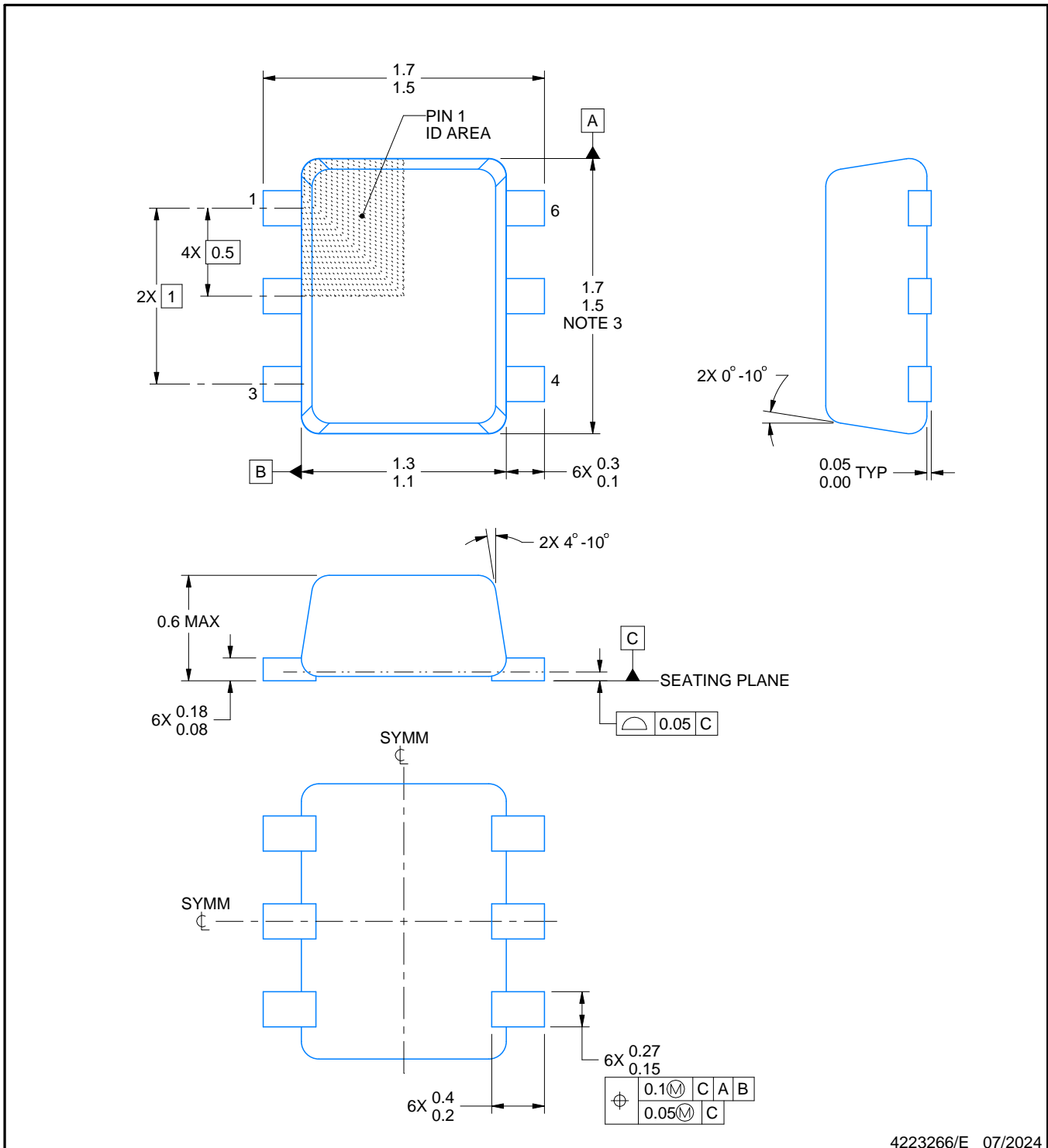
# DRL0006A



# PACKAGE OUTLINE

## SOT - 0.6 mm max height

PLASTIC SMALL OUTLINE



4223266/E 07/2024

### NOTES:

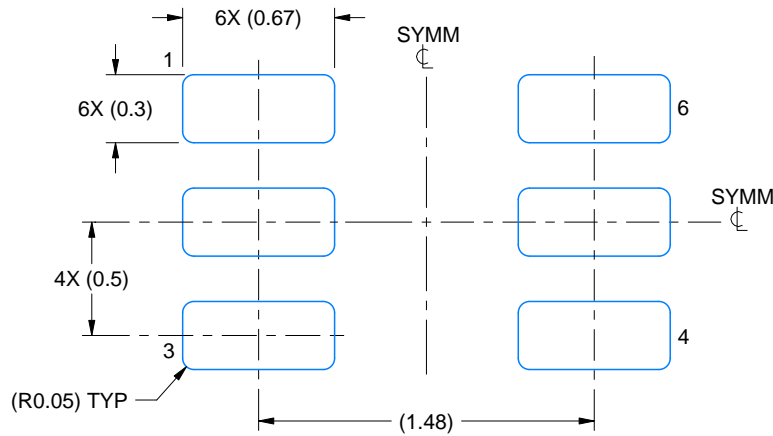
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. This dimension does not include mold flash, protrusions, or gate burrs. Mold flash, protrusions, or gate burrs shall not exceed 0.15 mm per side.
4. Reference JEDEC registration MO-293 Variation UAAD

# EXAMPLE BOARD LAYOUT

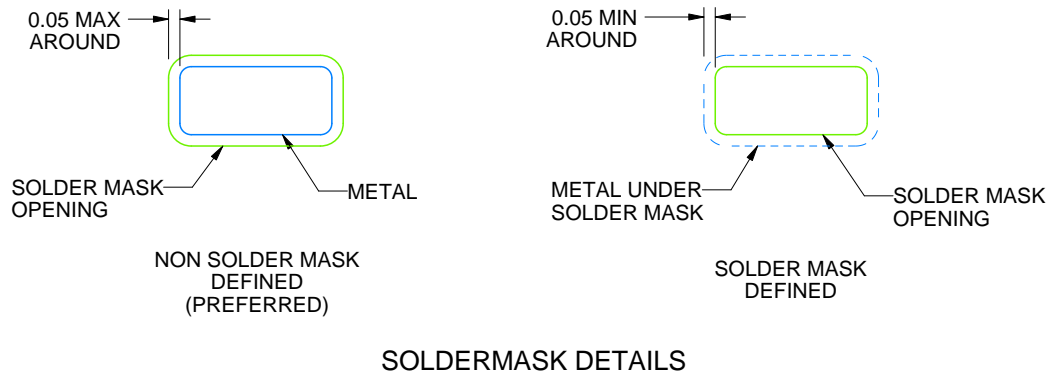
DRL0006A

SOT - 0.6 mm max height

PLASTIC SMALL OUTLINE



LAND PATTERN EXAMPLE  
SCALE:30X



SOLDERMASK DETAILS

4223266/E 07/2024

NOTES: (continued)

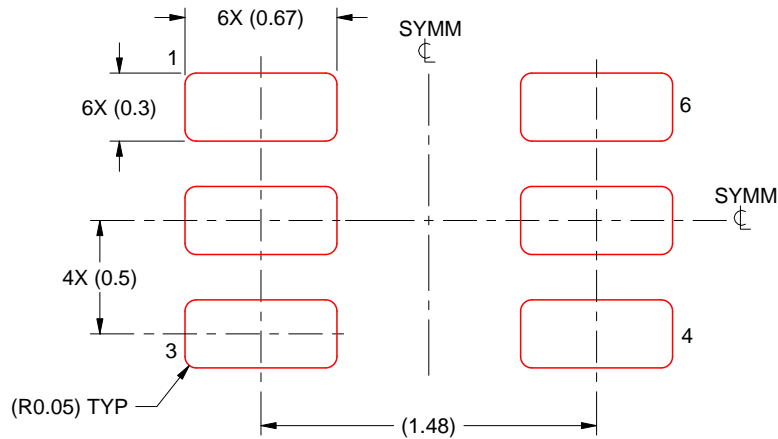
- 5. Publication IPC-7351 may have alternate designs.
- 6. Solder mask tolerances between and around signal pads can vary based on board fabrication site.
- 7. Land pattern design aligns to IPC-610, Bottom Termination Component (BTC) solder joint inspection criteria.

# EXAMPLE STENCIL DESIGN

DRL0006A

SOT - 0.6 mm max height

PLASTIC SMALL OUTLINE



SOLDER PASTE EXAMPLE  
BASED ON 0.1 mm THICK STENCIL  
SCALE:30X

4223266/E 07/2024

NOTES: (continued)

8. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.
9. Board assembly site may have different recommendations for stencil design.

## 重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2024，德州仪器 (TI) 公司