

## TSM24A 采用 SOT-23 封装且适用于工业网络的 24V 单向浪涌二极管

### 1 特性

- 强大的浪涌保护：
  - IEC61000-4-5 (8/20 $\mu$ s) : 60A
- 对于持续 8/20 $\mu$ s 的 60A 浪涌电流，钳位电压低至 38V (典型值)，可保护下游元件
- 单向极性，可优化单端数据线路和电源轨上的钳位性能
- 工作电压为 24V，用于保护 12V 系统中的信号
- 75nA 低漏电流 (最大值)
- 54pF 的低 I/O 电容 (典型值)
- 集成 IEC 61000-4-2 ESD 保护：
  - $\pm 30$ kV 接触放电
  - $\pm 30$ kV 气隙放电
- 小型 SOT-23 引线式封装，可更大限度地减小电路板空间并实现自动光学检查 (AOI)

### 2 应用

- 工业传感器
- USB Type-C™ V<sub>BUS</sub>
- PLC I/O 模块
- 24V 电源线、数字输入或输出线
- 电器
- 医疗设备
- 电机驱动器

### 3 说明

TSM24A 是 TI 浪涌保护器件系列的一款产品。TSM24A 可将高达 60A 的 IEC 61000-4-5 故障电流可靠分流，从而保护系统免受高功率瞬态冲击或雷击。该器件为满足常见的工业信号线路 EMC 要求提供了解决方案，可通过 42 $\Omega$  电阻进行耦合的方式承受最高 2.5kV IEC 61000-4-5 开路电压。TSM24A 在浪涌事件期间进行钳制，确保系统在 I<sub>PP</sub> = 60A 时承受低于 38V 的电压。

此外，TSM24A 采用小型引线式 SOT-23 (DBZ) 封装，尺寸大概比业界通用 SMA 封装小 50%。该器件具有极低的器件泄露，旨在尽可能地降低对受保护线路的影响。

有关该器件的双向版本，请参阅 [TSM24CA](#)。

#### 封装信息

器件型号	封装 <sup>(1)</sup>	封装尺寸 <sup>(2)</sup>
TSM24A	DBZ ( SOT-23, 3 )	2.92mm × 2.37mm

(1) 如需了解所有可用封装，请参阅数据表末尾的可订购产品附录。

(2) 封装尺寸 (长 × 宽) 为标称值，并包括引脚 (如适用)。



## 内容

1 特性.....	1	6.7 典型特性.....	6
2 应用.....	1	7 应用和实施.....	7
3 说明.....	1	7.1 应用信息.....	7
4 修订历史记录.....	2	8 器件和文档支持.....	8
5 引脚配置和功能.....	3	8.1 文档支持.....	8
6 规格.....	4	8.2 接收文档更新通知.....	8
6.1 绝对最大额定值.....	4	8.3 支持资源.....	8
6.2 ESD 等级 - 符合 JEDEC 规范.....	4	8.4 商标.....	8
6.3 ESD 等级 - IEC 规格.....	4	8.5 静电放电警告.....	8
6.4 建议运行条件.....	4	8.6 术语表.....	8
6.5 热性能信息.....	5	9 机械、封装和可订购信息.....	8
6.6 电气特性.....	5		

## 4 修订历史记录

注：以前版本的页码可能与当前版本的页码不同

Changes from Revision * (August 2023) to Revision A (October 2023)	Page
• 更新了集成 IEC 61000-4-2 ESD 保护信息.....	1
• 将 $I_{LEAK}$ TYP 值从 50nA 更改为 25nA 并将最大值从 100nA 更改为 75nA .....	5
• 将 $V_{BR}$ 最小值从 24.8nA 更改为 26nA .....	5

## 5 引脚配置和功能

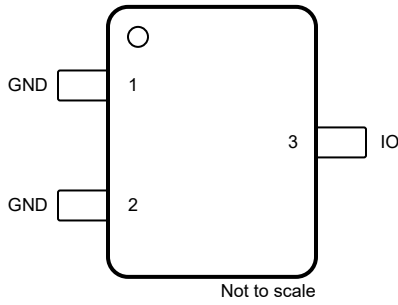


图 5-1. DBZ 封装，3 引脚 SOT-23 (顶视图)

表 5-1. 引脚功能

引脚		类型 <sup>(1)</sup>	说明
名称	编号		
IO	3	I/O	提供浪涌保护和 ESD 保护的 IO
GND	1、2	G	接地。为了达到额定性能，需要将 PCB 上的引脚 1 和 2 尽可能靠近器件连接在一起。

(1) I = 输入；O = 输出；I/O = 输入或输出；G = 接地

## 6 规格

### 6.1 绝对最大额定值

在自然通风条件下的工作温度范围内测得（除非另有说明）<sup>(1)</sup>

参数		最小值	最大值	单位
P <sub>PPM</sub>	25°C 时的 IEC 61000-4-5 浪涌 (t <sub>p</sub> = 8/20μs) 峰值脉冲功率 <sup>(2)</sup>		2800	W
I <sub>PPM</sub>	25°C 时的 IEC 61000-4-5 浪涌 (t <sub>p</sub> = 8/20μs) 峰值脉冲电流 <sup>(2)</sup>		60	A
T <sub>A</sub>	自然通风条件下的工作温度范围	-40	125	°C
T <sub>stg</sub>	贮存温度	-65	155	°C

(1) 超出绝对最大额定值的运行可能会对器件造成永久损坏。绝对最大额定值并不表示器件在这些条件下或在建议运行条件以外的任何其他条件下能够正常运行。如果在建议运行条件之外但在绝对最大额定值范围内短暂运行，器件可能不会受到损坏，但可能无法完全正常工作。以这种方式运行器件可能会影响器件的可靠性、功能和性能，并缩短器件寿命。

(2) 除非另有说明，否则电压均以 GND 为基准。

### 6.2 ESD 等级 - 符合 JEDEC 规范

参数		测试条件	值	单位
V <sub>(ESD)</sub>	静电放电	人体放电模型 (HBM)，符合 ANSI/ESDA/JEDEC JS-001，所有引脚 <sup>(1)</sup>	±2500	V
		充电器件模型 (CDM)，符合 JEDEC 规范 JS-002，所有引脚 <sup>(2)</sup>	±1000	

(1) JEDEC 文档 JEP155 指出：500V HBM 能够在标准 ESD 控制流程下安全生产。

(2) JEDEC 文档 JEP157 指出：250V CDM 能够在标准 ESD 控制流程下安全生产。

### 6.3 ESD 等级 - IEC 规格

参数		测试条件	值	单位
V <sub>(ESD)</sub>	静电放电	IEC 61000-4-2 接触放电，所有引脚	±30000	V
		IEC 61000-4-2 空气放电，所有引脚	±30000	

### 6.4 建议运行条件

在自然通风条件下的工作温度范围内测得（除非另有说明）

参数		最小值	标称值	最大值	单位
V <sub>IN</sub>	输入电压	0		24	V
T <sub>A</sub>	自然通风条件下的工作温度范围	-40		125	°C

## 6.5 热性能信息

热指标 <sup>(1)</sup>		TSM24A		
		DBZ (SOT-23)		
		3 引脚		
				单位
$R_{\theta JA}$	结至环境热阻	203.8		°C/W
$R_{\theta JC(top)}$	结至外壳 (顶部) 热阻	104.1		°C/W
$R_{\theta JB}$	结至电路板热阻	39.4		°C/W
$\Psi_{JT}$	结至顶部特征参数	8.7		°C/W
$\Psi_{JB}$	结至电路板特征参数	38.9		°C/W
$R_{\theta JC(bot)}$	结至外壳 (底部) 热阻	不适用		°C/W

(1) 有关新旧热指标的更多信息, 请参阅 [半导体和 IC 封装热指标](#) 应用报告。

## 6.6 电气特性

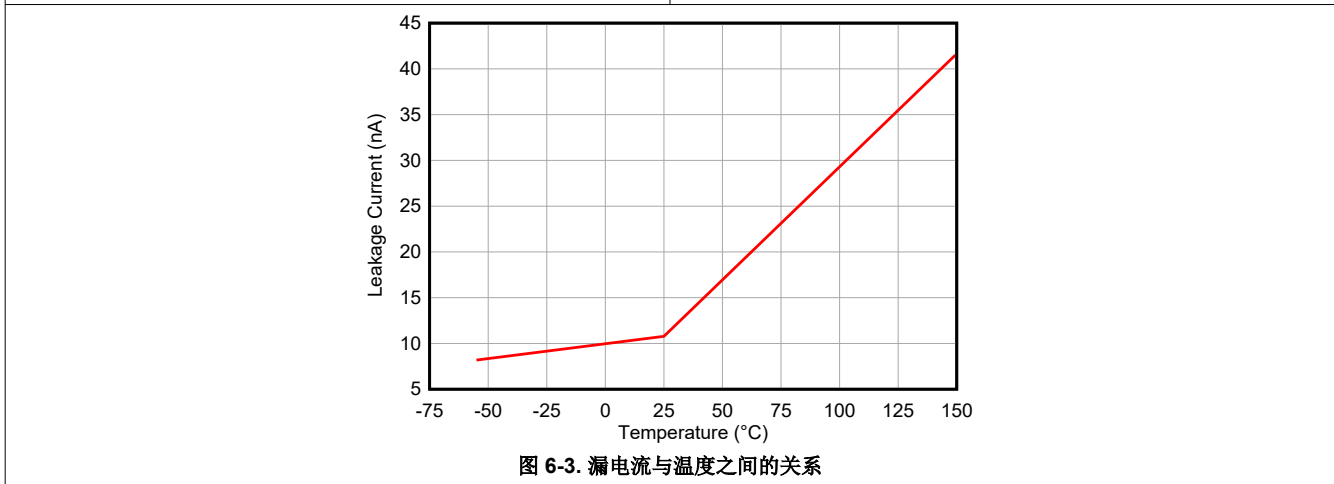
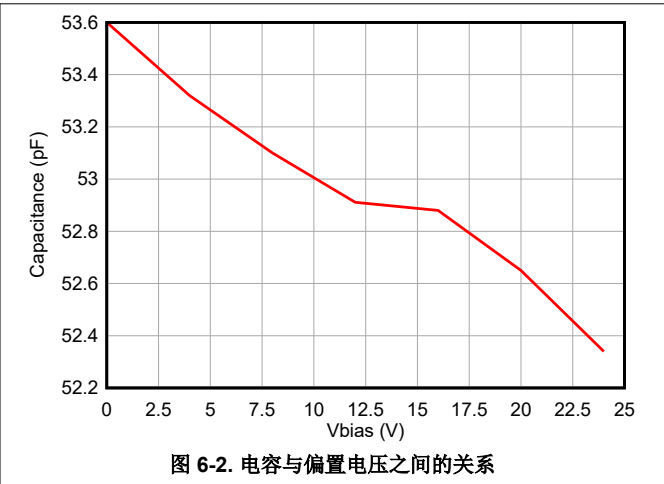
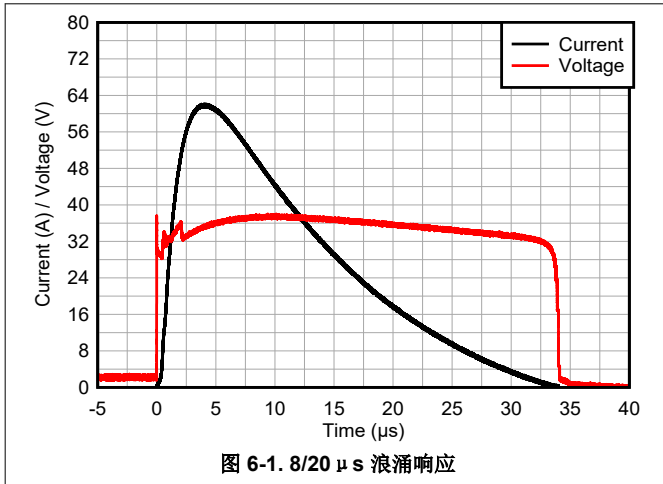
测试条件为:  $T_A = 25^\circ\text{C}$  (除非另有说明)

参数		测试条件	最小值	典型值	最大值	单位
$V_{RWM}$	反向关断电压	$I_{IO} < 100\text{nA}$			24	V
$I_{LEAK}$	$V_{RWM}$ 下的漏电流	$V_{IO} = 24\text{V}$ , I/O 至 GND		25	75	nA
$V_{BR}$	击穿电压, I/O 至 GND <sup>(1)</sup>	$I_{IO} = 10\text{mA}$	26	29		V
$V_{FWD}$	正向电压, GND 至 I/O <sup>(1)</sup>	$I_{IO} = 10\text{mA}$		0.7		V
$V_{CLAMP}$	浪涌钳位电压, $t_p = 8/20\mu\text{s}$ <sup>(2)</sup>	$I_{PP} = 60\text{A}$ , I/O 至 GND		38		V
$V_{CLAMP}$	浪涌钳位电压, $t_p = 8/20\mu\text{s}$ <sup>(2)</sup>	$I_{PP} = 60\text{A}$ , GND 至 I/O		7		V
$C_{LINE}$	输入电容, IO 至 GND	$V_{IO} = 0\text{V}$ , $f = 1\text{MHz}$		54		pF

(1)  $V_{BR}$  定义为在正向方向上施加 10mA 电流时的电压。

(2) 根据 IEC 61000-4-5 器件承受 8/20  $\mu\text{s}$  指数衰减波形的应力

## 6.7 典型特性



## 7 应用和实施

---

### 备注

以下应用部分中的信息不属于 TI 元件规格，TI 不担保其准确性和完整性。TI 的客户负责确定元件是否适合其用途，以及验证和测试其设计实现以确认系统功能。

---

### 7.1 应用信息

TSM24A 是一款 TVS 二极管，可提供一条接地路径以用于在信号线路和电源线路上耗散瞬态电压尖峰（例如 ESD 或浪涌）。将器件并联至下游电路以实现保护。当瞬态电流流经 TVS 时，二极管上只会出现小压降。该小压降会呈现给受保护的 IC。触发的 TVS 的低  $R_{DYN}$  可将此电压 ( $V_{CLAMP}$ ) 保持在受保护 IC 的安全水平。更多有关如何正确使用该器件的信息，请参阅 [ESD 封装和布局指南](#)。

## 8 器件和文档支持

### 8.1 文档支持

#### 8.1.1 相关文档

请参阅如下相关文档：

- 德州仪器 (TI), [TI 的 IEC 61000-4-x 测试应用手册](#)
- 德州仪器 (TI), [ESD 布局指南 用户指南](#)
- 德州仪器 (TI), [ESD 保护二极管 EVM 用户指南](#)
- 德州仪器 (TI), [通用 ESD 评估模块 用户指南](#)
- 德州仪器 (TI), [阅读并了解 ESD 保护数据表 用户指南](#)

#### 8.2 接收文档更新通知

要接收文档更新通知，请导航至 [ti.com](#) 上的器件产品文件夹。点击 [通知](#) 进行注册，即可每周接收产品信息更改摘要。有关更改的详细信息，请查看任何已修订文档中包含的修订历史记录。

#### 8.3 支持资源

[TI E2E™ 中文支持论坛](#) 是工程师的重要参考资料，可直接从专家处获得快速、经过验证的解答和设计帮助。搜索现有解答或提出自己的问题，获得所需的快速设计帮助。

链接的内容由各个贡献者“按原样”提供。这些内容并不构成 TI 技术规范，并且不一定反映 TI 的观点；请参阅 TI 的 [使用条款](#)。

#### 8.4 商标

Type-C™ is a trademark of USB Implementers Forum.

TI E2E™ is a trademark of Texas Instruments.

所有商标均为其各自所有者的财产。

#### 8.5 静电放电警告



静电放电 (ESD) 会损坏这个集成电路。德州仪器 (TI) 建议通过适当的预防措施处理所有集成电路。如果不遵守正确的处理和安装程序，可能会损坏集成电路。

ESD 的损坏小至导致微小的性能降级，大至整个器件故障。精密的集成电路可能更容易受到损坏，这是因为非常细微的参数更改都可能会导致器件与其发布的规格不相符。

#### 8.6 术语表

[TI 术语表](#) 本术语表列出并解释了术语、首字母缩略词和定义。

## 9 机械、封装和可订购信息

下述页面包含机械、封装和订购信息。这些信息是指定器件可用的最新数据。数据如有变更，恕不另行通知，且不会对此文档进行修订。有关此数据表的浏览器版本，请查阅左侧的导航栏。



**PACKAGING INFORMATION**

Orderable Device	Status (1)	Package Type	Package Drawing	Pins	Package Qty	Eco Plan (2)	Lead finish/ Ball material (6)	MSL Peak Temp (3)	Op Temp (°C)	Device Marking (4/5)	Samples
TSM24ADBZR	ACTIVE	SOT-23	DBZ	3	3000	RoHS & Green	NIPDAU	Level-1-260C-UNLIM	-55 to 150	35J8	Samples

(1) The marketing status values are defined as follows:

**ACTIVE:** Product device recommended for new designs.

**LIFEBUY:** TI has announced that the device will be discontinued, and a lifetime-buy period is in effect.

**NRND:** Not recommended for new designs. Device is in production to support existing customers, but TI does not recommend using this part in a new design.

**PREVIEW:** Device has been announced but is not in production. Samples may or may not be available.

**OBSOLETE:** TI has discontinued the production of the device.

(2) **RoHS:** TI defines "RoHS" to mean semiconductor products that are compliant with the current EU RoHS requirements for all 10 RoHS substances, including the requirement that RoHS substance do not exceed 0.1% by weight in homogeneous materials. Where designed to be soldered at high temperatures, "RoHS" products are suitable for use in specified lead-free processes. TI may reference these types of products as "Pb-Free".

**RoHS Exempt:** TI defines "RoHS Exempt" to mean products that contain lead but are compliant with EU RoHS pursuant to a specific EU RoHS exemption.

**Green:** TI defines "Green" to mean the content of Chlorine (Cl) and Bromine (Br) based flame retardants meet JS709B low halogen requirements of <=1000ppm threshold. Antimony trioxide based flame retardants must also meet the <=1000ppm threshold requirement.

(3) MSL, Peak Temp. - The Moisture Sensitivity Level rating according to the JEDEC industry standard classifications, and peak solder temperature.

(4) There may be additional marking, which relates to the logo, the lot trace code information, or the environmental category on the device.

(5) Multiple Device Markings will be inside parentheses. Only one Device Marking contained in parentheses and separated by a "~" will appear on a device. If a line is indented then it is a continuation of the previous line and the two combined represent the entire Device Marking for that device.

(6) Lead finish/Ball material - Orderable Devices may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

**Important Information and Disclaimer:**The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

**TAPE AND REEL INFORMATION**

**QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE**


\*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
TSM24ADBZR	SOT-23	DBZ	3	3000	180.0	8.4	2.9	3.35	1.35	4.0	8.0	Q3

**TAPE AND REEL BOX DIMENSIONS**


\*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
TSM24ADBZR	SOT-23	DBZ	3	3000	210.0	185.0	35.0

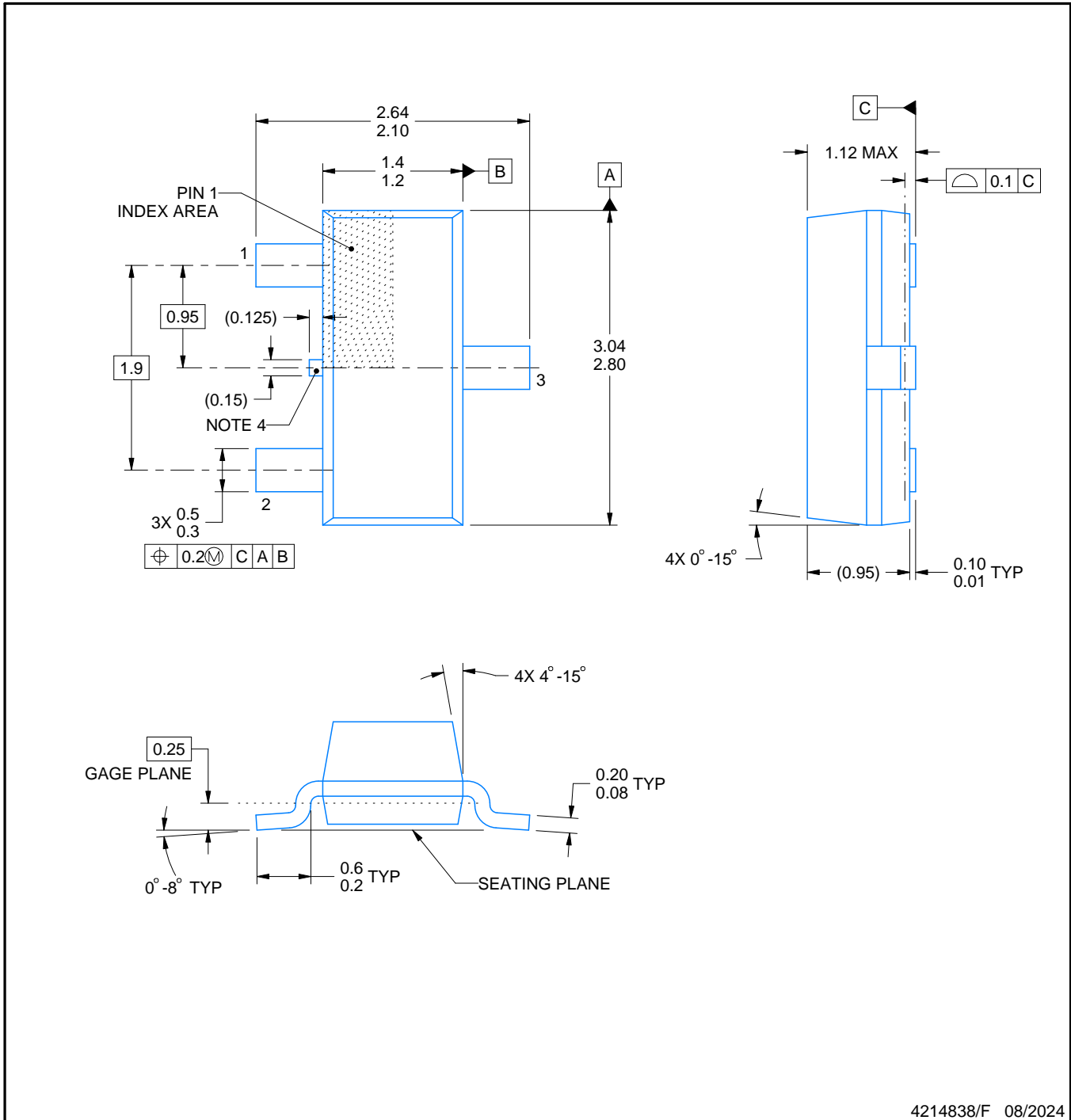
# DBZ0003A



# PACKAGE OUTLINE

SOT-23 - 1.12 mm max height

SMALL OUTLINE TRANSISTOR



4214838/F 08/2024

**NOTES:**

1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. Reference JEDEC registration TO-236, except minimum foot length.
4. Support pin may differ or may not be present.
5. Body dimensions do not include mold flash, protrusions, or gate burrs. Mold flash, protrusions, or gate burrs shall not exceed 0.25mm per side

# EXAMPLE BOARD LAYOUT

DBZ0003A

SOT-23 - 1.12 mm max height

SMALL OUTLINE TRANSISTOR



LAND PATTERN EXAMPLE  
SCALE:15X



SOLDER MASK DETAILS

4214838/F 08/2024

NOTES: (continued)

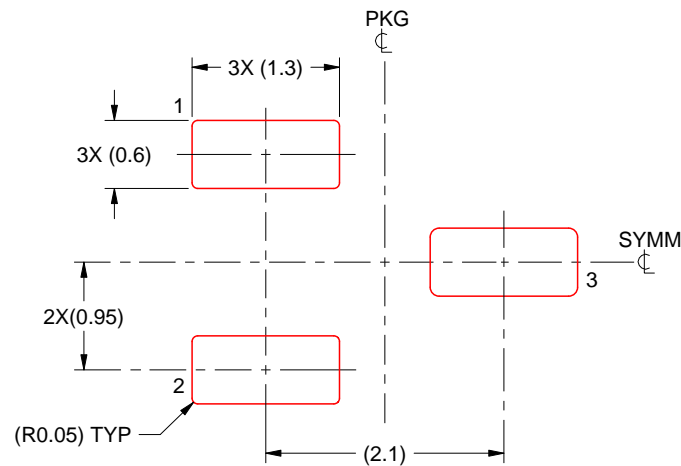
5. Publication IPC-7351 may have alternate designs.
6. Solder mask tolerances between and around signal pads can vary based on board fabrication site.

# EXAMPLE STENCIL DESIGN

DBZ0003A

SOT-23 - 1.12 mm max height

SMALL OUTLINE TRANSISTOR



SOLDER PASTE EXAMPLE  
BASED ON 0.125 THICK STENCIL  
SCALE:15X

4214838/F 08/2024

NOTES: (continued)

7. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.
8. Board assembly site may have different recommendations for stencil design.

## 重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2024，德州仪器 (TI) 公司