

# TX73L64 3 级、64 通道发送器，配备片上波束形成器、T/R 开关、32 通道多路复用接收器（带 LNA）

## 1 特性

- 发送器支持：
  - 64 通道 3 级脉冲发生器和有源发送/接收 (T/R) 开关
- 3 级脉冲发生器：
  - 输出电压最大值： $\pm 100V$
  - 输出电压最小值： $\pm 1V$
  - 最大输出电流：1A
  - 真正归零以将输出电压对地放电
  - 第二谐波在 5MHz 频率下为 -40dBc
    - -3dB 带宽， $400\ \Omega \parallel 125pF$  负载
      - 22MHz (针对  $\pm 100V$  电源)
  - 接收功率极低：2.8mW/通道
- 有源发送/接收 (T/R) 开关，具有：
  - $22\ \Omega$  的导通电阻
  - 导通和关断时间：100ns
  - 2:1 通道多路复用至 LNA 输入
- LNA
  - 支持 500mVpp 的最大输入摆幅
  - 增益为 24dB
  - 在 5MHz 时，HD2 为 -55dBc 且 HD3 为 40dBc
  - 匹配源阻抗 100, 200 的可编程输入阻抗。400 和  $800\ \Omega$ ，获得 DTGC 支持
- 片上波束形成器，具有：
  - 基于通道的 T/R 开关控制
  - 延迟分辨率：半个波束形成器时钟周期，不低于 2.5ns
  - 最大延迟： $2^{14}$  个波束形成器时钟周期
  - 波束形成器最大时钟速度：200MHz
  - 用于模式和延迟分布的片上 RAM
  - 一个  $512 \times 32$  存储器，用于存储一组 4 个通道的波束形成器模式和延迟
  - 存在全局重复功能，可实现长持续时间模式
- 高速（最大值：400MHz）双通道 LVDS 串行编程接口。
  - 低编程时间： $\approx 1\ \mu s$  (针对延迟分布更新)
  - 32 位校验和功能可检测错误的 SPI 写入
- 支持 CMOS 串行编程接口（不高于 50MHz）
- 高可靠性特性：
  - 内部温度传感器和自动热关断
  - 无需特定电源时序
  - 错误标志寄存器，用于检测故障情况
  - 用于浮动电源和偏置电压的集成无源器件
  - 小型封装：FC-BGA-196 (12mm x 12mm)，间距为 0.8mm

## 2 应用

- 超声波成像系统
- 压电式驱动器
- 探头内置超声波成像

## 3 说明

TX73L64 是一款适用于超声成像系统的高度集成、高性能发送器器件。该器件共设有 64 个脉冲发生器电路、64 个发送/接收开关（称为 T/R 或 TR 开关）、32 个 LNA 电路，并支持片上波束形成器 (TxBF)。T/R 开关还执行 2:1 多路复用操作，将 2 条通道的输入多路复用到 1 个 LNA。该器件还集成片上浮动电源，可减少所需高压电源的数量。

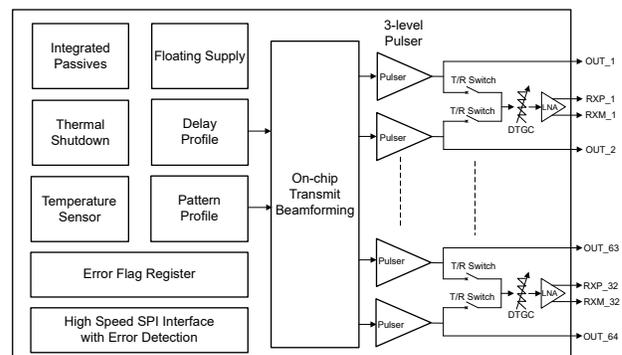
TX73L64 有一个脉冲发生器电路，可生成 3 级高压脉冲（高达  $\pm 100V$ ），这些脉冲用于激发超声波传感器的多个通道。该器件共支持 64 个输出。输出电流最大值为 1A。

该器件可用作许多应用的发送器，这些应用如超声成像、无损检测、声纳、激光雷达、海洋导航系统和大脑成像系统等。

### 封装信息

器件型号	封装 <sup>(1)</sup>	本体尺寸 (标称值)
TX73L64	FC-BGA-196	12.0mm × 12.0mm

(1) 如需了解所有可用封装，请参阅数据表末尾的可订购产品附录。



简化版方框图



## 内容

1 特性.....	1	4.3 支持资源.....	3
2 应用.....	1	4.4 商标.....	3
3 说明.....	1	4.5 静电放电警告.....	3
4 器件和文档支持.....	3	4.6 术语表.....	3
4.1 文档支持.....	3	5 修订历史记录.....	3
4.2 接收文档更新通知.....	3	6 机械、封装和可订购信息.....	3

## 4 器件和文档支持

TI 提供广泛的开发工具。下面列出了用于评估器件性能、生成代码和开发设计的工具和软件。

### 4.1 文档支持

缩写	注释
PRT	脉冲重复时间。表示 TR_BF_SYNC 周期
PRF	脉冲重复频率。表示 TR_BF_SYNC 频率
接收模式	所有通道的 T/R 开关处于打开状态的持续时间
高电压电源	AVDDP_HV 和 AVDDM_HV 统称为高电压电源
低电压电源	AVDDP_5、AVDDM_5 和 AVDDP_1P8 电源统称为低电压电源
SPI	串行程序接口

### 4.2 接收文档更新通知

要接收文档更新通知，请导航至 [ti.com](https://ti.com) 上的器件产品文件夹。点击 [通知](#) 进行注册，即可每周接收产品信息更改摘要。有关更改的详细信息，请查看任何已修订文档中包含的修订历史记录。

### 4.3 支持资源

[TI E2E™ 中文支持论坛](#) 是工程师的重要参考资料，可直接从专家处获得快速、经过验证的解答和设计帮助。搜索现有解答或提出自己的问题，获得所需的快速设计帮助。

链接的内容由各个贡献者“按原样”提供。这些内容并不构成 TI 技术规范，并且不一定反映 TI 的观点；请参阅 TI 的 [使用条款](#)。

### 4.4 商标

TI E2E™ is a trademark of Texas Instruments.

所有商标均为其各自所有者的财产。

### 4.5 静电放电警告



静电放电 (ESD) 会损坏这个集成电路。德州仪器 (TI) 建议通过适当的预防措施处理所有集成电路。如果不遵守正确的处理和安装程序，可能会损坏集成电路。

ESD 的损坏小至导致微小的性能降级，大至整个器件故障。精密的集成电路可能更容易受到损坏，这是因为非常细微的参数更改都可能会导致器件与其发布的规格不相符。

### 4.6 术语表

[TI 术语表](#) 本术语表列出并解释了术语、首字母缩略词和定义。

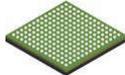
## 5 修订历史记录

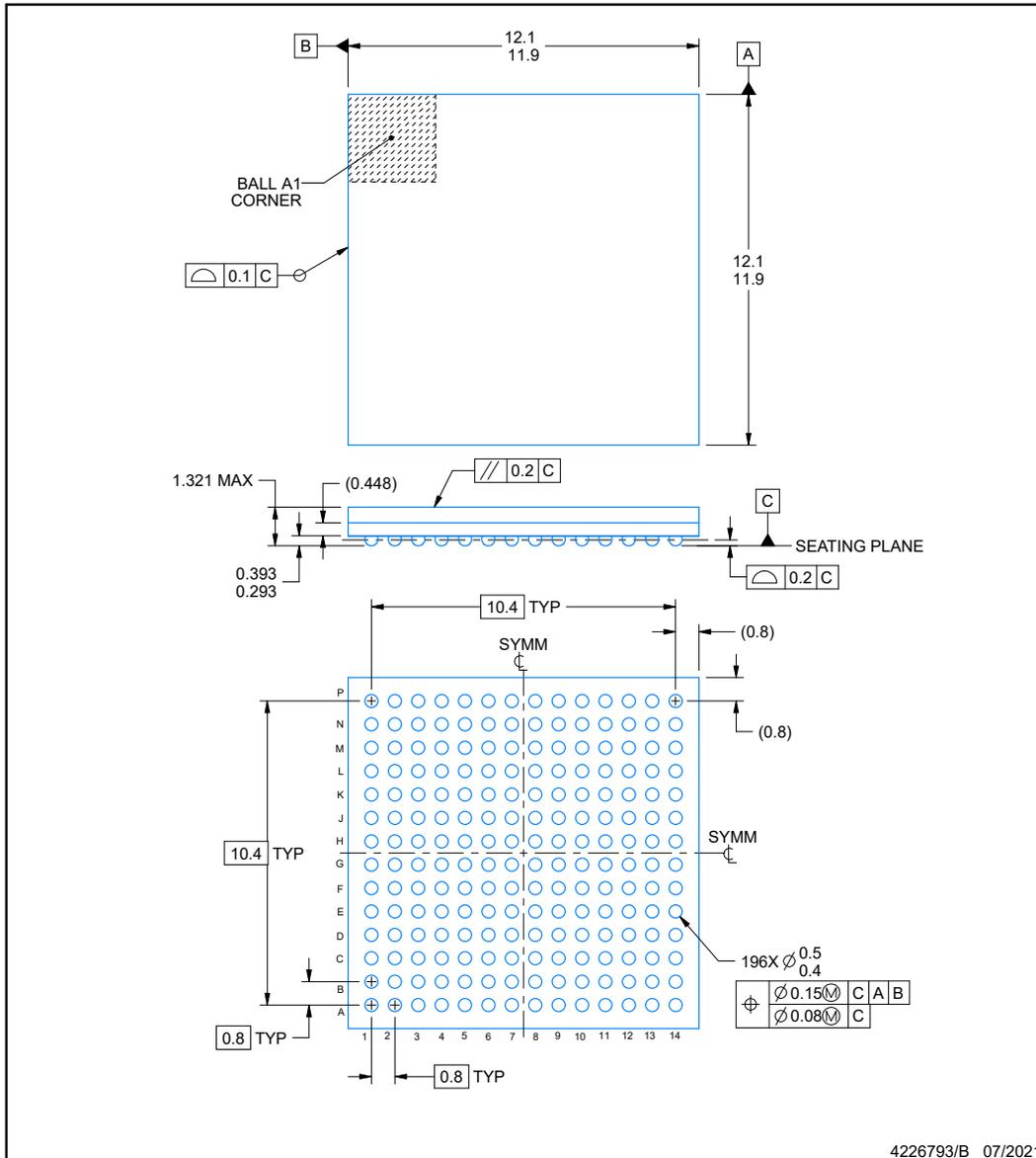
注：以前版本的页码可能与当前版本的页码不同

日期	修订版本	注释
April 2025	*	初始发行版

## 6 机械、封装和可订购信息

以下页面包含机械、封装和可订购信息。这些信息是指定器件可用的最新数据。数据如有变更，恕不另行通知，且不会对此文档进行修订。有关此数据表的浏览器版本，请查阅左侧的导航栏。

**ACP0196A**  **PACKAGE OUTLINE**  
**FCBGA - 1.321 mm max height**  
BALL GRID ARRAY



NOTES:

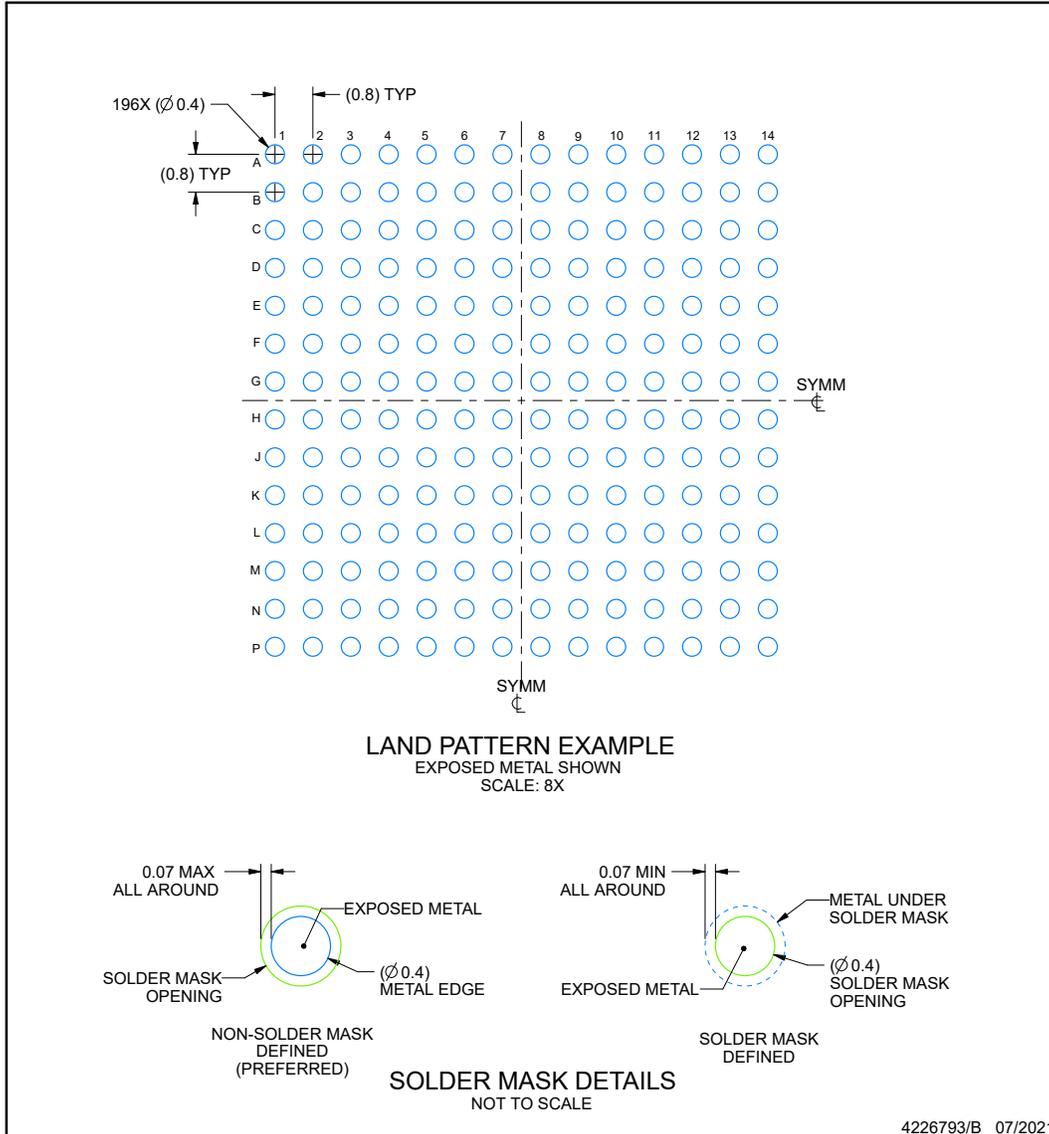
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.

## EXAMPLE BOARD LAYOUT

**ACP0196A**

**FCBGA - 1.321 mm max height**

BALL GRID ARRAY



NOTES: (continued)

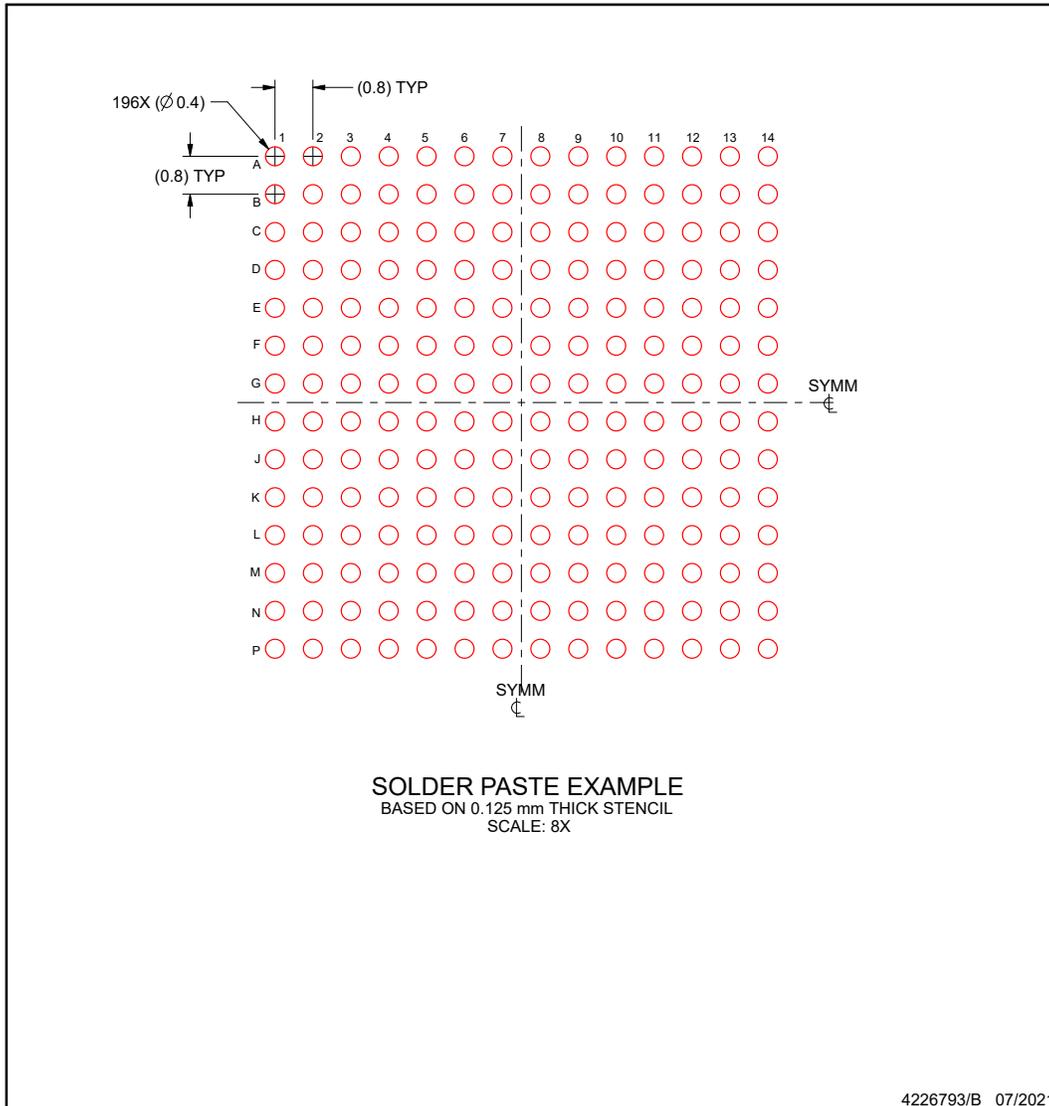
- Final dimensions may vary due to manufacturing tolerance considerations and also routing constraints. For information, see Texas Instruments literature number SPRAA99 ([www.ti.com/lit/spraa99](http://www.ti.com/lit/spraa99)).

## EXAMPLE STENCIL DESIGN

**ACP0196A**

**FCBGA - 1.321 mm max height**

BALL GRID ARRAY



NOTES: (continued)

4. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release.

**PACKAGING INFORMATION**

Orderable part number	Status (1)	Material type (2)	Package   Pins	Package qty   Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
TX73L64ACP	Active	Production	FCCSP (ACP)   196	160   JEDEC TRAY (5+1)	Yes	Call TI   Snagcu	Level-3-260C-168 HR	0 to 70	TX73L64

<sup>(1)</sup> **Status:** For more details on status, see our [product life cycle](#).

<sup>(2)</sup> **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

<sup>(3)</sup> **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

<sup>(4)</sup> **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

<sup>(5)</sup> **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

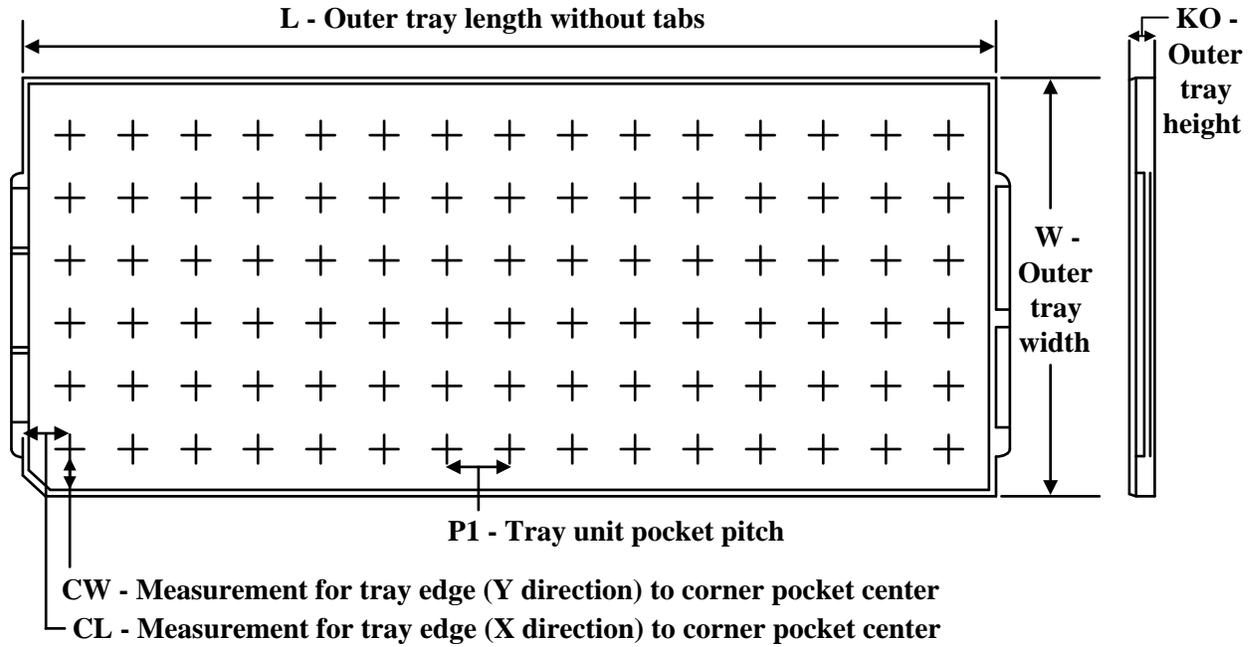
<sup>(6)</sup> **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "-" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

**Important Information and Disclaimer:** The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

**TRAY**



Chamfer on Tray corner indicates Pin 1 orientation of packed units.

\*All dimensions are nominal

Device	Package Name	Package Type	Pins	SPQ	Unit array matrix	Max temperature (°C)	L (mm)	W (mm)	K0 (µm)	P1 (mm)	CL (mm)	CW (mm)
TX73L64ACP	ACP	FCCSP	196	160	8 x 20	150	315	135.9	7620	15.4	11.2	19.65

## 重要通知和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、与某特定用途的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他安全、安保法规或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的相关应用。严禁以其他方式对这些资源进行复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。对于因您对这些资源的使用而对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，您将全额赔偿，TI 对此概不负责。

TI 提供的产品受 [TI 销售条款](#)、[TI 通用质量指南](#) 或 [ti.com](#) 上其他适用条款或 TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。除非德州仪器 (TI) 明确将某产品指定为定制产品或客户特定产品，否则其产品均为按确定价格收入目录的标准通用器件。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

版权所有 © 2026，德州仪器 (TI) 公司

最后更新日期：2025 年 10 月