

# DP83847

*Application Note 1470 DP83847 to DP83848C/I/YB PHYTER System Rollover  
Document*



Literature Number: ZHCA220

# 由DP83847升级至 DP83848C/I/YB PHYTER小型系统的 滚动支持文件

美国国家半导体公司  
应用注释1470  
Suganya Sankaran  
2006年 5月



## 用途

本文提供了详细信息，是将基于美国国家半导体公司的以太网物理层（PHY）器件DP83847的现有10/100Mb/s以太网产品设计升级至基于全新的DP83848 PHYTER™的产品而应该考虑的要点。尽管这些器件的基本功能相近，但具体差别仍然包括特性设置、引脚功能、封装、插脚引线,可能还有寄存器操作。对设计的影响则依赖于如何利用和实现先前的器件的具体特性。

## 1.0 需要的改变

该部分说明转换至DP83848C/I/YB所需要的硬件变化。一共有三种较小的电路改变，这些改变对于正确的器件工作而言是必需的。

### 1.1 封装

DP83848C/I/YB使用48LQFP封装。DP83848C/I/YB和DP83847封装的区别如表1所示。关于48LQFP封装更多的信息请访问：  
<http://www.national.com/packaging/folders/vbh48a.html>。

表1.封装的差别

	DP83848C/I/YB	DP83847
封装	48-LQFP	56-LLP
尺寸	7x7mm	9x9mm
封装形式	VBH48A	LQA56A

### 1.2 插脚引线

DP83847有56条引脚，同时DP83848C/I/YB有48条引脚。附录A提供的引脚列表中包括了在DP83848C/I/YB中未使用的引脚,以及从DP83847升级至DP83848C/I/YB的引脚排列图。

### 1.3 PCB修改

该部分描述了,如果需要在类似DP83847的PCB中使用DP83848C/I/YB，则必须对电路设计做修改。

#### 1.3.1 PFBOUT

并联电容（10uF钽电容和0.1uF电容）在DP83848C/I/YB中应该靠近引脚23（稳压器输出端PFBOUT）放置,而在DP83847中应该靠近引脚42（稳

压器输出端,C1) 放置。在DP83848C/I/YB中，引脚18（PFBIN1）和引脚37（PFBIN2）应该外接到引脚23，如图1所示。一颗0.1uF的小电容应该贴近引脚18和37放置。DP83847不需要类似的连接。

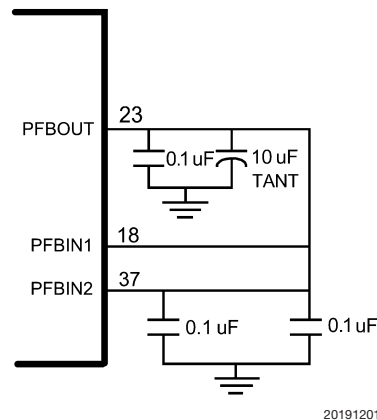


图1.在DP83848C/I/YB中的特殊连接

#### 1.3.2 偏置电阻

同以前的器件相比,DP83848C/I/YB内部电路偏置已经发生变化。

表2.偏置电阻值

	DP83848C/I/YB	DP83847
偏置电阻值	4.87K Ohm	10K Ohm

#### 1.3.3 终接和PMD偏置

在先前的物理层器件上的PMD接收对（TPRD+/-）终接是由一对54.9Ohms电阻和对地的交流偏置组成。由终接并联于内部的接收电路视入的等效阻抗值为100 Ohm。在DP83848C/I/YB中内部接收电路已经改变，现在需要一对49.9Ohms的电阻,接到器件的VDD来偏置。

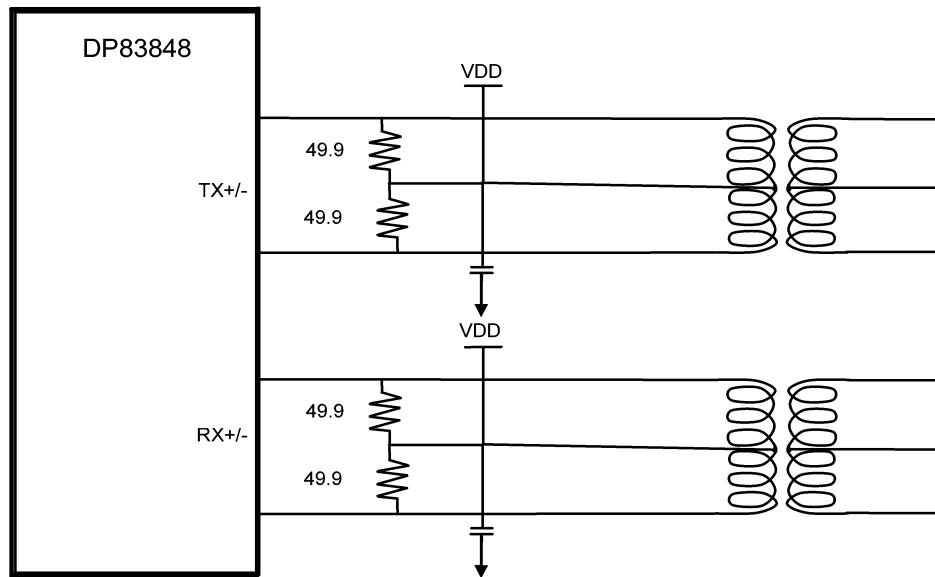
终接电阻的匹配和DP83848C/I/YB接收器与发送器之间的共同偏置给器件添加了自动介质相关接口交叉（Auto-MDIX）特性。

## 1.0 需要的改变 (续)

表3.终接和偏置的差别

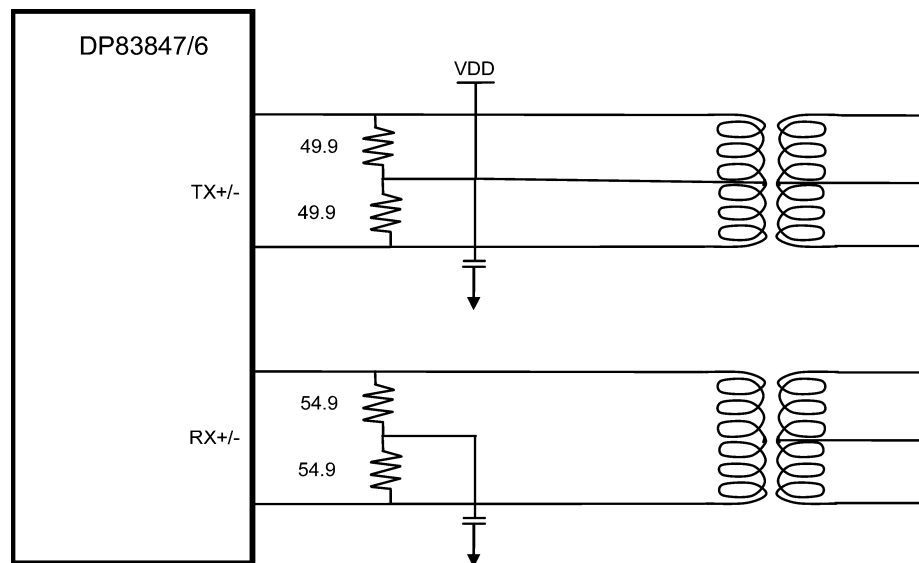
	DP83848C/I/YB	DP83847
发送终接	49.9 Ohms	49.9 Ohms
发送偏置	3.3V	3.3V
接收终接	49.9 Ohms	54.9 Ohms
接收偏置	3.3V	交流对地

请参考下列图形获得具体的图示解释。



20191205

图2.DP83848C/I/YB的PMD连接 (终接和偏置)



20191206

图3.DP83847的PMD连接 (终接和偏置)

## 2.0 潜在的改变

下一节描述在DP83848C/I/YB中根据实际的应用所作的特定变化。

### 2.1 TX\_ER

DP83847较早的应用设计可以使用TX\_ER引脚。在信号中插入坏符号码使得系统介质访问控制层 (MAC) 强制DP83847故意破坏发送数据包。通过MAC给物理层发信号使之停止发送中间包也可以实现类似的功能。如果中间包停止发送,接收结点会将数据包看成是一个坏的CRC码。上一层能决定接收或者拒绝处于问题中的数据包。既然在TX\_ER引脚上用第二种方法更易于实现这个功能,在DP83848上就没有包含TX\_ER引脚。如果TX\_ER引脚被用做相对于其他器件的输入端,则应该下拉控制该引脚以确保其不处于悬浮状态。

### 2.2 MII接口

MII接口用在10/100 Mbps系统中连接PHY层至MAC层。对于一个5V的MII应用,建议在MAC层和DP83848C/I/YB之间使用33 Ohm的串联电阻。MII接口是一个半字节宽接口,包含了发送接口、接收接口和控制信号。发送接口由下列信号组成:

- 发送数据总线, TXD[0:3] (在DP83848C/I/YB中引脚 3, 4, 5和6)
- 发送使能信号, TX\_EN (在DP83848C/I/YB中引脚 2)
- 发送时钟, TX\_CLK (在DP83848C/I/YB中引脚 1)在10 Mbps模式下运行速率为2.5MHz, 在100 Mbps模式下运行速率为25MHz。

接收接口由下列信号组成:

- 接收数据总线, RXD[0:3] (在DP83848C/I/YB中引脚 43, 44, 45和46)
- 接收错误信号, RX\_ER (在DP83848C/I/YB中引脚 41)

- 接收时钟有效, RX\_DV (在DP83848C/I/YB中引脚 39)
- 接收时钟, RX\_CLK (在DP83848C/I/YB中引脚 38)对于同步数据传输在10 Mbps模式下运行速率为2.5MHz, 在100 Mbps模式下运行速率为25MHz。

### 2.3 物理层地址

在给定的系统中,多层PHY可以通过一个单独的MII管理接口来控制。为了支持这个功能,每个PHY必须有唯一的地址。DP83848C/I/YB通过PHY地址带选项来实现地址分配。

在DP83848C/I/YB中, RXD0:3 和COL用于设定PHY地址。当DP83847需要外部5K Ohm的上拉或者下拉电阻来设定PHY地址时,引脚COL有一个较弱的内部上拉设置,而RXD0:3在DP83848C/I/YB中有一个较弱的内部下拉设置。因而,在DP83848C/I/YB中默认设定的PHY地址是01h。外部2.2K Ohm的上拉电阻和下拉电阻可以加入改变PHY的默认地址。

### 2.4 流量控制

在DP83847中,引脚RX\_ER可以接低电平来显示全双工流量控制支持,否则保持悬浮状态。因为流量控制是MAC层的一个功能,为了在DP83848C/I/YB中显示全双工流量控制支持,MAC层必须在ANAR寄存器中设定好相应的位。

### 2.5 物理层ID寄存器

物理层标识(PHYID)寄存器允许系统软件可根据供应商的产品型号来确定器件特定软件的适用性。供应商的产品型号是在PHYIDR2中由第9位至4位来表示。在DP83848C/I/YB中供应商的产品型号是001001b。在DP83847,供应供应商的产品型号是000011b

表4.寄存器随供应商的产品型号的变化

寄存器地址	寄存器名称	寄存器说明	器件	
十六进制			DP83848C/I/YB	DP83847
03h	PHYIDR2	PHY ID 2	5C90h	5C30h

### 3.0 信息的变化

该部分描述了在DP83848C/I/YB中提供的新特性和实现它们所需的改变。

表5.DP83848C/I/YB的新特性

	DP83848C/I/YB	DP83847
<b>系统_接口</b>		
RMII	是	否
SNI	是	否
JTAG	DP83848I和DP83848YB适用	否
自动MDIX	是	否
能量检测	是	否
LED输出	3	6
CLK至MAC输出	是	否
电源关闭/中断	是	否
<b>温度范围</b>		
0_至_70°C	是	是
-40_至_85°C	DP83848I适用	否
-40_至_125°C	DP83848YB适用	否
<b>电源消耗</b>		
工作功耗 (典型值)	264mW	351mW

#### 3.1 自动协商和LED引脚

DP83847将AN0、AN1和AN\_EN (引脚15、引脚16和引脚17) 用于自动协商机制使能和配置。另外, LED引脚18至23用于显示速度、接收、发送、连接、冲突和双工状态。DP83848C/I/YB只有三个引脚, 供自动协商功能和LED状态显示复用。引脚26有复用功能, 结合

自动协商使能则可以显示活动和冲突状态。引脚28显示连接状态和控制DP83848C/I/YB的通告和强制模式 (AN0)。引脚27显示速度状态和控制DP83848C/I/YB的通告和强制模式 (AN1)。DP83848C/I/YB没有单独的引脚来显示发送和接收的活动状态。

表6.显示自动协商和LED的DP83848C/I/YB引脚

DP83848C/I/YB引脚编号	自动协商功能	LED功能连接状态
26	自动协商使能	活动和冲突状态
27	控制通告和强制模式 (AN1)	速度状态
28	控制通告和强制模式 (AN0)	连接状态

表7.DP83848C/I/YB的自动协商模式

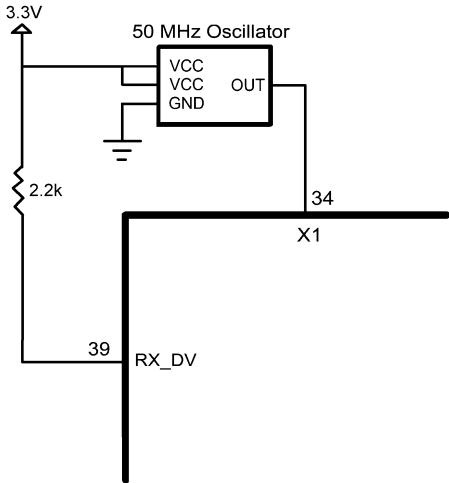
AN_EN	AN0	AN1	强制模式
0	0	0	10 Base-T, 半双工
0	0	1	10 Base-T, 全双工
0	1	0	100 Base-TX, 半双工
0	1	1	100 Base-TX, 全双工
AN_EN	AN0	AN1	通告模式
1	0	0	10 Base-T, 半/全双工
1	0	1	100 Base-TX, 半/全双工
1	1	0	10 Base-T, 半/全双工 100 Base-TX, 半/全双工
1	1	1	10 Base-T, 半/全双工 100 Base-TX, 半/全双工

## 3.0 信息的变化 (续)

### 3.2 RMII接口

可用降低了引脚数目的RMII接口在10/100Mbps系统中连接MAC层至PHY层。利用该特性,可以显著地节省系统的PCB空间,特别是对于带有大量的物理层器件的系统。

DP83848C/I/YB使用一个外部的50MHz时钟(X1)在RMII模式下作为发送和接收的基准。时钟是由一个外部的振荡器提供。RX\_DV端应使用一个2.2K Ohm电阻上拉以使能RMII模式。



20191202

图4.在DP83848C/I/YB中的RMII选择

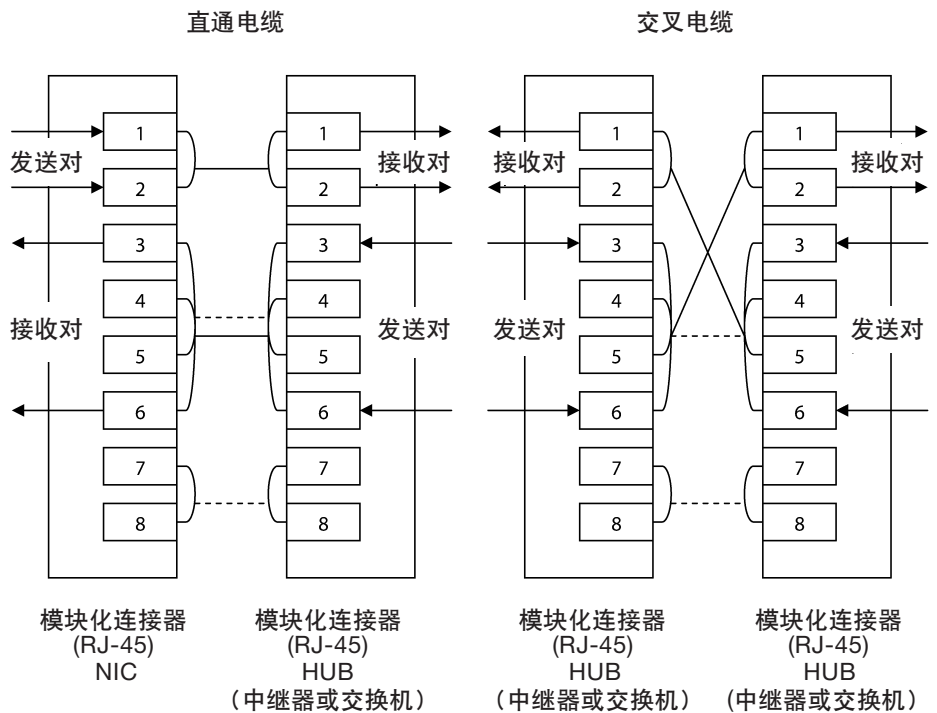
### 3.3 SNI模式

DP83848C/I/YB带有一个10Mb串行网络接口(SNI)从而为只有10Mb带宽的系统提供了一个简单的数据接口。它是基于早期的美国国家半导体公司的10Mb物理层器件。下列引脚在SNI模式下使用:

- TX\_CLK
- TX\_EN
- TXD\_0
- RX\_CLK
- RXD\_0
- CRS
- COL

### 3.4 自动MDIX设定

自动MDIX允许使用直通或者交叉电缆而无需改变系统的结构,从而消除了电缆的复杂性,并简化了终端用户的应用。在DP83848C/I/YB中默认自动MDIX处于使能状态。引脚41(RX\_ER)通过一个2.2K Ohm的电阻下拉到地端。一旦使能之后,该功能利用自动协商机制来为数据的发送和接收确定正确的结构,随后为MDI/MDIX运行选择合适的MDI对。



20191204

图5.自动MDIX运行

## 3.0 信息的变化 (续)

### 3.5 能量检测

基于对电缆上信号的检测,能量检测有助于灵活和自动的电源管理。使得应用在一定时间内只需使用绝对小量的功率。能量检测的功能是通过能量检测控制寄存器(EDCR)来控制的,地址为0x1Dh。当能量检测模式被使能以及电缆上没有传输活动时,DP83848C/I/YB将在监测传输线的接收对的同时继续保持在低功率模式。传输线上传输活动将会导致DP83848C/I/YB返回到正常的电源模式。

### 3.6 CLK\_至\_MAC输出

DP83848C/I/YB提供的25MHz时钟输出能够被直接送到MAC层,并作为MAC的参考时钟,这样可以节省添加额外MAC时钟源的需求,因此能节约空间和成本。

### 3.7 电源关闭/中断

DP83848C/I/YB提供一个单独引脚,根据MISR和MICR寄存器定义的关键值来显示中断信号。在DP83848C/I/YB中,设定PWR\_DOWN/INT引脚(引脚7)低电平可以将器件置于电源关闭状态。在中断模式下,该引脚是一个漏极开路输出,当发生中断情况时该引脚被置于低电平。建议使用一个外部的上拉电阻来正确地执行该功能。

## 附录A

表8.引脚图

DP83848C/I/YB 信号名称	DP83848C/I/YB 引脚编号	DP83847 引脚编号	说明
<b>MII接口引脚</b>			
MDC	31	25	MGMT 数据时钟
MDIO	30	24	MGMT 数据 I/O
RXD0:3/PHYAD1:4	43,44,45,46	30,29,27,26	MII 接收端数据
RX_CLK	38	32	MII 接收端时钟
RX_ER/MDIX_EN	41	33	MII 接收端错误
RX_DV/MII_MODE	39	31	MII 接收端数据有效
TXD0:3	3,4,5,6	38,39,40,41	MII 发送端数据
TX_CLK	1	36	MII 发送端时钟
TX_EN	2	37	MII 发送端使能
TX_ER	n/a	35	MII 发送端错误
COL/PHYAD0	42	43	MII COL 检测
CRS/LED_CFG	40	45	MII 载波感测
<b>PMD接口引脚</b>			
RD-/+	13,14	6,7	接收端数据
TD-/+	16,17	11,10	发送端数据
<b>时钟接口引脚</b>			
X1	34	49	XTAL/OSC 输入
X2	33	48	XTAL 输出
<b>LED接口引脚</b>			
LED_ACT/COL/AN_EN	26	22	COL状态 LED
LED_ACT/COL/AN_EN	26	23	双工状态 LED
LED_LINK/AN_0	28	21	连接状态 LED
LED_SPEED/AN_1	27	18	速度状态LED
LED_ACT/COL/AN_EN	26	n/a	活动状态 LED
LED_RX/PHYAD4	n/a	19	接收活动 LED
LED_TX/PHYAD3	n/a	20	发送活动 LED
<b>重置功能引脚</b>			
RESET_N	29	46	重置
<b>初始化状态选择引脚</b>			
PHYAD0:4	42,43,44,45,46	23,22,21,20,19	物理层地址
MDIX_EN/RX_ER	41	n/a	自动 MDIX 使能
MII_MODE/RX_DV	39	n/a	MII 模式选择
SNI_MODE/TXD3	6	n/a	MII 模式选择
LED_CFG/CRS	40	45	LED配置
PAUSE_EN/RX_ER	n/a	33	暂停使能
<b>偏置功能引脚</b>			
RBIAS	24	3	保留的偏置连接
C1	n/a	42	参考旁路电容
<b>测试模式引脚</b>			
AN_0/LED_LINK	28	15	测试模式选择
AN_1/LED_SPEED	27	16	测试模式选择
AN_EN/LED_ACT/COL	26	17	测试模式选择
<b>特殊功能引脚</b>			
25MHz_OUT	25	n/a	25 MHz 时钟输出
PWR_DOWN/INT	7	n/a	电源关闭/初始化
PFBIN1:2	18,37	n/a	电源反馈输入



## 附录A (续)

表8.引脚图 (续)

DP83848C/I/YB 信号名称	DP83848C/I/YB 引脚编号	DP83847 引脚编号	说明
PFBOU	23	n/a	电源反馈输出
<b>电源引脚</b>			
VDD	22,32,48	14,28,56, 57,59,63	3.3V
GND	15,19,35,36,47	58,60,62,64,65	接地端
<b>保留引脚</b>			
RESER VED	8,9,10,11,12,20	1,2,4, 5,8,9, 12,13,34, 44,47,50, 51,52,53, 54,55, 61	保留

## 附录B

该部分涵盖了将DP83848C/I/YB和DP83847中的寄存器用于软件配置的具体区别。

### 寄存器的区别

美国国家半导体公司物理层器件的所有IEEE专用寄存器都遵守各自的IEEE标准。供应商的特定寄存器所具有的功能因器件而异。如果供应商的特定寄存器没有经过修改，对于系统应用而言器件具有相似的操作。在设计读取或者调整其中任何可选寄存器时，系统通过使用 PHY\_ID寄存器偏移03h，来检测正在使用的是哪一个器件并对器件寄存器的设定作出合适的变化。在其他寄存器中也可以应用供应商

定义的寄存器的特定功能，或者应用同样寄存器位置中的不同的位。关于更多的信息或者更多的特别定义，请参考应用数据手册。

DP83848C 数据手册 - <http://www.national.com/pf/DP/DP83848C.html>  
 DP83848I 数据手册 - <http://www.national.com/pf/DP/DP83848I.html>  
 DP83848YB 数据手册 - <http://www.national.com/pf/DP/DP83848YB.html>  
 DP83847 数据手册 - <http://www.national.com/pf/DP/DP83847.html>

表9.寄存器的位定义

寄存器地址	寄存器名称	寄存器说明	器件	
			DP83848C/I/YB	DP83847
Hex				
03h	PHYIDR2	物理层标识 2	5C90h	5C30h
04h	ANAR	自动协商通告	位 11 - ASM_DIR	位11 - 保留
05h	ANLPAR	自动协商连接方能力	位 11 - ASM_DIR	位10 and 11 - 保留
			位 10 - 暂停	
10h	PHYSTS	物理状态	位14 MDI-X模式	位14, 保留
			位7MII中断	位7- 保留
11h	MICR	MII 中断控制	寄存器控制测试中断, 中断使能和中断输出使能	保留
12h	MISR	MII 中断状态	中断使能寄存器和状态	保留
16h	PCSR	PCS 子层 配置和状态	位12 保留	位12 BYP_4B5B
			位11 保留	位11 FREE_CLK
			位7 DESC_TIME	位7 保留
			位1保留	位1 SCRAM旁路
			位0保留	位0DESCRAM旁路
17h	RBR	RMII和旁路	配置或者旁路 RMII 模式	保留
18h	LEDSCR	LED 直接控制	控制LED输出	保留
19h	PHYCR	PHY 控制	寄存器变化 (参见数据手册)	寄存器变化 (参见数据手册)
1Ah	10BTSCR	10 Base-T 状态/控制	位15 10BT 串行	位15: 9 - 保留
			位14至12 保留	
			位11: 9-SQUELCH	
1Bh	CDCTRL1	CD 测试控制	寄存器变化 (参见数据手册)	寄存器变化 (参见数据手册)
1Dh	EDCR	能量检测控制	能量检测使能和控制	保留

## 注释

对于上述任何电路的使用，美国国家半导体公司不承担任何责任且不默示任何电路专利许可。美国国家半导体公司保留随时更改上述电路和规格的权利，恕不另行通知。  
想了解最新的产品信息，请访问我们的网址：[www.national.com](http://www.national.com)。

### 生命支持策略

未经美国国家半导体公司的总裁和首席律师的明确书面审批，不得将美国国家半导体公司的产品作为生命支持设备或系统中的关键部件使用。特此说明：

1. 生命支持设备/系统指：(a) 打算通过外科手术移植到体内的生命支持设备或系统；(b) 支持或维持生命，依照使用说明书正确使用，有理由认为其失效会造成用户严重伤害。
2. 关键部件是在生命支持设备或系统中，有理由认为其失效会造成生命支持设备/系统失效，或影响生命支持设备/系统的安全性或效力的任何部件。

### 禁用物质合规

美国国家半导体公司制造的产品和使用的包装材料符合《消费产品管理规范（CSP-9-111C2）》以及《相关禁用物质和材料规范（CSP-9-111S2）》的条款，不包含CSP-9-111S2限定的任何“禁用物质”。  
无铅产品符合RoHS指令。



**National Semiconductor**  
Americas Customer  
Support Center  
Email: [new.feedback@nsc.com](mailto:new.feedback@nsc.com)  
Tel: 1-800-272-9959

[www.national.com](http://www.national.com)

**National Semiconductor**  
Europe Customer Support Center  
Fax: +49 (0) 180-530 85 86  
Email: [europe.support@nsc.com](mailto:europe.support@nsc.com)  
Deutsch Tel: +49 (0) 69 9508 6208  
English Tel: +44 (0) 870 24 0 2171  
Français Tel: +33 (0) 1 41 91 8790

**National Semiconductor**  
Asia Pacific Customer  
Support Center  
Email: [ap.support@nsc.com](mailto:ap.support@nsc.com)

**National Semiconductor**  
Japan Customer Support Center  
Fax: 81-3-5639-7507  
Email: [jpn.feedback@nsc.com](mailto:jpn.feedback@nsc.com)  
Tel: 81-3-5639-7560

## 重要声明

德州仪器(TI) 及其下属子公司有权在不事先通知的情况下, 随时对所提供的产品和服务进行更正、修改、增强、改进或其它更改, 并有权随时中止提供任何产品和服务。客户在下订单前应获取最新的相关信息, 并验证这些信息是否完整且是最新的。所有产品的销售都遵循在订单确认时所提供的TI 销售条款与条件。

TI 保证其所销售的硬件产品的性能符合TI 标准保修的适用规范。仅在TI 保证的范围内, 且TI 认为有必要时才会使用测试或其它质量控制技术。除非政府做出了硬性规定, 否则没有必要对每种产品的所有参数进行测试。

TI 对应用帮助或客户产品设计不承担任何义务。客户应对其使用TI 组件的产品和应用自行负责。为尽量减小与客户产品和应用相关的风险, 客户应提供充分的设计与操作安全措施。

TI 不对任何TI 专利权、版权、屏蔽作品权或其它与使用了TI 产品或服务的组合设备、机器、流程相关的TI 知识产权中授予的直接或隐含权限作出任何保证或解释。TI 所发布的与第三方产品或服务有关的信息, 不能构成从TI 获得使用这些产品或服务的许可、授权、或认可。使用此类信息可能需要获得第三方的专利权或其它知识产权方面的许可, 或是TI 的专利权或其它知识产权方面的许可。

对于TI 的产品手册或数据表, 仅在没有对内容进行任何篡改且带有相关授权、条件、限制和声明的情况下才允许进行复制。在复制信息的过程中对内容的篡改属于非法的、欺诈性商业行为。TI 对此类篡改过的文件不承担任何责任。

在转售TI 产品或服务时, 如果存在对产品或服务参数的虚假陈述, 则会失去相关TI 产品或服务的明示或暗示授权, 且这是非法的、欺诈性商业行为。TI 对此类虚假陈述不承担任何责任。

TI 产品未获得用于关键的安全应用中的授权, 例如生命支持应用(在该类应用中一旦TI 产品故障将预计造成重大的人员伤亡), 除非各方官员已经达成了专门管控此类使用的协议。购买者的购买行为即表示, 他们具备有关其应用安全以及规章衍生所需的所有专业技术和知识, 并且认可和同意, 尽管任何应用相关信息或支持仍可能由TI 提供, 但他们将独力负责满足在关键安全应用中使用其产品及TI 产品所需的所有法律、法规和安全相关要求。此外, 购买者必须全额赔偿因在此类关键安全应用中使用TI 产品而对TI 及其代表造成的损失。

TI 产品并非设计或专门用于军事/航空应用, 以及环境方面的产品, 除非TI 特别注明该产品属于“军用”或“增强型塑料”产品。只有TI 指定的军用产品才满足军用规格。购买者认可并同意, 对TI 未指定军用的产品进行军事方面的应用, 风险由购买者单独承担, 并且独力负责在此类相关使用中满足所有法律和法规要求。

TI 产品并非设计或专门用于汽车应用以及环境方面的产品, 除非TI 特别注明该产品符合ISO/TS 16949 要求。购买者认可并同意, 如果他们在汽车应用中使用任何未被指定的产品, TI 对未能满足应用所需要求不承担任何责任。

可访问以下URL 地址以获取有关其它TI 产品和应用解决方案的信息:

	产品		应用
数字音频	<a href="http://www.ti.com.cn/audio">www.ti.com.cn/audio</a>	通信与电信	<a href="http://www.ti.com.cn/telecom">www.ti.com.cn/telecom</a>
放大器和线性器件	<a href="http://www.ti.com.cn/amplifiers">www.ti.com.cn/amplifiers</a>	计算机及周边	<a href="http://www.ti.com.cn/computer">www.ti.com.cn/computer</a>
数据转换器	<a href="http://www.ti.com.cn/dataconverters">www.ti.com.cn/dataconverters</a>	消费电子	<a href="http://www.ti.com/consumer-apps">www.ti.com/consumer-apps</a>
DLP® 产品	<a href="http://www.dlp.com">www.dlp.com</a>	能源	<a href="http://www.ti.com/energy">www.ti.com/energy</a>
DSP - 数字信号处理器	<a href="http://www.ti.com.cn/dsp">www.ti.com.cn/dsp</a>	工业应用	<a href="http://www.ti.com.cn/industrial">www.ti.com.cn/industrial</a>
时钟和计时器	<a href="http://www.ti.com.cn/clockandtimers">www.ti.com.cn/clockandtimers</a>	医疗电子	<a href="http://www.ti.com.cn/medical">www.ti.com.cn/medical</a>
接口	<a href="http://www.ti.com.cn/interface">www.ti.com.cn/interface</a>	安防应用	<a href="http://www.ti.com.cn/security">www.ti.com.cn/security</a>
逻辑	<a href="http://www.ti.com.cn/logic">www.ti.com.cn/logic</a>	汽车电子	<a href="http://www.ti.com.cn/automotive">www.ti.com.cn/automotive</a>
电源管理	<a href="http://www.ti.com.cn/power">www.ti.com.cn/power</a>	视频和影像	<a href="http://www.ti.com.cn/video">www.ti.com.cn/video</a>
微控制器 (MCU)	<a href="http://www.ti.com.cn/microcontrollers">www.ti.com.cn/microcontrollers</a>		
RFID 系统	<a href="http://www.ti.com.cn/rfidsys">www.ti.com.cn/rfidsys</a>		
OMAP 机动性处理器	<a href="http://www.ti.com/omap">www.ti.com/omap</a>		
无线连通性	<a href="http://www.ti.com.cn/wirelessconnectivity">www.ti.com.cn/wirelessconnectivity</a>		
	德州仪器在线技术支持社区		<a href="http://www.deyisupport.com">www.deyisupport.com</a>

邮寄地址: 上海市浦东新区世纪大道 1568 号, 中建大厦 32 楼 邮政编码: 200122  
Copyright © 2011 德州仪器 半导体技术(上海)有限公司