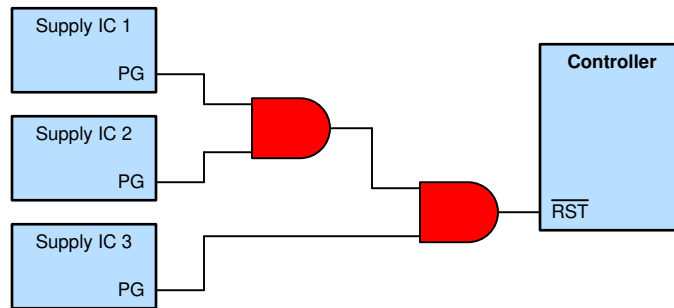


电源 IC (LDO、转换器、PMIC) 电源正常输出通常具有弱开漏驱动器。基于这一点,再加上通常采用物理方法来隔离数字和模拟处理子系统的电源,会导致布线非常长。布线长导致寄生电感高,并且会对信号完整性产生负面影响。添加强力的推挽式 CMOS 驱动器可改善信号。与此同时,可将信号与简单的逻辑控制结合,从而减少所需的输入的数量。



有关此用例的更多信息,请观看 *Logic Minute* 视频: [整合电源正常信号](#)。

设计注意事项

- 开漏输出需要上拉电阻器
- 连接至逻辑门输入的布线应相对较短,可降低容性负载并提高性能
- 高驱动平衡 CMOS 输出逻辑可提高信号完整性,同时减少所需的输入的数量
- [\[常见问题解答\] 慢速或浮点输入如何影响 CMOS 器件?](#)
- [\[常见问题解答\] 在哪里可以查明器件的最大功耗?](#)
- 在我们的 [工程师对工程师论坛上](#) 提问

推荐器件

器件型号	AEC-Q100 标准	V _{CC} 范围	通道	特性
SN74LVC1G08		1.65V 至 5.5V	1	高驱动强度 - 32mA
SN74LVC1G08-Q1	✓			
SN74AUP1G08		0.8V 至 3.6V	1	低功耗 - I _{CC} < 0.9 μA
SN74AUP1G08-Q1	✓			
SN74HCS08		2V 至 6V	4	施密特触发器输入
SN74HCS08-Q1	✓			

如需更多器件,请浏览 [在线参数工具](#),您可以在其中按所需电压、通道数量和其他特性进行挑选。

重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2022，德州仪器 (TI) 公司