



内容

1 简介.....	2
2 性能规格汇总.....	2
3 输出电压设定点.....	3
4 测试设置和结果.....	3
4.1 输入/输出连接.....	4
4.2 启动步骤.....	5
4.3 效率.....	5
4.4 负载调整率.....	6
4.5 线性调整率.....	7
4.6 负载瞬态响应.....	8
4.7 启动.....	9
4.8 关断.....	10
4.9 输出电压纹波.....	11
5 电路板布局.....	12
5.1 布局.....	12
6 原理图、物料清单和参考文献.....	14
6.1 原理图.....	14
6.2 物料清单.....	15
6.3 参考文献.....	15
7 修订历史记录.....	15

商标

D-CAP3™ is a trademark of Texas Instruments.

所有商标均为其各自所有者的财产。

## 1 简介

在轻负载条件下，TPS563203 在 Eco 模式下运行，可通过改变开关频率来实现更高的效率；TPS563206 在 FCCM 模式下运行，可保持恒定的开关频率。二者的主要区别在于轻负载条件下的运行，其他行为类似。本用户指南主要介绍了 TPS563203，并介绍 TPS563206 不同于 TPS563203 的一些特性。

TPS56320x 是一款单通道自适应导通时间 D-CAP3™ 控制模式同步降压转换器，需要很少的外部元件。D-CAP3 控制模式电路针对低 ESR 输出电容器（如 POSCAP、SP-CAP 或陶瓷型）进行了优化，支持快速瞬态响应，无需外部补偿。开关频率在内部设置为 600 KHz 的标称频率。TPS56320x 封装内部整合了高侧和低侧开关 MOSFET 以及栅极驱动电路。MOSFET 的低漏源导通电阻和快速开关压摆率能使 TPS56320x 实现高效率，并帮助在高输出电流下保持低结温。TPS56320x 直流/直流同步转换器旨在通过 4.2V 至 17V 的输入电压源支持高达 3A 的连续电流。输出电压范围为 0.6V 至 7V。表 1-1 中给出了评估模块的额定输入电压和输出电流范围。

TPS56320xEVM 评估模块 (EVM) 是单通道同步降压转换器，可通过 4.2V 至 17V 的输入在 3A 电流下提供 1.05V 的输出。本用户指南介绍了 TPS56320xEVM 的性能。

表 1-1. 输入电压和输出电流汇总

EVM	输入电压 ( $V_{IN}$ ) 范围	输出电流 ( $I_{OUT}$ ) 范围
TPS563203EVM	$V_{IN} = 4.2V$ 至 $17V$	0A 至 3A
TPS563206EVM	$V_{IN} = 4.2V$ 至 $17V$	0A 至 3A

## 2 性能规格汇总

表 2-1 中汇总了 TPS563203EVM 的性能规格。除非另有说明，给出的规格适用于  $V_{IN} = 12V$  输入电压和 1.05V 输出电压。除非另有说明，所有测量的环境温度均为 25°C。

表 2-1. 性能规格摘要

规格	测试条件	性能值			单位
		最小值	典型值	最大值	
输入电压范围		4.2	12	17	V
输出电压设定点			1.05		V
运行频率	$V_{IN} = 12V, I_O = 3A$		600		KHz
输出电流范围		0		3	A
过流限值	$V_{IN} = 12V, L_O = 2.2\mu H$		3.9		A
输出纹波电压	$V_{IN} = 12V, I_O = 3A$		6.4		mV <sub>PP</sub>

### 3 输出电压设定点

可以通过更改电阻器  $R_4$  ( $R_{UPPER}$ ) 和  $R_6$  ( $R_{LOWER}$ ) 的阻值来选择 EVM 的输出电压。在特定输出电压下,  $R_4$  阻值可以使用 [方程式 1](#) 计算得出。输出电压可通过输出节点和 FB 引脚间的电阻分压器进行设置。TI 建议采用容差为 1% 或更优的分压电阻器。从  $R_6$  ( $R_{FBB}$ ) 起始阻值为 10k $\Omega$  或 30k $\Omega$ , 并使用 [方程式 1](#) 来计算  $R_4$  ( $R_{FBT}$ )。为了提高轻载时的效率, 请考虑使用具有更大值的电阻器。如果值太大, 稳压器更容易受到噪声的影响, 并且 FB 输入电流产生的电压误差也很明显。

$$V_{OUT} = 0.6 \times \left(1 + \frac{R_4}{R_6}\right) \quad (1)$$

### 4 测试设置和结果

本节介绍了如何正确连接、设置和使用 TPS563203EVM。本节还包含评估模块的典型测试结果和以下内容：

- 效率
- 输出负载调节
- 输出线路调节
- 负载瞬态响应
- 输出电压纹波
- 启动
- 关断

## 4.1 输入/输出连接

如表 4-1 中所示，TPS563203EVM 附带输入/输出连接器和测试点。图 4-1 展示了 TPS563203EVM 电路板上的连接器和跳线布置。

必须通过一对 20 AWG 导线将能够提供 3A 电流的电源连接到 J1。必须通过一对 20 AWG 导线将负载连接到 J2。最大负载电流能力为 3A。必须尽可能减少导线长度以降低导线中的损耗。测试点 TP2 提供了一个监测  $V_{IN}$  输入电压的位置，而 TP6 提供了便捷的接地基准。在以 TP10 作为接地基准的情况下，TP3 用于监测输出电压。

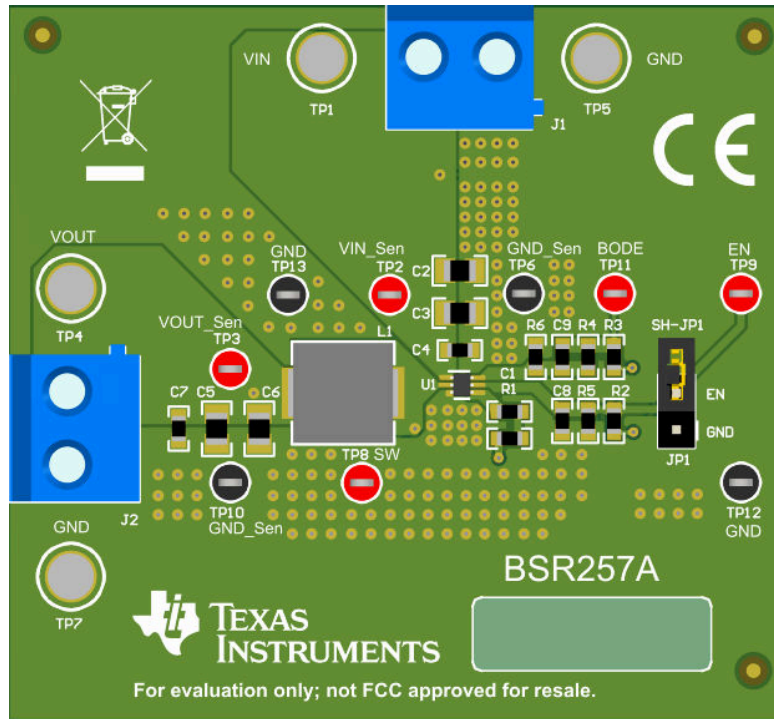


图 4-1. TPS563203EVM 连接器和跳线布置

表 4-1. 连接和测试点

参考标识符	功能
J1	$V_{IN}$ (请参阅表 1-1, 了解 $V_{IN}$ 范围)
J2	$V_{OUT}$ , 3A 时为 1.05V (最大值)
JP1	EN 控制。将 EN 分流至 GND 以禁用
TP1	$V_{IN}$ 正功率点
TP2	$V_{IN}$ 正监测点
TP3	$V_{OUT}$ 正监测点
TP4	$V_{OUT}$ 正功率点
TP5、TP7	GND 功率点
TP6、TP10、TP12、TP13	GND 监测点
TP8	开关节点测试点
TP9	EN 测试点
TP11	环路响应测量测试点

## 4.2 启动步骤

1. 确认覆盖 JP1 (使能端控制) 引脚 1 和 2 处的跳线, 以将 EN 分流至 GND, 从而禁用输出。
2. 向 VIN (J1-2) 和 GND (J1-1) 施加适当的输入电压。
3. 移动 JP1 (使能控制) 引脚 2 和 1 处 (EN 和 GND) 的跳线, 启用输出。

## 4.3 效率

图 4-2 展示了 TPS563203EVM 在 25°C 环境温度下的效率。图 4-3 展示了 TPS563206EVM 在 25°C 环境温度下的效率。

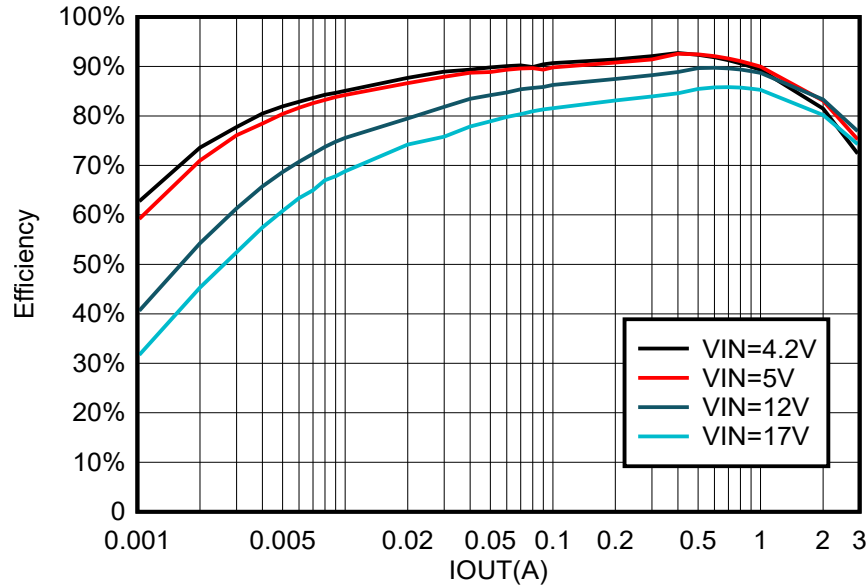


图 4-2. TPS563203EVM 效率

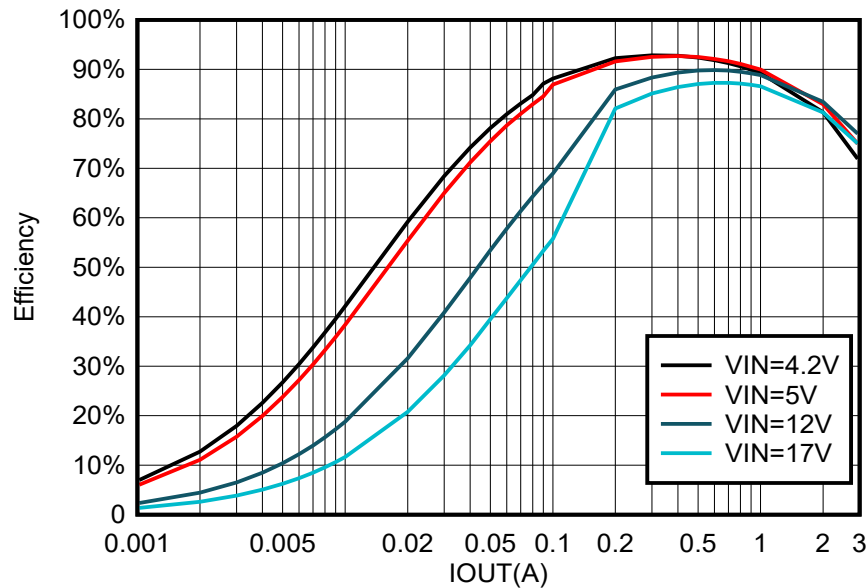


图 4-3. TPS563206EVM 效率

#### 4.4 负载调整率

图 4-4 展示了 TPS563203EVM 的负载调整率。图 4-5 展示了 TPS563206EVM 的负载调整率。

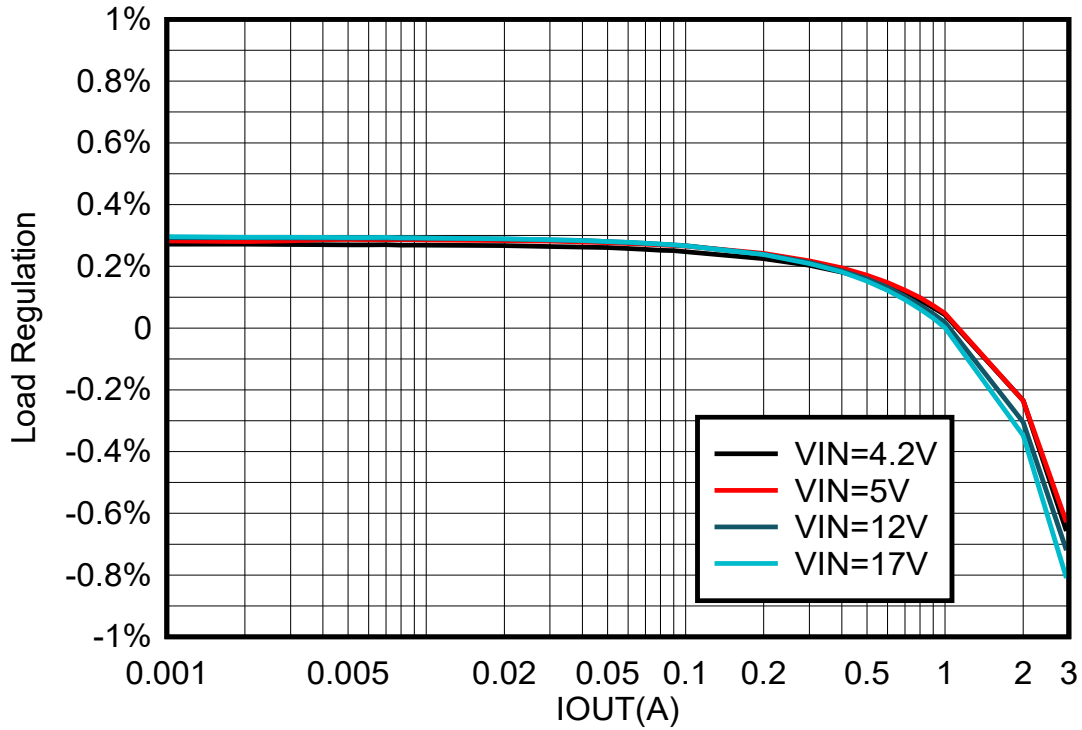


图 4-4. TPS563203EVM 负载调整率

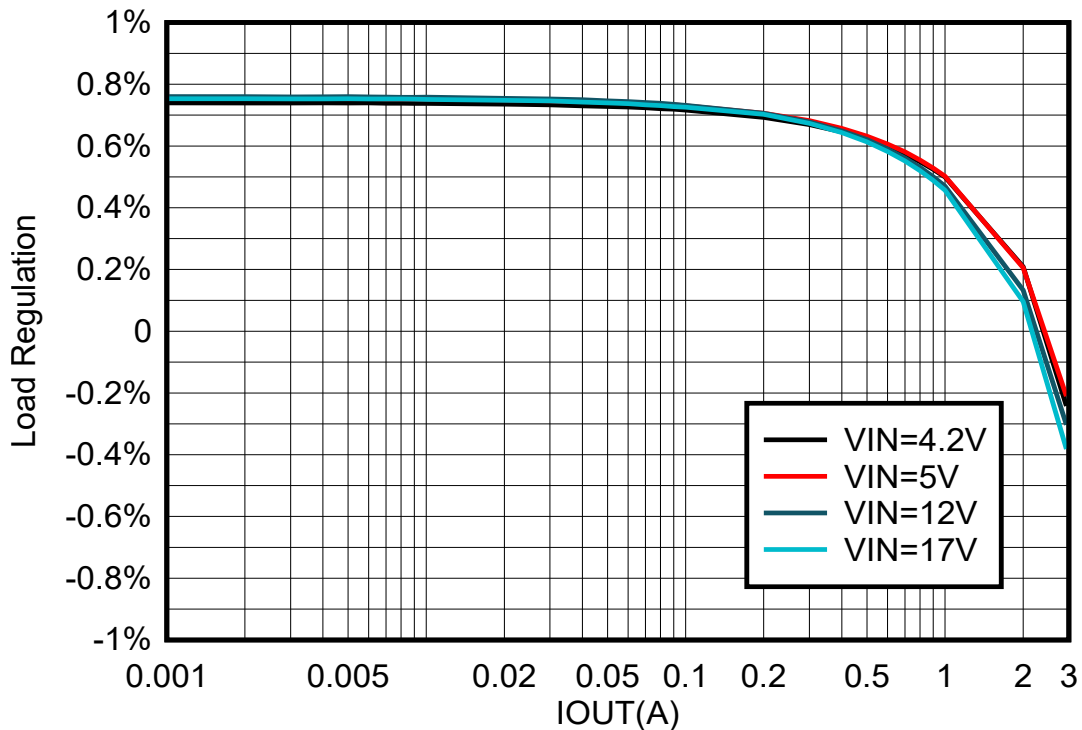


图 4-5. TPS563206EVM 负载调整率

#### 4.5 线性调整率

图 4-6 展示了 TPS563203EVM 的线性调整率。图 4-7 展示了 TPS563206EVM 的线性调整率。

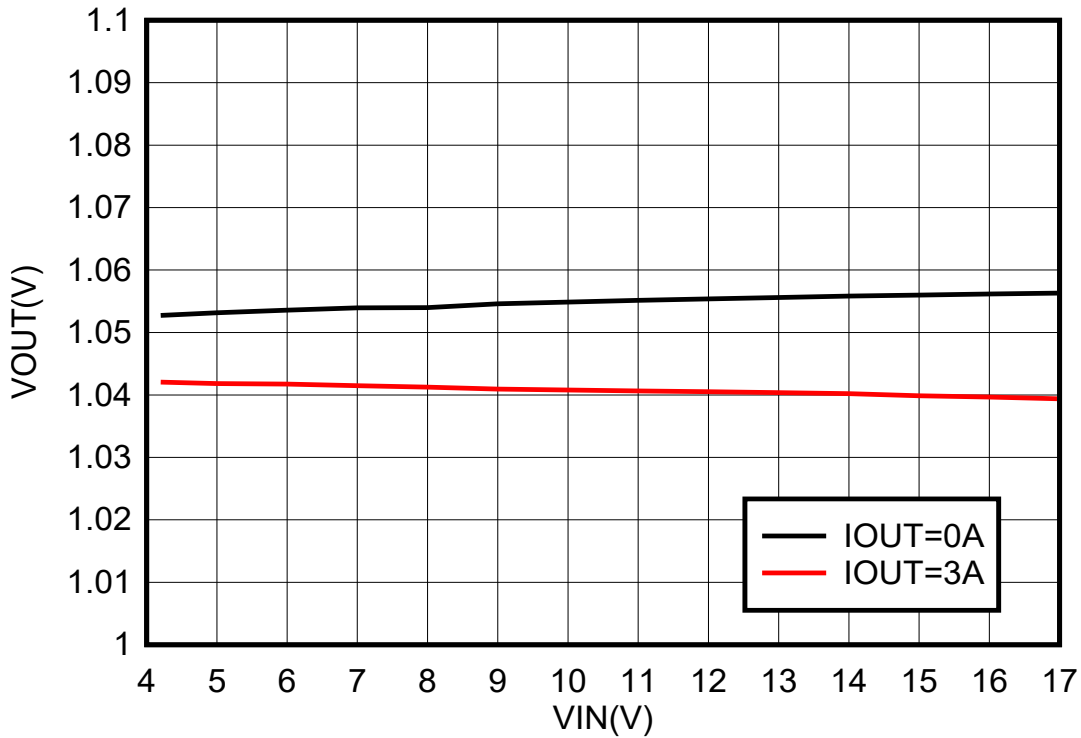


图 4-6. TPS563203EVM 线性调整率

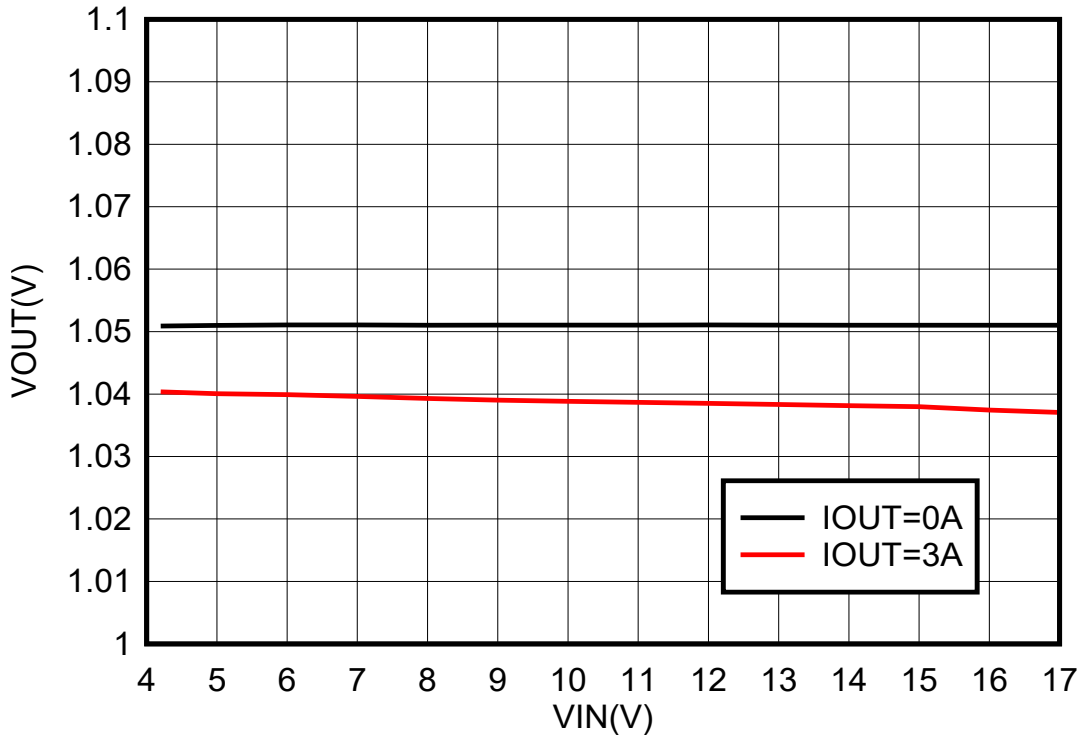


图 4-7. TPS563206EVM 线性调整率

## 4.6 负载瞬态响应

图 4-8 展示了 TPS563203EVM 对负载瞬态的响应。图 4-9 展示了 TPS563206EVM 对负载瞬态的响应。电流阶跃压摆率设置为  $2.5\text{A}/\mu\text{s}$ 。

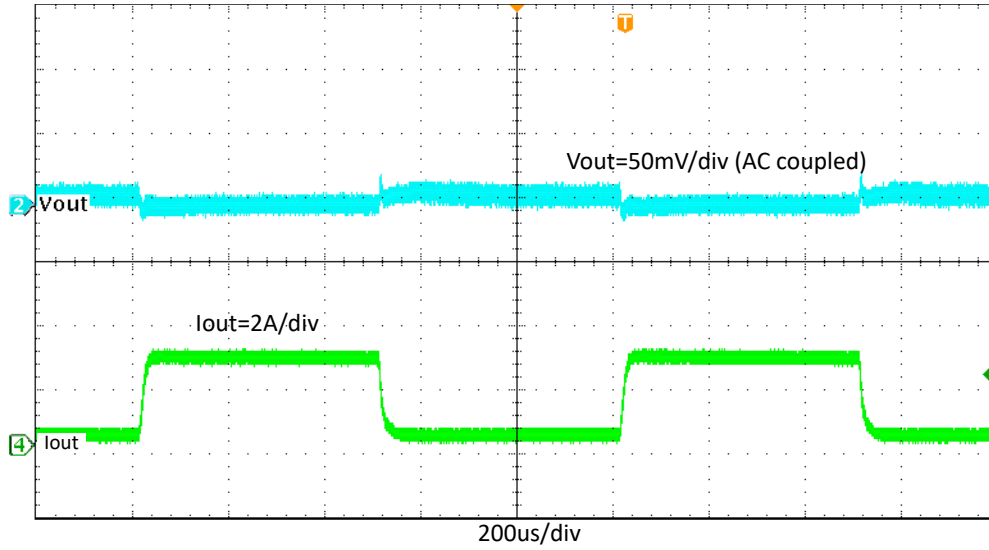


图 4-8. TPS563203EVM 负载瞬态响应，10% 至 90% ( 0.3A 至 2.7A ) 负载阶跃

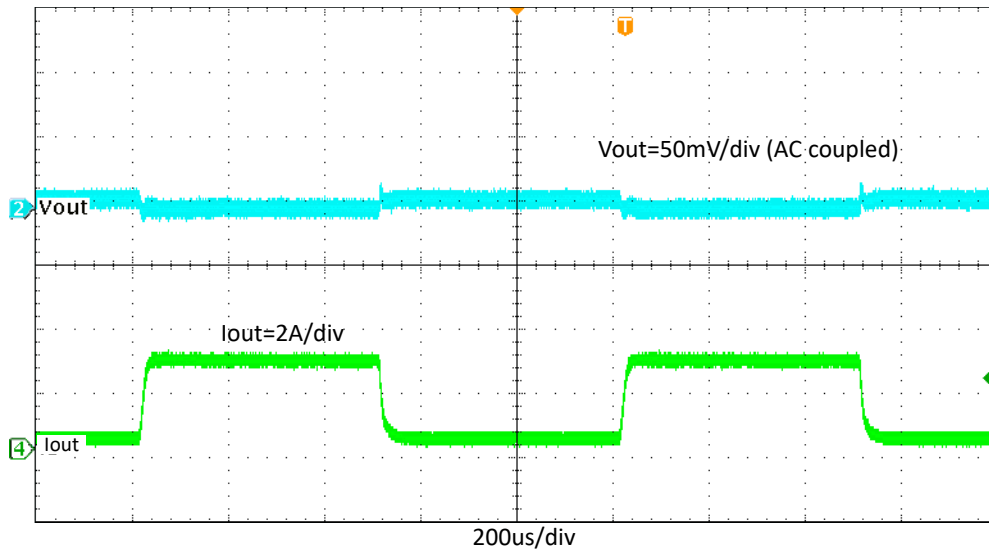


图 4-9. TPS563206EVM 负载瞬态响应，10% 至 90% ( 0.3A 至 2.7A ) 负载阶跃



## 4.7 启动

图 4-10 展示了 TPS563203EVM 相对于  $V_{IN}$  的启动波形。负载为 3A。

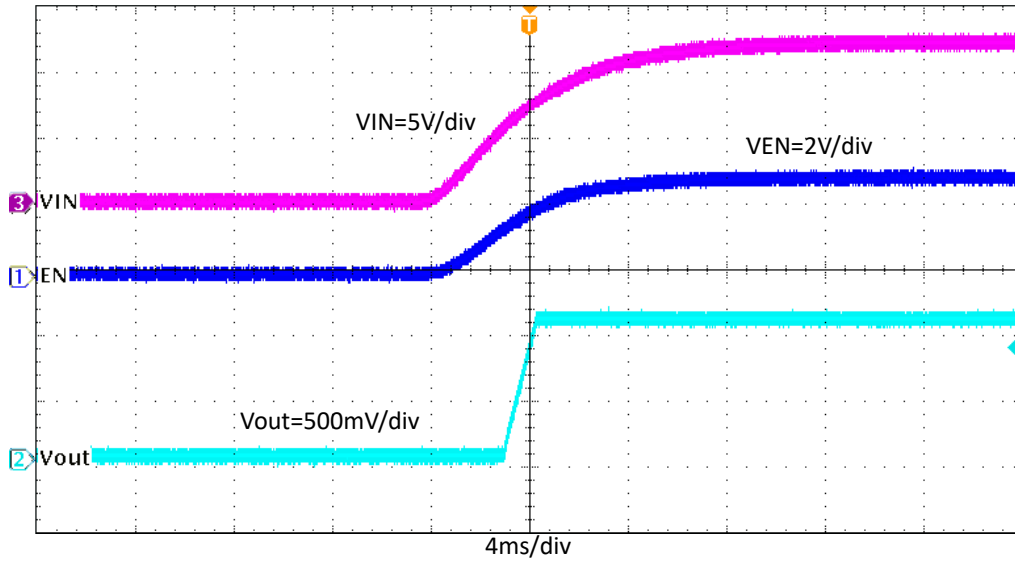


图 4-10. TPS563203EVM 相对于  $V_{IN}$  的启动

图 4-11 展示了 TPS563206EVM 相对于使能端 (EN) 的启动波形。负载为 3A。

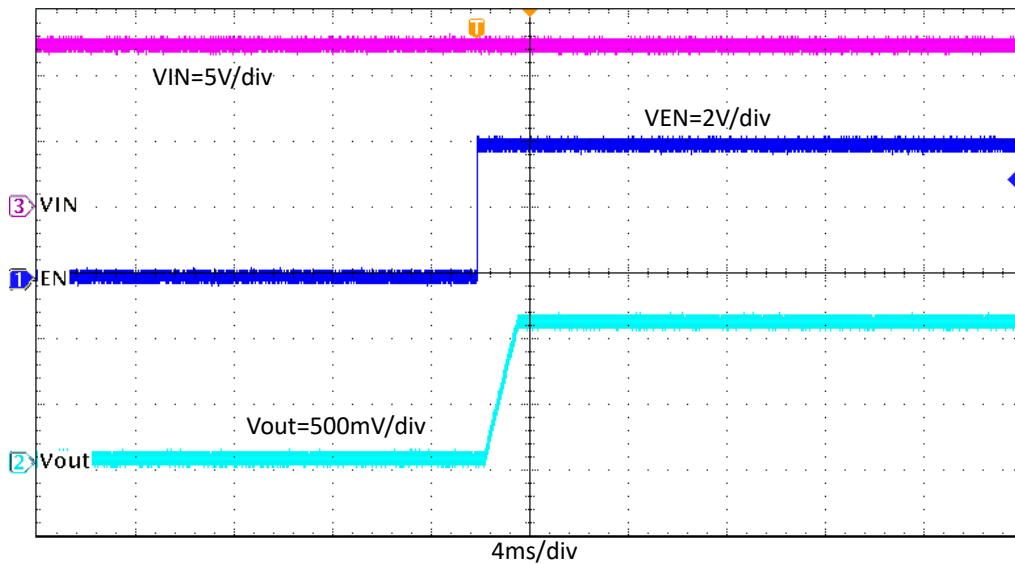


图 4-11. TPS563206EVM 相对于 EN 的启动

## 4.8 关断

图 4-12 展示了 TPS563203EVM 相对于  $V_{IN}$  的关断波形。负载为 3A。

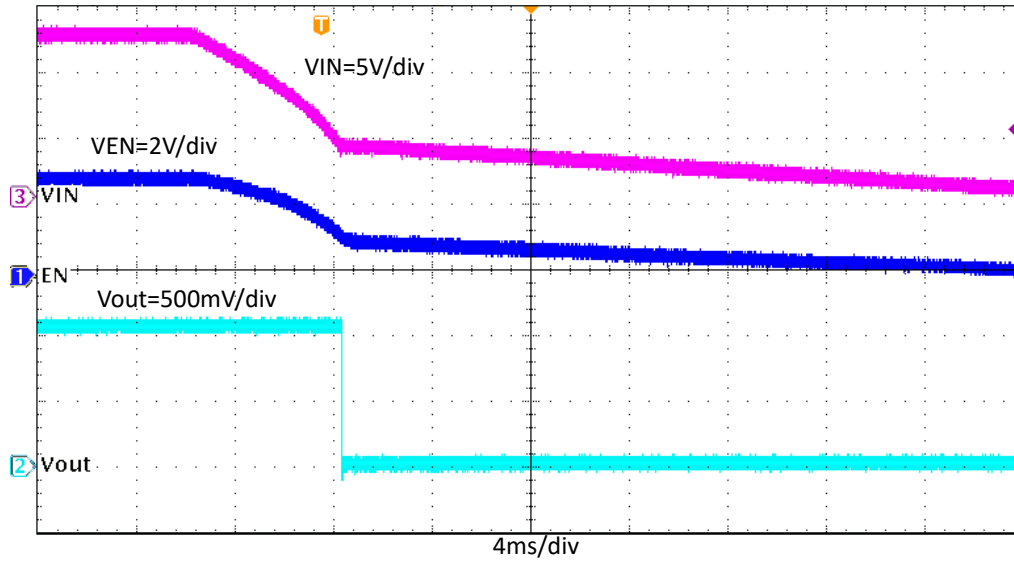


图 4-12. TPS563203EVM 相对于  $V_{IN}$  的关断

图 4-13 展示了 TPS563206EVM 相对于使能端 (EN) 的关断波形。负载为 3A。

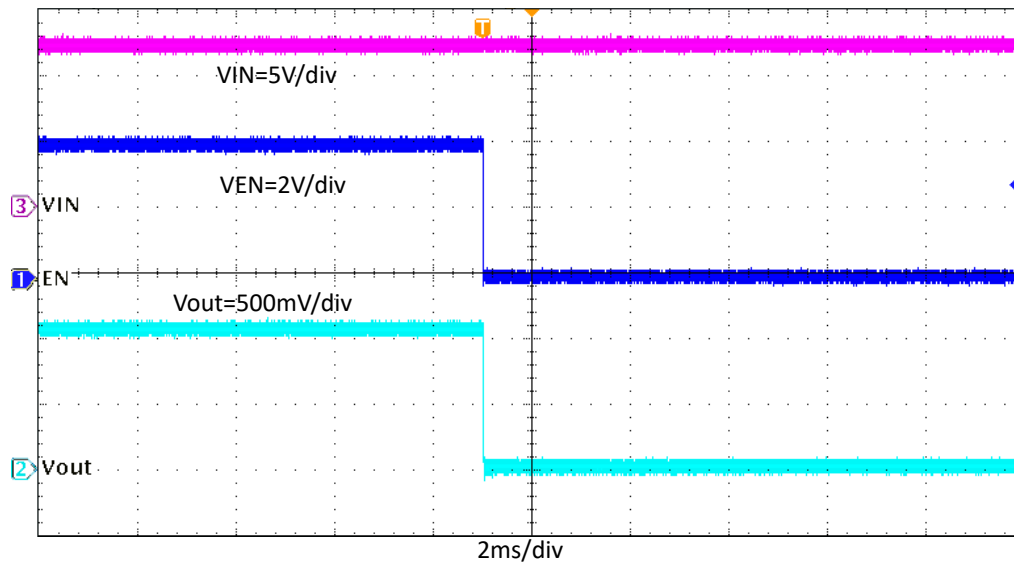


图 4-13. TPS563206EVM 相对于 EN 的关断

## 4.9 输出电压纹波

图 4-14 和图 4-15 展示了 TPS563203EVM 输出电压纹波。图 4-16 展示了 TPS563206EVM 输出电压纹波。输出电流如图中所示。

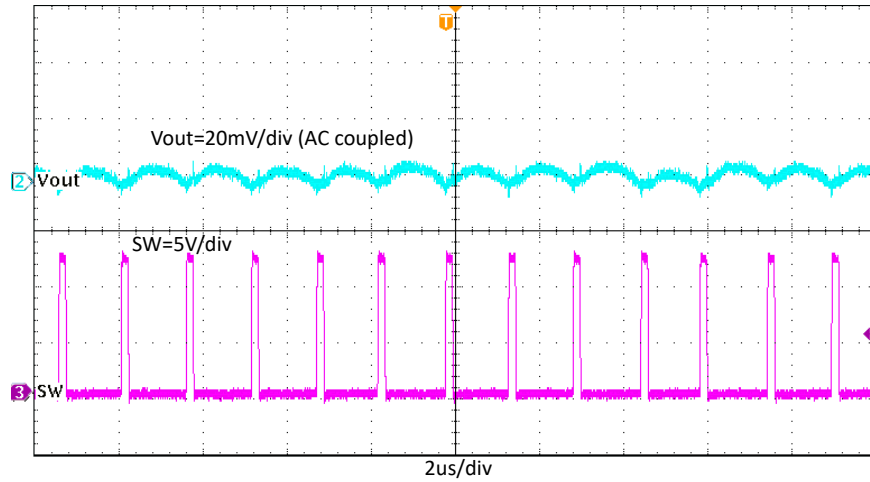


图 4-14. TPS563203EVM 输出电压纹波,  $I_{OUT} = 3A$

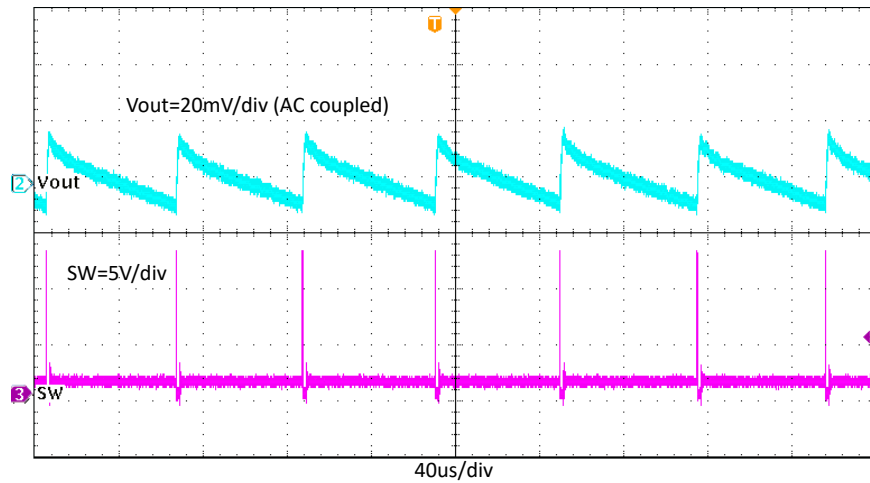


图 4-15. TPS563203EVM 输出电压纹波,  $I_{OUT} = 0.01A$

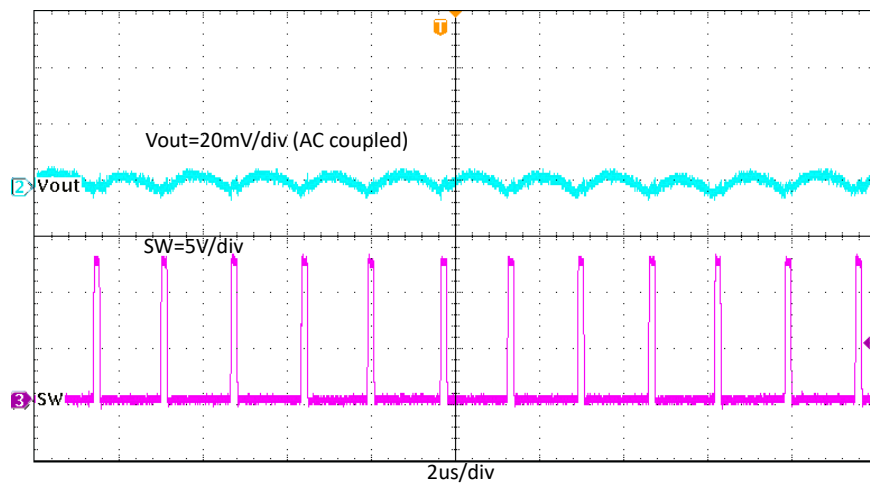


图 4-16. TPS563206EVM 输出电压纹波,  $I_{OUT} = 0.01A$

## 5 电路板布局

本节提供了 TPS56320XEVN 的说明、电路板布局布线和分层图解。

### 5.1 布局

图 5-1、图 5-2 和图 5-3 展示了 TPS563203EVM 的电路板布局布线。顶层包含 VIN、VOUT 和接地端的主要电源布线。顶层还有 TPS563203 引脚的接线和一大块接地区域。大多数信号布线也位于顶部。输入去耦电容器 C2、C3 和 C4 尽可能靠近 IC 放置。输入和输出连接器、测试点和所有元件都位于顶部。底层是接地平面以及信号地覆铜和从调节点到电阻分压器网络顶部的反馈布线。顶层和底层都使用 2oz 厚的覆铜。

图 5-4 和图 5-5 分别是 TPS563203EVM 电路板的顶视图和底视图。

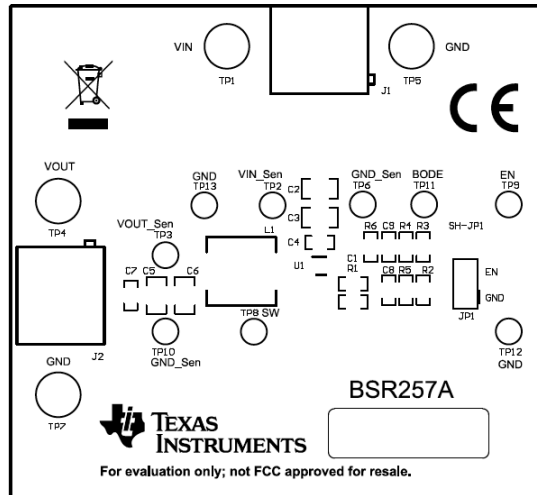


图 5-1. TPS563203EVM 顶层装配图

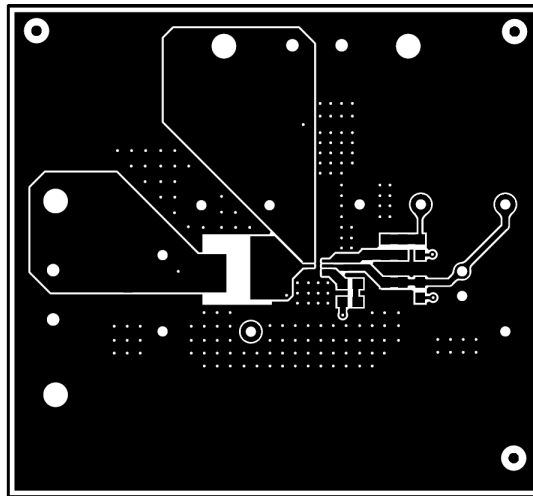


图 5-2. TPS563203EVM 顶层

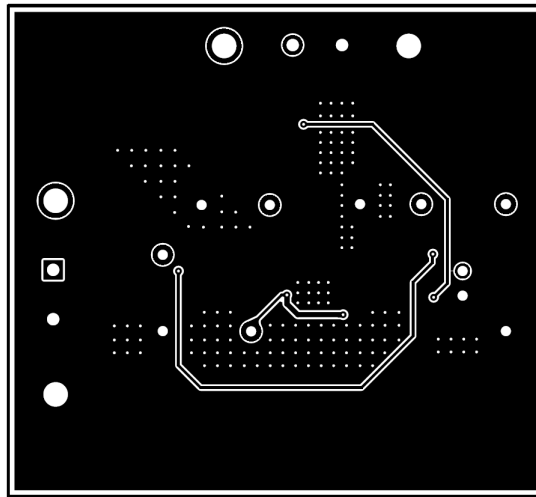


图 5-3. TPS563203EVM 底层

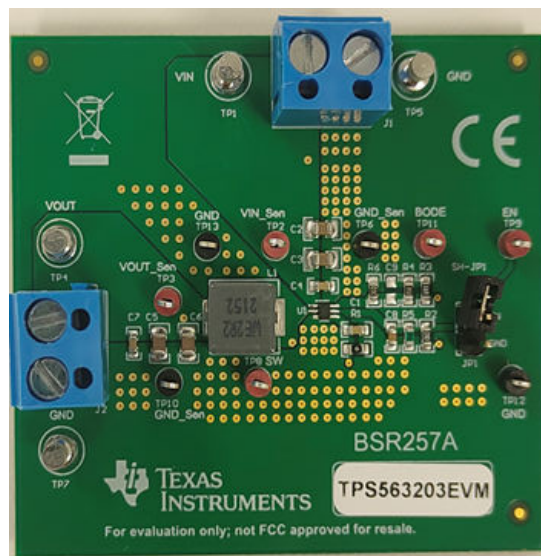


图 5-4. TPS563203EVM 电路板 (顶视图)

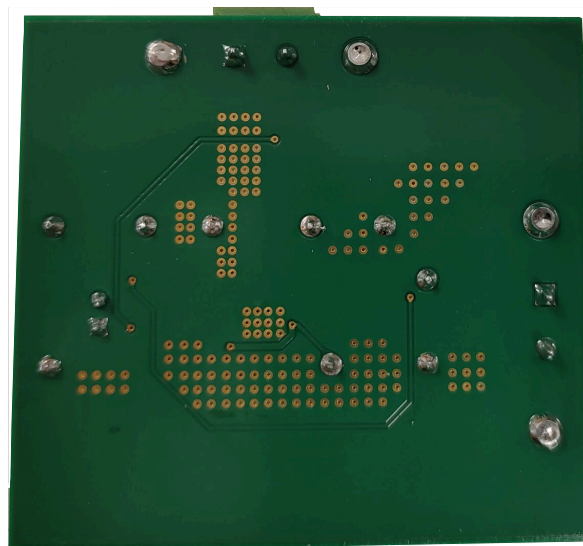


图 5-5. TPS563203EVM 电路板 (底视图)

## 6 原理图、物料清单和参考文献

### 6.1 原理图

图 4-1 是 TPS563203EVM 的原理图。

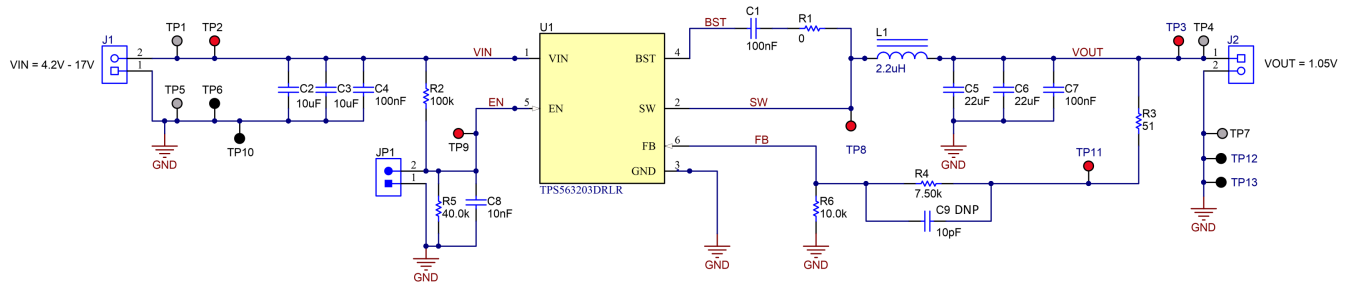


图 6-1. TPS563203EVM 原理图

## 6.2 物料清单

表 6-1. 物料清单

标识符	数量	描述	器件型号	制造商
!PCB1	1	印刷电路板	BSR257A	不限
C2、C3	2	电容器, 陶瓷, 10 $\mu$ F, 25V, $\pm$ 20%, X5R, 0805	GRM21BR61E106MA73L	Murata
C1、C4、C7	3	电容器, 陶瓷, 0.1 $\mu$ F, 25V, $\pm$ 10%, X7R, 0603	C1608X7R1E104K080AA	TDK
C5、C6	1	电容器, 陶瓷, 22 $\mu$ F, 10V, $\pm$ 20%, X5R, 0805	GRM21BR61A226ME44L	Murata
C8	1	电容器, 陶瓷, 0.01 $\mu$ F, 50V, $\pm$ 10%, X7R, 0603	C1608X7R1H103K080AA	TDK
J1、J2	2	端子块, 5.08mm, 2 $\times$ 1, 黄铜, TH	ED120/2DS	On-Shore Technology
JP1	1	接头, 100mil, 2 $\times$ 1, 锡, TH	PEC02SAAN	Sullins Connector Solutions
L1	1	屏蔽模压电感器, 2.2 $\mu$ H, 7.5A, 12m $\Omega$	74437349022	Würth Elektronik ( 伍尔特电子 )
LBL1	1	热转印打印标签, 0.650" ( 宽 ) $\times$ 0.200" ( 高 ) - 10,000/卷	THT-14-423-10	Brady
R1	1	电阻器, 0 $\Omega$ , 5%, 0.1W, AEC-Q200 0 级, 0603	CRCW06030000Z0EA	Vishay-Dale
R2	1	电阻器, 100k $\Omega$ , 5%, 0.1W, 0603	CRCW0603100KJNEA	Vishay-Dale ( 威世达勒 )
R3	1	电阻器, 51 $\Omega$ , 5%, 0.1W, AEC-Q200 0 级, 0603	CRCW060351R0JNEA	Vishay-Dale
R4	1	电阻器, 7.5k $\Omega$ , 1%, 0.1W, 0603	RC0603FR-077K5L	Yageo
R5	1	电阻, 40.0k $\Omega$ , 0.1%, 0.15W, AEC-Q200 0 级, 0603	PAT0603E4002BST1	Vishay 薄膜
R6	1	电阻器, 10.0k $\Omega$ , 1%, 0.1W, AEC-Q200 0 级, 0603	CRCW060310K0FKEA	Vishay-Dale
SH-JP1	1	分流器, 100mil, 镀金, 黑色	SNT-100-BK-G	Samtec
TP1、TP4、TP5、TP7	4	端子, 双转塔, TH	1502-2	Keystone
TP2、TP3、TP8、TP9、TP11	5	测试点, 微型, 红色, TH	5000	Keystone
TP6、TP10、TP12、TP13	4	测试点, 微型, 黑色, TH	5001	Keystone
U1	1	4.2V 至 17V 输入, 3A 同步降压转换器, DRL0006A (SOT-5X3-6)	TPS563203DRLR	德州仪器 (TI)

## 6.3 参考文献

- 德州仪器 (TI), [TPS56320x 采用 SOT-563 封装的 4.2V 至 17V 输入、3A 同步降压转换器](#) 数据表

## 7 修订历史记录

注：以前版本的页码可能与当前版本的页码不同

<b>Changes from Revision * (February 2022) to Revision A (August 2023)</b>	<b>Page</b>
• 将效率曲线更改为最终版本.....	5
• 将负载调整率曲线更改为最终版本.....	6
• 将线性调整率曲线更改为最终版本.....	7
• 将输出纹波波形更改为最终版本.....	11



## 重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2023，德州仪器 (TI) 公司