

摘要

本用户指南介绍了 TPS65219 编程板的特性、运行和使用情况。为了支持 NVM 编程，TI 提供了两种插槽式 EVM，每种 EVM 采用不同的封装尺寸。TPS65219EVM-SKT 是 5x5 插槽式 EVM 的可订购器件型号，TPS65219EVMRSM 是 4x4 插槽式 EVM 的可订购器件型号。每个 EVM 都是一个组装完备的平台，用于使用板载 USB 转 I²C 适配器对 TPS65219 NVM 存储器进行编程。该 PCB 包括电源端子、用于所有直流稳压器输入和输出的跳线以及用于常见测量的测试点。

内容

1 引言	3
2 要求	3
2.1 硬件.....	3
2.2 软件.....	3
3 TPS65219 资源概览	4
4 EVM 配置	5
4.1 配置 USB 转 I ² C 适配器.....	5
4.2 配置接头.....	5
4.3 测试点.....	6
5 NVM 编程	8
5.1 TPS65219EVM-SKT 默认 NVM 设置.....	8
5.2 初始化状态下的 NVM 编程.....	8
5.3 初始化状态下的 NVM 编程.....	9
6 图形用户界面 (GUI)	11
6.1 TPTS65219 EVM 调试.....	11
6.2 I ² C 通信端口和适配器调试.....	11
6.3 入门.....	11
6.4 配套资料页面.....	15
6.5 “Register Map” (寄存器映射) 页面.....	16
6.6 NVM 配置页面.....	16
6.7 序列配置.....	18
6.8 NVM 编程页面.....	19
6.9 附加特性.....	20
7 原理图、PCB 布局和物料清单	21
7.1 TPS65219EVM-SKT 原理图.....	21
7.2 TPS65219EVM-SKT PCB 层.....	23
7.3 TPS65219EVM-RSM 原理图.....	25
7.4 TPS65219EVM-RSM PCB 层.....	27
7.5 物料清单.....	28

插图清单

图 5-1. NVM 编程步骤.....	9
图 5-2. NVM 编程步骤.....	10
图 6-1. GUI Composer Gallery.....	11
图 6-2. 在 “Gallery” 中找到 PMIC GUI.....	12
图 6-3. GUI 软件下载选项.....	12
图 6-4. Gallery 中的 GUI 面板。.....	13
图 6-5. PMIC GUI 桌面应用.....	14

图 6-6. GUI 主页.....	15
图 6-7. 配套资料页面.....	15
图 6-8. “Register Map” (寄存器映射) 页面.....	16
图 6-9. NVM 配置页面.....	17
图 6-10. 保存/加载寄存器选项.....	18
图 6-11. 序列绘制工具.....	18
图 6-12. NVM 编程页面.....	19
图 7-1. TPS65219EVM-SKT, 原理图 (第 1 页).....	21
图 7-2. TPS65219EVM-SKT, 原理图 (第 2 页).....	22
图 7-3. TPS65219EVM-SKT, 原理图 (第 3 页).....	23
图 7-4. TPS65219EVM-SKT 顶层.....	23
图 7-5. TPS65219EVM-SKT 信号层 1.....	23
图 7-6. TPS65219EVM-SKT 信号层 2.....	24
图 7-7. TPS65219EVM-SKT 信号层 3.....	24
图 7-8. TPS65219EVM-SKT 信号层 4.....	24
图 7-9. TPS65219EVM-SKT 底层.....	24
图 7-10. TPS65219EVM-RSM, 原理图 (第 1 页).....	25
图 7-11. TPS65219EVM-RSM, 原理图 (第 2 页).....	26
图 7-12. TPS65219EVM-RSM, 原理图 (第 3 页).....	27
图 7-13. TPS65219EVM-RSM 顶层.....	27
图 7-14. TPS65219EVM-RSM 信号层 1.....	27
图 7-15. TPS65219EVM-RSM 信号层 2.....	28
图 7-16. TPS65219EVM-RSM 信号层 3.....	28
图 7-17. TPS65219EVM-RSM 信号层 4.....	28
图 7-18. TPS65219EVM-RSM 底层.....	28

表格清单

表 2-1. TPS65219EVM 插座板.....	3
表 3-1. TPS65219 电源资源.....	4
表 3-2. TPS65219 多功能引脚.....	4
表 4-1. I2C 上拉电源选择 (J7).....	5
表 4-2. PMIC 电源选择 (J1).....	5
表 4-3. 适配器 PMIC 连接.....	5
表 4-4. TPS65219 配置接头.....	5
表 4-5. TPS65219 EVM 测试点.....	6
表 5-1. TPS65219EVM-SKT 寄存器未配置为 0h.....	8
表 7-1. 物料清单.....	28

商标

Cortex™ is a trademark of Arm Ltd.

Chrome™ is a trademark of Google.

Firefox™ is a trademark of Mozilla.

Microsoft Edge™ is a trademark of Microsoft.

ARM® is a registered trademark of Arm Ltd.

所有商标均为其各自所有者的财产。

1 引言

TPS65219 PMIC 是一款高度集成的电源管理解决方案，用于 ARM® Cortex™ A53 处理器和 FPGA。该器件包含 3 个降压转换器和 4 个低压降 (LDO) 稳压器。Buck1 降压转换器可支持高达 3.5A 的负载电流，最适合处理器的内核电压轨。全部 3 个降压转换器都支持非固定开关频率或固定频率模式。LDO1 和 LDO2 可在负载开关和旁路模式下配置，以支持 SD 卡配置。所有 LDO 电压输入都可以从降压转换器输出级联，或使用相同的系统电源以实现最大的设计和时序功能。TPS65219 配有 3 个 GPIO 和 3 个多功能引脚 (MFP)，为完全控制片上系统 (SoC) 的电源和时序提供了完整的解决方案。

2 要求

2.1 硬件

本节列出了运行该 EVM 所需的最低硬件要求。

EVM

表 2-1 中列出的其中一个 TPS65219EVM 插座板：

表 2-1. TPS65219EVM 插座板

插座板器件型号	包含的 PMIC	封装尺寸
TPS65219EVM-SKT	TPS6521905RHBR	5mm x 5mm
TPS65219EVM-RSM	TPS6521905RSMR	4mm x 4mm

备注

该插槽式 EVM 可用于重新编程和基本测试（例如：测量输出电压以及收集上电序列波形等），但不得用于测试负载瞬态和效率等特定性能参数，因为插座引脚和插座的布局会引入不代表实际应用条件的寄生效应。

主机

使用 EVM 软件需要具有可用 USB 端口的计算机。EVM 软件在计算机上运行并通过 USB-A 转 Micro-B 电缆与 EVM 通信。

电源

对 VSYS 使用外部电源时，需要 5V 直流电源来为 EVM 供电。TPS65219 插槽式 EVM 还可通过 uUSB 电缆提供的 5V 电压为 VSYS 供电。

2.2 软件

TPS65219-GUI — TPS65219 图形用户界面

TPS65219-GUI 既可在浏览器中使用，也可作为独立应用程序使用。该软件提供了一种简单的方法，使用内置 USB2ANY 并利用 MSP430 通过 I2C 与器件进行通信。有关 GUI 安装和设置过程的详细信息，请参阅本指南的节 6。请注意，该 EVM 可在不使用软件的情况下上电和运行。

3 TPS65219 资源概览

TPS65219 PMIC 具有多种模拟和数字资源，可以将其配置，以便为不同的处理器、FPGA 和 SoC 供电。表 3-1 和表 3-2 总结了模拟电压轨的一些关键电气规格、可能的电源配置和每个稳压器的可编程特性。

表 3-1. TPS65219 电源资源

	Buck1	Buck2/3	LDO1/2	LDO3/4
输入电压范围	2.5V 至 5.5V	2.5V 至 5.5V	1.5V 至 5.5V	2.5V 至 5.5V
输出电压范围	0.6V 至 3.4V	0.6V 至 3.4V	0.6V 至 3.4V	1.2V 至 3.3V
工作电流	最大 3.5A	最大 2A	400mA	300mA
电流限制	5.7A 至 6.9A	3.9A 至 4.7A	600A 至 900mA	400A 至 900mA
状态监控	UV、NEG_OC、OC、SCG、RV	UV、NEG_OC、OC、SCG、RV	UV、OC、SCG、RV	UV、OC、SCG、RV
电压轨配置	降压转换器	降压转换器	LDO；负载开关；旁路模式	LDO；负载开关
短路阈值 (SCG)	220mV 至 300mV	220mV 至 300mV	220mV 至 300mV	220mV 至 300mV

TPS65219 多功能引脚

TPS65219 具有三个可根据功能用途进行配置的多功能引脚。表 3-2 展示了每个引脚的可用功能以及这些引脚是如何配置和运行的。

注意：只有 MODE/RESET 或 MODE/STBY 引脚之一可以配置为 MODE。如果两者都配置为 MODE，则优先采用 MODE/RESET，而 MODE/STBY 将被忽略。

表 3-2. TPS65219 多功能引脚

引脚名称	引脚配置	操作
VSEL_SD/VSEL_DDR	VSEL_SD SD 卡 IO 电压选择	触发电压在 1.8V 和基于寄存器的 VLDO1 或 VLDO2 之间变化。极性是可配置的。
	VSEL_DDR DDR 电压选择	硬接线上拉、下拉或悬空。将 VBUCK3 设置为 1.35V、1.2V 或基于寄存器的 VBUCK3。电平敏感。
MODE/RESET	MODE 强制降压转换器进入 PWM 或自动进入 PFM 模式	连接到 SoC 或硬接线上拉/下拉。电平敏感。
	复位 强制进行热复位或冷复位。	连接到 SoC。 热复位：将输出电压复位为默认值 冷复位：按顺序关闭所有启用的电压轨，然后再次上电边沿敏感。
MODE/STBY	模式 强制降压转换器进入 PWM 或自动进入 PFM 模式	引脚状态决定降压转换器的开关模式。将引脚设置为低电平并使持续时间超过 $t_{DEGLITCH_MFP}$ ，以强制降压稳压器进入 PWM 模式。通过写入 MFP_1_CONFIG 寄存器中的 MODE_I2C_CTRL，也可以选择 I ² C。
	STBY 低功耗模式	禁用选择的电源轨。将引脚设置为低电平，并使持续时间超过 MODE 和 STBY 可以组合。电平敏感。

4 EVM 配置

下述章节概述了如何配置 TPS65219EVM 以进行一般实验。

EVM 配置

可按以下方式对 TPS65219EVM-SKT 进行配置：

1. 使用“电源电压设置”中指示的跳线为预期应用配置稳压器输入电源轨。
2. 使用“多功能引脚设置”中指示的模式配置说明从外部配置多功能引脚。请注意，在 SD 或 DDR 电压选择中，稳压器选择的默认配置可能因不同的 NVM 配置而不同（极性可配置）。
3. 将 VSYS 连接到能够支持该应用的电源上，并启用该电源。TPS6521905 的典型电源电压为 5V。
4. 如果使用配置为首次电源检测 (FSD) 的 TPS65219 版本，则只要将 5V 电源连接到 VSYS，就会执行上电序列。

备注

TPS6521905 NVM 默认禁用所有电源轨。使用这种型号时，必须通过按下并释放 SW1 按钮来触发开启请求，以便 PMIC 可以检测 EN/PB/VSENSE 引脚的上升沿并切换到“活动”状态。进入“活动”状态后，可通过写入寄存器 *ENABLE_CTRL* (地址 0x02) 来启用电源轨。

4.1 配置 USB 转 I²C 适配器

板载 USB2ANY 充当连接到 PMIC 的 USB 适配器。该适配器可实现与主机 PC 的 I²C 通信以及 GPIO 置位和故障监控。默认情况下，板载 MSP430 由 uUSB 电缆提供的 5V 电压和分立式 3.3V LDO 供电。通过将跳线 J1 和 J7 置为有效（如表 4-1 和表 4-2 所示），可以实现其他配置。板载适配器必须通过有效配置供电。

表 4-1. I²C 上拉电源选择 (J7)

跳线引脚选择	说明
引脚 1 和 2 (默认)	外部 3.3V LDO 为 I ² C 引脚供电。
引脚 3 和 4	BUCK2 输出 (VBUCK2) 为 I ² C 引脚供电。

表 4-2. PMIC 电源选择 (J1)

跳线引脚选择	说明
引脚 1 和 2	VSYS 由外部电源 (EXTPWR) 供电
引脚 2 和 3 (默认)	VSYS 由 uUSB 电缆提供的 5V 电压 (5VUSB) 供电

表 4-3 中的以下跳线将 USB 适配器连接到 PMIC 功能引脚。为灵活起见，可禁用这些引脚接地。

表 4-3. 适配器 PMIC 连接

跳线	PMIC 引脚
J8	VSEL
J9	MODE/STBY
J10	MODE/RESET

4.2 配置接头

TPS65219EVM-SKT 具有多个可用于更改某些电源轨输入电源的接头。该 PCB 还包含允许使用多功能引脚更改 PMIC 特定功能的接头。“TPS65219 配置接头”列出了每个选项的所有接头和预期配置。

表 4-4. TPS65219 配置接头

接头名称	说明	配置
J1	EXTLDO_VIN	外部 3.3V LDO 的输入电压选择
		引脚 1 和 2：外部 LDO 由 VSYS 供电
		引脚 2 和 3：外部 LDO 由 USB 提供的 5V 电压供电

表 4-4. TPS65219 配置接头 (continued)

接头名称	说明	配置
J2	VIN_BUCK1 和 VIN_BUCK2	Buck1 和 Buck2 输入电压连接
		引脚 1 和 2 : PVIN_B1 由 VSYS 供电 引脚 3 和 4 : PVIN_B2 由 VSYS 供电
J3	VIN_BUCK3	Buck3 输入电压选择
		引脚 1 和 2 : PVIN_B3 由 VSYS 供电 引脚 3 和 4 : PVIN_B3 由 Buck2 输出 (VBUCK2) 供电
J4	VIN_LDO1	LDO1 输入电压选择
		引脚 1 和 2 : PVIN_LDO1 由 VSYS 供电 引脚 3 和 4 : PVIN_LDO1 由 BUCK2 输出 (VBUCK2) 供电
J5	VIN_LDO2	LDO2 输入电压选择
		引脚 1 和 2 : PVIN_LDO2 由 VSYS 供电 引脚 3 和 4 : PVIN_LDO2 由 BUCK2 输出 (VBUCK2) 供电
J6	VIN_LDO34	LDO3/LDO4 输入电压选择
		引脚 1 和 2 : PVIN_LDO34 由 VSYS 供电 引脚 3 和 4 : PVIN_LDO34 由 BUCK2 输出 (VBUCK2) 供电
J7	I2C_SELECT	I2C 引脚的上拉电源
		引脚 1 和 2 : 外部 3.3V LDO 用于 I2C 上拉电源 引脚 3 和 4 : BUCK2 输出用于 I2C 上拉电源
J8	VSEL	VSEL_SD/VSEL_DDR 引脚的高电平/低电平选择
		引脚 1 和 2 : VSEL_SD/VSEL_DDR 引脚被拉至高电平 (3.3V) 引脚 2 和 3 : VSEL_SD/VSEL_DDR 下拉
J9	MODE/STBY	MODE/STBY 引脚的高电平/低电平选择
		引脚 1 和 2 : MODE/STBY 引脚被拉至高电平 (3.3V) 引脚 2 和 3 : MODE/STBY 引脚下拉
J10	MODE/RESET	MODE/RESET 的高电平/低电平选择
		引脚 1 和 2 : MODE/RESET 引脚被拉至高电平 (3.3V) 引脚 2 和 3 : MODE/RESET 引脚被拉至低电平
J14	GND	GND 连接
J15	GND	GND 连接

4.3 测试点

TPS65219EVM-SKT EVM 包含 46 个用于各种测量的测试点。TPS65219 EVM 测试点中显示了测试点的布线分配。作为参考，TPS65219 EVM 测试点展示了 EVM 上的测试点位置。

表 4-5. TPS65219 EVM 测试点

测试点编号	相关引线
TP1	EXTPWR
TP2	GND
TP3	GPIO
TP4	GPO1
TP5	TP_PB
TP6	GPO2
TP7	nINT
TP8	nRSTOUT
TP9-20	GND
TP21	MCU3V3
TP22-23	GND
TP27	VDD1P8

表 4-5. TPS65219 EVM 测试点 (continued)

测试点编号	相关引线
TP28	VSEL_SD/VSEL_DDR
TP29	LDO 1 输出
TP30	LDO 2 输出
TP31	降压转换器 1 输出
TP32	降压转换器 2 输出
TP33	降压转换器 3 输出
TP34	MODE/STBY
TP35	LDO 1 输出 SENSE
TP36	LDO 2 输出 SENSE
TP37	降压转换器 1 输出 SENSE
TP38	降压转换器 2 输出 SENSE
TP39	降压转换器 3 输出 SENSE
TP40	MODE/RESET
TP41	LDO 3 输出
TP42	LDO 4 输出
TP43	LDO 3 输出 SENSE
TP44	LDO 4 输出 SENSE
TP45	SDA
TP46	SCL
TP47	GND
TP50	USB_5V

5 NVM 编程

TPS65219EVM-SKT 是德州仪器 (TI) 用户可编程 PMIC 的一部分。该器件集成了一个 NVM 存储器，可用于配置电源和数字资源。NVM 编程特性使 TPS65219EVM-SKT PMIC 成为一种灵活的电源解决方案，可满足不同处理器和 SoC 的要求。可编程 NVM 字段包括输出电压、时序、监控阈值、GPIO 控制等。不支持 OTA (无线) 编程，该编程无需更改寄存器设置即可直接更改 EEPROM。对 NVM 重新编程的方法是：首先通过串行接口 (I2C) 写入寄存器映射，然后将寄存器设置保存到 NVM 中。一个器件的 EEPROM 最多只能编程 1000 次。仅当输入电压 (VSYS) 大于等于 3.3V 时，才能更改 EEPROM 值。I2C 引脚必须上拉至 3.3V 电源电压。概括地说，编程流程可分为三个步骤：确定系统要求，更新寄存器设置，将新值保存到 NVM 存储器中。有关非易失性存储器编程的详细信息，请参阅 TI.com 上的 TPS65219EVM-SKT 产品页面中技术文档下的 *TPS65219 NVM 编程指南*。

备注

向寄存器地址 0x34 写入 0x0A 会将当前寄存器设置提交到 NVM 存储器，使其成为新的上电默认设置。客户可编程寄存器对应于地址 0x0 至 0x27。只有寄存器映射的复位列中标有 (X) 的位才具有 EEPROM 可编程默认设置。所有其他位均保持寄存器映射中所列的出厂设置。

5.1 TPS65219EVM-SKT 默认 NVM 设置

用户可编程型号默认禁用所有降压稳压器、LDO 和 GPIO，并将相应的输出电压寄存器设置为最低值。除下表所列设置外，其他所有 NVM 寄存器设置均配置为 0h。

表 5-1. TPS65219EVM-SKT 寄存器未配置为 0h

寄存器地址	位	字段名称	值
0x01	7-0	TI_NVM_ID	0x05
0x04	7	LDO4_SLOW_PU_RAMP	0x1
0x05	7	LDO3_SLOW_PU_RAMP	0x1
0x08	7	BUCK3_BW_SEL	0x1
0x09	7	BUCK2_BW_SEL	0x1
0x0A	7	BUCK1_BW_SEL	0x1
0x20	5-4	EN_PB_VSENSE_CONFIG	0x1
0x25	7	MASK_INT_FOR_PB	0x1
0x26	6-0	I2C_ADDRESS	0x30

5.2 初始化状态下的 NVM 编程

可在“初始化”或“活动”状态下完成 NVM 编程。可从 POWER_UP_STATUS_REG 寄存器中的 STATE 位 (位 4-3) 读取当前状态。将有效电源连接到 VSYS 后，器件会进入“初始化”状态，并将默认 NVM 内容加载到寄存器映射中。加载 NVM 内容大约需要 2.3ms。一旦寄存器映射加载了默认设置，PMIC 就可以进行 NVM 编程了。图 5-1 展示了 PMIC 电源轨关闭期间在“初始化”状态下对 NVM 重新编程所需的步骤。该过程从启用振荡器进行 I2C 通信开始。这项命令还会禁用电源轨有源放电。然后，更新 NVM 寄存器字段并将新设置保存到存储器中。有多项寄存器设置可用于指示 I2C 命令的状态。例如，寄存器字段 CUST_PROG_DONE (位 5，地址 0x34) 指示执行 CUST_PROG_CMD 后的 NVM 编程状态。同样，寄存器字段 CUST_NVM_VERIFY_DONE (位 6，地址 0x34) 指示执行 CUST_NVM_VERIFY_CMD 后的 NVM 验证状态 (而不是结果)。

备注

对于电路内编程，建议在使用外部 3.3V 电压对 NVM 重新编程时，暂时断开 PMIC 电源轨与 I2C 线路的连接。由于稳压器在“初始化”状态下被禁用，因此其有源放电被启用。如果外部 3.3V 电源与 PMIC 电源轨共享同一电压节点，则这种有源放电特性会耗散该电源的功率。如果无法断开 PMIC 电源轨，则必须在以“初始化”状态提供 3.3V VIO 后立即 (约 10 秒内) 发送 EN_OSC_DIY 命令。接收到 EN_OSC_DIY 命令后禁用放电。

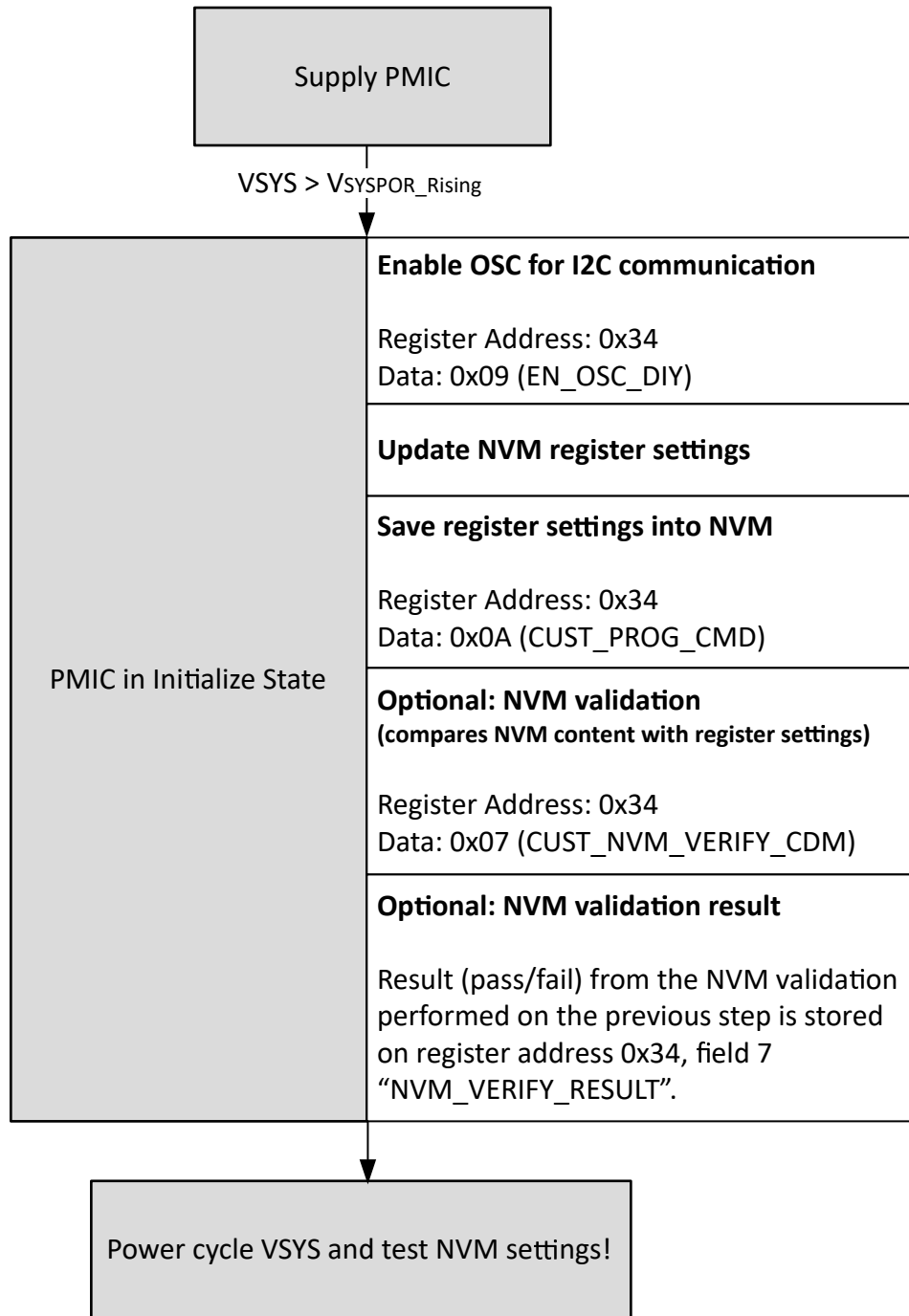


图 5-1. NVM 编程步骤

5.3 初始化状态下的 NVM 编程

可在“初始化”或“活动”状态下完成 NVM 编程。可从 `POWER_UP_STATUS_REG` 寄存器中的 `STATE` 位 (位 4-3) 读取当前状态。将有效电源连接到 `VSYS` 后, 器件会进入“初始化”状态, 并将默认 NVM 内容加载到寄存器映射中。加载 NVM 内容大约需要 2.3ms。一旦寄存器映射加载了默认设置, PMIC 就可以进行 NVM 编程了。图 5-2 展示了 PMIC 电源轨关闭期间在“初始化”状态下对 NVM 重新编程所需的步骤。该过程从启用振荡器进行 I2C 通信开始。这项命令还会禁用电源轨有源放电。然后, 更新 NVM 寄存器字段并将新设置保存到存储器中。有多项寄存器设置可用于指示 I2C 命令的状态。例如, 寄存器字段 `CUST_PROG_DONE` (位 5, 地址 0x34) 指示执行 `CUST_PROG_CMD` 后的 NVM 编程状态。同样, 寄存器字段 `CUST_NVM_VERIFY_DONE` (位 6, 地址 0x34) 指示执行 `CUST_NVM_VERIFY_CMD` 后的 NVM 验证状态 (而不是结果)。

备注

对于电路内编程，建议在使用外部 3.3V 电压对 NVM 重新编程时，暂时断开 PMIC 电源轨与 I2C 线路的连接。由于稳压器在“初始化”状态下被禁用，因此其有源放电被启用。如果外部 3.3V 电源与 PMIC 电源轨共享同一电压节点，则这种有源放电特性会耗散该电源的功率。如果无法断开 PMIC 电源轨，则必须在以“初始化”状态提供 3.3V VIO 后立即（约 10 秒内）发送 EN_OSC_DIY 命令。接收到 EN_OSC_DIY 命令后禁用放电。

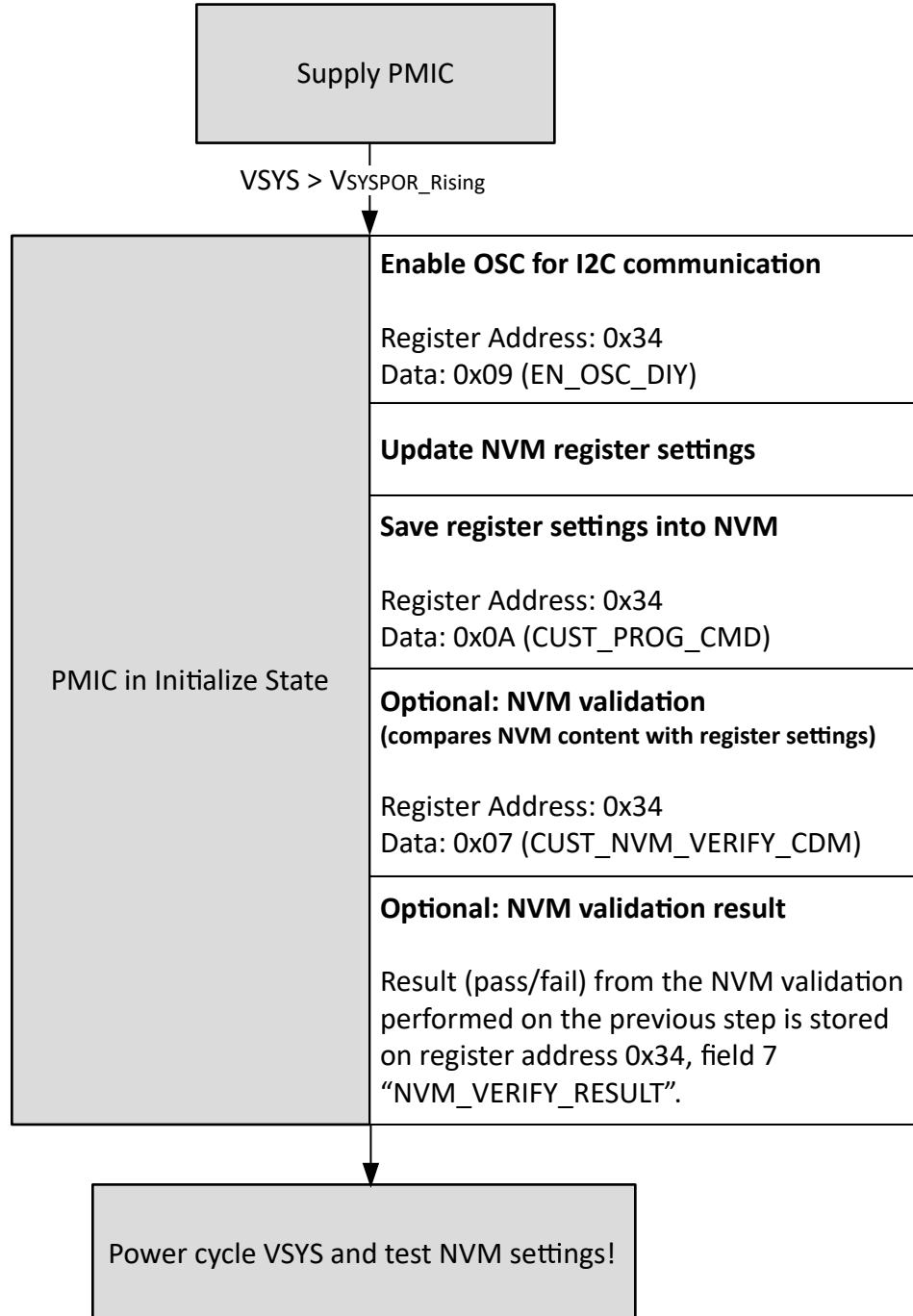


图 5-2. NVM 编程步骤

6 图形用户界面 (GUI)

本部分介绍了德州仪器 (TI) [TPS65219/TPS65220 图形用户界面 \(GUI\)](#) 工具的使用和功能。

6.1 TPTS65219 EVM 调试

使用 TPS65219EVM 时，请参阅图 XYZ 以调试潜在问题。

6.2 I²C 通信端口和适配器调试

默认情况下，GUI 可识别 EVM 适配器的两个串行端口，但可能不会自动选择 I²C 桥。EVM 通电且 USB 电缆连接到计算机后，点击 GUI 左下角的“Connect”图标。如果底部通知更新为 *Hardware Not Selected*：

6.3 入门

入门涉及以下步骤：

1. 在“Gallery”中找到该 GUI
2. 下载所需软件
 - a. GUI Composer Runtime (用于从 Web 浏览器运行该 GUI)
 - b. 该 GUI 的离线版本
3. 启动 GUI。

6.3.1 查找 GUI

PMIC GUI 基于与 Chrome™ (46 以上版本) 或 Firefox™ (38 以上版本) 兼容的 GUI Composer。建议使用 Chrome™ 网络浏览器，而本文档通篇使用该浏览器进行演示。PMIC GUI 还与 Microsoft Edge™ (自版本 111.0.1661.41 起) 兼容。可以通过 [TI DevTools 页面](#) 中的 TI 开发工具找到该 GUI。从“Tools”选项卡 (在图 6-1 中以蓝色突出显示) 导航至“Gallery”是进入“Gallery”的一种方式。

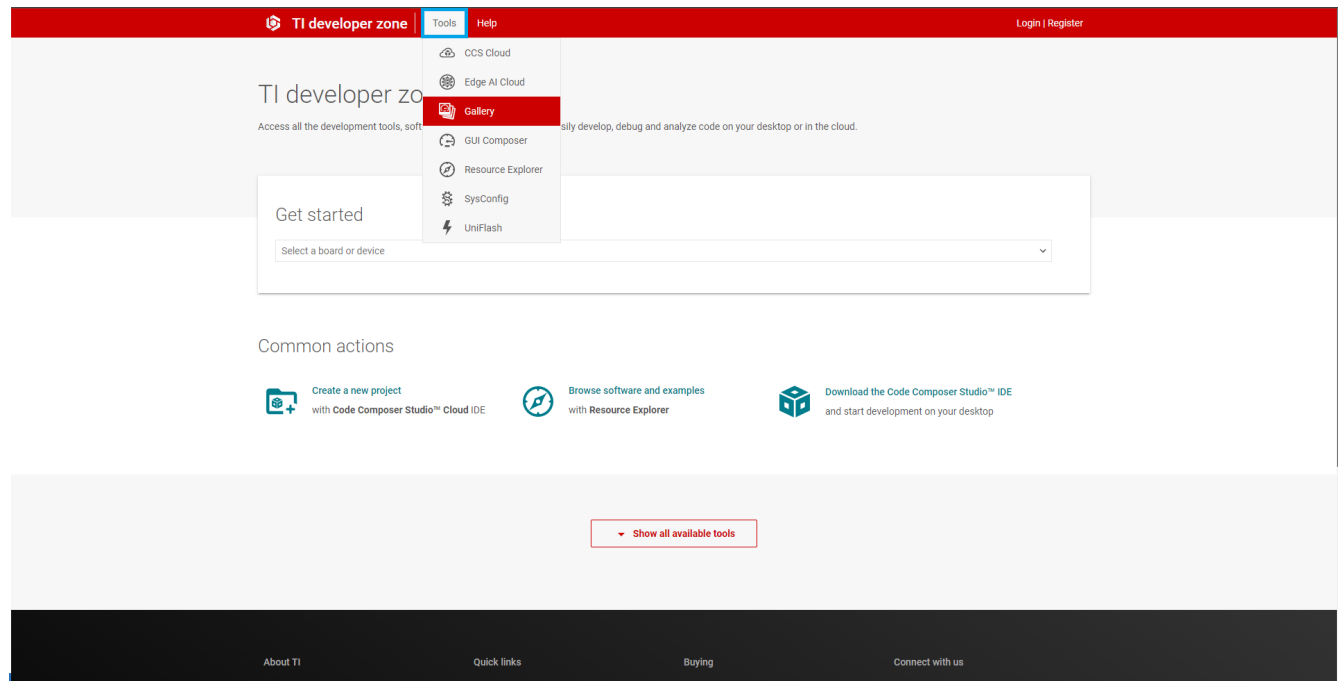


图 6-1. GUI Composer Gallery

在“Gallery”中，使用搜索栏并输入 TPS65219_GUI，找到 TPS65219_GUI 面板 (如图 6-2 所示)。

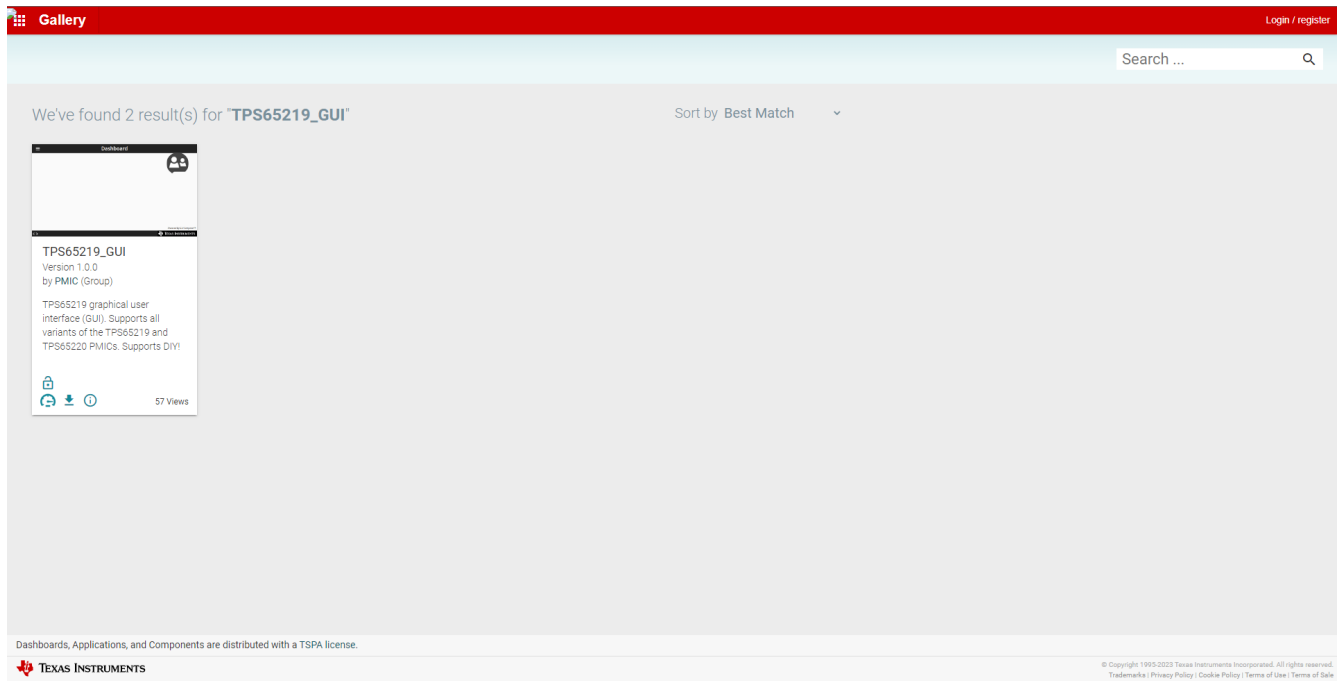


图 6-2. 在“Gallery”中找到 PMIC GUI

6.3.2 下载所需的软件

独立的 GUI 和 GUI Composer Runtime 都可通过“PMIC”面板获取。同样，GUI Composer Runtime 使 GUI 能够通过 Web 浏览器运行，但需要连接互联网才能运行 GUI。相比之下，独立的 GUI 要大得多，但不需要连接互联网。

如图 6-3 所示，在将光标放置在下载图标上时，弹出窗口中会显示下载选项。上部三个选项提供相应操作系统的独立下载，而下部三个选项提供 GUI Composer Runtime 的独立下载。

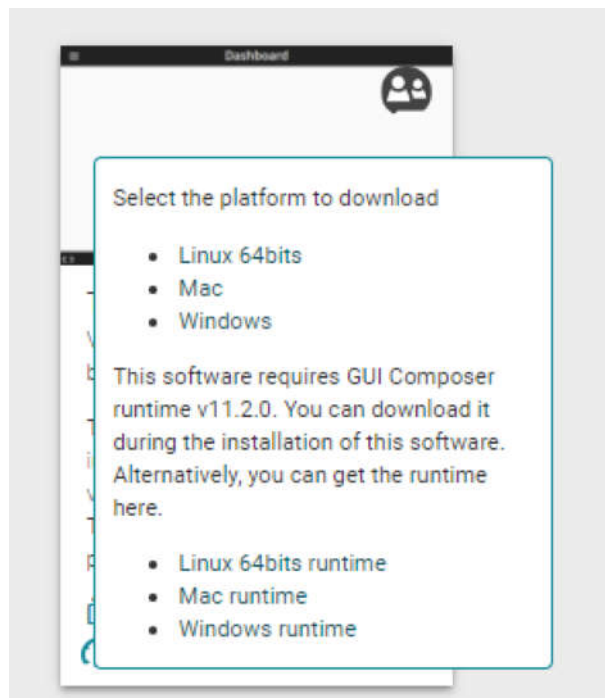


图 6-3. GUI 软件下载选项

6.3.3 启动 GUI

下载相应的软件后，可以通过 PC 应用在本地启动 GUI，也可以使用 Gallery 通过 TI 云启动。若要使用 TI 云版本的 GUI，只需点击面板中与下载或信息图标无关的任意位置，如图 6-4 所示。

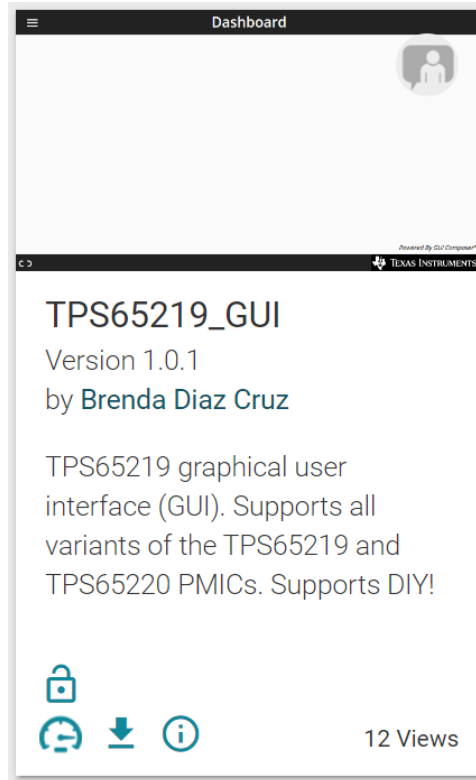


图 6-4. Gallery 中的 GUI 面板。

图 6-5 展示了 PC 应用的一个示例。

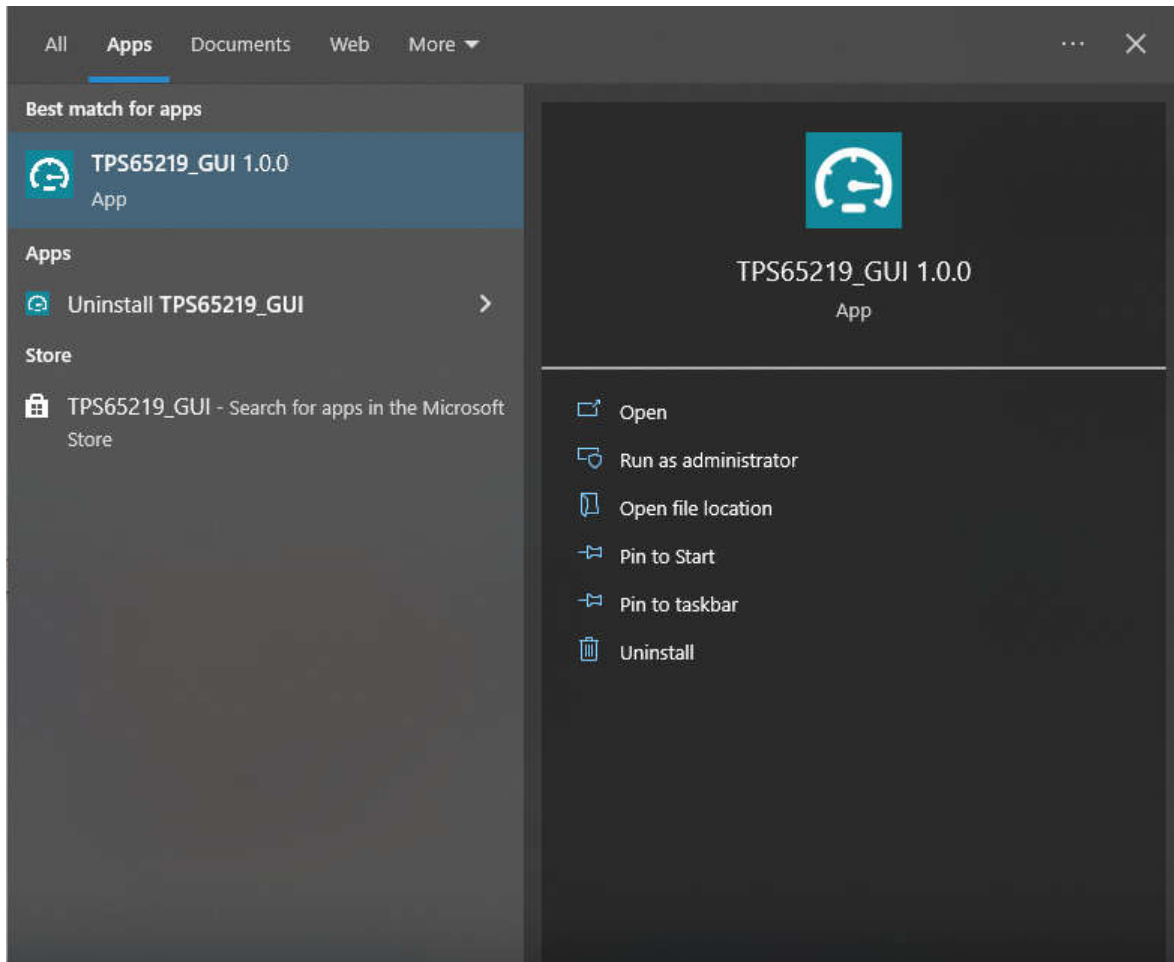


图 6-5. PMIC GUI 桌面应用

6.3.4 连接到 EVM

自述文件文本框有助于将 EVM 电路板连接到计算机。如果要再次查看自述文件，可从 GUI 仪表板左上角的 *Help* 选项卡进行访问。在这里，您还可以找到 *About* 选项，以获取有关 GUI 版本和其他文档的信息。

取消自述文件消息框后，GUI 将显示主页，如图 6-6 所示。在这里，您可以看到 TPS65219 电源结构概述。分支部分显示了 TPS65xxx 系列的替代版本可为您的设计提供哪些功能。

在主页底部，您可以导航至后续部分中介绍的其他 GUI 页面。也可以在 GUI 界面的左侧找到这些页面。

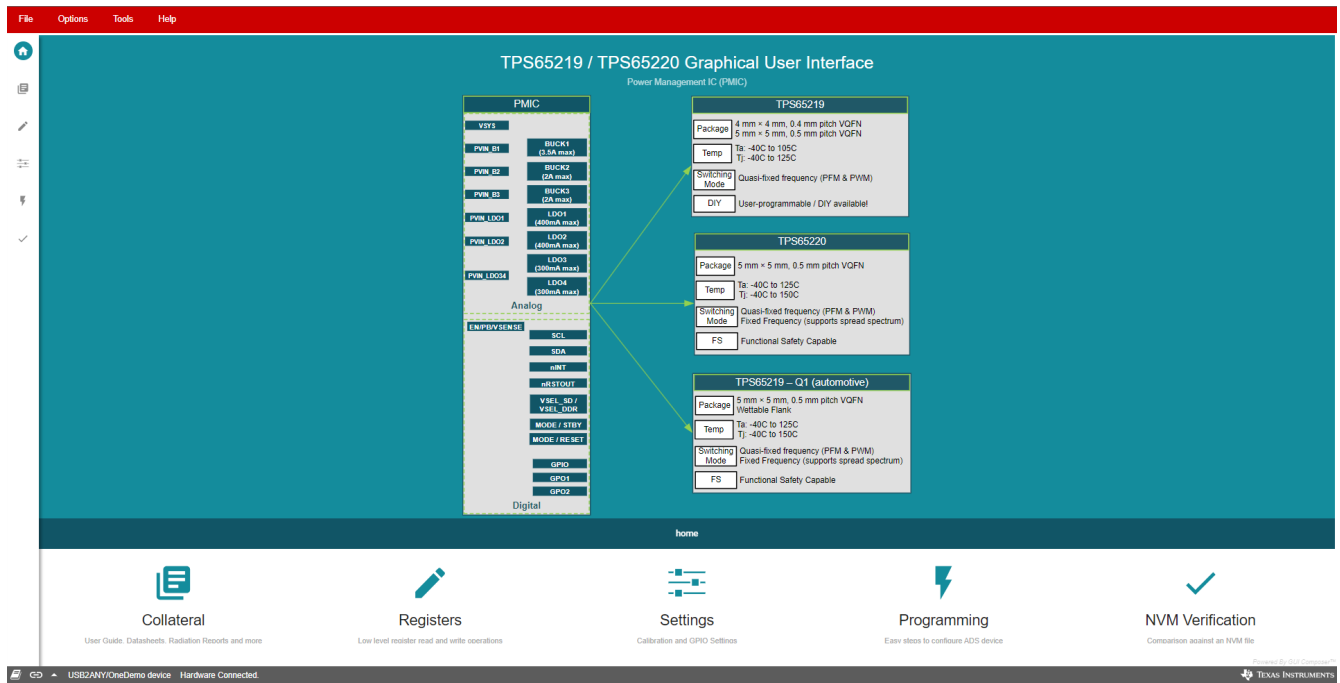


图 6-6. GUI 主页

6.4 配套资料页面

图 6-7 中所示的“Collateral”页面包含使用 TPS65219 或 TPS65220 PMIC 的相关文档。您可以在此处找到指向 EVM 用户指南、数据表、处理器电源设计应用手册以及效率和热估算工具的链接。

页面底部有一条指向我们 E2E 论坛的链接，其中包含有关 GUI 或 PMIC 的技术问题。

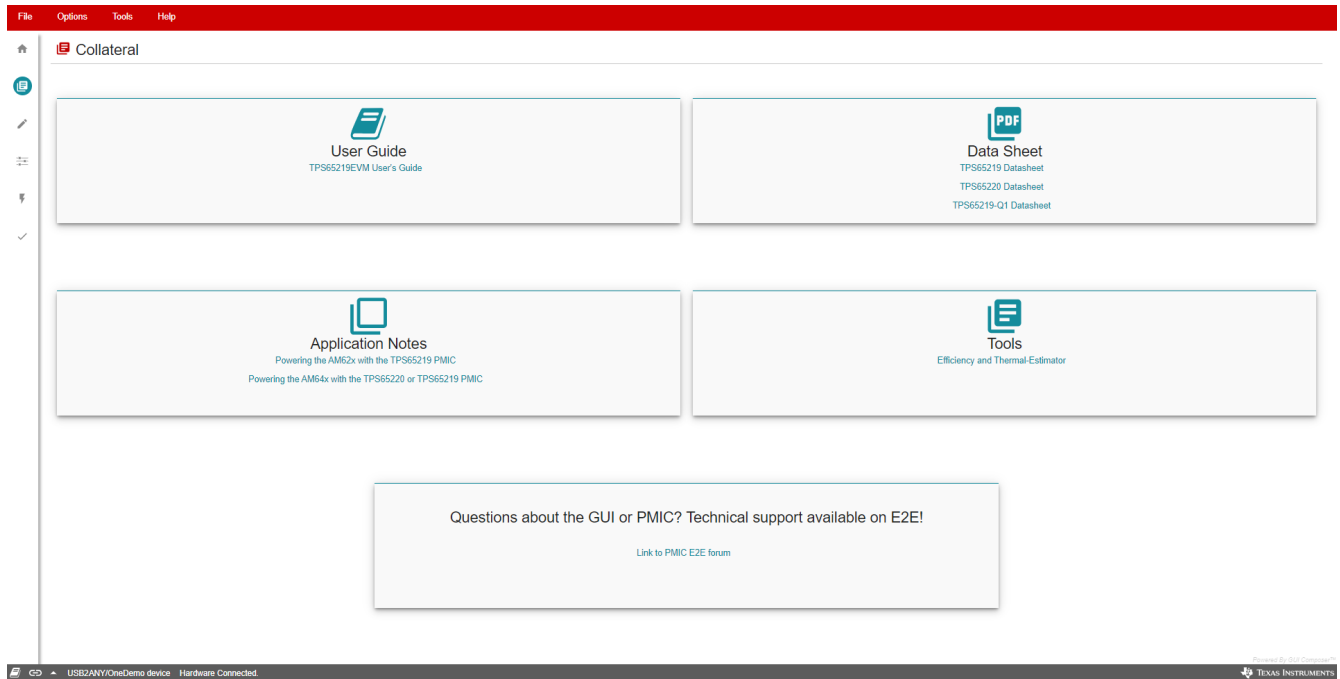


图 6-7. 配套资料页面

6.5 “Register Map” (寄存器映射) 页面

“Register Map” 页面 (如图 6-8 所示) 列出了可用于配置的不同寄存器，旨在用于直接读取和写入 PMIC 寄存器。寄存器读取和写入操作可以单独完成，也可以一次性全部完成。可以使用 **READ ALL REGISTERS** 按钮旁的下拉菜单选择自动读取时序，从而启用“Auto Read”特性。使用页面顶部的搜索栏，按名称或地址搜索寄存器。

搜索栏下方的前三列依次显示每个寄存器的名称、其十六进制地址和数据值。**Bits** 列包含每个寄存器的位值，可通过取消选中页面顶部 **READ ALL REGISTERS** 按钮下方的 **Show Bits** 框将这些列隐藏。双击此部分中的位可更改位值。

页面右侧的“Field View”部分显示了按相应控制块分组的寄存器位。您可以点击任何位字段框以查看 **Bits** 列中以黄色突出显示的相应位。每个字段都有一个名称，以每个框顶部的蓝色文本显示。通过选中 **Search Bitfields** 框 (在 **Show Bits** 旁边)，可以使用搜索栏找到这些名称。

在 *Immediate Write* 模式 (位于页面右上角的下拉选项) 下，写入按钮呈灰色显示，因为每次在“Field View”中进行更改 (位更改或十六进制值更改) 后，会立即对各个寄存器分别进行写入。在 *Deferred Write* (延迟写入) 模式下，选择 **WRITE REGISTER** (写入寄存器) 或 **WRITE ALL REGISTERS** (写入所有寄存器) 按钮后，单个寄存器或所有寄存器才会执行写入。

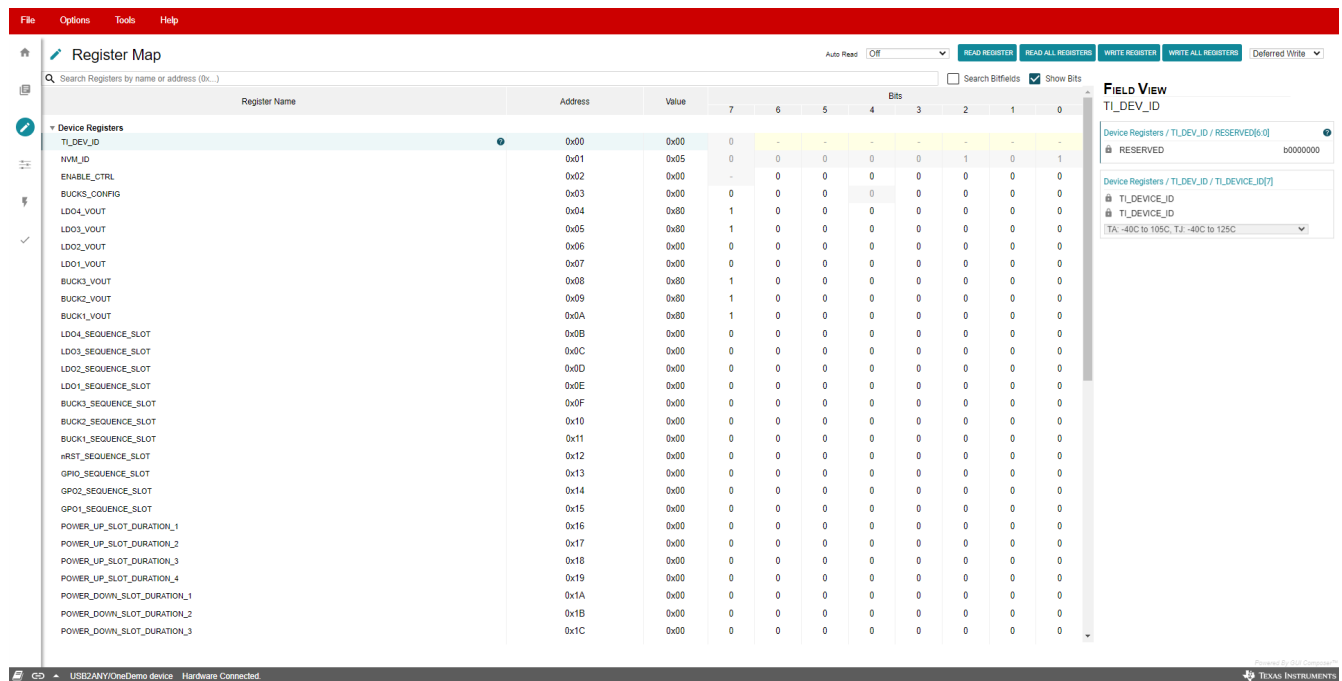


图 6-8. “Register Map” (寄存器映射) 页面

备注

尽管所有寄存器都显示在“Register Map”页面中，但并非所有寄存器都可以通过该页面进行编辑。尝试写入只读寄存器不会生成错误。由于每次写入都会伴随一次相关的读取，因此“Register Map”的显示内容会更新，以反映写入尝试并未更改这些位。

6.6 NVM 配置页面

NVM 配置页面 (如图 6-9 所示) 是 GUI 的主要特性，突出了 PMIC 的可配置性。在该页面上，寄存器字段根据各自的用例进行分组，并进行标记以指示每个块控制 PMIC 的哪一部分。NVM 配置页面还提供了一个界面，用于保存自定义配置或将现有配置加载到目标器件的 NVM 中。使用页面左上角的 **READ ALL REGISTERS** 按钮可读取所有寄存器。

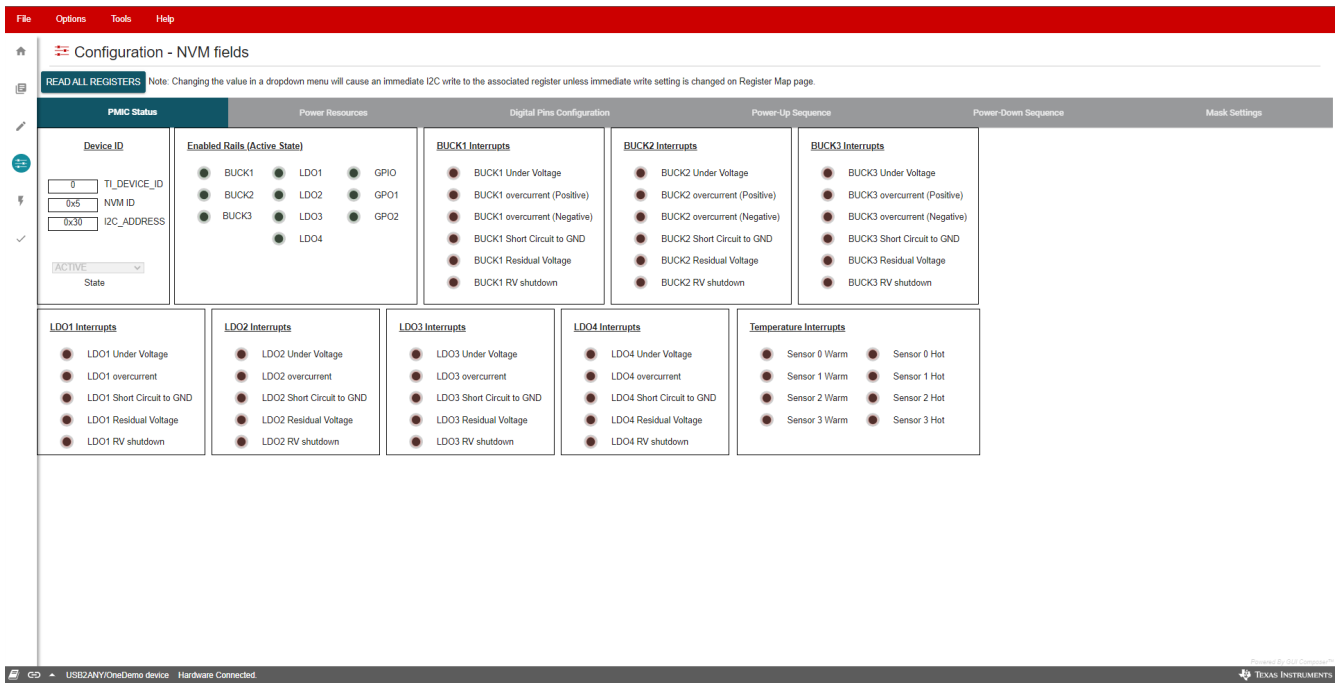


图 6-9. NVM 配置页面

6.6.1 NVM 字段

可以在 NVM 配置页面上更改寄存器设置，并遵循“Register Map”页面上指定的寄存器写入设置（“Immediate Write”或“Deferred Write”）。

PMIC Status 选项卡包含一组只读状态寄存器，这些寄存器会显示器件 ID 值以及所有电源轨启用/中断（显示为数字 LED）。本部分提供有关 PMIC 及其运行条件的快速视觉反馈。

Power Resources 选项卡包含 PMIC 每个电源轨的寄存器设置。您还可以在此处找到 LDO1 和 LDO2 配置设置的参考表（有关负载开关和旁路模式的更多信息，请参阅“Collateral”页面中包含的器件数据表）。

Sequence 选项卡用于控制电源轨序列和时序寄存器以进行上电和下电。

Digital Pins Configuration 选项卡用于控制数字 I/O 引脚的设置（有关多功能引脚的详细信息，请参阅 PMIC 数据表）。

Mask Settings 选项卡可用于控制 PMIC 保护特性的故障报告，包括对欠压、温度和中断信号的屏蔽。

6.6.2 创建/加载自定义配置

“NVM 配置”页面无需硬件来开发 NVM 配置。只有在尝试将配置上传到目标器件中时才需要连接实际器件。

将寄存器设置为所需配置后，请使用屏幕顶部 **File** 选项卡下的 **Register File Format** 选项，为配置文件选择一种格式（如图 6-10 所示）。寄存器配置可保存为 CSV（逗号分隔值）或 JSON（JavaScript 对象表示法）格式。接下来，使用 **Save Registers As...** 选项以所选格式保存您的配置。创建文件后，您可以使用 **Save Registers** 选项保存对寄存器配置所做的任何更改。该选项会将更改保存到当前加载的配置。

要将现有配置加载到 NVM 中，请使用 **Load Registers** 选项并浏览至配置文件位置。

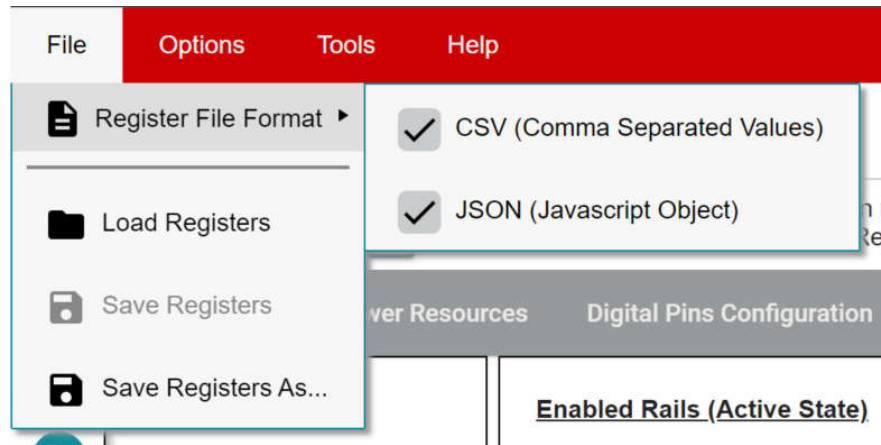


图 6-10. 保存/加载寄存器选项

6.7 序列配置

TPS65219 GUI 具有序列配置选项卡，用于修改和绘制上电和下电序列。“Power-Up Sequence”和“Power-Down Sequence”选项卡根据相应的设置，将每个信号的电压电平绘制为时间的函数。

绘制特性

图 6-11 演示了序列配置选项卡的特性。

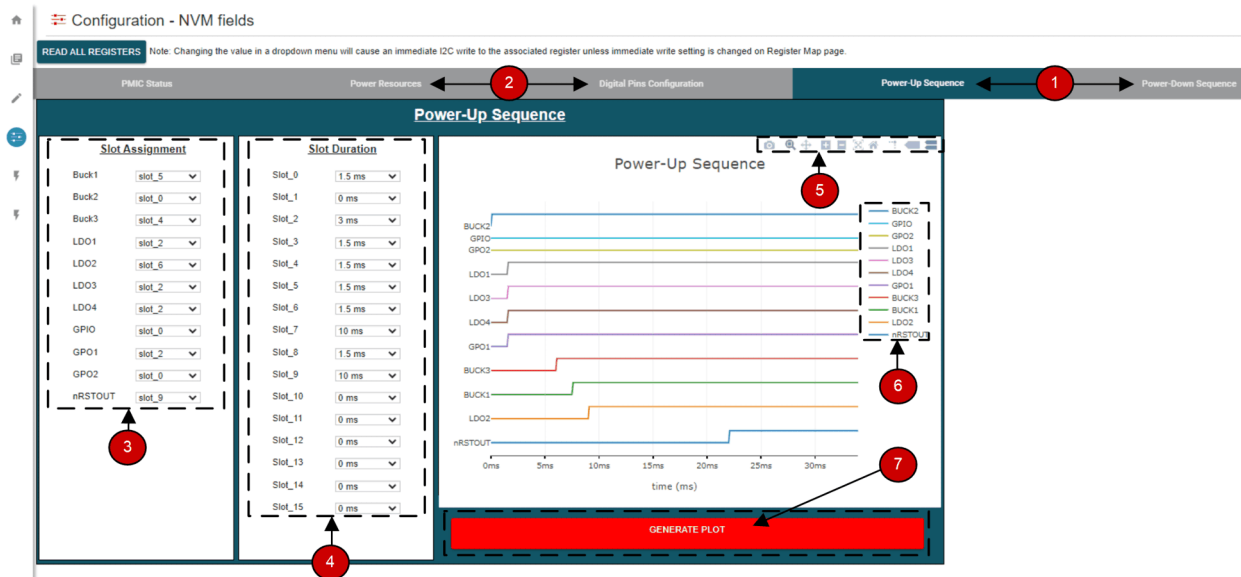


图 6-11. 序列绘制工具

备注

图中的上升和下降持续时间不准确。实际上升和下降时间取决于负载电容和其他变量。

1. “Power-Up Sequence”和“Power-Down Sequence”绘制选项卡
2. 绘制时，在活动状态下禁用的电源轨始终保持低电平。在“Power Resources”或“Digital Pins Configuration”选项卡中配置这些设置。
3. 时隙分配：TPS65219 具有 16 种可能的时隙分配（时隙 0 至时隙 15），可将这些时隙分配给每个电源轨，以实现灵活的电源序列。
4. 时隙持续时间：TPS65219 具有 4 个可能的时隙持续时间（0ms、1.5ms、3ms、10ms），可将这些时隙持续时间分配给每个时隙，以实现灵活的电源序列。

5. 将鼠标悬停在图上时，将显示绘制菜单栏。菜单栏选项对该特性进行了详细说明
6. 点击图例中的信号可更改其可见性。
7. 按下“Generate Plot”按钮可绘制您的解决方案。根据哪个信号先上升或先下降来对信号进行排序

菜单栏选项

绘制菜单栏有多项设置，包括：

- 摄像机: 将绘图下载为 PNG 格式
- 缩放：在图上左键点击并拖动鼠标可放大所选区域。默认启用。
- 平移：左键点击并拖动鼠标可导航绘图。
- 放大
- 缩小
- 自动缩放图形
- 复位轴
- 像尖峰那样切换
- 悬停时显示最近的数据
- 悬停时比较数据。默认启用。

6.8 NVM 编程页面

可在 NVM 编程页面对器件 NVM 存储器重新编程，以更改默认寄存器设置。本页包含四个主要功能，分别与图 6-12 中所示的按钮相对应。仅当从“初始化”状态 (PMIC 电源轨关闭) 对 PMIC 重新编程时，才需要前两个步骤，即“I2C OFF REQUEST”和“ENABLE I2C COMMUNICATION”。

- **I2C OFF REQUEST** 按钮通过 I2C 触发关闭请求，并将 PMIC 发送至“初始化”状态。
- **ENABLE I2C COMMUNICATION** 按钮可在“初始化”状态下启用 I2C 通信。
 - 启用 I2C 通信后，可以转到 NVM 配置页面，以选择所需的寄存器设置，或使用 *File* 选项卡选项加载预配置的 JSON 或 CSV 文件。
- **NVM PROGRAMMING** 按钮可将所选的寄存器设置编程到 NVM 中。
- **VALIDATE NVM PROGRAMMING** 按钮可读取 NVM 内容，并将其与所选寄存器设置进行比较。结果 (PASS 或 FAIL) 存储在寄存器 0x34 的字段 7 “NVM_VERIFY_RESULT”中。

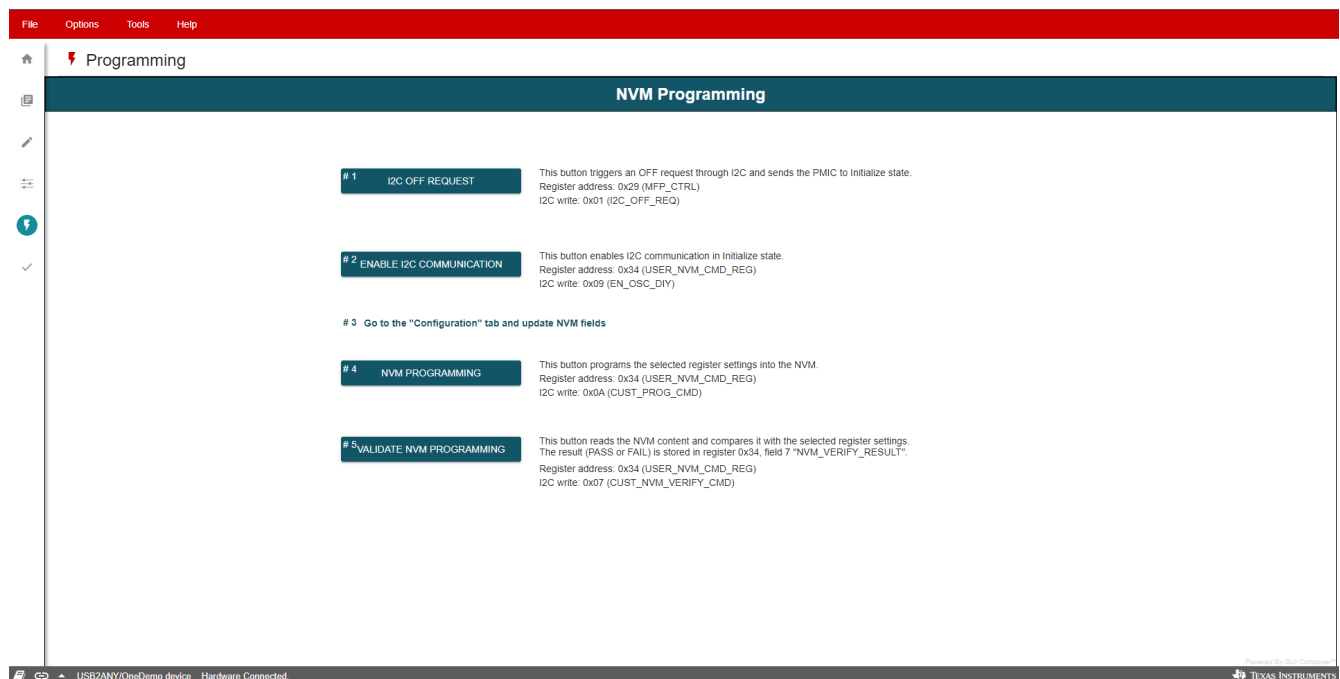


图 6-12. NVM 编程页面

6.9 附加特性

在 GUI 界面顶部的“Options”选项卡中，可以选择 *Serial Port...* 来显示有关 EVM 与计算机连接的信息。

Tools 选项卡包括 *Log pane* 选项。选择该选项可打开一个窗口，其中列出了来自 GUI 应用程序的最新消息和警告。这些报告标有收到每份报告的日期和时间。在日志窗口的右上角，您可以滤除不同的信息类型，保存事件列表，以及清除或关闭日志窗口。

7 原理图、PCB 布局和物料清单

7.1 TPS65219EVM-SKT 原理图

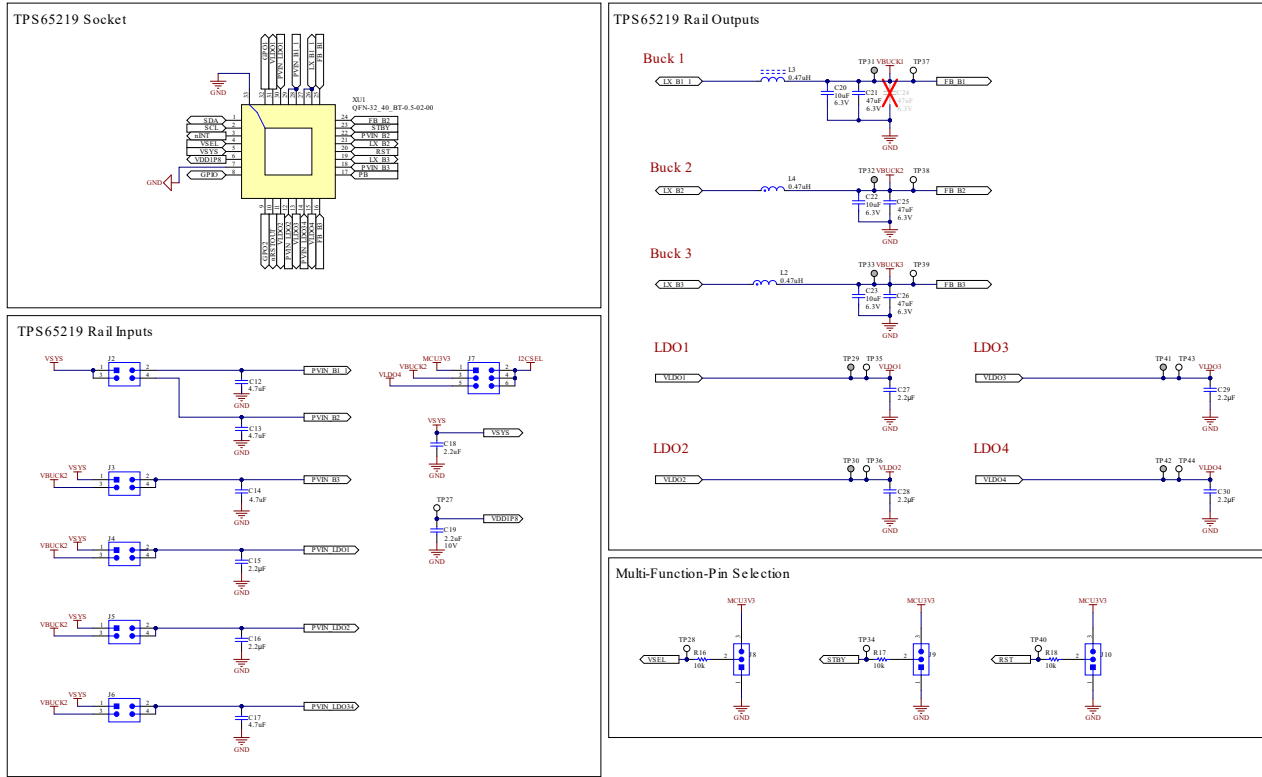


图 7-1. TPS65219EVM-SKT , 原理图 (第 1 页)

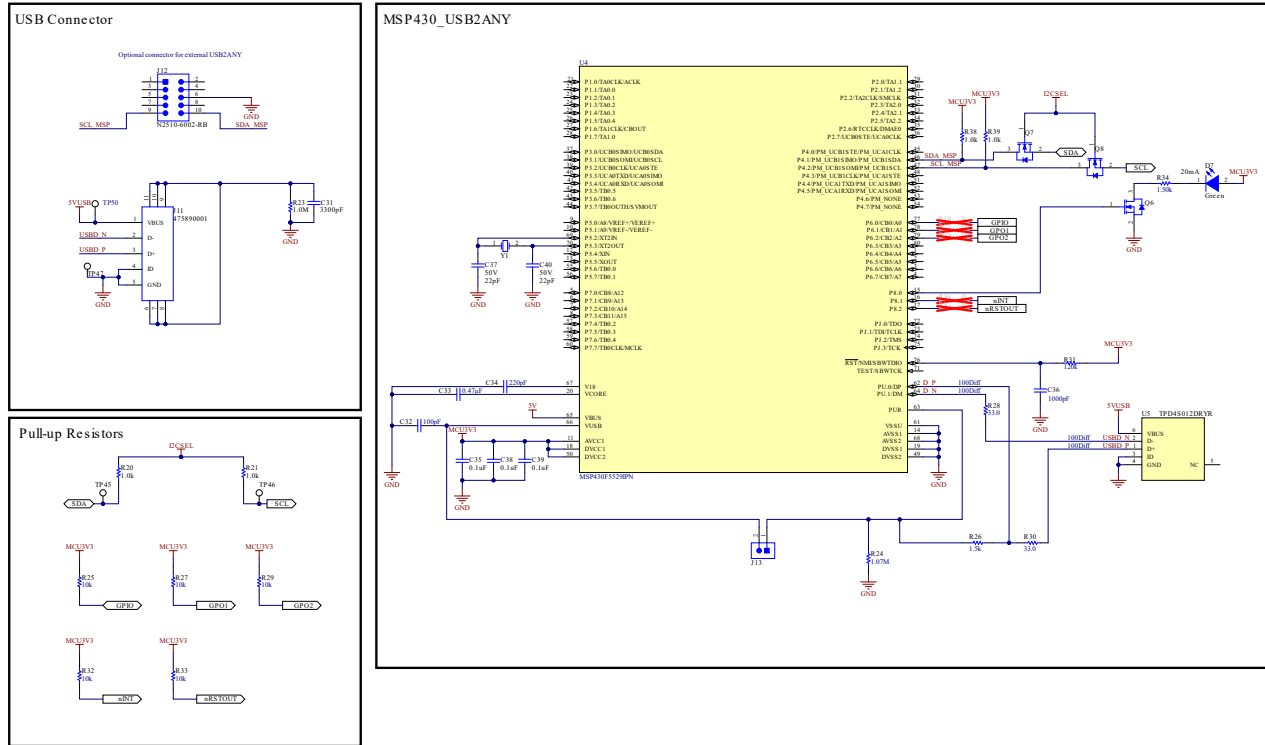


图 7-2. TPS65219EVM-SKT，原理图 (第 2 页)

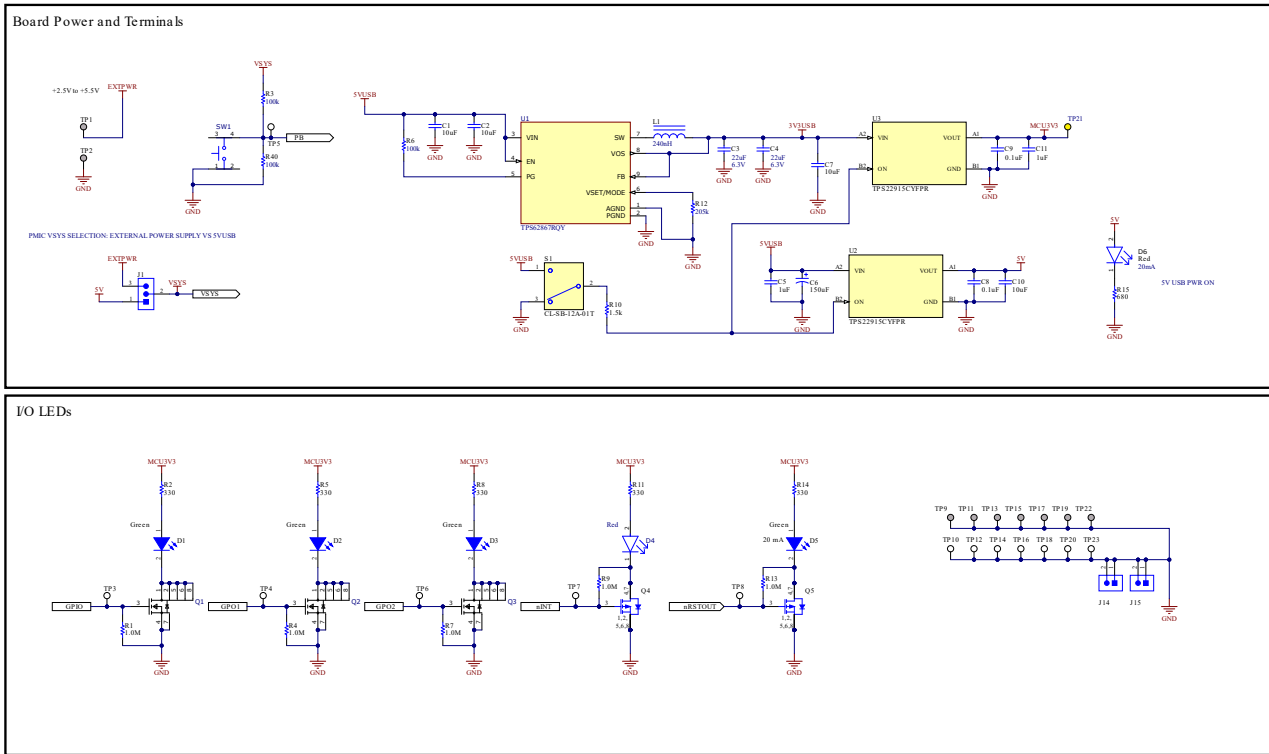


图 7-3. TPS65219EVM-SKT，原理图（第 3 页）

7.2 TPS65219EVM-SKT PCB 层

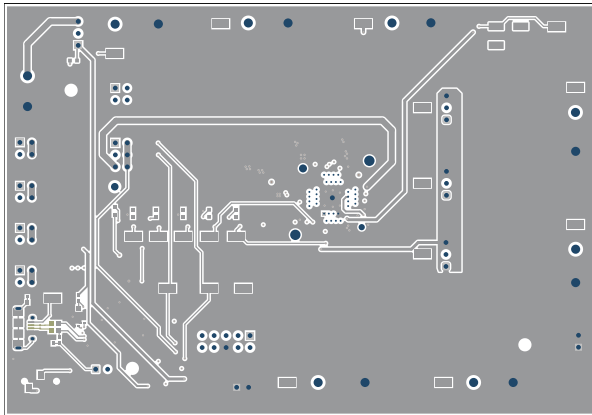


图 7-4. TPS65219EVM-SKT 顶层

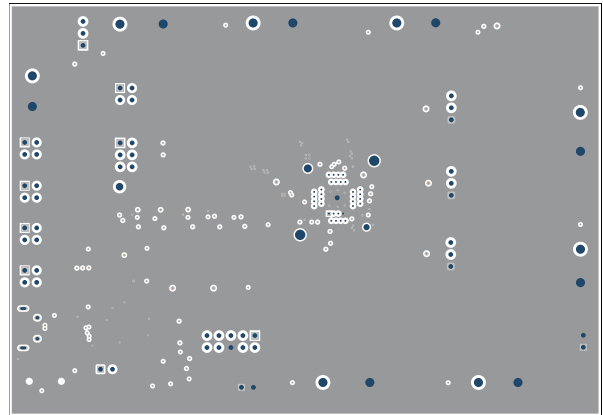


图 7-5. TPS65219EVM-SKT 信号层 1

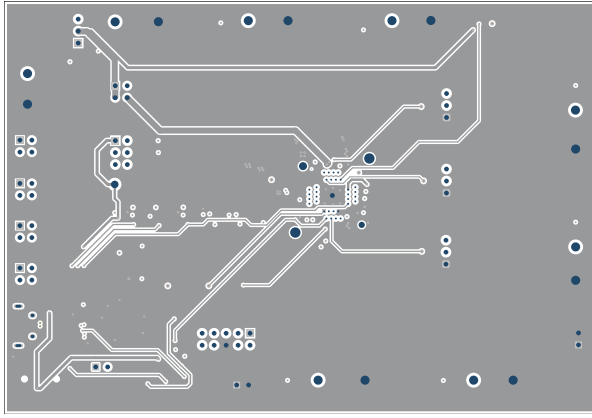


图 7-6. TPS65219EVM-SKT 信号层 2

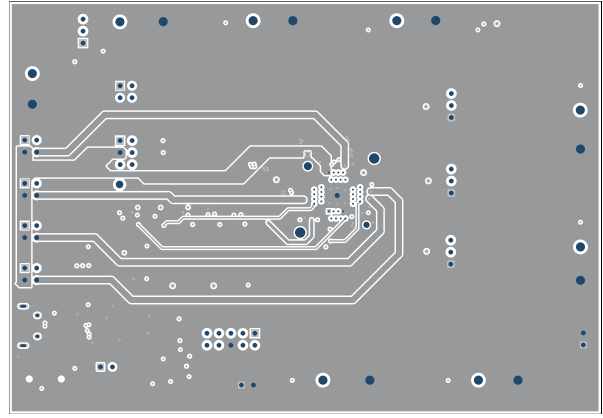


图 7-7. TPS65219EVM-SKT 信号层 3

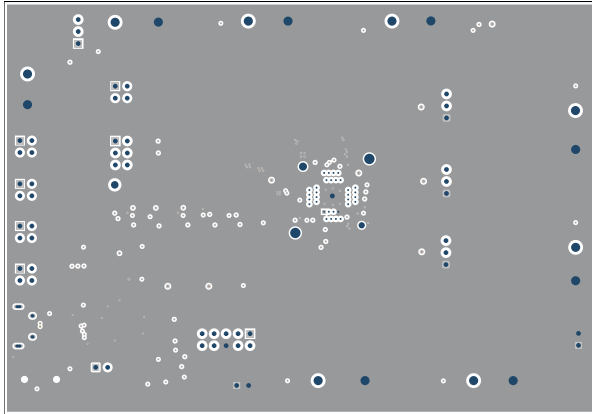


图 7-8. TPS65219EVM-SKT 信号层 4

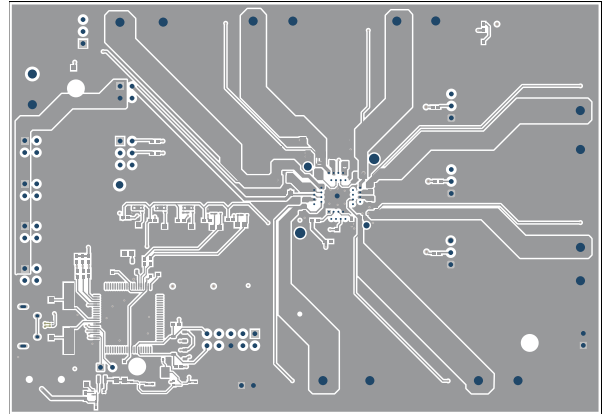


图 7-9. TPS65219EVM-SKT 底层

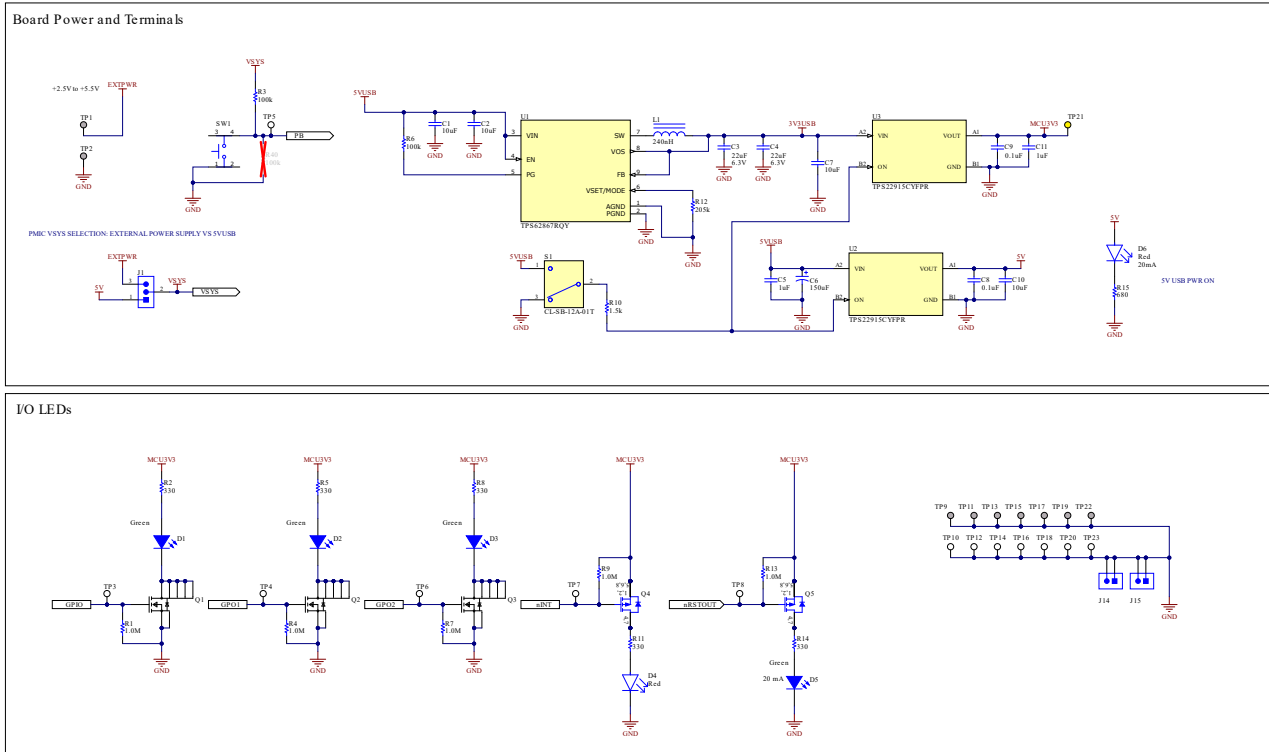


图 7-12. TPS65219EVM-RSM，原理图 (第 3 页)

7.4 TPS65219EVM-RSM PCB 层

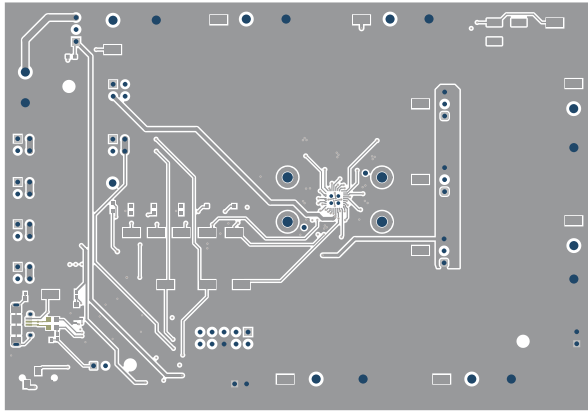


图 7-13. TPS65219EVM-RSM 顶层

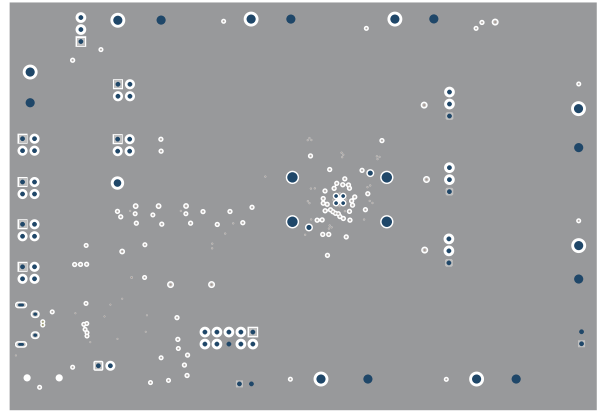


图 7-14. TPS65219EVM-RSM 信号层 1

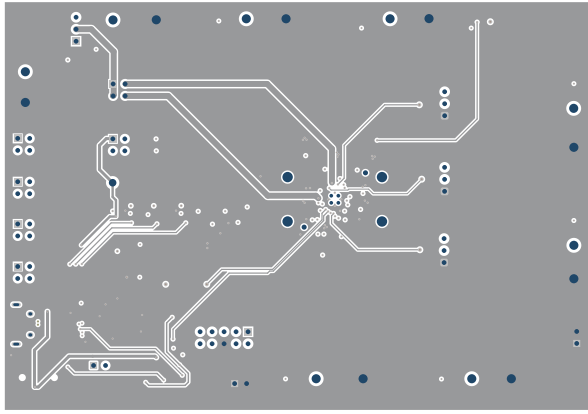


图 7-15. TPS65219EVM-RSM 信号层 2

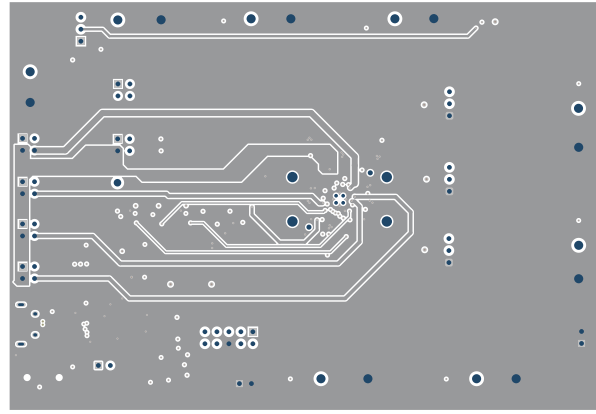


图 7-16. TPS65219EVM-RSM 信号层 3

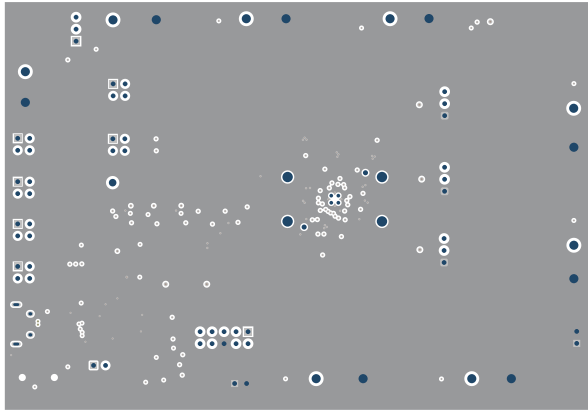


图 7-17. TPS65219EVM-RSM 信号层 4

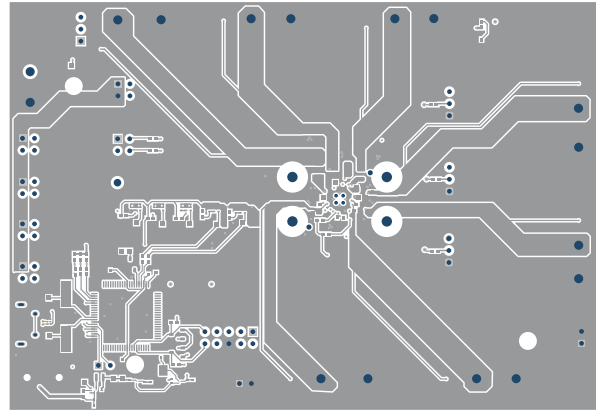


图 7-18. TPS65219EVM-RSM 底层

7.5 物料清单

表 7-1. 物料清单

名称	数量	说明	封装参考	器件型号	制造商
C1、C2、C7、C10	4	电容, 陶瓷, 10 μ F, 10V, +/-20%, X5R, 0402	402	CL05A106MP5NUNC	Samsung Electro-Mechanics (三星电机)
C3、C4	2	电容, 陶瓷, 22 μ F, 6.3V, +/-20%, X5R, 0603	603	GRM188R60J226MEA0D	Murata
C5、C11	2	电容, 陶瓷, 1 μ F, 35V, +/-20%, X5R, 0402	402	GRM155R6YA105ME11D	MuRata
C6	1	电容, 钽, 150 μ F, 6.3V, +/-20%, 0.025 Ω , SMD	3528-21	T520B157M006ATE025	Kemet
C8、C9	2	电容, 陶瓷, 0.1 μ F, 10V, +/-20%, X5R, 0402	402	885012105010	Würth Elektronik
C12、C13、C14、C17	4	电容, 陶瓷, 4.7 μ F, 10V, +/-10%, X7S, 0603	603	C1608X7S1A475K080AC	TDK

表 7-1. 物料清单 (continued)

名称	数量	说明	封装参考	器件型号	制造商
C15、C16、C18、 C19、C27、C28、 C29、C30	8	电容, 陶瓷, 2.2uF, 10V, +/-10%, X7S, 0402	402	C1005X7S1A225K05 0BC	TDK
C20、C22、C23	3	电容, 陶瓷, 10uF, 6.3V, X7R, ±10%, SMD, 1206, +125°C, 压纹 T/R	1206	CL31B106KQHNFN	Samsung (三星)
C21、C25、C26	3	电容, 陶瓷, 47uF, 6.3V, +/-20%, X7S, 1206	1206	C3216X7S0J476M16 0AC	TDK
C31	1	电容, 陶瓷, 3300pF, 50V, +/-10%, X7R, 0603	603	C0603C332K5RACT U	Kemet
C32	1	电容, 陶瓷, 100pF, 16V, +/-10%, X7R, 0201	201	GRM033R71C101KA 01D	muRata (村田)
C33	1	电容, 陶瓷, 0.47µF, 16V, +/-10%, X7S, 0402	402	CGA2B1X7S1C474K 050BE	TDK
C34	1	电容, 陶瓷, 220pF, 16V, +/-10%, X7R, 0201	201	GRM033R71C221KA 01D	Murata (村田)
C35、C38、C39	3	电容, 陶瓷, 0.1uF, 16V, +/-10%, X7R, 0402	402	GCM155R71C104KA 55D	MuRata
C36	1	电容, 陶瓷, 1000pF, 50V, +/-10%, X7R, 0603	603	C0603C102K5RACT U	Kemet
C37、C40	2	电容, 陶瓷, 22pF, 50V, +/-5%, C0G/ NPO, 0603	603	06035A220JAT2A	AVX
D1、D2、D3、D5	4	LED, 绿色, SMD	1.7x0.65x0.8mm	LG L29K-G2J1-24-Z	OSRAM
D4	1	红色 631nm LED 指示 - 离散 2.2V 0603 (公 制 1608)	603	HSMZ-C190	Broadcom
D6	1	红色 631nm LED 指示 - 离散 2.2V 0603 (公 制 1608)	603	HSMZ-C190	Broadcom
D7	1	LED, 绿色, SMD	LED_0603	150060VS75000	Würth Elektronik (伍 尔特电子)
H1、H2、H3、H4	4	Bumpon, 半球形, 0.44 X 0.20, 透明	透明 Bumpon	SJ-5303 (CLEAR)	3M
H5	1	要放置在插座 J16 中 的 IC		TPS6521905RHBR、 TPS6521905RSMR ⁽¹⁾	德州仪器 (TI)
J1	1	接头, 100mil, 3x1, 金, TH	PBC03SAAN	PBC03SAAN	Sullins Connector Solutions

表 7-1. 物料清单 (continued)

名称	数量	说明	封装参考	器件型号	制造商
J2、J3、J4、J5、 J6、J7	6	接头, 100mil, 2x2, 锡, TH	接头, 2x2, 2.54mm, TH	PEC02DAAN	Sullins Connector Solutions
J8、J9、J10	3	接头, 100mil, 3x1, 金, TH	3x1 接头	TSW-103-07-G-S	Samtec
J11	1	连接器, 插座, Micro- USB Type AB, R/A, 底部安装 SMT	5.6x2.5x8.2mm	475890001	Molex
J12	1	接头 (有罩), 100mil, 5x2, 高温, 镀金, TH	5x2 有罩接头	N2510-6002-RB	3M
J13、J14、J15	3	接头, 100mil, 2x1, 锡, TH	接头, 2 引脚, 100mil, 锡	PEC02SAAN	Sullins Connector Solutions
J16 ⁽²⁾	1	C 系列 QFN, 4.0mm X 4.0mm 器件, 0.40mm 间距, 32 + 4X H 引脚	SOCKET_VQFN32	32QHC40Y94040	Plastronics
L1	1	电感器, 屏蔽, 金属 复合物, 240nH, 5A, 0.019Ω, SMD	2x1.6mm	DFE201612E- R24M=P2	Murata
L2、L4	2	薄膜功率电感器, 0.47uH, 20%, 4.5A, 29mΩ, 0805	805	TFM201208BLE- R47MTCF	TDK
L3	1	470nH 屏蔽线绕电感 器, 7A, 23mΩ (最 大值), 2-SMD	SMD2	SRP3020TA-R47M	Bourns (伯恩斯)
Q1、Q2、Q3	3	30V N 通道 NexFET 功率 MOSFET	WS0N6	CSD17318Q2	德州仪器 (TI)
Q4、Q5	2	MOSFET, P 沟 道, -20V, -20A, DQK0006C (WS0N-6)	DQK0006C	CSD25310Q2	德州仪器 (TI)
Q6、Q7、Q8	3	MOSFET, N 沟道, 50V, 0.22A, SOT-23	SOT-23	BSS138	Fairchild Semiconductor
R1、R4、R7、R9、 R13	5	电阻, 1.0M, 5%, 0.1W, AEC-Q200 0 级, 0603	603	CRCW06031M00JNE A	Vishay-Dale
R2、R5、R8、R11、 R14	5	电阻, 330, 5%, 0.063W, AEC-Q200 0 级, 0402	402	CRCW0402330RJNE D	Vishay-Dale
R3、R6	2	电阻, 100k, 5%, 0.1W, AEC-Q200 0 级, 0402	402	ERJ-2GEJ104X	Panasonic
R10、R26	2	电阻器, 1.5k, 5%, 0.063W, AEC-Q200 0 级, 0402	402	CRCW04021K50JNE D	Vishay-Dale

表 7-1. 物料清单 (continued)

名称	数量	说明	封装参考	器件型号	制造商
R12	1	电阻, 205k Ω , 1%, 0.1W, 0603	603	RC0603FR-07205KL	Yageo
R15	1	电阻, 680, 5%, 0.1W, 0603	603	RC0603JR-07680RL	Yageo
R16、R17、R18、 R25、R27、R29、 R32、R33	8	电阻, 10k, 5%, 0.063W, AEC-Q200 0 级, 0402	402	CRCW040210K0JNE D	Vishay-Dale
R20、R21、R38、 R39	4	电阻器, 1.0k, 5%, 0.063W, AEC-Q200 0 级, 0402	402	CRCW04021K00JNE D	Vishay-Dale
R23	1	电阻, 1.0M Ω , 5%, 0.063W, AEC-Q200 0 级, 0402	402	CRCW04021M00JNE D	Vishay-Dale (威世达 勒)
R24	1	电阻, 1.07M Ω , 1%, 0.063W, AEC-Q200 0 级, 0402	402	CRCW04021M07FKE D	Vishay-Dale (威世达 勒)
R28、R30	2	电阻, 33.0, 1%, 0.1W, AEC-Q200 0 级, 0603	603	CRCW060333R0FKE A	Vishay-Dale
R31	1	电阻器, 120k, 5%, 0.063W, AEC-Q200 0 级, 0402	402	CRCW0402120KJNE D	Vishay-Dale
R34	1	电阻, 1.50k, 1%, 0.1W, AEC-Q200 0 级, 0603	603	CRCW06031K50FKE A	Vishay-Dale
S1	1	开关, 滑动式, SPDT, 0.2A, J 形引线, SMD	SMD, 3 引脚, 主体 8.5mm x 3.5mm, 间距 2.5mm	CL-SB-12A-01T	Copal Electronics (科 宝电子)
SH-J1、SH-J2、SH- J3、SH-J4、SH-J5、 SH-J6、SH-J7、SH- J8、SH-J9、SH- J10、SH-J12	11	分流器, 100mil, 镀金, 黑色	顶部闭合 100mil 分流器	SPC02SYAN	Sullins Connector Solutions (赛凌思科 技有限公司)
SW1	1	开关, 触控式, N.O.SPST 圆形按钮弯头 32VAC 32VDC 1VA 100000 周期 3N SMD Tube/T/R	SMT_SW_7MM1_6M M3	KT11P3JM34LFS	C&K Components
TP1、TP2、TP9、 TP11、TP13、 TP15、TP17、 TP19、TP22、 TP29、TP30、 TP31、TP32、 TP33、TP41、TP42	16	PCB 引脚, 模锻支架, TH	PCB 引脚 (2505-2)	2505-2-00-44-00-00-0 7-0	Mill-Max

表 7-1. 物料清单 (continued)

名称	数量	说明	封装参考	器件型号	制造商
TP3、TP4、TP5、 TP6、TP7、TP8、 TP10、TP12、 TP14、TP16、 TP18、TP20、 TP23、TP27、 TP28、TP34、 TP35、TP36、 TP37、TP38、 TP39、TP40、 TP43、TP44、 TP45、TP46、 TP47、TP50	28	测试点，微型，SMT	Testpoint_Keystone_ Miniature	5015	Keystone
TP21	1	测试点，通用，黄色，TH	黄色多用途测试点	5014	Keystone
U1	1	采用 1.5mm x 2.5mm QFN 封装的 2.4V 至 5.5V 输入、6A 降压转换器	VQFN-HR9	TPS62867RQYRCT-ND	德州仪器 (TI)
U2、U3	2	5.5V，2A，38m ² 具有快速输出放电功能的负载开关，YFP0004AAAA (DSBGA-4)	YFP0004AAAA	TPS22915CYFPR	德州仪器 (TI)
U4	1	25MHz 混合信号微控制器，具有 128KB 闪存、8192 B SRAM 和 63 GPIO，-40 至 85°C，80 引脚 QFP (PN)，绿色 (符合 RoHS 标准，无镉/溴)	PN0080A	MSP430F5529IPN	德州仪器 (TI)
U5	1	具有电源钳位的 4 通道 USB ESD 解决方案，DRY0006A (USON-6)	DRY0006A	TPD4S012DRYR	德州仪器 (TI)
XU1 ⁽²⁾	1	插座，QFN-32，0.5mm 间距，TH	30.5mm x 16.7mm x 29mm	QFN-32_40_BT-0.5-02-00	Enplas Tech Solutions
Y1	1	晶体，24.000MHz，20pF，SMD	晶体，11.4x4.3x3.8mm	ECS-240-20-5PX-TR	ECS Inc.

(1) 随附的 PMIC 取决于您所使用的电路板，如下所示。

- TPS65219EVM-SKT : TPS6521905RHBR
- TPS65219EVM-RSM : TPS6521905RSMR

(2) 插座型号取决于您所使用的电路板，如下所示。

- TPS65219EVM-SKT : QFN-32_40_BT-0.5-02-00
- TPS65219EVM-RSM : 32QHC40Y94040

重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2023，德州仪器 (TI) 公司