



## 摘要

TPS62916 评估模块 (EVM) (BSR265) 有助于评估 TPS62916。TPS62916 是一款采用小型 2.5mm x 3mm QFN 封装的低噪声 ( $< 20 \mu\text{VRMS}$ ) 和低纹波 ( $< 10 \mu\text{VRMS}$ ) 降压电源转换器。BSR265-001 使用 6A TPS62916 输出 1.2V 电压, 输入电压范围为 3V 至 17V。凭借超低噪声, TPS62916 可作为噪声敏感型电路中低压降 (LDO) 线性稳压器的 高效替换器件, 如电信基础设施、医疗、测试和测量以及航天和国防应用中的数据转换器、时钟和放大器。

## 内容

1 引言.....	2
1.1 性能规格.....	2
1.2 更改.....	2
2 设置.....	4
2.1 输入和输出连接器说明.....	4
2.2 纹波测量设置.....	5
3 测试结果.....	9
4 电路板布局.....	10
5 原理图和物料清单.....	13
5.1 原理图.....	13
6 物料清单.....	14

## 插图清单

图 1-1. 环路响应测量修改 (底层).....	3
图 2-1. 输出电压纹波, 在 J1 处测量.....	6
图 2-2. 输出电压纹波, 跨 C10 测量, 使用 1x 探头.....	6
图 2-3. 输出电压纹波, 跨 C10 测量, 使用 10x 探头.....	7
图 2-4. 输出电压纹波, 在 J2 处测量.....	7
图 2-5. 输出电压纹波, 跨 C19 测量, 使用 1x 探头.....	8
图 2-6. 输出电压纹波, 跨 C19 测量, 使用 10x 探头.....	8
图 3-1. 热性能 ( $V_{\text{IN}} = 12\text{V}$ , $V_{\text{OUT}} = 1.2\text{V}$ , $I_{\text{OUT}} = 6\text{A}$ , JP2 打开).....	9
图 3-2. 环路响应测量 ( $V_{\text{IN}} = 12\text{V}$ , $V_{\text{OUT}} = 1.2\text{V}$ , $I_{\text{OUT}} = 6\text{A}$ , JP2 打开).....	9
图 4-1. 顶层装配图.....	10
图 4-2. 顶层.....	10
图 4-3. 内层 1.....	11
图 4-4. 内层 2.....	11
图 4-5. 底层 (镜像).....	12
图 5-1. TPS62916EVM 原理图.....	13

## 表格清单

表 1-1. TPS62916EVM 性能规格汇总.....	2
表 6-1. TPS62916EVM 物料清单.....	14

## 商标

所有商标均为其各自所有者的财产。

## 1 引言

TPS62916 是一款采用 2.5mm × 3mm × 0.5mm 小型 QFN 封装的低噪声、低纹波同步降压转换器。

### 1.1 性能规格

表 1-1 提供了 TPS62916EVM 性能规格的汇总。

表 1-1. TPS62916EVM 性能规格汇总

规格	测试条件	最小值	典型值	最大值	单位
输入电压		3	12	17	V
输出电压设定点			1.2		V
输出电流		0		6	A
S-CONF (R4) 设置	1.4MHz, 无展频, 输出放电禁用		6.04		kΩ

### 1.2 更改

此 EVM 的印刷电路板 (PCB) 设计用于适应用户所做的一些更改。可添加其他输入和输出电容。此外, 可使用两个电阻器来调整 IC 开启时的输入电压, 可改变软启动时间和低频噪声过滤, 可添加前馈电容器, 并且可改变开关频率、输出放电设置和展频设置。最后, 可测量环路响应。有关各种设置的更多信息, 请参阅器件数据表。

#### 1.2.1 输入和输出电容器

为输入大容量电容器提供了 C5。C1 和 C2 是附加大容量输入电容器, 而 C3 和 C4 是输入高频旁路电容器。

为第一级 LC 滤波器的附加大容量输出电容器提供了 C16 和 C17。为第二级 LC 滤波器的附加大容量输出电容器提供了 C20、C21 和 C22。这些电容器不是正常运行所必需的, 但可用于减少输出电压纹波。总输出电容必须保持在数据表中推荐的范围内才能正常运行。C18 和 C23 用于高频率旁路电容器。

#### 1.2.2 可配置的使能电压阈值

移除 JP1 后, 可安装 R6 和 R7 来设置用户可选择的输入电压, 在该电压下将 IC 导通。

#### 1.2.3 NR/SS 电容器

C6 设置软启动时间和低频噪声过滤。可修改该电容来设置其他软启动时间和噪声过滤等级。

#### 1.2.4 前馈电容器

提供的 C8 可作为前馈电容器 (C<sub>FF</sub>)。安装该电容器能够降低低频噪声, 特别是对于输出电压更高的情况。

#### 1.2.5 S-CONF 电阻器

R4 选择开关频率、展频、输出放电和时钟同步设置。该电阻可更改, JP2 也可选择不同的设置。

#### 1.2.6 环路响应测量

可通过略微改变电路来测量环路响应。首先, 切断 R5 电阻器垫之间底层的一小段布线。其次, 切断连接到 R8 的底层上的布线。图 1-1 展示了这些更改。再次, 在 PCB 背面的 R5 电阻器垫上安装一个 49.9Ω 电阻器, 在 PCB 背面的 R8 电阻器垫上安装一个 0Ω 电阻器。将这些电阻器垫间隔开, 以便安装 0603 型电阻器。最后, 将铁氧体磁珠 (FB1) 替换为 0Ω 电阻器, 并移除任何第二级 LC 输出电容器 C19 至 C23。必须移除第二个 LC 滤波器, 从而断开完整的反馈回路并测量环路响应。做出这些更改后, 交流信号 (建议使用 10mV 峰-峰值幅度) 可通过所添加的 49.9Ω 电阻器注入控制环路。图 3-2 展示了此测试的结果。

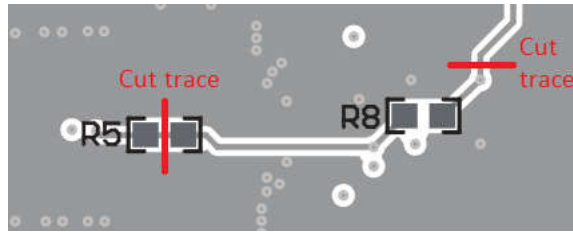


图 1-1. 环路响应测量修改 ( 底层 )

### 1.2.7 单个 LC 滤波器用途

对于不需要超低输出电压纹波的应用，TPS62916 可以在没有第二个 LC 滤波器的情况下工作。若要使用单个 LC 滤波器工作，请用  $0\ \Omega$  电阻器替换 FB1。总输出电容必须保持在[数据表](#)中推荐的范围内才能正常运行。

## 2 设置

本节介绍了如何正确使用 EVM。

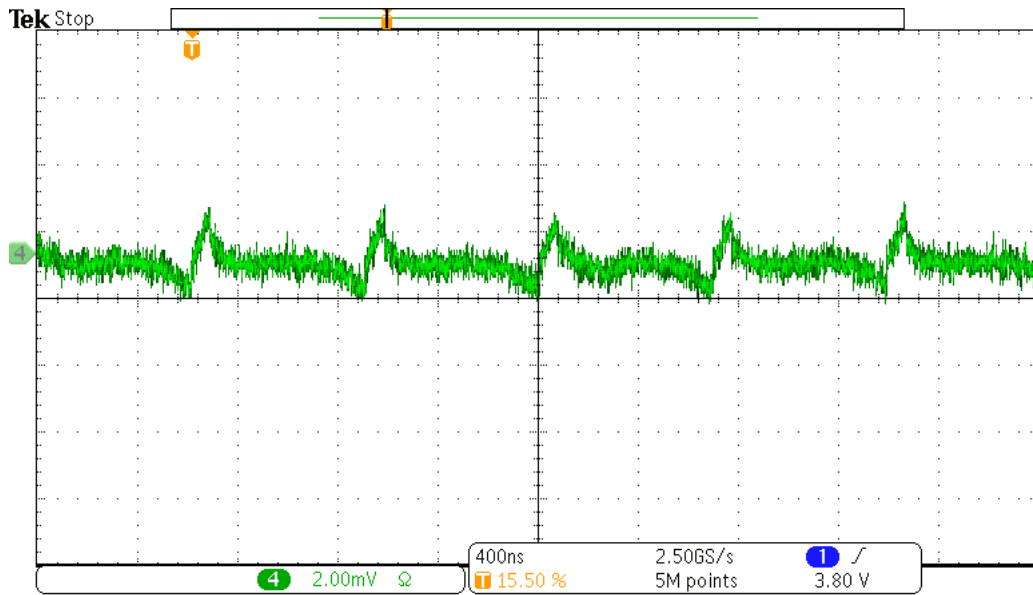
### 2.1 输入和输出连接器说明

<b>JB1 - V<sub>IN</sub></b>	从 EVM 输入电源的正输入连接。在 V <sub>IN</sub> 和 GND 之间连接输入电源。
<b>TP1/TP2 - S+/ S-</b>	输入电压检测连接。测量这些测试点的输入电压。
<b>JB2 - V<sub>OUT_FILT</sub></b>	滤波输出电压连接。在此连接任何电阻或电子负载。
<b>TP4/TP5 - S+/ S-</b>	输出电压感测连接。测量这些测试点的输出电压。
<b>J3 - PG/GND</b>	PG 输出位于该接头的引脚 1 上，引脚 2 上有一个便利的接地。
<b>J1 - V<sub>OUT</sub> 纹波测量</b>	使用此 SMA 连接器测量第二个 LC 滤波器前的输出电压纹波。
<b>J2 - V<sub>OUT_FILT</sub> 纹波测量</b>	使用此 SMA 连接器测量第二个 LC 滤波器后的输出电压纹波。
<b>JP1 - EN/SYNC</b>	EN/SYNC 引脚输入跳线。使提供的跳线穿过 ON 和 EN 以开启 IC。使跳线穿过 OFF 和 EN 以关断 IC。移除跳线以通过 R6 和 R7 设置可配置启用阈值电压。 移除跳线后，可以在 JP1 上应用时钟信号来同步 IC 切换。
<b>JP2 - S-CONF</b>	S-CONF 引脚输入跳线。将提供的跳线置于 2.2MHz 和 S-CONF 之间，以 2.2MHz 开关频率操作 IC，而无展频或输出放电。将跳线置于 1MHz 和 S-CONF 之间，以 1MHz 开关频率操作 IC，无展频或输出放电。拆下跳线，从而使用 R4 设置的 S-CONF 配置来操作 IC，并允许时钟同步。
<hr/> <b>备注</b> <hr/>	
在启用 IC 之前设置 JP2 跳线位置。更改 JP2 在启用 IC 后不生效。 <hr/>	
<hr/> <b>备注</b> <hr/>	
使用 2.2MHz 设置时，确保输入电压和输出电压满足设备数据表中的最短导通时间要求。 <hr/>	
<b>JP3 - PG 上拉电压</b>	PG 引脚上拉电压跳线。将所提供的跳线置于 JP3 上，从而将 PG 引脚上拉电阻器连接到 V <sub>OUT</sub> 。或者，可移除跳线，并在引脚 2 上提供不同的电压，从而将 PG 引脚上拉到不同的电平。外部施加的电压必须保持在 18 V 以下。

## 2.2 纹波测量设置

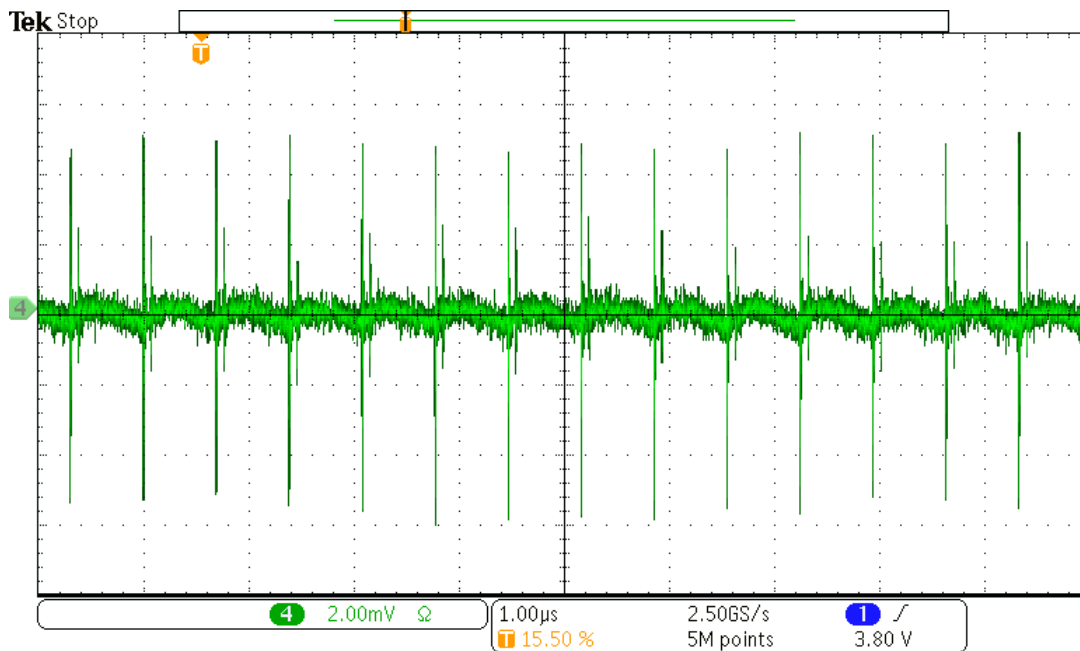
TPS62916 的极低噪声和低纹波电平需要一个低噪声测试装置来精确测量输出电压纹波。使用 SMA 连接器 J1 和 J2 测量第二个 LC 滤波器前后的输出电压纹波。请勿使用带有高阻抗终端的普通 10x 示波器探头来连接示波器。相反，通过直流阻断器用同轴电缆将 SMA 连接器直接连接到示波器。直流阻断器允许在示波器上设置 V/div 最小值以查看纹波。为防止噪声拾取和阻挡同轴电缆上的反射，示波器必须设置为全带宽 (BW) 和带有 50  $\Omega$  终端的直流耦合。

图 2-1 和图 2-4 展示了正确的测量设置和输出电压纹波结果，而图 2-2、图 2-3、图 2-5 和图 2-6 展示了无法精确测量超低输出电压纹波的常用测量方法和设置。



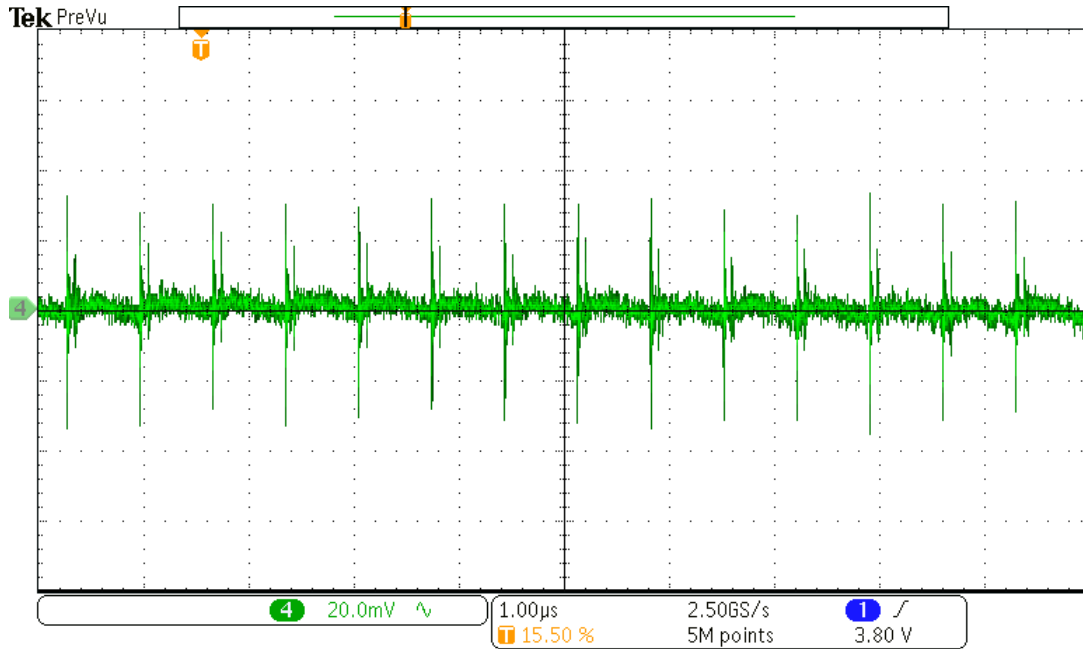
$V_{IN} = 12V$ ,  $V_{OUT} = 1.2V$ ,  $I_{OUT} = 6A$ , JP2 打开, 全 BW, 直流耦合, 带直流阻断器的  $50\Omega$  终端

图 2-1. 输出电压纹波, 在 J1 处测量



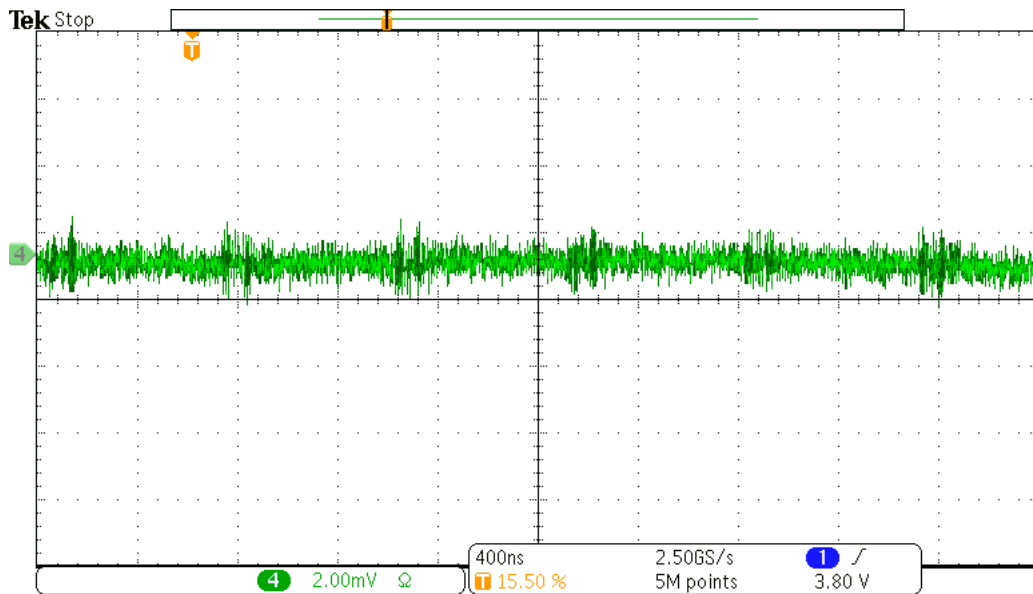
$V_{IN} = 12V$ ,  $V_{OUT} = 1.2V$ ,  $I_{OUT} = 6A$ , JP2 打开, 全 BW, 直流耦合, 带直流阻断器的  $50\Omega$  终端

图 2-2. 输出电压纹波, 跨 C10 测量, 使用 1x 探头



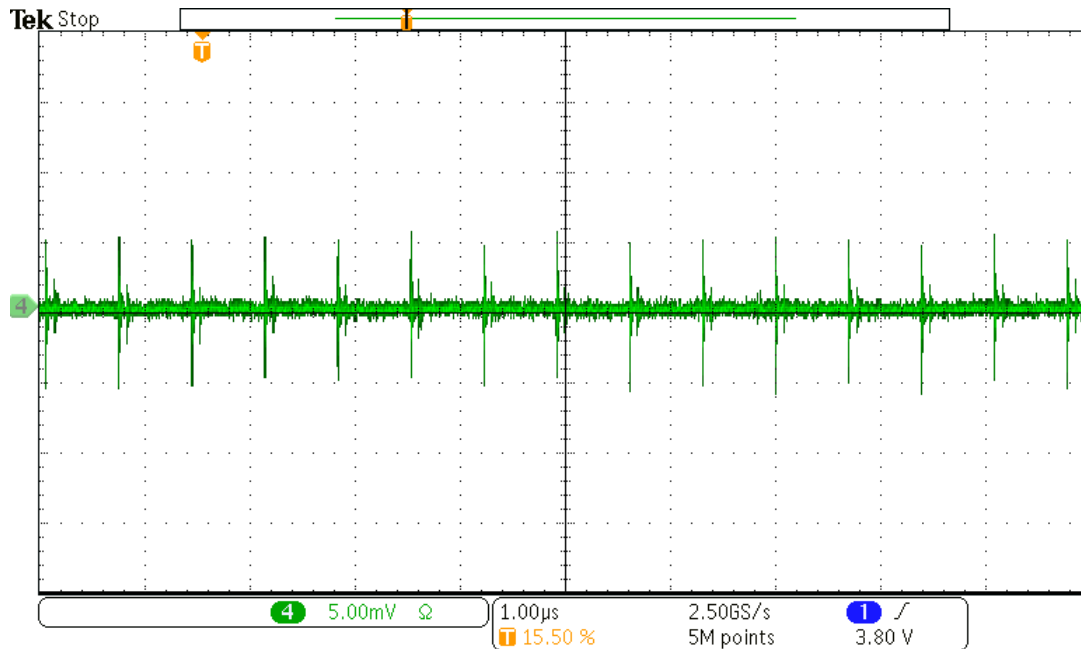
$V_{IN} = 12V$ ,  $V_{OUT} = 1.2V$ ,  $I_{OUT} = 6A$ , JP2 打开, 全 BW, 交流耦合, 不带直流阻断器的高阻抗终端

图 2-3. 输出电压纹波, 跨 C10 测量, 使用 10x 探头



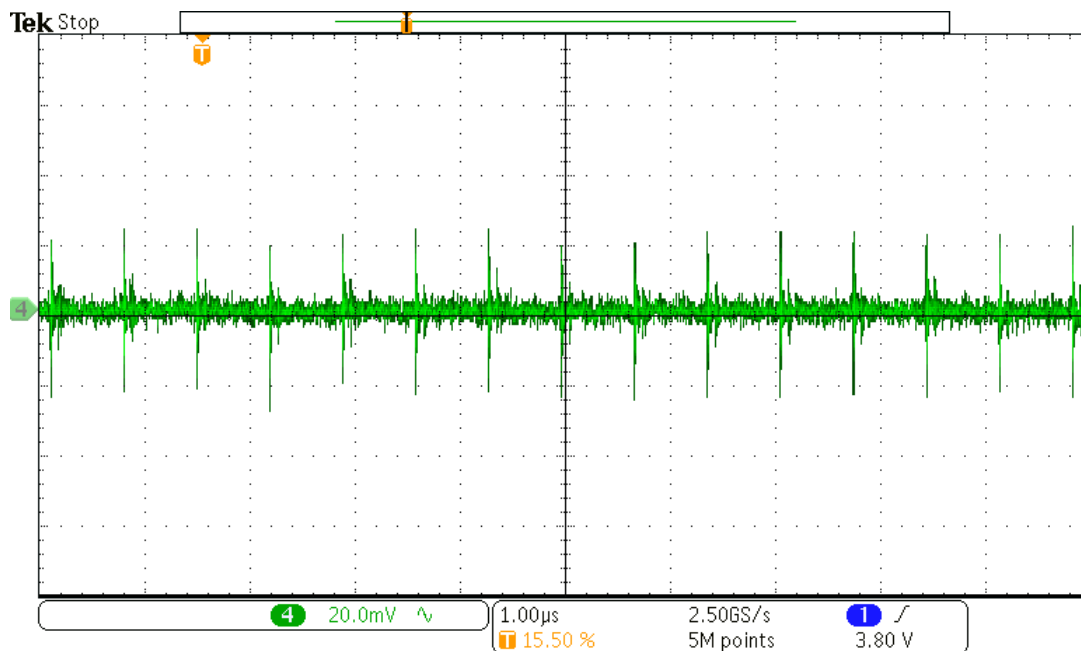
$V_{IN} = 12V$ ,  $V_{OUT} = 1.2V$ ,  $I_{OUT} = 6A$ , JP2 打开, 全 BW, 直流耦合, 带直流阻断器的 50Ω 终端

图 2-4. 输出电压纹波, 在 J2 处测量



$V_{IN} = 12V$ ,  $V_{OUT} = 1.2V$ ,  $I_{OUT} = 6A$ , JP2 打开, 全 BW, 直流耦合, 带直流阻断器的  $50\Omega$  终端

图 2-5. 输出电压纹波, 跨 C19 测量, 使用 1x 探头



$V_{IN} = 12V$ ,  $V_{OUT} = 1.2V$ ,  $I_{OUT} = 6A$ , JP2 打开, 全 BW, 交流耦合, 不带直流阻断器的高阻抗终端

图 2-6. 输出电压纹波, 跨 C19 测量, 使用 10x 探头



### 3 测试结果

TPS62916EVM 用于获取 TPS62916 数据表中的所有数据。有关此 EVM 的性能，请参阅器件数据表。

图 3-1 所示为 EVM 的热性能。图 3-2 展示了环路响应测量。

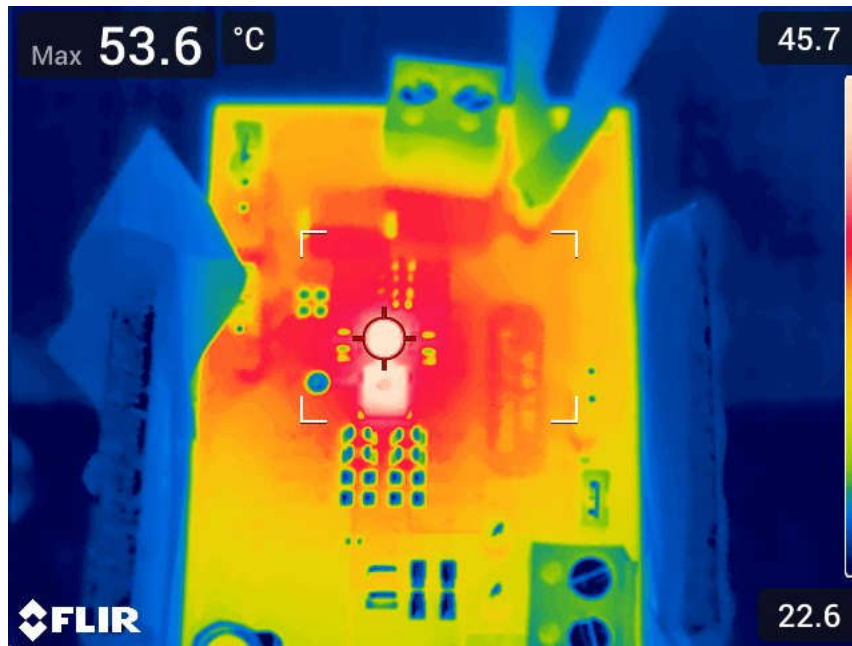


图 3-1. 热性能 ( $V_{IN} = 12V$ ,  $V_{OUT} = 1.2V$ ,  $I_{OUT} = 6A$ , JP2 打开)

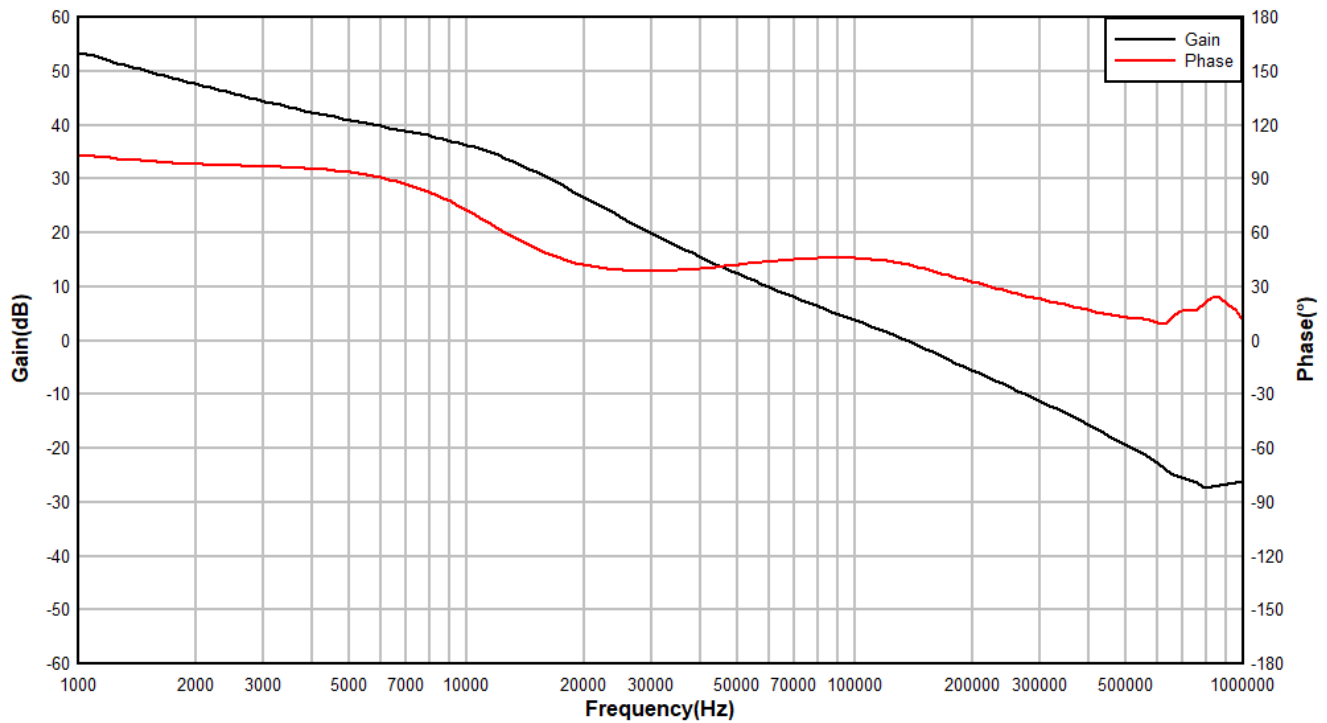


图 3-2. 环路响应测量 ( $V_{IN} = 12V$ ,  $V_{OUT} = 1.2V$ ,  $I_{OUT} = 6A$ , JP2 打开)

## 4 电路板布局

本节在图 4-1 至图 4-5 中提供了 EVM 电路板布局和图示。Gerbers 可从 [EVM 产品页面](#) 获取。

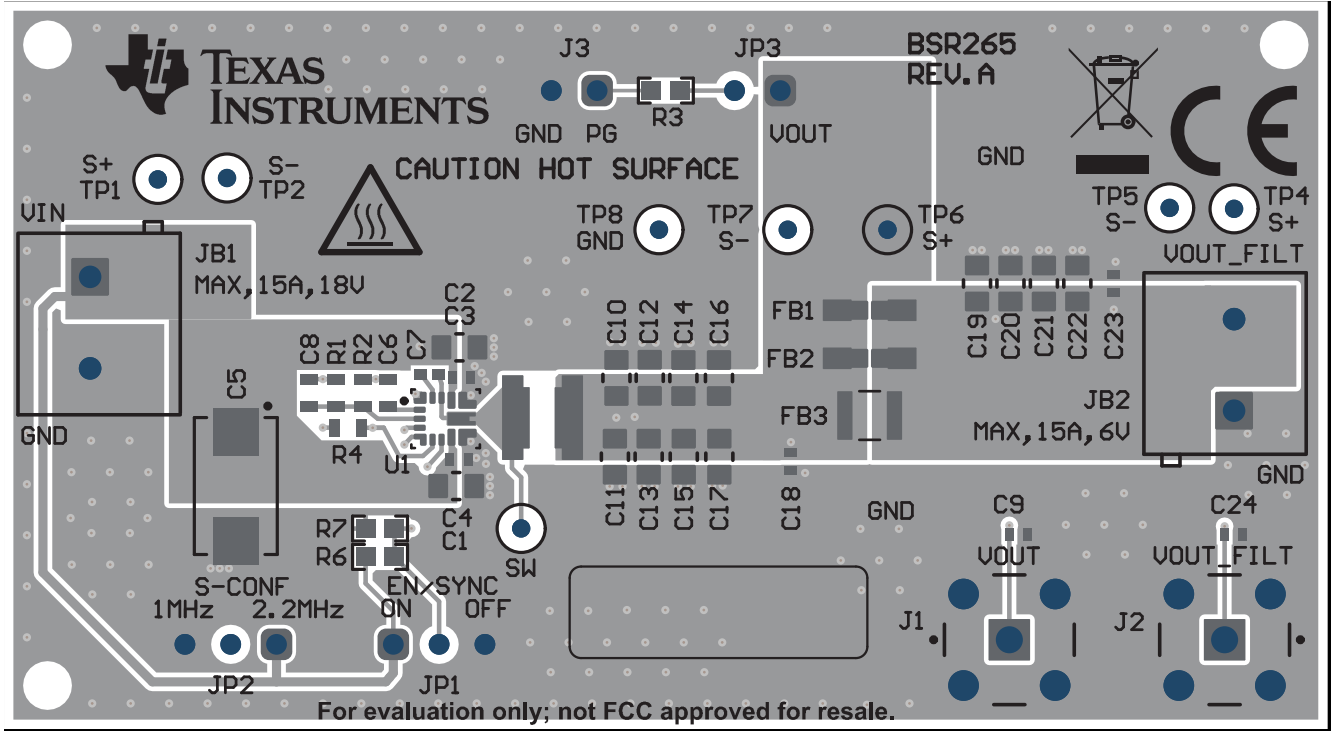


图 4-1. 顶层装配图

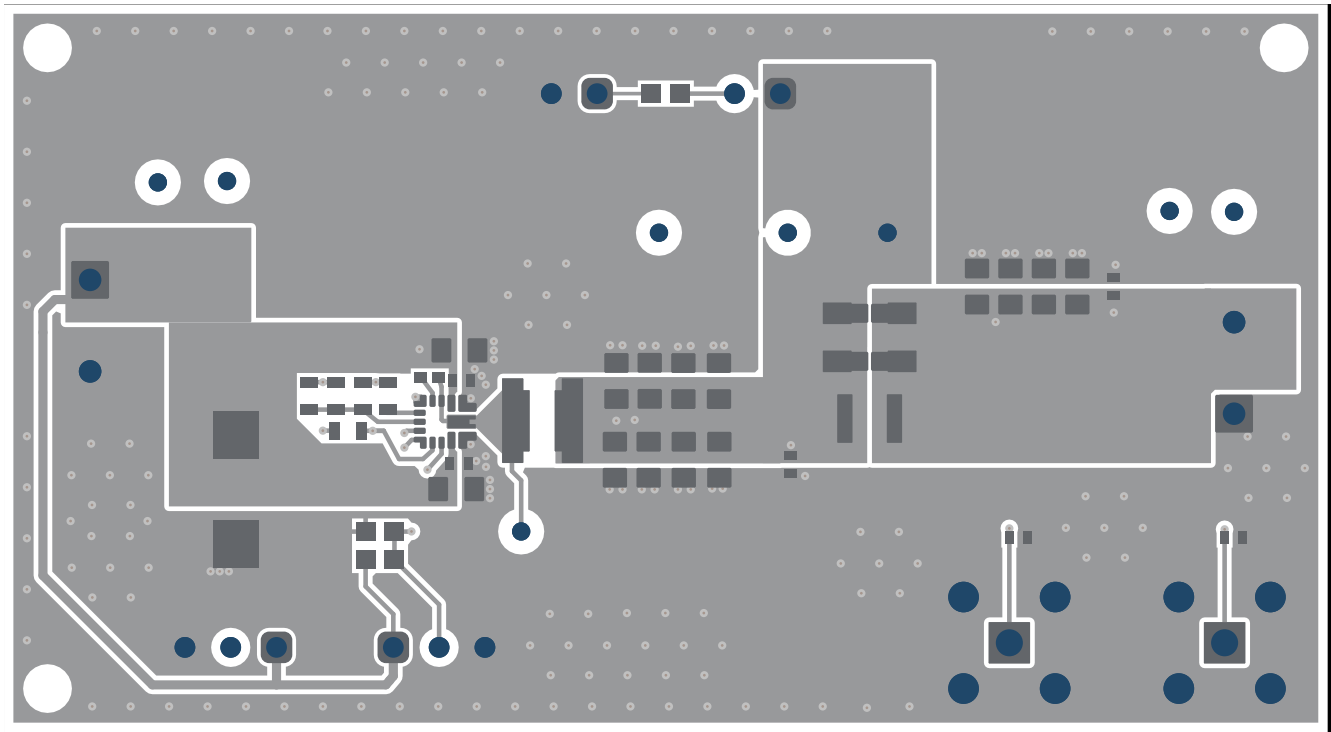


图 4-2. 顶层

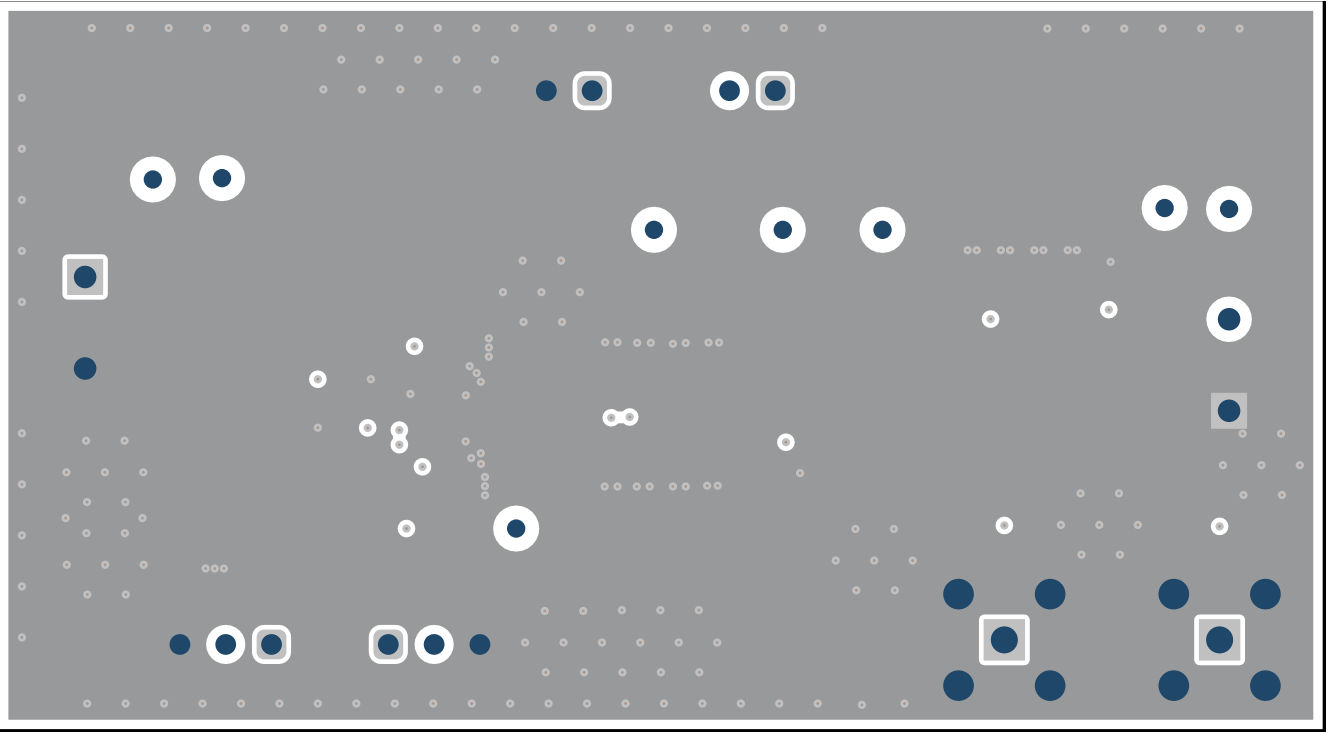


图 4-3. 内层 1

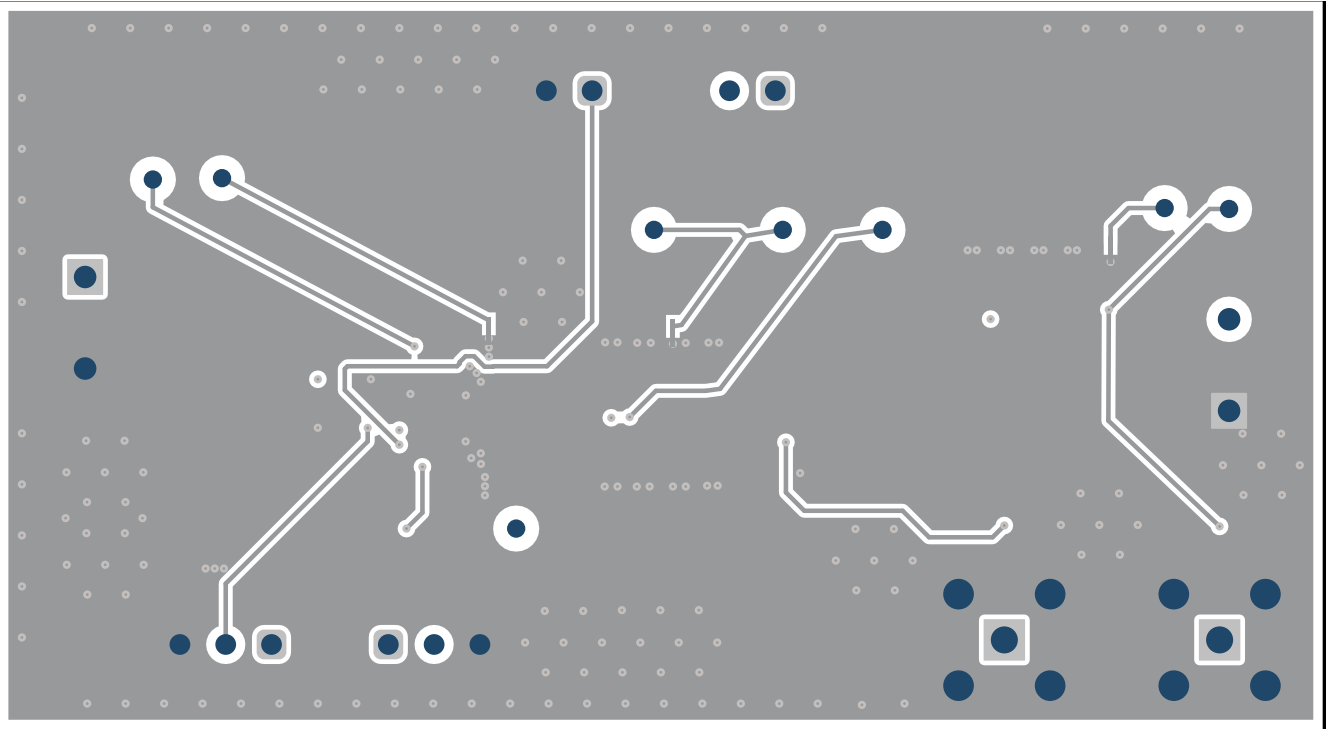


图 4-4. 内层 2

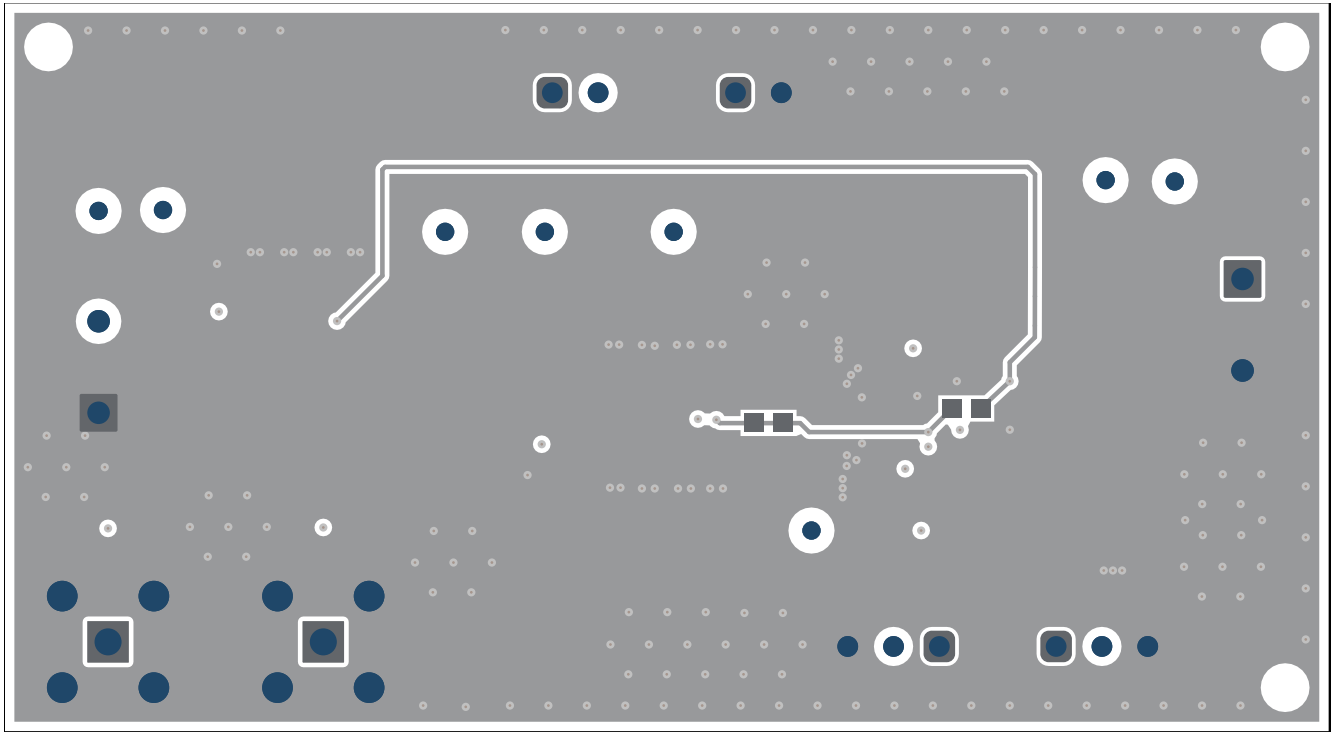


图 4-5. 底层 ( 镜像 )

## 5 原理图和物料清单

本节提供了 EVM 原理图和物料清单 (BOM)。

### 5.1 原理图

图 5-1 展示了 EVM 原理图。

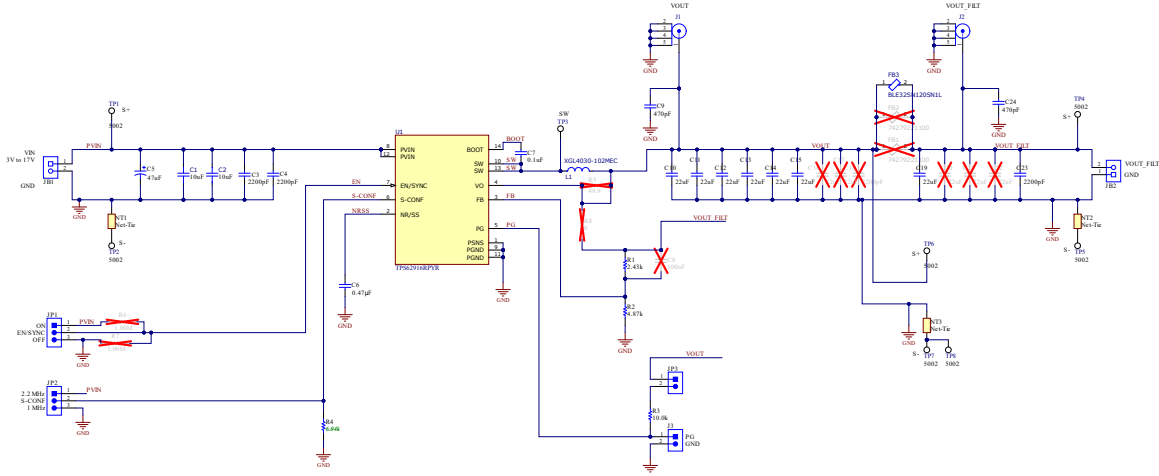


图 5-1. TPS62916EVM 原理图

## 6 物料清单

表 6-1 列出了该 EVM 的物料清单 (BOM)。

表 6-1. TPS62916EVM 物料清单

参考位号	值	说明	封装	器件型号	制造商
C1、C2	10 $\mu$ F	电容器, 陶瓷, 10 $\mu$ F, 25V, +/-10%, X7S	0805	C2012X7S1E106K125AC	TDK
C3、C4、C23	2200pF	电容, 陶瓷, 2200pF, 50V, +/-10%, X7R	0402	GRM155R71H222KA01D	MuRata
C5	47 $\mu$ F	电容, 钽, 47 $\mu$ F, 35V, +/-10%, 0.3 $\Omega$	7343-43	T495X476K035ATE300	Kemet
C6	0.47 $\mu$ F	电容, 陶瓷, 0.47 $\mu$ F, 25V, +/-10%, X7R	0603	C1608X7R1E474K080AE	TDK
C7	0.1 $\mu$ F	电容, 陶瓷, 0.1 $\mu$ F, 50V, +/-10%, X7R	0402	C1005X7R1H104K050BB	TDK
C9、C24	470pF	电容, 陶瓷, 470pF, 50V, +/-5%, C0G/NP0	0402	GRM1555C1H471JA01D	muRata
C10、C11、C12、 C13、C14、C15、C19	22 $\mu$ F	电容, 陶瓷, 22 $\mu$ F, 10V, +/-20%, X7S	0805	C2012X7S1A226M125AC	TDK
FB3		铁氧体磁珠, 12 $\Omega$ (在 100MHz 时), 20A	1210	BLE32SN120SN1L	muRata
L1	1 $\mu$ H	电感器功率屏蔽 1 $\mu$ H, 20% 复合, 13A, 7.2m $\Omega$ DCR	4mm $\times$ 4mm	XGL4030-102MEC	Coilcraft
R1	2.43k $\Omega$	电阻, 2.43k $\Omega$ , 1%, 0.1W	0603	Std	Std
R2	4.87k $\Omega$	电阻, 4.87k $\Omega$ , 1%, 0.1W	0603	Std	Std
R3	10.0k $\Omega$	电阻, 10.0k $\Omega$ , 1%, 0.1W	0603	Std	Std
R4	6.04k $\Omega$	电阻, 6.04k $\Omega$ , 1%, 0.1W	0603	Std	Std
R4	52.3k $\Omega$	电阻, 52.3k $\Omega$ , 1%, 0.1W	0603	Std	Std
U1	TPS62916 <sup>(1)</sup>	3V 至 17V, 6A 低噪声 (20 $\mu$ V <sub>RMS</sub> ) 和低纹波 (200 $\mu$ V <sub>PP</sub> ) 降压转换器	2.5mm $\times$ 3mm	TPS62916RPYR	德州仪器 (TI)

(1) TPS62916EVM 可能焊接了 TPS62916 (U1) 器件, 该器件本身顶部不含正确的顶层标识。这些器件仍然是经过全面测试的 TPS62916 器件。

## 重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2023，德州仪器 (TI) 公司