

专为 **MSPM0Gx51x** 和 **MSPM33C32xx** 之间的硬件迁移而设计

Application Note





MSPMx Arm 器件系列具有高度的引脚对引脚兼容性。MSPM0Gx51x 和 MSPM33C32xx 具有许多相同的封装和特性，这使得在这些器件之间进行迁移变得简单。可以设计单个印刷电路板 (PCB) 来同时容纳 MSPM0Gx51x 和 MSPM33C32xx。本应用手册将讨论相关硬件注意事项，以在两种器件之间实现无缝迁移和 PCB 直接替换。



1 简介.....7

2 器件列表.....8

 2.1 LQFP100 迁移选项.....8

 2.2 NFBGA100 迁移选项.....9

 2.3 LQFP80 迁移选项.....10

 2.4 LQFP64 迁移选项.....11

 2.5 VQFN48 迁移选项.....12

3 查看 MSPM0Gx51x 和 MSPM33C32xx 之间的差异.....13

 3.1 原理图和 PCB 布局注意事项.....13

 3.2 MSPM0Gx51x 和 MSPM33C32xx 之间的特性集差异.....15

 3.3 引脚排列注意事项.....17

商标

所有商标均为其各自所有者的财产。

This page intentionally left blank.



本文档描述了 MSPM0Gx51x 和 MSPM33C32xx 之间的迁移过程。本文档还可用于规划单一设计的过程 (该设计打算在同一印刷电路板 (PCB) 上使用 MSPM0Gx51x 和 MSPM33C32xx) 。

现代微控制器 (MCU) 包含越来越多的特性和外设。在迁移过程中, 这可能会成为一个颇具挑战性的问题, 因为需要确定哪些差异会影响到系统的性能或功能。为简化该过程, 本文档重点介绍了 MSPM0Gx51x 和 MSPM33C32xx 系列器件之间的差异, 以便采取相应措施实现平稳迁移或实现单个 PCB 设计。本指南重点介绍 MSPM0Gx51x 和 MSPM33C32xx 器件之间的差异, 可用于在任意方向上从这两个器件系列中的任何一个进行迁移。

本指南在迁移或设计过程之前使用最为有效。请按照以下步骤处理 MSPM0Gx51x 与 MSPM33C32xx 之间兼容性考虑的各个方面。

1. 选择目标 MSPM0Gx51x 器件和目标 MSPM33C32xx 器件
2. 查看连接和布局差异
3. 查看特性级别差异
4. 查看引脚排列差异



本指南将介绍适用于具有相同封装的 MSPM0Gx51x 和 MSPM33C32xx 器件的设计及迁移过程。器件的某些变体若不在表格中列出，则是可以进行迁移的，但这一内容不在本指南的涵盖范围内。首先，请确认目标 MSPM0 和 MSPM33 器件存在于下面的单个表格中。

2.1 LQFP100 迁移选项

TI 封装代码	PZ
封装系列	LQFP
引脚数	100
间距	0.5mm
尺寸	16mm x 16mm
机械制图	链接

器件型号	闪存 (kB)/SRAM (kB)	认证	ADC 通道	GPIO
MSPM0G1519SPZR	512/128	工业	27	94
MSPM0G1518SPZR	256/128	工业	27	94
MSPM0G3519SPZR	512/128	工业	27	94
MSPM0G3518SPZR	256/128	工业	27	94
M0G3519QPZQ1	512/128	汽车	27	94
M0G3518QPZQ1	256/128	汽车	27	94
MSPM33C321ASPZR	1024/256	工业	34	93

2.2 NFBGA100 迁移选项

TI 封装代码	ZAW
封装系列	NFBGA
引脚数	100
间距	0.8mm
尺寸	9mm x 9mm
机械制图	链接

器件型号	闪存 (kB)/SRAM (kB)	认证	ADC 通道	GPIO
MSPM0G1519SZAWR	512/128	工业	27	94
MSPM0G1518SZAWR	256/128	工业	27	94
MSPM0G3519SZAWR	512/128	工业	27	94
MSPM0G3518SZAWR	256/128	工业	27	94
MSPM33C321ASZAWR	1024/256	工业	34	93

2.3 LQFP80 迁移选项

TI 封装代码	PN
封装系列	LQFP
引脚数	80
间距	0.5mm
尺寸	14mm x 14mm
机械制图	链接

器件型号	闪存 (kB)/SRAM (kB)	认证	ADC 通道	GPIO
MSPM0G1519SPNR	512/128	工业	27	74
MSPM0G1518SPNR	256/128	工业	27	74
MSPM0G3519SPNR	512/128	工业	27	74
MSPM0G3518SPNR	256/128	工业	27	74
M0G3519QPNQ1	512/128	汽车	27	74
M0G3518QPNQ1	256/128	汽车	27	74
MSPM33C321ASPNR	1024/256	工业	34	73

2.4 LQFP64 迁移选项

TI 封装代码	PM
封装系列	LQFP
引脚数	64
间距	0.5mm
尺寸	12mm x 12mm
机械制图	链接

器件型号	闪存 (kB)/SRAM (kB)	认证	ADC 通道	GPIO
MSPM0G1519SPMR	512/128	工业	27	60
MSPM0G1518SPMR	256/128	工业	27	60
MSPM0G3519SPMR	512/128	工业	27	60
MSPM0G3518SPMR	256/128	工业	27	60
M0G3519QPMQ1	512/128	汽车	27	60
M0G3518QPMQ1	256/128	汽车	27	60
MSPM33C321ASPMR	1024/256	工业	24	57

2.5 VQFN48 迁移选项

TI 封装代码	RGZ
封装系列	VQFN
引脚数	48
间距	0.5mm
尺寸	12mm x 12mm
机械制图	链接

器件型号	闪存 (kB)/SRAM (kB)	认证	ADC 通道	GPIO
MSPM0G1519SRGZR	256/128	工业	19	44
MSPM0G1518SRGZR	512/128	工业	19	44
MSPM0G3519SRGZR	256/128	工业	19	44
MSPM0G3518SRGZR	512/128	工业	19	44
M0G3519QRGZRQ1	512/128	汽车	19	44
M0G3518QRGZRQ1	256/128	汽车	19	44
MSPM33C321ASRGZR	1024/256	工业	18	43

查看 MSPM0Gx51x 和 MSPM33C32xx 之间的差异



MSPM0Gx51x 系列和 MSPM33C32x 系列有许多特性和规格。在功能集不同的情况下，了解这种差异如何影响您的应用就显得尤为重要。以下各节描述了在迁移过程中应用可以依赖的共性特征，以及在设计阶段早期必须评估的差异之处。

3.1 原理图和 PCB 布局注意事项

与器件电源引脚的差异

MSPM33C32 在所有封装中都需要 2 组 VDD/VSS 电源对，而 MSPM0Gx51x 在 48 引脚和 64 引脚封装中仅需要 1 组 VDD/VSS 电源对。如果需要单个 PCB 同时支持 MSPM33C32x 和 MSPM0Gx51x，建议在额外的电源引脚位置设置 $0\ \Omega$ 电阻连接。当安装 MSPM33C32x 时，可以有选择地接入这些电阻；而当安装 MSPM0Gx51x 时，则可以有选择地断开这些电阻连接。在设计从 MSPM33C32x 迁移到 MSPM0Gx51x 的情况下，这可以避免将 VDD 直接连接到非电源引脚（例如，正常的 GPIO 引脚）上。

封装系列	TI 封装代码	器件引脚	MSPM0Gx051x 连接要求	MSPM33C32xx 连接要求	迁移操作
LQFP100	PZ	不适用	相同的特性和连接		无
NFBGA100	ZAW				
LQFP80	PN				
LQFP64	PM	引脚 8	通用 IO 和模拟输入。不建议连接到 VSS	接地 (VSS) 连接	请确保连接满足器件的特定要求。如果需要单个 PCB 兼容性，则需在 MSPM33C32xx 上连接一个 $0\ \Omega$ 电阻以将 VSS 与之相连，或者取消该连接以使 VSS 与 MSPM0Gx51x 断开
		引脚 9	通用 IO。不建议连接到 VDD	VDD 连接	请确保连接满足器件的特定要求。如果需要单个 PCB 兼容性，则需在 MSPM33C32xx 上连接一个 $0\ \Omega$ 电阻以将 VSS 与之相连，或者取消该连接以使 VDD 与 MSPM0Gx51x 断开
VQFN48	RGZ	引脚 49 (PowerPad)	无连接。	VSS 连接。	确保 PowerPad 连接到低阻抗电气接地和足够的散热器。
		引脚 7	VSS	通用 IO	请确保连接满足器件的特定要求。如果需要单个 PCB 兼容性，则需在 MSPM0Gx51x 上连接一个 $0\ \Omega$ 电阻以将 VSS 与之相连，或者取消该连接以使 VSS 与 MSPM33C32xx 断开
		引脚 30	通用 IO	连接	请确保连接满足器件的特定要求。如果需要单个 PCB 兼容性，则需在 MSPM33C32xx 上连接一个 $0\ \Omega$ 电阻以将 VSS 与之相连，或者取消该连接以使 VDD 与 MSPM0Gx51x 断开

与 VBAT 电源引脚的差异

MSPM33C32xx 具有独立的低功耗区域，该区域能够为实时时钟 (RTC)、防篡改检测引脚，以及小型备用存储器供电。此电源域必须通过称为 VBAT 的外部电源引脚供电。MSPM0Gx51x 不包含该特性。如果需要单个 PCB 同时支持 MSPM33C32x 和 MSPM0Gx51x，建议在 VBAT 的电源引脚位置设置 0 Ω 电阻连接。当安装 MSPM33C32x 时，可以有选择地接入这些电阻；而当安装 MSPM0Gx51x 时，则可以有选择地断开这些电阻连接。这样就避免了在将设计从 MSPM33C32x 迁移到 MSPM0Gx51x 的情况下，将电源电压直接连接到非电源引脚的情况发生。

封装系列	TI 封装代码	器件引脚	MSPM0Gx051x 连接要求	MSPM33C32xx 连接要求	迁移操作
LQFP100	PZ	引脚 7	通用 IO	VBAT 电源连接	请确保连接满足器件的特定要求。如果需要单个 PCB 兼容性，则需在 MSPM33C32xx 上连接一个 0 Ω 电阻以将 VBAT 与之相连，或者取消该连接以使 VBAT 与 MSPM0Gx51x 断开
NFBGA100	ZAW	引脚 A3			
LQFP80	PN	引脚 7			
LQFP64	PM	引脚 39			
VQFN48	RGZ	引脚 5			

与 VCORE 电容器的差异

MSPM0Gx51x 和 MSPM33C32xx 系列器件需要在 VCORE 器件引脚和接地之间放置一个电容器。MSPM0Gx51x 需要 470nF 电容器。MSPM33C32xx 需要 2.2uF 电容器。如果需要单个 PCB 同时支持 MSPM0Gx51x 和 MSPM33C32xx，请确保所选的电容器占用空间可以适应这两个电容值。

封装系列	TI 封装代码	器件引脚	MSPM0Gx051x 连接要求	MSPM33C32xx 连接要求	迁移操作
LQFP100	PZ	引脚 100	470nF 电容器	2.2uF 电容器	请确保填充正确的电容值。如果需要单个 PCB 兼容性，请确保电容器占用空间可以支持这两个电容器值
NFBGA100	ZAW	引脚 A1			
LQFP80	PN	引脚 80			
LQFP64	PM	引脚 32			
VQFN48	RGZ	引脚 48			

与 VREF 连接的差异

若要在 MSPM0Gx51x 和 MSPM33C321 中使用集成 ADC，系统中必须提供参考电压。参考电压可以来自外部，也可以由内部的 VREF 生成器提供。MSPM0Gx51x 允许软件在 VDD，内部 VREF 或外部 VREF 之间进行选择。MSPM33C32xx 不允许软件在运行期间选择参考源。必须通过以下方式之一在电路板级正确连接 MSPM33C32xx 的电压参考：

1. ADC 使用内部电压参考 (软件可配置为 1.4V 或 2.5V)。必须在 VREF+ 和 VREF-/GND 之间连接一个 1uF 电容器。
2. ADC 使用 VDD 作为电压参考。VDD 必须通过外部连接线与 PCB 上的 VREF+ 器件引脚相连。必须在 VREF+ 和 VREF-/GND 之间连接一个 1uF 电容器。
3. ADC 使用外部电压参考。使用外部参考推荐的外部去耦电容器。

边界扫描

MSPM33C32xx 系列器件支持 JTAG 边界扫描。MSPM0Gx15x 系列器件不支持边界扫描。如果不使用边界扫描，则不需要修改。

3.2 MSPM0Gx51x 和 MSPM33C32xx 之间的特性集差异

MSPM0Gx51x 和 MSPM33C32xx 之间的外设和特性比较

外设名称	MSPM0Gx51x 实例名称	MSPM33C32xx 实例名称	差异
CPU	M0+	M33	特性差异。请参阅 ARM 文档
GPIO 和 IOMUX	GPIOA、GPIOB、GPIOC	GPIOA、GPIOB、GPIOC	无差异
标准 DMA	DMA0	DMA1	无差异
安全 DMA	-	DMA0	不适用
数学加速器	MATHACL	-	不适用
CAN	CAN0	MCAN0	无差异
CAN	CAN1	MCAN1	无差异
UART	UART0	UC1_0	特性差异。MSPM33C32xx 不支持 DALI、IrDA 或 ISO7816 模式
UART	UART1	UC1_1	除了 MSPM0Gx51x 不支持 LIN 模式外，其他方面均无差异
UART	UART2	UC13_1	特性差异。MSPM0Gx51x 不支持 ISO7816。MSPM33C32xx S2U0 在停止和待机模式下会被保留，但不会处于激活状态
UART	UART3	UC13_0	特性差异。MSPM0Gx51x 不支持 LIN、DALI、IrDA、ISO7816
UART	UART4	UC13_2	除了 MSPM0Gx51x 不支持 LIN 模式外，其他方面均无差异
UART	UART5	UC13_3	除了 MSPM0Gx51x 不支持 ISO7816 外，其他方面均无差异
UART	UART6	UC14	除了 MSPM0Gx51x 不支持 ISO7816 外，其他方面均无差异
UART	UART7	UC12	特性差异。MSPM33C32xx S2U2 不支持 LIN、DALI、IrDA。MSPM33C32xx S2U2 在停止和待机模式下会被保留，但不会处于激活状态
I2C	I2C0	UC1_0 UC15_0	特性差异。MSPM33C32xx 不支持 FIFO 模式或数字干扰滤波器
I2C	I2C1	UC1_1	特性差异。MSPM33C32xx 不支持 FIFO 模式或数字干扰滤波器
I2C	I2C2	UC13_0 UC15_1	特性差异。MSPM33C32xx 不支持 FIFO 模式或数字干扰滤波器
SPI	SPI0	UC2	除了 MSPM33C32xx 不支持封装外，其他方面均无差异
SPI	SPI1	UC13_0	除了 MSPM33C32xx 不支持封装或多芯片选择外，其他方面均无差异
SPI	SPI2	UC13_1	除了 MSPM33C32xx 不支持封装或多芯片选择外，其他方面均无差异
	-	QSPI	不适用
计时器	TIMA0	TIMA0_0	无差异
计时器	TIMA1	TIMA0_1	除了 MSPM33C32xx 支持 4 个外部捕获/比较单元，而 MSPM0Gx51x 只支持 2 个外部捕获比较单元之外，两者没有其他区别
计时器	TIMG0	TIMG4_0	除了 MSPM33C32xx 支持阴影加载和阴影捕获/比较功能外，其他方面均无差异
计时器	-	TIMG4_1	不适用
计时器	TIMG6	TIMG4_2	无差异
计时器	TIMG7	TIMG4_3	无差异

外设名称	MSPM0Gx51x 实例名称	MSPM33C32xx 实例名称	差异
计时器	TIMG8	TIMG8_0	无差异
计时器	TIMG9	TIMG8_1	无差异
计时器	TIMG12	TIMG12_0	无差异
计时器	TIMG14	-	不适用
ADC	ADC0	ADC0	特性差异。请参阅技术参考手册。
ADC	ADC1	ADC1	特性差异。请参阅技术参考手册。
电压基准	VREF	VREF	特性差异。请参阅原理图和 PCB 注意事项中的 VREF 注释
DAC	DAC0	-	不适用
比较器	COMP0	COMP0	除了 MSPM33C32xx 增加了低功耗扫描模式外，其他方面均无差异
比较器	COMP1	COMP1	除了 MSPM33C32xx 增加了低功耗扫描模式外，其他方面均无差异
比较器	COMP2	-	不适用
音频	-	I2S0	不适用
音频	-	I2S1	不适用
RTC	RTC_B	RTC	除了 MSPM33C32xx 的实时时钟位于 VBAT 电源岛中外，其他方面均无差异。
看门狗	WWDT0	WWDT	无差异。
看门狗	WWDT1	IWDT	特性差异。MSPM33C32xx IWDT 不支持窗口模式，或间隔计时器模式
AES	AES-ADV	AES-ADV	无差异。
CRC	CRC	CRC	无差异。
SHA	-	SHA	不适用
PKA	-	PKA	不适用
Tamper	-	TAMP	不适用

3.3 引脚排列注意事项

MSPM0Gx51x 和 MSPM33C32xx 具有通用的引脚排列功能的子集。本节中的表格列出了在 MSPM0Gx51x 和 MSPM33C32xx 中具有相同引脚排列的外设和功能。使用下表确保所选的引脚排列处于器件之间的通用功能子集范围内。

表 3-1. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP100 通用功能

引脚编号	器件系列	功能映射							
引脚 1	MSPM0Gx51x	PA0	UART0_TX	I2C0_SDA	TIMA_FAL1	UART5_RX	I2C0_SDA		
	MSPM33C32xx	PA0	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL1	UC13_3_SCL_RX_SCK	UC15_0_SDA		
引脚 2	MSPM0Gx51x	PA1	UART0_RX	I2C0_SCL	TIMA0_C1	TIM8_IDX	UART5_TX	I2C0_SCL	
	MSPM33C32xx	PA1	UC1_0_SCL_RX	UC1_0_SCL_RX	TIMA0_0_C1	TIM8_0_IDX	UC13_3_SDA_TX_PICO	UC15_0_SCL	
引脚 3	MSPM0Gx51x	PA28	UART0_TX	I2C0_SDA	TIMA_FAL0	UART5_CTS	I2C0_SDA		
	MSPM33C32xx	PA28	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL0	UC13_3_CTS_CS0	UC15_0_SDA		
引脚 4	MSPM0Gx51x	PA29	I2C1_SCL	UART7_RTS	TIM6_C0	UART5_RTS	I2C2_SCL		
	MSPM33C32xx	PA29	UC1_1_SCL_RX	UC12_RTS	TIM4_2_C0	UC13_3_RTS_POCI	UC15_1_SCL		
引脚 5	MSPM0Gx51x	PA30	I2C1_SDA	UART7_CTS	TIM6_C1	I2C2_SDA			
	MSPM33C32xx	PA30	UC1_1_SDA_TX	UC12_CTS	TIM4_2_C1	UC15_1_SDA			
引脚 6	MSPM0Gx51x	NRST							
	MSPM33C32xx	NRST							
引脚 8	MSPM0Gx51x	VDD							
	MSPM33C32xx	VDD							
引脚 9	MSPM0Gx51x	VSS							
	MSPM33C32xx	VSS							
引脚 10	MSPM0Gx51x	PC12							
	MSPM33C32xx	PC12							
引脚 11	MSPM0Gx51x	PC15							
	MSPM33C32xx	PC15							
引脚 12	MSPM0Gx51x	PC13	SPI2_PICO						
	MSPM33C32xx	PC13	UC13_1_SDA_TX_PICO						
引脚 13	MSPM0Gx51x	PC14	SPI2_SCK						
	MSPM33C32xx	PC14	UC13_1_SCL_RX_SCK						

表 3-1. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP100 通用功能 (续)

引脚编号	器件系列	功能映射								
引脚 14	MSPM0Gx51x	PC28	UART5_RX							
	MSPM33C32xx	PC28	UC13_3_SCL_RX_SCK							
引脚 15	MSPM0Gx51x	PA2	TIMG8_C1	SPI0_CS0	SPI2_POCI					
	MSPM33C32xx	PA2	TIMG8_0_C1	UC2_CS0	UC13_1_RTS_POCI					
引脚 16	MSPM0Gx51x	PA3	TIMG8_C0	SPI0_CS1	I2C1_SDA	TIMA0_C1	COMP0_OUT	UART1_TX	SPI0_CS3	COMP1_OUT
	MSPM33C32xx	PA3	TIMG8_0_C0	UC2_CS1	UC1_1_SDA_TX	TIMA0_0_C1	COMP1_OUT	UC1_1_SDA_TX	UC2_CS1	COMP1_OUT
引脚 17	MSPM0Gx51x	PA4	SPI0_POCI	I2C1_SCL	TIMA0_C1N	LFCLK_IN	UART1_RX	SPI2_CS0		
	MSPM33C32xx	PA4	UC2_POCI	UC1_1_SCL_RX	TIMA0_0_C1N	LFCLK_IN	UC1_1_SCL_RX	UC13_1_CTS_CS0		
引脚 18	MSPM0Gx51x	PA5	SPI0_PICO	TIMG0_C0	TIMG6_C0					
	MSPM33C32xx	PA5	UC2_PICO	TIMG4_0_C0	TIMG4_2_C0					
引脚 19	MSPM0Gx51x	PA6	SPI0_SCK	TIMG0_C1	HFCLK_IN	TIMG6_C1	TIMA0_C2N			
	MSPM33C32xx	PA6	UC2_SCK	TIMG4_0_C1	HFCLK_IN	TIMG4_2_C1	TIMA0_0_C2N			
引脚 20	MSPM0Gx51x	PB0	UART0_TX							
	MSPM33C32xx	PB0	UC1_0_SDA_TX							
引脚 21	MSPM0Gx51x	PB1	UART0_RX							
	MSPM33C32xx	PB1	UC1_0_SCL_RX							
引脚 22	MSPM0Gx51x	PA7	COMP0_OUT	CLK_OUT	TIMA0_C2	TIMG7_C1				
	MSPM33C32xx	PA7	COMP0_OUT	CLK_OUT	TIMA0_0_C2	TIMG4_3_C1				
引脚 23	MSPM0Gx51x	PB2	I2C1_SCL	TIMA0_C3	TIMG6_C0					
	MSPM33C32xx	PB2	UC1_1_SCL_RX	TIMA0_0_C3	TIMG4_2_C0					
引脚 24	MSPM0Gx51x	PB3	I2C1_SDA	TIMA0_C3N	TIMG6_C1					
	MSPM33C32xx	PB3	UC1_1_SDA_TX	TIMA0_0_C3N	TIMG4_2_C1					
引脚 25	MSPM0Gx51x	PB4	UART1_TX	UART3_CTS	TIMA0_C2	SPI2_PICO				
	MSPM33C32xx	PB4	UC1_1_SDA_TX	UC13_0_CTS_CS0	TIMA0_0_C2	UC13_1_SDA_TX_PICO				
引脚 26	MSPM0Gx51x	PB5	UART1_RX	UART3_RTS	TIMA0_C2N	SPI2_POCI				
	MSPM33C32xx	PB5	UC1_1_SCL_RX	UC13_0_RTS_POCI	TIMA0_0_C2N	UC13_1_RTS_POCI				

表 3-1. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP100 通用功能 (续)

引脚编号	器件系列	功能映射									
引脚 27	MSPM0Gx51x	PA8	UART1_TX	TIMA0_C0	UART0_RTS						
	MSPM33C32xx	PA8	UC1_1_SDA_TX	TIMA0_0_C0	UC1_0_RTS						
引脚 28	MSPM0Gx51x	PA9	UART1_RX	SPI0_PICO	TIMA0_C0N	CLK_OUT	RTC_OUT	UART0_CTS			
	MSPM33C32xx	PA9	UC1_1_SCL_RX	UC2_PICO	TIMA0_0_C0N	CLK_OUT	RTC_OUT	UC1_0_CTS			
引脚 29	MSPM0Gx51x	PB28	SPI1_CS0	TIMA0_C0	UART5_RX						
	MSPM33C32xx	PB28	UC13_0_CTS_CS0	TIMA0_0_C0	UC13_3_SCL_RX_SCK						
引脚 30	MSPM0Gx51x	PB29	SPI1_POCI	TIMA0_C0N	UART5_TX	TIMG9_C0					
	MSPM33C32xx	PB29	UC13_0_RTS_POCI	TIMA0_0_C0N	UC13_3_SDA_TX_PICO	TIMG8_1_C0					
引脚 31	MSPM0Gx51x	PB30	SPI1_PICO	TIMA0_C1	UART5_CTS	TIMG9_C1					
	MSPM33C32xx	PB30	UC13_0_SDA_TX_PICO	TIMA0_0_C1	UC13_3_CTS_CS0	TIMG8_1_C1					
引脚 32	MSPM0Gx51x	PB31	SPI1_SCK	TIMG8_IDX	TIMA0_C1N	UART5_RTS	TIMG9_IDX				
	MSPM33C32xx	PB31	UC13_0_SCL_RX_SCK	TIMG8_0_IDX	TIMA0_0_C1N	UC13_3_RTS_POCI	TIMG8_1_IDX				
引脚 33	MSPM0Gx51x	PA10	UART0_TX	SPI0_POCI	I2C0_SDA	TIMA0_C2	TIMG12_C0	SPI2_SCK	I2C0_SDA		
	MSPM33C32xx	PA10	UC1_0_SDA_TX	UC2_POCI	UC1_0_SDA_TX	TIMA0_0_C2	TIMG12_0_C0	UC13_1_SCL_RX_SCK	UC15_0_SDA		
引脚 34	MSPM0Gx51x	PA11	UART0_RX	SPI0_SCK	I2C0_SCL	TIMA0_C2N	COMP0_OUT	I2C0_SCL			
	MSPM33C32xx	PA11	UC1_0_SCL_RX	UC2_SCK	UC1_0_SCL_RX	TIMA0_0_C2N	COMP0_OUT	UC15_0_SCL			
引脚 35	MSPM0Gx51x	PC16									
	MSPM33C32xx	PC16									
引脚 36	MSPM0Gx51x	PC17									
	MSPM33C32xx	PC17									
引脚 37	MSPM0Gx51x	PC29	UART5_TX								
	MSPM33C32xx	PC29	UC13_3_SDA_TX_PICO								
引脚 38	MSPM0Gx51x	PC18									
	MSPM33C32xx	PC18									
引脚 39	MSPM0Gx51x	PC19									
	MSPM33C32xx	PC19									

表 3-1. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP100 通用功能 (续)

引脚编号	器件系列	功能映射							
引脚 40	MSPM0Gx51x	PB6	UART1_TX	UART7_CTS	SPI0_CS1	TIMG6_C0			
	MSPM33C32xx	PB6	UC1_1_SDA_TX	UC12_CTS	UC2_CS1	TIMG4_2_C0			
引脚 41	MSPM0Gx51x	PB7	UART1_RX	SPI1_POCI	UART7_RTS	TIMG9_C0	TIMG6_C1		
	MSPM33C32xx	PB7	UC1_1_SCL_RX	UC13_0_RTS_POCI	UC12_RTS	TIMG8_1_C0	TIMG4_2_C1		
引脚 42	MSPM0Gx51x	PB8	UART1_CTS	SPI1_PICO	I2C2_SCL	COMP0_OUT	TIMG9_IDX	COMP1_OUT	
	MSPM33C32xx	PB8	UC1_1_CTS	UC13_0_SDA_TX_PICO	UC13_0_SCL_RX_SCK	COMP1_OUT	TIMG8_1_IDX	COMP1_OUT	
引脚 43	MSPM0Gx51x	PB9	UART1_RTS	SPI1_SCK	I2C2_SDA	TIMA0_C0N	TIMG9_C1		
	MSPM33C32xx	PB9	UC1_1_RTS	UC13_0_SCL_RX_SCK	UC13_0_SDA_TX_PICO	TIMA0_0_C0N	TIMG8_1_C1		
引脚 44	MSPM0Gx51x	PB10	TIMG0_C0	UART4_TX	TIMG6_C0				
	MSPM33C32xx	PB10	TIMG4_0_C0	UC13_2_SDA_TX_PICO	TIMG4_2_C0				
引脚 45	MSPM0Gx51x	PB11	TIMG0_C1	CLK_OUT	UART4_RX	TIMG6_C1			
	MSPM33C32xx	PB11	TIMG4_0_C1	CLK_OUT	UC13_2_SCL_RX_SCK	TIMG4_2_C1			
引脚 46	MSPM0Gx51x	PB12	UART3_TX	TIMA_FAL1	UART4_CTS				
	MSPM33C32xx	PB12	UC13_0_SDA_TX_PICO	TIMA0_0_FAL1	UC13_2_CTS_CS0				
引脚 47	MSPM0Gx51x	PB13	UART3_RX	TIMG12_C0	TIMA0_C1N	UART4_RTS			
	MSPM33C32xx	PB13	UC13_0_SCL_RX_SCK	TIMG12_0_C0	TIMA0_0_C1N	UC13_2_RTS_POCI			
引脚 48	MSPM0Gx51x	PB14	SPI1_POCI	TIMG12_C1	TIMA0_C0	TIMG8_IDX			
	MSPM33C32xx	PB14	UC13_0_RTS_POCI	TIMG12_0_C1	TIMA0_0_C0	TIMG8_0_IDX			
引脚 49	MSPM0Gx51x	PB15	UART7_TX	TIMG8_C0	TIMG7_C0				
	MSPM33C32xx	PB15	UC12_TX	TIMG8_0_C0	TIMG4_3_C0				
引脚 50	MSPM0Gx51x	PB16	UART7_RX	TIMG8_C1	TIMG7_C1				
	MSPM33C32xx	PB16	UC12_RX	TIMG8_0_C1	TIMG4_3_C1				
引脚 51	MSPM0Gx51x	PA12	UART3_CTS	FCC_IN	TIMG0_C0	SPI1_CS1	CAN0_TX	A0_8	
	MSPM33C32xx	PA12	UC13_0_CTS_CS0	FCC_IN	TIMG4_0_C0	UC13_0_CTS_CS0	CAN0_TX	A0_8	

表 3-1. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP100 通用功能 (续)

引脚编号	器件系列	功能映射								
引脚 52	MSPM0Gx51x	PA13	UART3_RTS	UART3_RX	TIMG0_C1	UART7_TX	CAN0_RX	A0_9	COMP0_IN2-	
	MSPM33C32xx	PA13	UC13_0_RTS_POCI	UC13_0_SCL_RX_SCK	TIMG4_0_C1	UC12_TX	CAN0_RX	A0_9	COMP0_IN2-	
引脚 53	MSPM0Gx51x	PA14	UART0_CTS	UART3_TX	CLK_OUT	UART7_RX	A0_12	COMP0_IN2+		
	MSPM33C32xx	PA14	UC1_0_CTS	UC13_0_SDA_TX_PICO	CLK_OUT	UC12_RX	A0_12	COMP0_IN2+		
引脚 54	MSPM0Gx51x	PA15	UART0_RTS	I2C1_SCL	TIMA0_C2	TIMG8_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	I2C2_SCL
	MSPM33C32xx	PA15	UC1_0_RTS	UC1_1_SCL_RX	TIMA0_0_C2	TIMG8_0_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	UC15_1_SCL
引脚 55	MSPM0Gx51x	PA16	SPI1_POCI	I2C1_SDA	TIMA0_C2N	FCC_IN	A1_1	I2C2_SDA		
	MSPM33C32xx	PA16	UC13_0_RTS_POCI	UC1_1_SDA_TX	TIMA0_0_C2N	FCC_IN	A1_1	UC15_1_SDA		
引脚 56	MSPM0Gx51x	PC0	TIMG8_C0	TIMA0_C2						
	MSPM33C32xx	PC0	TIMG8_0_C0	TIMA0_0_C2						
引脚 57	MSPM0Gx51x	PC1	TIMG8_C1	TIMA0_C2N						
	MSPM33C32xx	PC1	TIMG8_0_C1	TIMA0_0_C2N						
引脚 58	MSPM0Gx51x	PC20								
	MSPM33C32xx	PC20								
引脚 59	MSPM0Gx51x	PC21	CAN1_TX							
	MSPM33C32xx	PC21	CAN1_TX							
引脚 60	MSPM0Gx51x	PC22	CAN1_RX							
	MSPM33C32xx	PC22	CAN1_RX							
引脚 61	MSPM0Gx51x	PC23								
	MSPM33C32xx	PC23								
引脚 62	MSPM0Gx51x	PC24								
	MSPM33C32xx	PC24								
引脚 63	MSPM0Gx51x	VSS								
	MSPM33C32xx	VSS								
引脚 64	MSPM0Gx51x	VDD								
	MSPM33C32xx	VDD								
引脚 65	MSPM0Gx51x	PC2	I2C2_SCL	SPI1_CS0	TIMA0_C0					
	MSPM33C32xx	PC2	UC13_0_SCL_RX_SCK	UC13_0_CTS_CS0	TIMA0_0_C0					

表 3-1. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP100 通用功能 (续)

引脚编号	器件系列	功能映射							
引脚 66	MSPM0Gx51x	PC3	I2C2_SDA	TIMA0_C0N					
	MSPM33C32xx	PC3	UC13_0_SDA_TX_PICO	TIMA0_0_C0N					
引脚 67	MSPM0Gx51x	PC4	TIMA0_C1						
	MSPM33C32xx	PC4	TIMA0_0_C1						
引脚 68	MSPM0Gx51x	PC5	TIMA0_C1N						
	MSPM33C32xx	PC5	TIMA0_0_C1N						
引脚 69	MSPM0Gx51x	PA17	UART1_TX	SPI1_SCK	TIMA0_C3	TIMG7_C0	A1_2	COMP0_IN1-	
	MSPM33C32xx	PA17	UC1_1_SDA_TX	UC13_0_SCL_RX_SCK	TIMA0_0_C3	TIMG4_3_C0	A1_2	COMP0_IN1-	
引脚 70	MSPM0Gx51x	PA18	UART1_RX	SPI1_PICO	TIMA0_C3N	A1_3	COMP0_IN1+		
	MSPM33C32xx	PA18	UC1_1_SCL_RX	UC13_0_SDA_TX_PICO	TIMA0_0_C3N	A1_3	COMP0_IN1+		
引脚 71	MSPM0Gx51x	PA19	SWDIO	A0_13					
	MSPM33C32xx	PA19	SWDIO	A0_15					
引脚 72	MSPM0Gx51x	PA20	SWCLK	A0_14					
	MSPM33C32xx	PA20	SWCLK	A0_16					
引脚 73	MSPM0Gx51x	PB17	SPI0_PICO	TIMA0_C2	A1_4	COMP1_IN2-			
	MSPM33C32xx	PB17	UC2_PICO	TIMA0_0_C2	A1_4	COMP1_IN2-			
引脚 74	MSPM0Gx51x	PB18	SPI0_SCK	TIMA0_C2N	A1_5	COMP1_IN2+			
	MSPM33C32xx	PB18	UC2_SCK	TIMA0_0_C2N	A1_5	COMP1_IN2+			
引脚 75	MSPM0Gx51x	PB19	SPI0_POCI	UART0_CTS	TIMG7_C1	A1_6			
	MSPM33C32xx	PB19	UC2_POCI	UC1_0_CTS	TIMG4_3_C1	A1_6			
引脚 76	MSPM0Gx51x	PA21	UART1_CTS	TIMA0_C0	TIMG6_C0	A1_7	VREF-		
	MSPM33C32xx	PA21	UC1_1_CTS	TIMA0_0_C0	TIMG4_2_C0	A1_7	VREF-		
引脚 77	MSPM0Gx51x	PA22	UART1_RTS	TIMA0_C0N	CLK_OUT	TIMG6_C1	A0_7		
	MSPM33C32xx	PA22	UC1_1_RTS	TIMA0_0_C0N	CLK_OUT	TIMG4_2_C1	A0_7		
引脚 78	MSPM0Gx51x	PC6	UART3_TX	SPI0_CS1	TIMA0_C0				
	MSPM33C32xx	PC6	UC13_0_SDA_TX_PICO	UC2_CS1	TIMA0_0_C0				
引脚 79	MSPM0Gx51x	PC7	UART3_RX	SPI0_CS0	TIMA0_C0N				
	MSPM33C32xx	PC7	UC13_0_SCL_RX_SCK	UC2_CS0	TIMA0_0_C0N				

表 3-1. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP100 通用功能 (续)

引脚编号	器件系列	功能映射								
引脚 80	MSPM0Gx51x	PC8	UART3_CTS	SPI1_CS2	TIMA0_C1					
	MSPM33C32xx	PC8	UC13_0_CTS_CS0	UC13_0_CTS_CS0	TIMA0_0_C1					
引脚 81	MSPM0Gx51x	PC9	UART3_RTS	TIMA0_C1N						
	MSPM33C32xx	PC9	UC13_0_RTS_POCI	TIMA0_0_C1N						
引脚 82	MSPM0Gx51x	PB20	SPI0_CS2	TIMG12_C0	TIMA0_C1	A0_6				
	MSPM33C32xx	PB20	UC2_CS2	TIMG12_0_C0	TIMA0_0_C1	A0_6				
引脚 83	MSPM0Gx51x	PB21	TIMG8_C0	CAN1_TX	UART6_RX	A1_8				
	MSPM33C32xx	PB21	TIMG8_0_C0	CAN1_TX	UC14_SCL_RX	A1_8				
引脚 84	MSPM0Gx51x	PB22	SPI1_PICO	TIMG8_C1	CAN1_RX	UART6_TX	A1_10			
	MSPM33C32xx	PB22	UC13_0_SDA_TX_PICO	TIMG8_0_C1	CAN1_RX	UC14_SDA_TX	A1_10			
引脚 85	MSPM0Gx51x	PB23	SPI1_SCK	UART6_CTS	A1_11					
	MSPM33C32xx	PB23	UC13_0_SCL_RX_SCK	UC14_CTS	A1_11					
引脚 86	MSPM0Gx51x	PB24	SPI0_CS3	SPI0_CS1	TIMG12_C1	UART6_RTS	A0_5	COMP1_IN1+		
	MSPM33C32xx	PB24	UC2_CS3	UC2_CS3	TIMG12_0_C1	UC14_RTS	A0_5	COMP1_IN1+		
引脚 87	MSPM0Gx51x	PC10	TIMG9_C0	UART6_RX						
	MSPM33C32xx	PC10	TIMG8_1_C0	UC14_SCL_RX						
引脚 88	MSPM0Gx51x	PC11	TIMG9_C1	UART6_TX						
	MSPM33C32xx	PC11	TIMG8_1_C1	UC14_SDA_TX						
引脚 89	MSPM0Gx51x	PC25	TIMG9_IDX	UART6_CTS						
	MSPM33C32xx	PC25	TIMG8_1_IDX	UC14_CTS						
引脚 90	MSPM0Gx51x	PC26	CAN1_TX	UART6_RTS						
	MSPM33C32xx	PC26	CAN1_TX	UC14_RTS						
引脚 91	MSPM0Gx51x	PC27	CAN1_RX							
	MSPM33C32xx	PC27	CAN1_RX							
引脚 92	MSPM0Gx51x	PA23	SPI0_CS3	TIMA0_C3	UART3_CTS	TIMG0_C0	SPI1_CS1	COMP1_IN1-	VREF+	
	MSPM33C32xx	PA23	UC2_CS3	TIMA0_0_C3	UC13_0_CTS_CS0	TIMG4_0_C0	UC13_0_CTS_CS0	COMP1_IN1-	VREF+	
引脚 93	MSPM0Gx51x	PA24	SPI0_CS2	TIMA0_C3N	UART3_RTS	TIMG0_C1	A0_3			
	MSPM33C32xx	PA24	UC2_CS2	TIMA0_0_C3N	UC13_0_RTS_POCI	TIMG4_0_C1	A0_3			

表 3-1. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP100 通用功能 (续)

引脚编号	器件系列	功能映射								
引脚 94	MSPM0Gx51x	PA25	UART3_RX	TIMA0_C1N	A0_2					
	MSPM33C32xx	PA25	UC13_0_SCL_RX_SCK	TIMA0_0_C1N	A0_2					
引脚 95	MSPM0Gx51x	PB25	UART0_CTS	TIMA_FAL0	TIMA_FAL1	TIMA_FAL2	A0_4			
	MSPM33C32xx	PB25	UC1_0_CTS	TIMA0_0_FAL2	TIMA0_0_FAL2	TIMA0_0_FAL2	A0_4			
引脚 96	MSPM0Gx51x	PB26	UART0_RTS	TIMG6_C0	A1_13	COMP1_IN0+				
	MSPM33C32xx	PB26	UC1_0_RTS	TIMG4_2_C0	A1_13	COMP1_IN0+				
引脚 97	MSPM0Gx51x	PB27	TIMG6_C1	A1_14	COMP1_IN0-					
	MSPM33C32xx	PB27	TIMG4_2_C1	A1_14	COMP1_IN0-					
引脚 98	MSPM0Gx51x	PA26	UART3_TX	SPI1_CS0	TIMA_FAL0	CAN0_TX	TIMG7_C0	A0_1	COMP0_IN0+	
	MSPM33C32xx	PA26	UC13_0_SDA_TX_PICO	UC13_0_CTS_CS0	TIMA0_0_FAL0	CAN0_TX	TIMG4_3_C0	A0_1	COMP0_IN0+	
引脚 99	MSPM0Gx51x	PA27	TIMA_FAL2	RTC_OUT	CAN0_RX	TIMG7_C1	A0_0	COMP0_IN0-		
	MSPM33C32xx	PA27	TIMA0_0_FAL2	RTC_OUT	CAN0_RX	TIMG4_3_C1	A0_0	COMP0_IN0-		
引脚 100	MSPM0Gx51x	VCORE								
	MSPM33C32xx	VCORE								

表 3-2. MSPM0Gx51x 和 MSPM33C32xx 之间的 NFBGA100 通用功能

引脚编号	器件系列	功能映射								
引脚 A1	MSPM0Gx51x	VCORE								
	MSPM33C32xx	VCORE								
引脚 A2	MSPM0Gx51x	VSS								
	MSPM33C32xx	VSS								
引脚 A4	MSPM0Gx51x	VDD								
	MSPM33C32xx	VDD								
引脚 A5	MSPM0Gx51x	PA2	TIMG8_C1	SPI0_CS0	SPI2_POCI					
	MSPM33C32xx	PA2	TIMG8_0_C1	UC2_CS0	UC13_1_RTS_POCI					
引脚 A6	MSPM0Gx51x	PA3	TIMG8_C0	SPI0_CS1	I2C1_SDA	TIMA0_C1	COMP0_OUT	UART1_TX	SPI0_CS3	COMP1_OUT
	MSPM33C32xx	PA3	TIMG8_0_C0	UC2_CS1	UC1_1_SDA_TX	TIMA0_0_C1	COMP1_OUT	UC1_1_SDA_TX	UC2_CS1	COMP1_OUT
引脚 A7	MSPM0Gx51x	PA4	SPI0_POCI	I2C1_SCL	TIMA0_C1N	LFCLK_IN	UART1_RX	SPI2_CS0		
	MSPM33C32xx	PA4	UC2_POCI	UC1_1_SCL_RX	TIMA0_0_C1N	LFCLK_IN	UC1_1_SCL_RX	UC13_1_CTS_CS0		

表 3-2. MSPM0Gx51x 和 MSPM33C32xx 之间的 NFBGA100 通用功能（续）

引脚编号	器件系列	功能映射							
引脚 A8	MSPM0Gx51x	PA5	SPI0_PICO	TIMG0_C0	TIMG6_C0				
	MSPM33C32xx	PA5	UC2_PICO	TIMG4_0_C0	TIMG4_2_C0				
引脚 A9	MSPM0Gx51x	PA6	SPI0_SCK	TIMG0_C1	HFCLK_IN	TIMG6_C1	TIMA0_C2N		
	MSPM33C32xx	PA6	UC2_SCK	TIMG4_0_C1	HFCLK_IN	TIMG4_2_C1	TIMA0_0_C2N		
引脚 A10	MSPM0Gx51x	PB31	SPI1_SCK	TIMG8_IDX	TIMA0_C1N	UART5_RTS	TIMG9_IDX		
	MSPM33C32xx	PB31	UC13_0_SCL_RX_SCK	TIMG8_0_IDX	TIMA0_0_C1N	UC13_3_RTS_POCI	TIMG8_1_IDX		
引脚 B1	MSPM0Gx51x	PB26	UART0_RTS	TIMG6_C0	A1_13	COMP1_IN0+			
	MSPM33C32xx	PB26	UC1_0_RTS	TIMG4_2_C0	A1_13	COMP1_IN0+			
引脚 B2	MSPM0Gx51x	PA27	TIMA_FAL2	RTC_OUT	CAN0_RX	TIMG7_C1	A0_0	COMP0_IN0-	
	MSPM33C32xx	PA27	TIMA0_0_FAL2	RTC_OUT	CAN0_RX	TIMG4_3_C1	A0_0	COMP0_IN0-	
引脚 B3	MSPM0Gx51x	PA29	I2C1_SCL	UART7_RTS	TIMG6_C0	UART5_RTS	I2C2_SCL		
	MSPM33C32xx	PA29	UC1_1_SCL_RX	UC12_RTS	TIMG4_2_C0	UC13_3_RTS_POCI	UC15_1_SCL		
引脚 B4	MSPM0Gx51x	NRST							
	MSPM33C32xx	NRST							
引脚 B5	MSPM0Gx51x	PC15							
	MSPM33C32xx	PC15							
引脚 B6	MSPM0Gx51x	PC14	SPI2_SCK						
	MSPM33C32xx	PC14	UC13_1_SCL_RX_SCK						
引脚 B7	MSPM0Gx51x	PA7	COMP0_OUT	CLK_OUT	TIMA0_C2	TIMG7_C1			
	MSPM33C32xx	PA7	COMP0_OUT	CLK_OUT	TIMA0_0_C2	TIMG4_3_C1			
引脚 B8	MSPM0Gx51x	PB5	UART1_RX	UART3_RTS	TIMA0_C2N	SPI2_POCI			
	MSPM33C32xx	PB5	UC1_1_SCL_RX	UC13_0_RTS_POCI	TIMA0_0_C2N	UC13_1_RTS_POCI			
引脚 B9	MSPM0Gx51x	PB29	SPI1_POCI	TIMA0_C0N	UART5_TX	TIMG9_C0			
	MSPM33C32xx	PB29	UC13_0_RTS_POCI	TIMA0_0_C0N	UC13_3_SDA_TX_PICO	TIMG8_1_C0			
引脚 B10	MSPM0Gx51x	PC17							
	MSPM33C32xx	PC17							
引脚 C1	MSPM0Gx51x	PB25	UART0_CTS	TIMA_FAL0	TIMA_FAL1	TIMA_FAL2	A0_4		
	MSPM33C32xx	PB25	UC1_0_CTS	TIMA0_0_FAL2	TIMA0_0_FAL2	TIMA0_0_FAL2	A0_4		

表 3-2. MSPM0Gx51x 和 MSPM33C32xx 之间的 NFBGA100 通用功能（续）

引脚编号	器件系列	功能映射							
引脚 C2	MSPM0Gx51x	PA26	UART3_TX	SPI1_CS0	TIMA_FAL0	CAN0_TX	TIMG7_C0	A0_1	COMP0_IN0+
	MSPM33C32xx	PA26	UC13_0_SDA_TX_PICO	UC13_0_CTS_CS0	TIMA0_0_FAL0	CAN0_TX	TIMG4_3_C0	A0_1	COMP0_IN0+
引脚 C3	MSPM0Gx51x	PA28	UART0_TX	I2C0_SDA	TIMA_FAL0	UART5_CTS	I2C0_SDA		
	MSPM33C32xx	PA28	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL0	UC13_3_CTS_CS0	UC15_0_SDA		
引脚 C4	MSPM0Gx51x	PA1	UART0_RX	I2C0_SCL	TIMA0_C1	TIMG8_IDX	UART5_TX	I2C0_SCL	
	MSPM33C32xx	PA1	UC1_0_SCL_RX	UC1_0_SCL_RX	TIMA0_0_C1	TIMG8_0_IDX	UC13_3_SDA_TX_PICO	UC15_0_SCL	
引脚 C5	MSPM0Gx51x	PC12							
	MSPM33C32xx	PC12							
引脚 C6	MSPM0Gx51x	PB0	UART0_TX						
	MSPM33C32xx	PB0	UC1_0_SDA_TX						
引脚 C7	MSPM0Gx51x	PB1	UART0_RX						
	MSPM33C32xx	PB1	UC1_0_SCL_RX						
引脚 C8	MSPM0Gx51x	PB2	I2C1_SCL	TIMA0_C3	TIMG6_C0				
	MSPM33C32xx	PB2	UC1_1_SCL_RX	TIMA0_0_C3	TIMG4_2_C0				
引脚 C9	MSPM0Gx51x	PA9	UART1_RX	SPI0_PICO	TIMA0_C0N	CLK_OUT	RTC_OUT	UART0_CTS	
	MSPM33C32xx	PA9	UC1_1_SCL_RX	UC2_PICO	TIMA0_0_C0N	CLK_OUT	RTC_OUT	UC1_0_CTS	
引脚 C10	MSPM0Gx51x	PC18							
	MSPM33C32xx	PC18							
引脚 D1	MSPM0Gx51x	PA25	UART3_RX	TIMA0_C1N	A0_2				
	MSPM33C32xx	PA25	UC13_0_SCL_RX_SCK	TIMA0_0_C1N	A0_2				
引脚 D2	MSPM0Gx51x	PB27	TIMG6_C1	A1_14	COMP1_IN0-				
	MSPM33C32xx	PB27	TIMG4_2_C1	A1_14	COMP1_IN0-				
引脚 D3	MSPM0Gx51x	PA0	UART0_TX	I2C0_SDA	TIMA_FAL1	UART5_RX	I2C0_SDA		
	MSPM33C32xx	PA0	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL1	UC13_3_SCL_RX_SCK	UC15_0_SDA		
引脚 D4	MSPM0Gx51x	PA30	I2C1_SDA	UART7_CTS	TIMG6_C1	I2C2_SDA			
	MSPM33C32xx	PA30	UC1_1_SDA_TX	UC12_CTS	TIMG4_2_C1	UC15_1_SDA			

表 3-2. MSPM0Gx51x 和 MSPM33C32xx 之间的 NFBGA100 通用功能（续）

引脚编号	器件系列	功能映射								
引脚 D5	MSPM0Gx51x	PC13	SPI2_PICO							
	MSPM33C32xx	PC13	UC13_1_SDA_TX_PICO							
引脚 D6	MSPM0Gx51x	PC28	UART5_RX							
	MSPM33C32xx	PC28	UC13_3_SCL_RX_SCK							
引脚 D7	MSPM0Gx51x	PB30	SPI1_PICO	TIMA0_C1	UART5_CTS	TIMG9_C1				
	MSPM33C32xx	PB30	UC13_0_SDA_TX_PICO	TIMA0_0_C1	UC13_3_CTS_CS0	TIMG8_1_C1				
引脚 D8	MSPM0Gx51x	PB3	I2C1_SDA	TIMA0_C3N	TIMG6_C1					
	MSPM33C32xx	PB3	UC1_1_SDA_TX	TIMA0_0_C3N	TIMG4_2_C1					
引脚 D9	MSPM0Gx51x	PB4	UART1_TX	UART3_CTS	TIMA0_C2	SPI2_PICO				
	MSPM33C32xx	PB4	UC1_1_SDA_TX	UC13_0_CTS_CS0	TIMA0_0_C2	UC13_1_SDA_TX_PICO				
引脚 D10	MSPM0Gx51x	PA8	UART1_TX	TIMA0_C0	UART0_RTS					
	MSPM33C32xx	PA8	UC1_1_SDA_TX	TIMA0_0_C0	UC1_0_RTS					
引脚 E1	MSPM0Gx51x	PA23	SPI0_CS3	TIMA0_C3	UART3_CTS	TIMG0_C0	SPI1_CS1	COMP1_IN1-	VREF+	
	MSPM33C32xx	PA23	UC2_CS3	TIMA0_0_C3	UC13_0_CTS_CS0	TIMG4_0_C0	UC13_0_CTS_CS0	COMP1_IN1-	VREF+	
引脚 E2	MSPM0Gx51x	PA24	SPI0_CS2	TIMA0_C3N	UART3_RTS	TIMG0_C1	A0_3			
	MSPM33C32xx	PA24	UC2_CS2	TIMA0_0_C3N	UC13_0_RTS_POCI	TIMG4_0_C1	A0_3			
引脚 E3	MSPM0Gx51x	PC27	CAN1_RX							
	MSPM33C32xx	PC27	CAN1_RX							
引脚 E4	MSPM0Gx51x	PC25	TIMG9_IDX	UART6_CTS						
	MSPM33C32xx	PC25	TIMG8_1_IDX	UC14_CTS						
引脚 E5	MSPM0Gx51x	PC11	TIMG9_C1	UART6_TX						
	MSPM33C32xx	PC11	TIMG8_1_C1	UC14_SDA_TX						
引脚 E6	MSPM0Gx51x	PC16								
	MSPM33C32xx	PC16								
引脚 E7	MSPM0Gx51x	PA10	UART0_TX	SPI0_POCI	I2C0_SDA	TIMA0_C2	TIMG12_C0	SPI2_SCK	I2C0_SDA	
	MSPM33C32xx	PA10	UC1_0_SDA_TX	UC2_POCI	UC1_0_SDA_TX	TIMA0_0_C2	TIMG12_0_C0	UC13_1_SCL_RX_SCK	UC15_0_SDA	

表 3-2. MSPM0Gx51x 和 MSPM33C32xx 之间的 NFBGA100 通用功能（续）

引脚编号	器件系列	功能映射							
引脚 E8	MSPM0Gx51x	PB28	SPI1_CS0	TIMA0_C0	UART5_RX				
	MSPM33C32xx	PB28	UC13_0_CTS_CS0	TIMA0_0_C0	UC13_3_SCL_RX_SCK				
引脚 E9	MSPM0Gx51x	PA11	UART0_RX	SPI0_SCK	I2C0_SCL	TIMA0_C2N	COMP0_OUT	I2C0_SCL	
	MSPM33C32xx	PA11	UC1_0_SCL_RX	UC2_SCK	UC1_0_SCL_RX	TIMA0_0_C2N	COMP0_OUT	UC15_0_SCL	
引脚 E10	MSPM0Gx51x	PB6	UART1_TX	UART7_CTS	SPI0_CS1	TIMG6_C0			
	MSPM33C32xx	PB6	UC1_1_SDA_TX	UC12_CTS	UC2_CS1	TIMG4_2_C0			
引脚 F1	MSPM0Gx51x	PC26	CAN1_TX	UART6_RTS					
	MSPM33C32xx	PC26	CAN1_TX	UC14_RTS					
引脚 F2	MSPM0Gx51x	PB24	SPI0_CS3	SPI0_CS1	TIMG12_C1	UART6_RTS	A0_5	COMP1_IN1+	
	MSPM33C32xx	PB24	UC2_CS3	UC2_CS3	TIMG12_0_C1	UC14_RTS	A0_5	COMP1_IN1+	
引脚 F3	MSPM0Gx51x	PB20	SPI0_CS2	TIMG12_C0	TIMA0_C1	A0_6			
	MSPM33C32xx	PB20	UC2_CS2	TIMG12_0_C0	TIMA0_0_C1	A0_6			
引脚 F4	MSPM0Gx51x	PC9	UART3_RTS	TIMA0_C1N					
	MSPM33C32xx	PC9	UC13_0_RTS_POCI	TIMA0_0_C1N					
引脚 F5	MSPM0Gx51x	PC10	TIMG9_C0	UART6_RX					
	MSPM33C32xx	PC10	TIMG8_1_C0	UC14_SCL_RX					
引脚 F6	MSPM0Gx51x	PC29	UART5_TX						
	MSPM33C32xx	PC29	UC13_3_SDA_TX_PICO						
引脚 F7	MSPM0Gx51x	PC19							
	MSPM33C32xx	PC19							
引脚 F8	MSPM0Gx51x	PB7	UART1_RX	SPI1_POCI	UART7_RTS	TIMG9_C0	TIMG6_C1		
	MSPM33C32xx	PB7	UC1_1_SCL_RX	UC13_0_RTS_POCI	UC12_RTS	TIMG8_1_C0	TIMG4_2_C1		
引脚 F9	MSPM0Gx51x	PB8	UART1_CTS	SPI1_PICO	I2C2_SCL	COMP0_OUT	TIMG9_IDX	COMP1_OUT	
	MSPM33C32xx	PB8	UC1_1_CTS	UC13_0_SDA_TX_PICO	UC13_0_SCL_RX_SCK	COMP1_OUT	TIMG8_1_IDX	COMP1_OUT	
引脚 F10	MSPM0Gx51x	PB10	TIMG0_C0	UART4_TX	TIMG6_C0				
	MSPM33C32xx	PB10	TIMG4_0_C0	UC13_2_SDA_TX_PICO	TIMG4_2_C0				

表 3-2. MSPM0Gx51x 和 MSPM33C32xx 之间的 NFBGA100 通用功能（续）

引脚编号	器件系列	功能映射							
引脚 G1	MSPM0Gx51x	PB23	SPI1_SCK	UART6_CTS	A1_11				
	MSPM33C32xx	PB23	UC13_0_SCL_RX_SCK	UC14_CTS	A1_11				
引脚 G2	MSPM0Gx51x	PB21	TIMG8_C0	CAN1_TX	UART6_RX	A1_8			
	MSPM33C32xx	PB21	TIMG8_0_C0	CAN1_TX	UC14_SCL_RX	A1_8			
引脚 G3	MSPM0Gx51x	PC7	UART3_RX	SPI0_CS0	TIMA0_C0N				
	MSPM33C32xx	PC7	UC13_0_SCL_RX_SCK	UC2_CS0	TIMA0_0_C0N				
引脚 G4	MSPM0Gx51x	PC8	UART3_CTS	SPI1_CS2	TIMA0_C1				
	MSPM33C32xx	PC8	UC13_0_CTS_CS0	UC13_0_CTS_CS0	TIMA0_0_C1				
引脚 G5	MSPM0Gx51x	PC5	TIMA0_C1N						
	MSPM33C32xx	PC5	TIMA0_0_C1N						
引脚 G6	MSPM0Gx51x	PC4	TIMA0_C1						
	MSPM33C32xx	PC4	TIMA0_0_C1						
引脚 G7	MSPM0Gx51x	PB9	UART1_RTS	SPI1_SCK	I2C2_SDA	TIMA0_C0N	TIMG9_C1		
	MSPM33C32xx	PB9	UC1_1_RTS	UC13_0_SCL_RX_SCK	UC13_0_SDA_TX_PICO	TIMA0_0_C0N	TIMG8_1_C1		
引脚 G8	MSPM0Gx51x	PB15	UART7_TX	TIMG8_C0	TIMG7_C0				
	MSPM33C32xx	PB15	UC12_TX	TIMG8_0_C0	TIMG4_3_C0				
引脚 G9	MSPM0Gx51x	PB11	TIMG0_C1	CLK_OUT	UART4_RX	TIMG6_C1			
	MSPM33C32xx	PB11	TIMG4_0_C1	CLK_OUT	UC13_2_SCL_RX_SCK	TIMG4_2_C1			
引脚 G10	MSPM0Gx51x	PB12	UART3_TX	TIMA_FAL1	UART4_CTS				
	MSPM33C32xx	PB12	UC13_0_SDA_TX_PICO	TIMA0_0_FAL1	UC13_2_CTS_CS0				
引脚 H1	MSPM0Gx51x	PB22	SPI1_PICO	TIMG8_C1	CAN1_RX	UART6_TX	A1_10		
	MSPM33C32xx	PB22	UC13_0_SDA_TX_PICO	TIMG8_0_C1	CAN1_RX	UC14_SDA_TX	A1_10		
引脚 H2	MSPM0Gx51x	PA22	UART1_RTS	TIMA0_C0N	CLK_OUT	TIMG6_C1	A0_7		
	MSPM33C32xx	PA22	UC1_1_RTS	TIMA0_0_C0N	CLK_OUT	TIMG4_2_C1	A0_7		
引脚 H3	MSPM0Gx51x	PC6	UART3_TX	SPI0_CS1	TIMA0_C0				
	MSPM33C32xx	PC6	UC13_0_SDA_TX_PICO	UC2_CS1	TIMA0_0_C0				

表 3-2. MSPM0Gx51x 和 MSPM33C32xx 之间的 NFBGA100 通用功能 (续)

引脚编号	器件系列	功能映射							
引脚 H4	MSPM0Gx51x	PC3	I2C2_SDA	TIMA0_C0N					
	MSPM33C32xx	PC3	UC13_0_SDA_TX_PICO	TIMA0_0_C0N					
引脚 H5	MSPM0Gx51x	PC2	I2C2_SCL	SPI1_CS0	TIMA0_C0				
	MSPM33C32xx	PC2	UC13_0_SCL_RX_SCK	UC13_0_CTS_CS0	TIMA0_0_C0				
引脚 H6	MSPM0Gx51x	PC21	CAN1_TX						
	MSPM33C32xx	PC21	CAN1_TX						
引脚 H7	MSPM0Gx51x	PA16	SPI1_POCI	I2C1_SDA	TIMA0_C2N	FCC_IN	A1_1	I2C2_SDA	
	MSPM33C32xx	PA16	UC13_0_RTS_POCI	UC1_1_SDA_TX	TIMA0_0_C2N	FCC_IN	A1_1	UC15_1_SDA	
引脚 H8	MSPM0Gx51x	PC1	TIMG8_C1	TIMA0_C2N					
	MSPM33C32xx	PC1	TIMG8_0_C1	TIMA0_0_C2N					
引脚 H9	MSPM0Gx51x	PC20							
	MSPM33C32xx	PC20							
引脚 H10	MSPM0Gx51x	PB13	UART3_RX	TIMG12_C0	TIMA0_C1N	UART4_RTS			
	MSPM33C32xx	PB13	UC13_0_SCL_RX_SCK	TIMG12_0_C0	TIMA0_0_C1N	UC13_2_RTS_POCI			
引脚 J1	MSPM0Gx51x	PB19	SPI0_POCI	UART0_CTS	TIMG7_C1	A1_6			
	MSPM33C32xx	PB19	UC2_POCI	UC1_0_CTS	TIMG4_3_C1	A1_6			
引脚 J2	MSPM0Gx51x	PA21	UART1_CTS	TIMA0_C0	TIMG6_C0	A1_7	VREF-		
	MSPM33C32xx	PA21	UC1_1_CTS	TIMA0_0_C0	TIMG4_2_C0	A1_7	VREF-		
引脚 J3	MSPM0Gx51x	PA20	SWCLK	A0_14					
	MSPM33C32xx	PA20	SWCLK	A0_16					
引脚 J4	MSPM0Gx51x	PA19	SWDIO	A0_13					
	MSPM33C32xx	PA19	SWDIO	A0_15					
引脚 J5	MSPM0Gx51x	PC24							
	MSPM33C32xx	PC24							
引脚 J6	MSPM0Gx51x	PC23							
	MSPM33C32xx	PC23							
引脚 J7	MSPM0Gx51x	PC0	TIMG8_C0	TIMA0_C2					
	MSPM33C32xx	PC0	TIMG8_0_C0	TIMA0_0_C2					

表 3-2. MSPM0Gx51x 和 MSPM33C32xx 之间的 NFBGA100 通用功能（续）

引脚编号	器件系列	功能映射								
引脚 J8	MSPM0Gx51x	PB16	UART7_RX	TIMG8_C1	TIMG7_C1					
	MSPM33C32xx	PB16	UC12_RX	TIMG8_0_C1	TIMG4_3_C1					
引脚 J9	MSPM0Gx51x	PB14	SPI1_POCI	TIMG12_C1	TIMA0_C0	TIMG8_IDX				
	MSPM33C32xx	PB14	UC13_0_RTS_POCI	TIMG12_0_C1	TIMA0_0_C0	TIMG8_0_IDX				
引脚 J10	MSPM0Gx51x	PA12	UART3_CTS	FCC_IN	TIMG0_C0	SPI1_CS1	CAN0_TX	A0_8		
	MSPM33C32xx	PA12	UC13_0_CTS_CS0	FCC_IN	TIMG4_0_C0	UC13_0_CTS_CS0	CAN0_TX	A0_8		
引脚 K1	MSPM0Gx51x	PB18	SPI0_SCK	TIMA0_C2N	A1_5	COMP1_IN2+				
	MSPM33C32xx	PB18	UC2_SCK	TIMA0_0_C2N	A1_5	COMP1_IN2+				
引脚 K2	MSPM0Gx51x	PB17	SPI0_PICO	TIMA0_C2	A1_4	COMP1_IN2-				
	MSPM33C32xx	PB17	UC2_PICO	TIMA0_0_C2	A1_4	COMP1_IN2-				
引脚 K3	MSPM0Gx51x	PA18	UART1_RX	SPI1_PICO	TIMA0_C3N	A1_3	COMP0_IN1+			
	MSPM33C32xx	PA18	UC1_1_SCL_RX	UC13_0_SDA_TX_PICO	TIMA0_0_C3N	A1_3	COMP0_IN1+			
引脚 K4	MSPM0Gx51x	PA17	UART1_TX	SPI1_SCK	TIMA0_C3	TIMG7_C0	A1_2	COMP0_IN1-		
	MSPM33C32xx	PA17	UC1_1_SDA_TX	UC13_0_SCL_RX_SCK	TIMA0_0_C3	TIMG4_3_C0	A1_2	COMP0_IN1-		
引脚 K5	MSPM0Gx51x	PC22	CAN1_RX							
	MSPM33C32xx	PC22	CAN1_RX							
引脚 K6	MSPM0Gx51x	VDD								
	MSPM33C32xx	VDD								
引脚 K7	MSPM0Gx51x	PA15	UART0_RTS	I2C1_SCL	TIMA0_C2	TIMG8_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	I2C2_SCL
	MSPM33C32xx	PA15	UC1_0_RTS	UC1_1_SCL_RX	TIMA0_0_C2	TIMG8_0_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	UC15_1_SCL
引脚 K8	MSPM0Gx51x	PA14	UART0_CTS	UART3_TX	CLK_OUT	UART7_RX	A0_12	COMP0_IN2+		
	MSPM33C32xx	PA14	UC1_0_CTS	UC13_0_SDA_TX_PICO	CLK_OUT	UC12_RX	A0_12	COMP0_IN2+		
引脚 K9	MSPM0Gx51x	VSS								
	MSPM33C32xx	VSS								
引脚 K10	MSPM0Gx51x	PA13	UART3_RTS	UART3_RX	TIMG0_C1	UART7_TX	CAN0_RX	A0_9	COMP0_IN2-	
	MSPM33C32xx	PA13	UC13_0_RTS_POCI	UC13_0_SCL_RX_SCK	TIMG4_0_C1	UC12_TX	CAN0_RX	A0_9	COMP0_IN2-	

表 3-3. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP80 通用功能

引脚编号	器件系列	功能映射								
引脚 1	MSPM0Gx51x	PA0	UART0_TX	I2C0_SDA	TIMA_FAL1	UART5_RX	I2C0_SDA			
	MSPM33C32xx	PA0	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL1	UC13_3_SCL_RX_SCK	UC15_0_SDA			
引脚 2	MSPM0Gx51x	PA1	UART0_RX	I2C0_SCL	TIMA0_C1	TIMG8_IDX	UART5_TX	I2C0_SCL		
	MSPM33C32xx	PA1	UC1_0_SCL_RX	UC1_0_SCL_RX	TIMA0_0_C1	TIMG8_0_IDX	UC13_3_SDA_TX_PICO	UC15_0_SCL		
引脚 3	MSPM0Gx51x	PA28	UART0_TX	I2C0_SDA	TIMA_FAL0	UART5_CTS	I2C0_SDA			
	MSPM33C32xx	PA28	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL0	UC13_3_CTS_CS0	UC15_0_SDA			
引脚 4	MSPM0Gx51x	PA29	I2C1_SCL	UART7_RTS	TIMG6_C0	UART5_RTS	I2C2_SCL			
	MSPM33C32xx	PA29	UC1_1_SCL_RX	UC12_RTS	TIMG4_2_C0	UC13_3_RTS_POCI	UC15_1_SCL			
引脚 5	MSPM0Gx51x	PA30	I2C1_SDA	UART7_CTS	TIMG6_C1	I2C2_SDA				
	MSPM33C32xx	PA30	UC1_1_SDA_TX	UC12_CTS	TIMG4_2_C1	UC15_1_SDA				
引脚 6	MSPM0Gx51x	NRST								
	MSPM33C32xx	NRST								
引脚 8	MSPM0Gx51x	VDD								
	MSPM33C32xx	VDD								
引脚 9	MSPM0Gx51x	VSS								
	MSPM33C32xx	VSS								
引脚 10	MSPM0Gx51x	PA2	TIMG8_C1	SPI0_CS0	SPI2_POCI					
	MSPM33C32xx	PA2	TIMG8_0_C1	UC2_CS0	UC13_1_RTS_POCI					
引脚 11	MSPM0Gx51x	PA3	TIMG8_C0	SPI0_CS1	I2C1_SDA	TIMA0_C1	COMP0_OUT	UART1_TX	SPI0_CS3	COMP1_OUT
	MSPM33C32xx	PA3	TIMG8_0_C0	UC2_CS1	UC1_1_SDA_TX	TIMA0_0_C1	COMP1_OUT	UC1_1_SDA_TX	UC2_CS1	COMP1_OUT
引脚 12	MSPM0Gx51x	PA4	SPI0_POCI	I2C1_SCL	TIMA0_C1N	LFCLK_IN	UART1_RX	SPI2_CS0		
	MSPM33C32xx	PA4	UC2_POCI	UC1_1_SCL_RX	TIMA0_0_C1N	LFCLK_IN	UC1_1_SCL_RX	UC13_1_CTS_CS0		
引脚 13	MSPM0Gx51x	PA5	SPI0_PICO	TIMG0_C0	TIMG6_C0					
	MSPM33C32xx	PA5	UC2_PICO	TIMG4_0_C0	TIMG4_2_C0					
引脚 14	MSPM0Gx51x	PA6	SPI0_SCK	TIMG0_C1	HFCLK_IN	TIMG6_C1	TIMA0_C2N			
	MSPM33C32xx	PA6	UC2_SCK	TIMG4_0_C1	HFCLK_IN	TIMG4_2_C1	TIMA0_0_C2N			

表 3-3. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP80 通用功能 (续)

引脚编号	器件系列	功能映射							
引脚 15	MSPM0Gx51x	PB0	UART0_TX						
	MSPM33C32xx	PB0	UC1_0_SDA_TX						
引脚 16	MSPM0Gx51x	PB1	UART0_RX						
	MSPM33C32xx	PB1	UC1_0_SCL_RX						
引脚 17	MSPM0Gx51x	PA7	COMP0_OUT	CLK_OUT	TIMA0_C2	TIMG7_C1			
	MSPM33C32xx	PA7	COMP0_OUT	CLK_OUT	TIMA0_0_C2	TIMG4_3_C1			
引脚 18	MSPM0Gx51x	PB2	I2C1_SCL	TIMA0_C3	TIMG6_C0				
	MSPM33C32xx	PB2	UC1_1_SCL_RX	TIMA0_0_C3	TIMG4_2_C0				
引脚 19	MSPM0Gx51x	PB3	I2C1_SDA	TIMA0_C3N	TIMG6_C1				
	MSPM33C32xx	PB3	UC1_1_SDA_TX	TIMA0_0_C3N	TIMG4_2_C1				
引脚 20	MSPM0Gx51x	PB4	UART1_TX	UART3_CTS	TIMA0_C2	SPI2_PICO			
	MSPM33C32xx	PB4	UC1_1_SDA_TX	UC13_0_CTS_CS0	TIMA0_0_C2	UC13_1_SDA_TX_PICO			
引脚 21	MSPM0Gx51x	PB5	UART1_RX	UART3_RTS	TIMA0_C2N	SPI2_POCI			
	MSPM33C32xx	PB5	UC1_1_SCL_RX	UC13_0_RTS_POCI	TIMA0_0_C2N	UC13_1_RTS_POCI			
引脚 22	MSPM0Gx51x	PA8	UART1_TX	TIMA0_C0	UART0_RTS				
	MSPM33C32xx	PA8	UC1_1_SDA_TX	TIMA0_0_C0	UC1_0_RTS				
引脚 23	MSPM0Gx51x	PA9	UART1_RX	SPI0_PICO	TIMA0_C0N	CLK_OUT	RTC_OUT	UART0_CTS	
	MSPM33C32xx	PA9	UC1_1_SCL_RX	UC2_PICO	TIMA0_0_C0N	CLK_OUT	RTC_OUT	UC1_0_CTS	
引脚 24	MSPM0Gx51x	PB28	SPI1_CS0	TIMA0_C0	UART5_RX				
	MSPM33C32xx	PB28	UC13_0_CTS_CS0	TIMA0_0_C0	UC13_3_SCL_RX_SCK				
引脚 25	MSPM0Gx51x	PB29	SPI1_POCI	TIMA0_C0N	UART5_TX	TIMG9_C0			
	MSPM33C32xx	PB29	UC13_0_RTS_POCI	TIMA0_0_C0N	UC13_3_SDA_TX_PICO	TIMG8_1_C0			
引脚 26	MSPM0Gx51x	PB30	SPI1_PICO	TIMA0_C1	UART5_CTS	TIMG9_C1			
	MSPM33C32xx	PB30	UC13_0_SDA_TX_PICO	TIMA0_0_C1	UC13_3_CTS_CS0	TIMG8_1_C1			

表 3-3. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP80 通用功能 (续)

引脚编号	器件系列	功能映射							
引脚 27	MSPM0Gx51x	PB31	SPI1_SCK	TIMG8_IDX	TIMA0_C1N	UART5_RTS	TIMG9_IDX		
	MSPM33C32xx	PB31	UC13_0_SCL_RX_SCK	TIMG8_0_IDX	TIMA0_0_C1N	UC13_3_RTS_POCI	TIMG8_1_IDX		
引脚 28	MSPM0Gx51x	PA10	UART0_TX	SPI0_POCI	I2C0_SDA	TIMA0_C2	TIMG12_C0	SPI2_SCK	I2C0_SDA
	MSPM33C32xx	PA10	UC1_0_SDA_TX	UC2_POCI	UC1_0_SDA_TX	TIMA0_0_C2	TIMG12_0_C0	UC13_1_SCL_RX_SCK	UC15_0_SDA
引脚 29	MSPM0Gx51x	PA11	UART0_RX	SPI0_SCK	I2C0_SCL	TIMA0_C2N	COMP0_OUT	I2C0_SCL	
	MSPM33C32xx	PA11	UC1_0_SCL_RX	UC2_SCK	UC1_0_SCL_RX	TIMA0_0_C2N	COMP0_OUT	UC15_0_SCL	
引脚 30	MSPM0Gx51x	PB6	UART1_TX	UART7_CTS	SPI0_CS1	TIMG6_C0			
	MSPM33C32xx	PB6	UC1_1_SDA_TX	UC12_CTS	UC2_CS1	TIMG4_2_C0			
引脚 31	MSPM0Gx51x	PB7	UART1_RX	SPI1_POCI	UART7_RTS	TIMG9_C0	TIMG6_C1		
	MSPM33C32xx	PB7	UC1_1_SCL_RX	UC13_0_RTS_POCI	UC12_RTS	TIMG8_1_C0	TIMG4_2_C1		
引脚 32	MSPM0Gx51x	PB8	UART1_CTS	SPI1_PICO	I2C2_SCL	COMP0_OUT	TIMG9_IDX	COMP1_OUT	
	MSPM33C32xx	PB8	UC1_1_CTS	UC13_0_SDA_TX_PICO	UC13_0_SCL_RX_SCK	COMP1_OUT	TIMG8_1_IDX	COMP1_OUT	
引脚 33	MSPM0Gx51x	PB9	UART1_RTS	SPI1_SCK	I2C2_SDA	TIMA0_C0N	TIMG9_C1		
	MSPM33C32xx	PB9	UC1_1_RTS	UC13_0_SCL_RX_SCK	UC13_0_SDA_TX_PICO	TIMA0_0_C0N	TIMG8_1_C1		
引脚 34	MSPM0Gx51x	PB10	TIMG0_C0	UART4_TX	TIMG6_C0				
	MSPM33C32xx	PB10	TIMG4_0_C0	UC13_2_SDA_TX_PICO	TIMG4_2_C0				
引脚 35	MSPM0Gx51x	PB11	TIMG0_C1	CLK_OUT	UART4_RX	TIMG6_C1			
	MSPM33C32xx	PB11	TIMG4_0_C1	CLK_OUT	UC13_2_SCL_RX_SCK	TIMG4_2_C1			
引脚 36	MSPM0Gx51x	PB12	UART3_TX	TIMA_FAL1	UART4_CTS				
	MSPM33C32xx	PB12	UC13_0_SDA_TX_PICO	TIMA0_0_FAL1	UC13_2_CTS_CS0				
引脚 37	MSPM0Gx51x	PB13	UART3_RX	TIMG12_C0	TIMA0_C1N	UART4_RTS			
	MSPM33C32xx	PB13	UC13_0_SCL_RX_SCK	TIMG12_0_C0	TIMA0_0_C1N	UC13_2_RTS_POCI			
引脚 38	MSPM0Gx51x	PB14	SPI1_POCI	TIMG12_C1	TIMA0_C0	TIMG8_IDX			
	MSPM33C32xx	PB14	UC13_0_RTS_POCI	TIMG12_0_C1	TIMA0_0_C0	TIMG8_0_IDX			

表 3-3. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP80 通用功能 (续)

引脚编号	器件系列	功能映射								
引脚 39	MSPM0Gx51x	PB15	UART7_TX	TIMG8_C0	TIMG7_C0					
	MSPM33C32xx	PB15	UC12_TX	TIMG8_0_C0	TIMG4_3_C0					
引脚 40	MSPM0Gx51x	PB16	UART7_RX	TIMG8_C1	TIMG7_C1					
	MSPM33C32xx	PB16	UC12_RX	TIMG8_0_C1	TIMG4_3_C1					
引脚 41	MSPM0Gx51x	PA12	UART3_CTS	FCC_IN	TIMG0_C0	SPI1_CS1	CAN0_TX	A0_8		
	MSPM33C32xx	PA12	UC13_0_CTS_CS0	FCC_IN	TIMG4_0_C0	UC13_0_CTS_CS0	CAN0_TX	A0_8		
引脚 42	MSPM0Gx51x	PA13	UART3_RTS	UART3_RX	TIMG0_C1	UART7_TX	CAN0_RX	A0_9	COMP0_IN2-	
	MSPM33C32xx	PA13	UC13_0_RTS_POCI	UC13_0_SCL_RX_SCK	TIMG4_0_C1	UC12_TX	CAN0_RX	A0_9	COMP0_IN2-	
引脚 43	MSPM0Gx51x	PA14	UART0_CTS	UART3_TX	CLK_OUT	UART7_RX	A0_12	COMP0_IN2+		
	MSPM33C32xx	PA14	UC1_0_CTS	UC13_0_SDA_TX_PICO	CLK_OUT	UC12_RX	A0_12	COMP0_IN2+		
引脚 44	MSPM0Gx51x	PA15	UART0_RTS	I2C1_SCL	TIMA0_C2	TIMG8_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	I2C2_SCL
	MSPM33C32xx	PA15	UC1_0_RTS	UC1_1_SCL_RX	TIMA0_0_C2	TIMG8_0_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	UC15_1_SCL
引脚 45	MSPM0Gx51x	PA16	SPI1_POCI	I2C1_SDA	TIMA0_C2N	FCC_IN	A1_1	I2C2_SDA		
	MSPM33C32xx	PA16	UC13_0_RTS_POCI	UC1_1_SDA_TX	TIMA0_0_C2N	FCC_IN	A1_1	UC15_1_SDA		
引脚 46	MSPM0Gx51x	PC0	TIMG8_C0	TIMA0_C2						
	MSPM33C32xx	PC0	TIMG8_0_C0	TIMA0_0_C2						
引脚 47	MSPM0Gx51x	PC1	TIMG8_C1	TIMA0_C2N						
	MSPM33C32xx	PC1	TIMG8_0_C1	TIMA0_0_C2N						
引脚 48	MSPM0Gx51x	VSS								
	MSPM33C32xx	VSS								
引脚 49	MSPM0Gx51x	VDD								
	MSPM33C32xx	VDD								
引脚 50	MSPM0Gx51x	PC2	I2C2_SCL	SPI1_CS0	TIMA0_C0					
	MSPM33C32xx	PC2	UC13_0_SCL_RX_SCK	UC13_0_CTS_CS0	TIMA0_0_C0					
引脚 51	MSPM0Gx51x	PC3	I2C2_SDA	TIMA0_C0N						
	MSPM33C32xx	PC3	UC13_0_SDA_TX_PICO	TIMA0_0_C0N						

表 3-3. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP80 通用功能 (续)

引脚编号	器件系列	功能映射							
引脚 52	MSPM0Gx51x	PC4	TIMA0_C1						
	MSPM33C32xx	PC4	TIMA0_0_C1						
引脚 53	MSPM0Gx51x	PC5	TIMA0_C1N						
	MSPM33C32xx	PC5	TIMA0_0_C1N						
引脚 54	MSPM0Gx51x	PA17	UART1_TX	SPI1_SCK	TIMA0_C3	TIMG7_C0	A1_2	COMP0_IN1-	
	MSPM33C32xx	PA17	UC1_1_SDA_TX	UC13_0_SCL_RX_SCK	TIMA0_0_C3	TIMG4_3_C0	A1_2	COMP0_IN1-	
引脚 55	MSPM0Gx51x	PA18	UART1_RX	SPI1_PICO	TIMA0_C3N	A1_3	COMP0_IN1+		
	MSPM33C32xx	PA18	UC1_1_SCL_RX	UC13_0_SDA_TX_PICO	TIMA0_0_C3N	A1_3	COMP0_IN1+		
引脚 56	MSPM0Gx51x	PA19	SWDIO	A0_13					
	MSPM33C32xx	PA19	SWDIO	A0_15					
引脚 57	MSPM0Gx51x	PA20	SWCLK	A0_14					
	MSPM33C32xx	PA20	SWCLK	A0_16					
引脚 58	MSPM0Gx51x	PB17	SPI0_PICO	TIMA0_C2	A1_4	COMP1_IN2-			
	MSPM33C32xx	PB17	UC2_PICO	TIMA0_0_C2	A1_4	COMP1_IN2-			
引脚 59	MSPM0Gx51x	PB18	SPI0_SCK	TIMA0_C2N	A1_5	COMP1_IN2+			
	MSPM33C32xx	PB18	UC2_SCK	TIMA0_0_C2N	A1_5	COMP1_IN2+			
引脚 60	MSPM0Gx51x	PB19	SPI0_POCI	UART0_CTS	TIMG7_C1	A1_6			
	MSPM33C32xx	PB19	UC2_POCI	UC1_0_CTS	TIMG4_3_C1	A1_6			
引脚 61	MSPM0Gx51x	PA21	UART1_CTS	TIMA0_C0	TIMG6_C0	A1_7	VREF-		
	MSPM33C32xx	PA21	UC1_1_CTS	TIMA0_0_C0	TIMG4_2_C0	A1_7	VREF-		
引脚 62	MSPM0Gx51x	PA22	UART1_RTS	TIMA0_C0N	CLK_OUT	TIMG6_C1	A0_7		
	MSPM33C32xx	PA22	UC1_1_RTS	TIMA0_0_C0N	CLK_OUT	TIMG4_2_C1	A0_7		
引脚 63	MSPM0Gx51x	PC6	UART3_TX	SPI0_CS1	TIMA0_C0				
	MSPM33C32xx	PC6	UC13_0_SDA_TX_PICO	UC2_CS1	TIMA0_0_C0				
引脚 64	MSPM0Gx51x	PC7	UART3_RX	SPI0_CS0	TIMA0_C0N				
	MSPM33C32xx	PC7	UC13_0_SCL_RX_SCK	UC2_CS0	TIMA0_0_C0N				
引脚 65	MSPM0Gx51x	PC8	UART3_CTS	SPI1_CS2	TIMA0_C1				
	MSPM33C32xx	PC8	UC13_0_CTS_CS0	UC13_0_CTS_CS0	TIMA0_0_C1				

表 3-3. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP80 通用功能 (续)

引脚编号	器件系列	功能映射							
引脚 66	MSPM0Gx51x	PC9	UART3_RTS	TIMA0_C1N					
	MSPM33C32xx	PC9	UC13_0_RTS_POCI	TIMA0_0_C1N					
引脚 67	MSPM0Gx51x	PB20	SPI0_CS2	TIMG12_C0	TIMA0_C1	A0_6			
	MSPM33C32xx	PB20	UC2_CS2	TIMG12_0_C0	TIMA0_0_C1	A0_6			
引脚 68	MSPM0Gx51x	PB21	TIMG8_C0	CAN1_TX	UART6_RX	A1_8			
	MSPM33C32xx	PB21	TIMG8_0_C0	CAN1_TX	UC14_SCL_RX	A1_8			
引脚 69	MSPM0Gx51x	PB22	SPI1_PICO	TIMG8_C1	CAN1_RX	UART6_TX	A1_10		
	MSPM33C32xx	PB22	UC13_0_SDA_TX_PICO	TIMG8_0_C1	CAN1_RX	UC14_SDA_TX	A1_10		
引脚 70	MSPM0Gx51x	PB23	SPI1_SCK	UART6_CTS	A1_11				
	MSPM33C32xx	PB23	UC13_0_SCL_RX_SCK	UC14_CTS	A1_11				
引脚 71	MSPM0Gx51x	PB24	SPI0_CS3	SPI0_CS1	TIMG12_C1	UART6_RTS	A0_5	COMP1_IN1+	
	MSPM33C32xx	PB24	UC2_CS3	UC2_CS3	TIMG12_0_C1	UC14_RTS	A0_5	COMP1_IN1+	
引脚 72	MSPM0Gx51x	PA23	SPI0_CS3	TIMA0_C3	UART3_CTS	TIMG0_C0	SPI1_CS1	COMP1_IN1-	VREF+
	MSPM33C32xx	PA23	UC2_CS3	TIMA0_0_C3	UC13_0_CTS_CS0	TIMG4_0_C0	UC13_0_CTS_CS0	COMP1_IN1-	VREF+
引脚 73	MSPM0Gx51x	PA24	SPI0_CS2	TIMA0_C3N	UART3_RTS	TIMG0_C1	A0_3		
	MSPM33C32xx	PA24	UC2_CS2	TIMA0_0_C3N	UC13_0_RTS_POCI	TIMG4_0_C1	A0_3		
引脚 74	MSPM0Gx51x	PA25	UART3_RX	TIMA0_C1N	A0_2				
	MSPM33C32xx	PA25	UC13_0_SCL_RX_SCK	TIMA0_0_C1N	A0_2				
引脚 75	MSPM0Gx51x	PB25	UART0_CTS	TIMA_FAL0	TIMA_FAL1	TIMA_FAL2	A0_4		
	MSPM33C32xx	PB25	UC1_0_CTS	TIMA0_0_FAL2	TIMA0_0_FAL2	TIMA0_0_FAL2	A0_4		
引脚 76	MSPM0Gx51x	PB26	UART0_RTS	TIMG6_C0	A1_13	COMP1_IN0+			
	MSPM33C32xx	PB26	UC1_0_RTS	TIMG4_2_C0	A1_13	COMP1_IN0+			
引脚 77	MSPM0Gx51x	PB27	TIMG6_C1	A1_14	COMP1_IN0-				
	MSPM33C32xx	PB27	TIMG4_2_C1	A1_14	COMP1_IN0-				
引脚 78	MSPM0Gx51x	PA26	UART3_TX	SPI1_CS0	TIMA_FAL0	CAN0_TX	TIMG7_C0	A0_1	COMP0_IN0+
	MSPM33C32xx	PA26	UC13_0_SDA_TX_PICO	UC13_0_CTS_CS0	TIMA0_0_FAL0	CAN0_TX	TIMG4_3_C0	A0_1	COMP0_IN0+

表 3-3. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP80 通用功能 (续)

引脚编号	器件系列	功能映射							
引脚 79	MSPM0Gx51x	PA27	TIMA_FAL2	RTC_OUT	CAN0_RX	TIMG7_C1	A0_0	COMP0_IN0-	
	MSPM33C32xx	PA27	TIMA0_0_FAL2	RTC_OUT	CAN0_RX	TIMG4_3_C1	A0_0	COMP0_IN0-	
引脚 80	MSPM0Gx51x	VCORE							
	MSPM33C32xx	VCORE							

表 3-4. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP64 通用功能

引脚编号	器件系列	功能映射							
引脚 1	MSPM0Gx51x	PB13	UART3_RX	TIMG12_C0	TIMA0_C1N	UART4_RTS			
	MSPM33C32xx	PB13	UC13_0_SCL_RX_SCK	TIMG12_0_C0	TIMA0_0_C1N	UC13_2_RTS_POCI			
引脚 2	MSPM0Gx51x	PB14	SPI1_POCI	TIMG12_C1	TIMA0_C0	TIMG8_IDX			
	MSPM33C32xx	PB14	UC13_0_RTS_POCI	TIMG12_0_C1	TIMA0_0_C0	TIMG8_0_IDX			
引脚 3	MSPM0Gx51x	PB15	UART7_TX	TIMG8_C0	TIMG7_C0				
	MSPM33C32xx	PB15	UC12_TX	TIMG8_0_C0	TIMG4_3_C0				
引脚 4	MSPM0Gx51x	PB16	UART7_RX	TIMG8_C1	TIMG7_C1				
	MSPM33C32xx	PB16	UC12_RX	TIMG8_0_C1	TIMG4_3_C1				
引脚 5	MSPM0Gx51x	PA12	UART3_CTS	FCC_IN	TIMG0_C0	SPI1_CS1	CAN0_TX	A0_8	
	MSPM33C32xx	PA12	UC13_0_CTS_CS0	FCC_IN	TIMG4_0_C0	UC13_0_CTS_CS0	CAN0_TX	A0_8	
引脚 6	MSPM0Gx51x	PA13	UART3_RTS	UART3_RX	TIMG0_C1	UART7_TX	CAN0_RX	A0_9	COMP0_IN2-
	MSPM33C32xx	PA13	UC13_0_RTS_POCI	UC13_0_SCL_RX_SCK	TIMG4_0_C1	UC12_TX	CAN0_RX	A0_9	COMP0_IN2-
引脚 7	MSPM0Gx51x	PA14	UART0_CTS	UART3_TX	CLK_OUT	UART7_RX	A0_12	COMP0_IN2+	
	MSPM33C32xx	PA14	UC1_0_CTS	UC13_0_SDA_TX_PICO	CLK_OUT	UC12_RX	A0_12	COMP0_IN2+	
引脚 10	MSPM0Gx51x	PA17	UART1_TX	SPI1_SCK	TIMA0_C3	TIMG7_C0	A1_2	COMP0_IN1-	
	MSPM33C32xx	PA17	UC1_1_SDA_TX	UC13_0_SCL_RX_SCK	TIMA0_0_C3	TIMG4_3_C0	A1_2	COMP0_IN1-	
引脚 11	MSPM0Gx51x	PA18	UART1_RX	SPI1_PICO	TIMA0_C3N	A1_3	COMP0_IN1+		
	MSPM33C32xx	PA18	UC1_1_SCL_RX	UC13_0_SDA_TX_PICO	TIMA0_0_C3N	A1_3	COMP0_IN1+		
引脚 12	MSPM0Gx51x	PA19	SWDIO	A0_13					
	MSPM33C32xx	PA19	SWDIO	A0_15					

表 3-4. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP64 通用功能 (续)

引脚编号	器件系列	功能映射								
引脚 13	MSPM0Gx51x	PA20	SWCLK	A0_14						
	MSPM33C32xx	PA20	SWCLK	A0_16						
引脚 14	MSPM0Gx51x	PB17	SPI0_PICO	TIMA0_C2	A1_4	COMP1_IN2-				
	MSPM33C32xx	PB17	UC2_PICO	TIMA0_0_C2	A1_4	COMP1_IN2-				
引脚 15	MSPM0Gx51x	PB18	SPI0_SCK	TIMA0_C2N	A1_5	COMP1_IN2+				
	MSPM33C32xx	PB18	UC2_SCK	TIMA0_0_C2N	A1_5	COMP1_IN2+				
引脚 16	MSPM0Gx51x	PB19	SPI0_POCI	UART0_CTS	TIMG7_C1	A1_6				
	MSPM33C32xx	PB19	UC2_POCI	UC1_0_CTS	TIMG4_3_C1	A1_6				
引脚 17	MSPM0Gx51x	PA21	UART1_CTS	TIMA0_C0	TIMG6_C0	A1_7	VREF-			
	MSPM33C32xx	PA21	UC1_1_CTS	TIMA0_0_C0	TIMG4_2_C0	A1_7	VREF-			
引脚 18	MSPM0Gx51x	PA22	UART1_RTS	TIMA0_C0N	CLK_OUT	TIMG6_C1	A0_7			
	MSPM33C32xx	PA22	UC1_1_RTS	TIMA0_0_C0N	CLK_OUT	TIMG4_2_C1	A0_7			
引脚 19	MSPM0Gx51x	PB20	SPI0_CS2	TIMG12_C0	TIMA0_C1	A0_6				
	MSPM33C32xx	PB20	UC2_CS2	TIMG12_0_C0	TIMA0_0_C1	A0_6				
引脚 20	MSPM0Gx51x	PB21	TIMG8_C0	CAN1_TX	UART6_RX	A1_8				
	MSPM33C32xx	PB21	TIMG8_0_C0	CAN1_TX	UC14_SCL_RX	A1_8				
引脚 21	MSPM0Gx51x	PB22	SPI1_PICO	TIMG8_C1	CAN1_RX	UART6_TX	A1_10			
	MSPM33C32xx	PB22	UC13_0_SDA_TX_PICO	TIMG8_0_C1	CAN1_RX	UC14_SDA_TX	A1_10			
引脚 22	MSPM0Gx51x	PB23	SPI1_SCK	UART6_CTS	A1_11					
	MSPM33C32xx	PB23	UC13_0_SCL_RX_SCK	UC14_CTS	A1_11					
引脚 23	MSPM0Gx51x	PB24	SPI0_CS3	SPI0_CS1	TIMG12_C1	UART6_RTS	A0_5	COMP1_IN1+		
	MSPM33C32xx	PB24	UC2_CS3	UC2_CS3	TIMG12_0_C1	UC14_RTS	A0_5	COMP1_IN1+		
引脚 24	MSPM0Gx51x	PA23	SPI0_CS3	TIMA0_C3	UART3_CTS	TIMG0_C0	SPI1_CS1	COMP1_IN1-	VREF+	
	MSPM33C32xx	PA23	UC2_CS3	TIMA0_0_C3	UC13_0_CTS_CS0	TIMG4_0_C0	UC13_0_CTS_CS0	COMP1_IN1-	VREF+	
引脚 25	MSPM0Gx51x	PA24	SPI0_CS2	TIMA0_C3N	UART3_RTS	TIMG0_C1	A0_3			
	MSPM33C32xx	PA24	UC2_CS2	TIMA0_0_C3N	UC13_0_RTS_POCI	TIMG4_0_C1	A0_3			
引脚 26	MSPM0Gx51x	PA25	UART3_RX	TIMA0_C1N	A0_2					
	MSPM33C32xx	PA25	UC13_0_SCL_RX_SCK	TIMA0_0_C1N	A0_2					

表 3-4. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP64 通用功能 (续)

引脚编号	器件系列	功能映射								
引脚 27	MSPM0Gx51x	PB25	UART0_CTS	TIMA_FAL0	TIMA_FAL1	TIMA_FAL2	A0_4			
	MSPM33C32xx	PB25	UC1_0_CTS	TIMA0_0_FAL2	TIMA0_0_FAL2	TIMA0_0_FAL2	A0_4			
引脚 28	MSPM0Gx51x	PB26	UART0_RTS	TIMG6_C0	A1_13	COMP1_IN0+				
	MSPM33C32xx	PB26	UC1_0_RTS	TIMG4_2_C0	A1_13	COMP1_IN0+				
引脚 29	MSPM0Gx51x	PB27	TIMG6_C1	A1_14	COMP1_IN0-					
	MSPM33C32xx	PB27	TIMG4_2_C1	A1_14	COMP1_IN0-					
引脚 30	MSPM0Gx51x	PA26	UART3_TX	SPI1_CS0	TIMA_FAL0	CAN0_TX	TIMG7_C0	A0_1	COMP0_IN0+	
	MSPM33C32xx	PA26	UC13_0_SDA_TX_PICO	UC13_0_CTS_CS0	TIMA0_0_FAL0	CAN0_TX	TIMG4_3_C0	A0_1	COMP0_IN0+	
引脚 31	MSPM0Gx51x	PA27	TIMA_FAL2	RTC_OUT	CAN0_RX	TIMG7_C1	A0_0	COMP0_IN0-		
	MSPM33C32xx	PA27	TIMA0_0_FAL2	RTC_OUT	CAN0_RX	TIMG4_3_C1	A0_0	COMP0_IN0-		
引脚 32	MSPM0Gx51x	VCORE								
	MSPM33C32xx	VCORE								
引脚 33	MSPM0Gx51x	PA0	UART0_TX	I2C0_SDA	TIMA_FAL1	UART5_RX	I2C0_SDA			
	MSPM33C32xx	PA0	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL1	UC13_3_SCL_RX_SCK	UC15_0_SDA			
引脚 34	MSPM0Gx51x	PA1	UART0_RX	I2C0_SCL	TIMA0_C1	TIMG8_IDX	UART5_TX	I2C0_SCL		
	MSPM33C32xx	PA1	UC1_0_SCL_RX	UC1_0_SCL_RX	TIMA0_0_C1	TIMG8_0_IDX	UC13_3_SDA_TX_PICO	UC15_0_SCL		
引脚 35	MSPM0Gx51x	PA28	UART0_TX	I2C0_SDA	TIMA_FAL0	UART5_CTS	I2C0_SDA			
	MSPM33C32xx	PA28	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL0	UC13_3_CTS_CS0	UC15_0_SDA			
引脚 36	MSPM0Gx51x	PA29	I2C1_SCL	UART7_RTS	TIMG6_C0	UART5_RTS	I2C2_SCL			
	MSPM33C32xx	PA29	UC1_1_SCL_RX	UC12_RTS	TIMG4_2_C0	UC13_3_RTS_POCI	UC15_1_SCL			
引脚 37	MSPM0Gx51x	PA30	I2C1_SDA	UART7_CTS	TIMG6_C1	I2C2_SDA				
	MSPM33C32xx	PA30	UC1_1_SDA_TX	UC12_CTS	TIMG4_2_C1	UC15_1_SDA				
引脚 38	MSPM0Gx51x	NRST								
	MSPM33C32xx	NRST								
引脚 40	MSPM0Gx51x	VDD								
	MSPM33C32xx	VDD								
引脚 41	MSPM0Gx51x	VSS								
	MSPM33C32xx	VSS								

表 3-4. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP64 通用功能 (续)

引脚编号	器件系列	功能映射								
引脚 42	MSPM0Gx51x	PA2	TIMG8_C1	SPI0_CS0	SPI2_POCI					
	MSPM33C32xx	PA2	TIMG8_0_C1	UC2_CS0	UC13_1_RTS_POCI					
引脚 43	MSPM0Gx51x	PA3	TIMG8_C0	SPI0_CS1	I2C1_SDA	TIMA0_C1	COMP0_OUT	UART1_TX	SPI0_CS3	COMP1_OUT
	MSPM33C32xx	PA3	TIMG8_0_C0	UC2_CS1	UC1_1_SDA_TX	TIMA0_0_C1	COMP1_OUT	UC1_1_SDA_TX	UC2_CS1	COMP1_OUT
引脚 44	MSPM0Gx51x	PA4	SPI0_POCI	I2C1_SCL	TIMA0_C1N	LFCLK_IN	UART1_RX	SPI2_CS0		
	MSPM33C32xx	PA4	UC2_POCI	UC1_1_SCL_RX	TIMA0_0_C1N	LFCLK_IN	UC1_1_SCL_RX	UC13_1_CTS_CS0		
引脚 45	MSPM0Gx51x	PA5	SPI0_PICO	TIMG0_C0	TIMG6_C0					
	MSPM33C32xx	PA5	UC2_PICO	TIMG4_0_C0	TIMG4_2_C0					
引脚 46	MSPM0Gx51x	PA6	SPI0_SCK	TIMG0_C1	HFCLK_IN	TIMG6_C1	TIMA0_C2N			
	MSPM33C32xx	PA6	UC2_SCK	TIMG4_0_C1	HFCLK_IN	TIMG4_2_C1	TIMA0_0_C2N			
引脚 47	MSPM0Gx51x	PB0	UART0_TX							
	MSPM33C32xx	PB0	UC1_0_SDA_TX							
引脚 48	MSPM0Gx51x	PB1	UART0_RX							
	MSPM33C32xx	PB1	UC1_0_SCL_RX							
引脚 49	MSPM0Gx51x	PA7	COMP0_OUT	CLK_OUT	TIMA0_C2	TIMG7_C1				
	MSPM33C32xx	PA7	COMP0_OUT	CLK_OUT	TIMA0_0_C2	TIMG4_3_C1				
引脚 50	MSPM0Gx51x	PB2	I2C1_SCL	TIMA0_C3	TIMG6_C0					
	MSPM33C32xx	PB2	UC1_1_SCL_RX	TIMA0_0_C3	TIMG4_2_C0					
引脚 51	MSPM0Gx51x	PB3	I2C1_SDA	TIMA0_C3N	TIMG6_C1					
	MSPM33C32xx	PB3	UC1_1_SDA_TX	TIMA0_0_C3N	TIMG4_2_C1					
引脚 52	MSPM0Gx51x	PB4	UART1_TX	UART3_CTS	TIMA0_C2	SPI2_PICO				
	MSPM33C32xx	PB4	UC1_1_SDA_TX	UC13_0_CTS_CS0	TIMA0_0_C2	UC13_1_SDA_TX_PICO				
引脚 53	MSPM0Gx51x	PB5	UART1_RX	UART3_RTS	TIMA0_C2N	SPI2_POCI				
	MSPM33C32xx	PB5	UC1_1_SCL_RX	UC13_0_RTS_POCI	TIMA0_0_C2N	UC13_1_RTS_POCI				
引脚 54	MSPM0Gx51x	PA8	UART1_TX	TIMA0_C0	UART0_RTS					
	MSPM33C32xx	PA8	UC1_1_SDA_TX	TIMA0_0_C0	UC1_0_RTS					

表 3-4. MSPM0Gx51x 和 MSPM33C32xx 之间的 LQFP64 通用功能 (续)

引脚编号	器件系列	功能映射							
引脚 55	MSPM0Gx51x	PA9	UART1_RX	SPI0_PICO	TIMA0_C0N	CLK_OUT	RTC_OUT	UART0_CTS	
	MSPM33C32xx	PA9	UC1_1_SCL_RX	UC2_PICO	TIMA0_0_C0N	CLK_OUT	RTC_OUT	UC1_0_CTS	
引脚 56	MSPM0Gx51x	PA10	UART0_TX	SPI0_POCI	I2C0_SDA	TIMA0_C2	TIMG12_C0	SPI2_SCK	I2C0_SDA
	MSPM33C32xx	PA10	UC1_0_SDA_TX	UC2_POCI	UC1_0_SDA_TX	TIMA0_0_C2	TIMG12_0_C0	UC13_1_SCL_RX_SCK	UC15_0_SDA
引脚 57	MSPM0Gx51x	PA11	UART0_RX	SPI0_SCK	I2C0_SCL	TIMA0_C2N	COMP0_OUT	I2C0_SCL	
	MSPM33C32xx	PA11	UC1_0_SCL_RX	UC2_SCK	UC1_0_SCL_RX	TIMA0_0_C2N	COMP0_OUT	UC15_0_SCL	
引脚 58	MSPM0Gx51x	PB6	UART1_TX	UART7_CTS	SPI0_CS1	TIMG6_C0			
	MSPM33C32xx	PB6	UC1_1_SDA_TX	UC12_CTS	UC2_CS1	TIMG4_2_C0			
引脚 59	MSPM0Gx51x	PB7	UART1_RX	SPI1_POCI	UART7_RTS	TIMG9_C0	TIMG6_C1		
	MSPM33C32xx	PB7	UC1_1_SCL_RX	UC13_0_RTS_POCI	UC12_RTS	TIMG8_1_C0	TIMG4_2_C1		
引脚 60	MSPM0Gx51x	PB8	UART1_CTS	SPI1_PICO	I2C2_SCL	COMP0_OUT	TIMG9_IDX	COMP1_OUT	
	MSPM33C32xx	PB8	UC1_1_CTS	UC13_0_SDA_TX_PICO	UC13_0_SCL_RX_SCK	COMP1_OUT	TIMG8_1_IDX	COMP1_OUT	
引脚 61	MSPM0Gx51x	PB9	UART1_RTS	SPI1_SCK	I2C2_SDA	TIMA0_C0N	TIMG9_C1		
	MSPM33C32xx	PB9	UC1_1_RTS	UC13_0_SCL_RX_SCK	UC13_0_SDA_TX_PICO	TIMA0_0_C0N	TIMG8_1_C1		
引脚 62	MSPM0Gx51x	PB10	TIMG0_C0	UART4_TX	TIMG6_C0				
	MSPM33C32xx	PB10	TIMG4_0_C0	UC13_2_SDA_TX_PICO	TIMG4_2_C0				
引脚 63	MSPM0Gx51x	PB11	TIMG0_C1	CLK_OUT	UART4_RX	TIMG6_C1			
	MSPM33C32xx	PB11	TIMG4_0_C1	CLK_OUT	UC13_2_SCL_RX_SCK	TIMG4_2_C1			
引脚 64	MSPM0Gx51x	PB12	UART3_TX	TIMA_FAL1	UART4_CTS				
	MSPM33C32xx	PB12	UC13_0_SDA_TX_PICO	TIMA0_0_FAL1	UC13_2_CTS_CS0				

表 3-5. MSPM0Gx51x 和 MSPM33C32xx 之间的 VQFN48 通用功能

引脚编号	器件系列	功能映射							
引脚 1	MSPM0Gx51x	PA0	UART0_TX	I2C0_SDA	TIMA_FAL1	UART5_RX	I2C0_SDA		
	MSPM33C32xx	PA0	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL1	UC13_3_SCL_RX_SCK	UC15_0_SDA		

表 3-5. MSPM0Gx51x 和 MSPM33C32xx 之间的 VQFN48 通用功能（续）

引脚编号	器件系列	功能映射								
引脚 2	MSPM0Gx51x	PA1	UART0_RX	I2C0_SCL	TIMA0_C1	TIM8_IDX	UART5_TX	I2C0_SCL		
	MSPM33C32xx	PA1	UC1_0_SCL_RX	UC1_0_SCL_RX	TIMA0_0_C1	TIM8_0_IDX	UC13_3_SDA_TX_PICO	UC15_0_SCL		
引脚 3	MSPM0Gx51x	PA28	UART0_TX	I2C0_SDA	TIMA_FAL0	UART5_CTS	I2C0_SDA			
	MSPM33C32xx	PA28	UC1_0_SDA_TX	UC1_0_SDA_TX	TIMA0_0_FAL0	UC13_3_CTS_CS0	UC15_0_SDA			
引脚 4	MSPM0Gx51x	NRST								
	MSPM33C32xx	NRST								
引脚 6	MSPM0Gx51x	VDD								
	MSPM33C32xx	VDD								
引脚 8	MSPM0Gx51x	PA2	TIM8_C1	SPI0_CS0	SPI2_POCI					
	MSPM33C32xx	PA2	TIM8_0_C1	UC2_CS0	UC13_1_RTS_POCI					
引脚 9	MSPM0Gx51x	PA3	TIM8_C0	SPI0_CS1	I2C1_SDA	TIMA0_C1	COMP0_OUT	UART1_TX	SPI0_CS3	COMP1_OUT
	MSPM33C32xx	PA3	TIM8_0_C0	UC2_CS1	UC1_1_SDA_TX	TIMA0_0_C1	COMP1_OUT	UC1_1_SDA_TX	UC2_CS1	COMP1_OUT
引脚 10	MSPM0Gx51x	PA4	SPI0_POCI	I2C1_SCL	TIMA0_C1N	LFCLK_IN	UART1_RX	SPI2_CS0		
	MSPM33C32xx	PA4	UC2_POCI	UC1_1_SCL_RX	TIMA0_0_C1N	LFCLK_IN	UC1_1_SCL_RX	UC13_1_CTS_CS0		
引脚 11	MSPM0Gx51x	PA5	SPI0_PICO	TIM0_C0	TIM6_C0					
	MSPM33C32xx	PA5	UC2_PICO	TIM4_0_C0	TIM4_2_C0					
引脚 12	MSPM0Gx51x	PA6	SPI0_SCK	TIM0_C1	HFCLK_IN	TIM6_C1	TIMA0_C2N			
	MSPM33C32xx	PA6	UC2_SCK	TIM4_0_C1	HFCLK_IN	TIM4_2_C1	TIMA0_0_C2N			
引脚 13	MSPM0Gx51x	PA7	COMP0_OUT	CLK_OUT	TIMA0_C2	TIM7_C1				
	MSPM33C32xx	PA7	COMP0_OUT	CLK_OUT	TIMA0_0_C2	TIM4_3_C1				
引脚 14	MSPM0Gx51x	PB2	I2C1_SCL	TIMA0_C3	TIM6_C0					
	MSPM33C32xx	PB2	UC1_1_SCL_RX	TIMA0_0_C3	TIM4_2_C0					
引脚 15	MSPM0Gx51x	PB3	I2C1_SDA	TIMA0_C3N	TIM6_C1					
	MSPM33C32xx	PB3	UC1_1_SDA_TX	TIMA0_0_C3N	TIM4_2_C1					
引脚 16	MSPM0Gx51x	PA8	UART1_TX	TIMA0_C0	UART0_RTS					
	MSPM33C32xx	PA8	UC1_1_SDA_TX	TIMA0_0_C0	UC1_0_RTS					

表 3-5. MSPM0Gx51x 和 MSPM33C32xx 之间的 VQFN48 通用功能 (续)

引脚编号	器件系列	功能映射							
引脚 17	MSPM0Gx51x	PA9	UART1_RX	SPI0_PICO	TIMA0_C0N	CLK_OUT	RTC_OUT	UART0_CTS	
	MSPM33C32xx	PA9	UC1_1_SCL_RX	UC2_PICO	TIMA0_0_C0N	CLK_OUT	RTC_OUT	UC1_0_CTS	
引脚 18	MSPM0Gx51x	PA10	UART0_TX	SPI0_POCI	I2C0_SDA	TIMA0_C2	TIMG12_C0	SPI2_SCK	I2C0_SDA
	MSPM33C32xx	PA10	UC1_0_SDA_TX	UC2_POCI	UC1_0_SDA_TX	TIMA0_0_C2	TIMG12_0_C0	UC13_1_SCL_RX_SCK	UC15_0_SDA
引脚 19	MSPM0Gx51x	PA11	UART0_RX	SPI0_SCK	I2C0_SCL	TIMA0_C2N	COMP0_OUT	I2C0_SCL	
	MSPM33C32xx	PA11	UC1_0_SCL_RX	UC2_SCK	UC1_0_SCL_RX	TIMA0_0_C2N	COMP0_OUT	UC15_0_SCL	
引脚 20	MSPM0Gx51x	PB6	UART1_TX	UART7_CTS	SPI0_CS1	TIMG6_C0			
	MSPM33C32xx	PB6	UC1_1_SDA_TX	UC12_CTS	UC2_CS1	TIMG4_2_C0			
引脚 21	MSPM0Gx51x	PB7	UART1_RX	SPI1_POCI	UART7_RTS	TIMG9_C0	TIMG6_C1		
	MSPM33C32xx	PB7	UC1_1_SCL_RX	UC13_0_RTS_POCI	UC12_RTS	TIMG8_1_C0	TIMG4_2_C1		
引脚 22	MSPM0Gx51x	PB8	UART1_CTS	SPI1_PICO	I2C2_SCL	COMP0_OUT	TIMG9_IDX	COMP1_OUT	
	MSPM33C32xx	PB8	UC1_1_CTS	UC13_0_SDA_TX_PICO	UC13_0_SCL_RX_SCK	COMP1_OUT	TIMG8_1_IDX	COMP1_OUT	
引脚 23	MSPM0Gx51x	PB9	UART1_RTS	SPI1_SCK	I2C2_SDA	TIMA0_C0N	TIMG9_C1		
	MSPM33C32xx	PB9	UC1_1_RTS	UC13_0_SCL_RX_SCK	UC13_0_SDA_TX_PICO	TIMA0_0_C0N	TIMG8_1_C1		
引脚 24	MSPM0Gx51x	PB14	SPI1_POCI	TIMG12_C1	TIMA0_C0	TIMG8_IDX			
	MSPM33C32xx	PB14	UC13_0_RTS_POCI	TIMG12_0_C1	TIMA0_0_C0	TIMG8_0_IDX			
引脚 25	MSPM0Gx51x	PB15	UART7_TX	TIMG8_C0	TIMG7_C0				
	MSPM33C32xx	PB15	UC12_TX	TIMG8_0_C0	TIMG4_3_C0				
引脚 26	MSPM0Gx51x	PB16	UART7_RX	TIMG8_C1	TIMG7_C1				
	MSPM33C32xx	PB16	UC12_RX	TIMG8_0_C1	TIMG4_3_C1				
引脚 27	MSPM0Gx51x	PA12	UART3_CTS	FCC_IN	TIMG0_C0	SPI1_CS1	CAN0_TX	A0_8	
	MSPM33C32xx	PA12	UC13_0_CTS_CS0	FCC_IN	TIMG4_0_C0	UC13_0_CTS_CS0	CAN0_TX	A0_8	
引脚 28	MSPM0Gx51x	PA13	UART3_RTS	UART3_RX	TIMG0_C1	UART7_TX	CAN0_RX	A0_9	COMP0_IN2-
	MSPM33C32xx	PA13	UC13_0_RTS_POCI	UC13_0_SCL_RX_SCK	TIMG4_0_C1	UC12_TX	CAN0_RX	A0_9	COMP0_IN2-

表 3-5. MSPM0Gx51x 和 MSPM33C32xx 之间的 VQFN48 通用功能（续）

引脚编号	器件系列	功能映射								
引脚 29	MSPM0Gx51x	PA14	UART0_CTS	UART3_TX	CLK_OUT	UART7_RX	A0_12	COMP0_IN2+		
	MSPM33C32xx	PA14	UC1_0_CTS	UC13_0_SDA_TX_PICO	CLK_OUT	UC12_RX	A0_12	COMP0_IN2+		
引脚 30	MSPM0Gx51x	PA15	UART0_RTS	I2C1_SCL	TIMA0_C2	TIMG8_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	I2C2_SCL
	MSPM33C32xx	PA15	UC1_0_RTS	UC1_1_SCL_RX	TIMA0_0_C2	TIMG8_0_IDX	A1_0	COMP0_IN3+	COMP1_IN3+	UC15_1_SCL
引脚 32	MSPM0Gx51x	PA17	UART1_TX	SPI1_SCK	TIMA0_C3	TIMG7_C0	A1_2	COMP0_IN1-		
	MSPM33C32xx	PA17	UC1_1_SDA_TX	UC13_0_SCL_RX_SCK	TIMA0_0_C3	TIMG4_3_C0	A1_2	COMP0_IN1-		
引脚 33	MSPM0Gx51x	PA18	UART1_RX	SPI1_PICO	TIMA0_C3N	A1_3	COMP0_IN1+			
	MSPM33C32xx	PA18	UC1_1_SCL_RX	UC13_0_SDA_TX_PICO	TIMA0_0_C3N	A1_3	COMP0_IN1+			
引脚 34	MSPM0Gx51x	PA19	SWDIO	A0_13						
	MSPM33C32xx	PA19	SWDIO	A0_15						
引脚 35	MSPM0Gx51x	PA20	SWCLK	A0_14						
	MSPM33C32xx	PA20	SWCLK	A0_16						
引脚 36	MSPM0Gx51x	PB17	SPI0_PICO	TIMA0_C2	A1_4	COMP1_IN2-				
	MSPM33C32xx	PB17	UC2_PICO	TIMA0_0_C2	A1_4	COMP1_IN2-				
引脚 37	MSPM0Gx51x	PB18	SPI0_SCK	TIMA0_C2N	A1_5	COMP1_IN2+				
	MSPM33C32xx	PB18	UC2_SCK	TIMA0_0_C2N	A1_5	COMP1_IN2+				
引脚 38	MSPM0Gx51x	PB19	SPI0_POCI	UART0_CTS	TIMG7_C1	A1_6				
	MSPM33C32xx	PB19	UC2_POCI	UC1_0_CTS	TIMG4_3_C1	A1_6				
引脚 39	MSPM0Gx51x	PA21	UART1_CTS	TIMA0_C0	TIMG6_C0	A1_7	VREF-			
	MSPM33C32xx	PA21	UC1_1_CTS	TIMA0_0_C0	TIMG4_2_C0	A1_7	VREF-			
引脚 40	MSPM0Gx51x	PA22	UART1_RTS	TIMA0_C0N	CLK_OUT	TIMG6_C1	A0_7			
	MSPM33C32xx	PA22	UC1_1_RTS	TIMA0_0_C0N	CLK_OUT	TIMG4_2_C1	A0_7			
引脚 41	MSPM0Gx51x	PB20	SPI0_CS2	TIMG12_C0	TIMA0_C1	A0_6				
	MSPM33C32xx	PB20	UC2_CS2	TIMG12_0_C0	TIMA0_0_C1	A0_6				
引脚 42	MSPM0Gx51x	PB24	SPI0_CS3	SPI0_CS1	TIMG12_C1	UART6_RTS	A0_5	COMP1_IN1+		
	MSPM33C32xx	PB24	UC2_CS3	UC2_CS3	TIMG12_0_C1	UC14_RTS	A0_5	COMP1_IN1+		
引脚 43	MSPM0Gx51x	PA23	SPI0_CS3	TIMA0_C3	UART3_CTS	TIMG0_C0	SPI1_CS1	COMP1_IN1-	VREF+	
	MSPM33C32xx	PA23	UC2_CS3	TIMA0_0_C3	UC13_0_CTS_CS0	TIMG4_0_C0	UC13_0_CTS_CS0	COMP1_IN1-	VREF+	

表 3-5. MSPM0Gx51x 和 MSPM33C32xx 之间的 VQFN48 通用功能 (续)

引脚编号	器件系列	功能映射							
引脚 44	MSPM0Gx51x	PA24	SPI0_CS2	TIMA0_C3N	UART3_RTS	TIMG0_C1	A0_3		
	MSPM33C32xx	PA24	UC2_CS2	TIMA0_0_C3N	UC13_0_RTS_POCI	TIMG4_0_C1	A0_3		
引脚 45	MSPM0Gx51x	PA25	UART3_RX	TIMA0_C1N	A0_2				
	MSPM33C32xx	PA25	UC13_0_SCL_RX_SCK	TIMA0_0_C1N	A0_2				
引脚 46	MSPM0Gx51x	PA26	UART3_TX	SPI1_CS0	TIMA_FAL0	CAN0_TX	TIMG7_C0	A0_1	COMP0_IN0+
	MSPM33C32xx	PA26	UC13_0_SDA_TX_PICO	UC13_0_CTS_CS0	TIMA0_0_FAL0	CAN0_TX	TIMG4_3_C0	A0_1	COMP0_IN0+
引脚 47	MSPM0Gx51x	PA27	TIMA_FAL2	RTC_OUT	CAN0_RX	TIMG7_C1	A0_0	COMP0_IN0-	
	MSPM33C32xx	PA27	TIMA0_0_FAL2	RTC_OUT	CAN0_RX	TIMG4_3_C1	A0_0	COMP0_IN0-	
引脚 48	MSPM0Gx51x	VCORE							
	MSPM33C32xx	VCORE							

重要通知和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、与某特定用途的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他安全、安保法规或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的相关应用。严禁以其他方式对这些资源进行复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。对于因您对这些资源的使用而对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，您将全额赔偿，TI 对此概不负责。

TI 提供的产品受 [TI 销售条款](#)、[TI 通用质量指南](#) 或 [ti.com](#) 上其他适用条款或 TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。除非德州仪器 (TI) 明确将某产品指定为定制产品或客户特定产品，否则其产品均为按确定价格收入目录的标准通用器件。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

版权所有 © 2026，德州仪器 (TI) 公司

最后更新日期：2025 年 10 月