

# TPS92542-Q1 65V 車載同期整流昇圧コントローラと、2チャネル CC/CV (定電流と定電圧) 2A 同期整流降圧コンバータ

## 1 特長

- 車載アプリケーション向けに AEC-Q100 認証済み
  - グレード 1: -40°C ~ 125°C の動作時周囲温度
  - デバイス HBM 分類レベル H1C
  - デバイス CDM 分類レベル C5
- 機能安全対応
  - 機能安全システム設計に役立つ資料を利用可能
- 4.5V ~ 65V の広い入力電圧範囲
- 内蔵スイッチを備えた 2 チャネル同期整流降圧
- 構成可能な定電圧 (CV) / 定電流 (CC) 動作
  - 最大 2A の連続出力電流
  - 4% のレギュレーション精度 (電圧および電流モード)
- 同期整流昇圧コントローラ
  - 最大 65V のプログラマブル出力電圧
- EMI の低減に役立つ昇圧および降圧スペクトラム拡散機能
- 降圧スイッチ過熱保護
- UART シリアル通信
  - システムクロック用の内部発振器
  - LMM 互換
- 内蔵 EEPROM
  - デフォルト設定
  - 顧客のキャリブレーションデータ

## 2 アプリケーション

- 車載用ヘッドライトおよびアダプティブ LED 駆動モジュール

## 3 概要

TPS92542 デバイスには、同期整流昇圧コントローラと、4.5V ~ 65V の広い降圧入力電圧で動作する 2 チャネルモノリシック同期整流降圧 LED ドライバが内蔵されています。

同期整流昇圧コントローラは、定電圧モードで動作するピーク電流モードコントローラを実装しています。昇圧は、別の TPS9254x デバイスと共に 2 相または 3 相で動作するようにプログラムできます。出力電圧は、プログラム可能な 8 ビット DAC を使用してプログラムできます。昇圧コントローラには、EMI を低減させるためのプログラム可能な周波数変調技術が組み込まれています。

モノリシック同期整流降圧には適応型オン時間平均電流モード制御が実装されており、定電圧 (CV) または定電流

(CC) の出力を生成するように設計されています。CC モードでは、シャント FET 調光手法や、LED マトリクス マネージャを使用したダイナミック ビーム ヘッドライトと互換性があります。CV モードでは、適応型オン時間制御により、高速過渡応答と高帯域動作が可能になります。適応型オン時間制御により、100kHz ~ 1.0MHz の範囲で設定可能なスイッチング周波数をほぼ一定に保ちます。インダクタ電流センシングと閉ループ帰還により、広い入力電圧、出力電圧、周囲温度範囲にわたって ±4% 未満の精度が得られます。CC モードでは、降圧はアナログまたは PWM 調光手法により LED 電流を独立して変調できます。

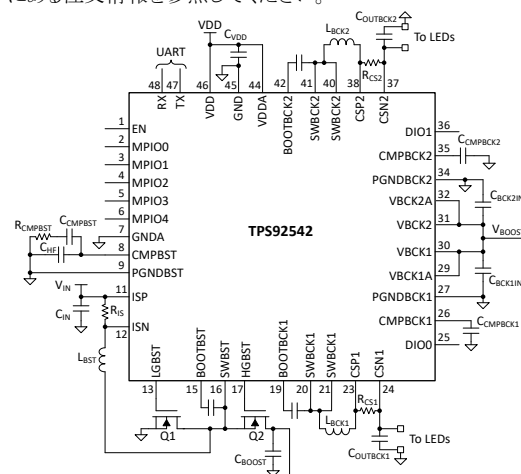
UART シリアル インターフェイスは、TPS9266x および TPS9254x デバイスと互換性があります。内蔵 EEPROM には、システムのデフォルト値だけでなく、キャリブレーションおよびライティング モジュールのデータも保存できます。5 つの構成可能 MPIO と 2 つの DIO は、デジタル入力または出力として構成できます。MPIO は、ADC 入力として構成できます。

TPS92542-Q1 は、上面露出パッドを備えた 7.0mm × 7.0mm の熱的に強化された 48 ピン HTQFP パッケージで供給されます。

### 製品情報

部品番号 <sup>(1)</sup>	パッケージ	本体サイズ (公称)
TPS92542-Q1	PKD (HTQFP, 48)	7.0mm × 7.0mm

- (1) 利用可能なすべてのパッケージについては、データシートの末尾にある注文情報を参照してください。



概略回路図

## 目次

1 特長.....	1	4.4 商標.....	2
2 アプリケーション.....	1	4.5 用語集.....	2
3 概要.....	1	5 改訂履歴.....	2
4 デバイスおよびドキュメントのサポート.....	2	6 メカニカル、パッケージ、および注文情報.....	2
4.1 ドキュメントのサポート.....	2	6.1 付録: パッケージ オプション.....	3
4.2 ドキュメントの更新通知を受け取る方法.....	2	6.2 テープおよびリール情報.....	4
4.3 サポート・リソース.....	2		

## 4 デバイスおよびドキュメントのサポート

### 4.1 ドキュメントのサポート

#### 4.1.1 関連資料

関連資料については、以下を参照してください。

テキサス・インスツルメンツ、『[TPS92542-Q1 Launchpad 評価基板ユーザー ガイド](#)』

### 4.2 ドキュメントの更新通知を受け取る方法

ドキュメントの更新についての通知を受け取るには、[www.tij.co.jp](http://www.tij.co.jp) のデバイス製品フォルダを開いてください。右上の [アラートを受け取る] をクリックして登録すると、変更されたすべての製品情報に関するダイジェストを毎週受け取ることができます。変更の詳細については、修正されたドキュメントに含まれている改訂履歴をご覧ください。

### 4.3 サポート・リソース

[テキサス・インスツルメンツ E2E™ サポート・フォーラム](#) は、エンジニアが検証済みの回答と設計に関するヒントをエキスパートから迅速かつ直接得ることができる場所です。既存の回答を検索したり、独自の質問をしたりすることで、設計に必要な支援を迅速に得ることができます。

リンクされているコンテンツは、各寄稿者により「現状のまま」提供されるものです。これらはテキサス・インスツルメンツの仕様を構成するものではなく、必ずしもテキサス・インスツルメンツの見解を反映したものではありません。テキサス・インスツルメンツの[使用条件](#)を参照してください。

### 4.4 商標

テキサス・インスツルメンツ E2E™ is a trademark of Texas Instruments.

すべての商標は、それぞれの所有者に帰属します。

### 4.5 用語集

[テキサス・インスツルメンツ用語集](#) この用語集には、用語や略語の一覧および定義が記載されています。

## 5 改訂履歴

資料番号末尾の英字は改訂を表しています。その改訂履歴は英語版に準じています。

日付	改訂	注
2024 年 12 月	*	初版リリース

## 6 メカニカル、パッケージ、および注文情報

以降のページには、メカニカル、パッケージ、および注文に関する情報が記載されています。この情報は、指定のデバイスに使用できる最新のデータです。このデータは、予告なく、このドキュメントを改訂せずに変更される場合があります。本データシートのブラウザ版を使用されている場合は、画面左側の説明をご覧ください。

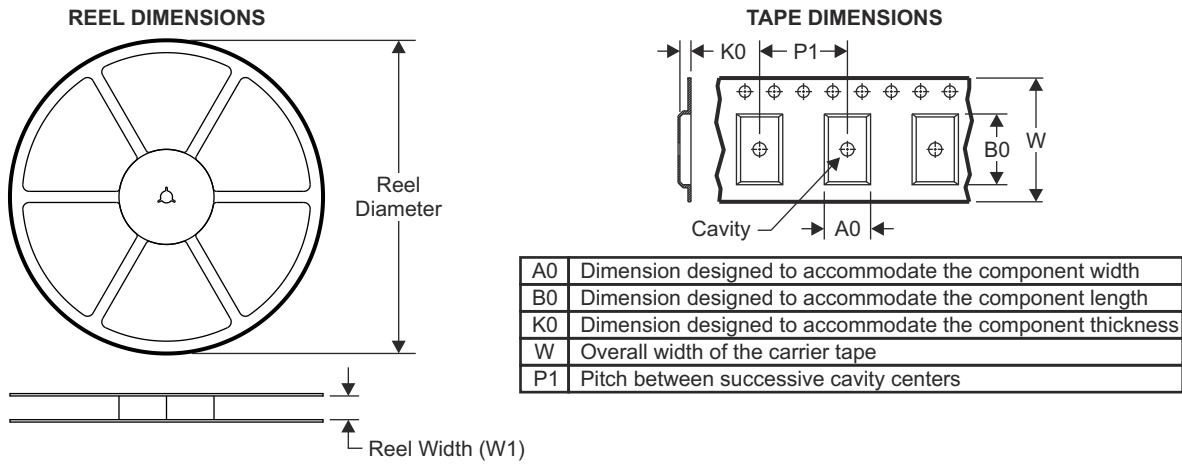
## 6.1 付録 : パッケージ オプション

### パッケージ情報

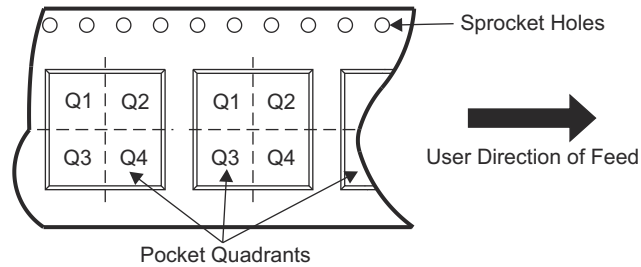
発注可能なデバイス	供給状況 (1)	パッケージタイプ	パッケージ図	ピン数	パッケージの 数量	エコ プラン (2)	リード / ボール仕 上げ(4)	MSL ピーク温度 (3)	動作温度 (°C)	デバイス マーキング(5) (6)
TPS92542QPKDRQ1	アクティブ	HTQFP	PKD	48	1000	グリーン (RoHS 準拠、Sb/Br 非 含有)	NiPdAu	EVEL3-260C-168 HR	-40~125	TPS92542

- (1) マーケティング ステータスの値は次のように定義されています。  
**供給中:** 新しい設計への使用が推奨される量産デバイス。  
**最終受注中:** テキサス・インスツルメンツによりデバイスの生産中止予定が発表され、ライフタイム購入期間が有効です。  
**非推奨品:** 新規設計には推奨しません。デバイスは既存の顧客をサポートするために生産されていますが、テキサス・インスツルメンツでは新規設計にこの部品を使用することを推奨していません。  
**量産開始前:** 量産されていない、市販されていない、またはウェブで発表されていない未発表デバイスで、サンプルは提供されていません。  
**プレビュー:** デバイスは発表済みですが、まだ生産は開始されていません。サンプルが提供される場合と提供されない場合があります。  
**生産中止品:** テキサス・インスツルメンツはデバイスの生産を終了しました。
- (2) エコ プラン - 環境に配慮した計画的な分類: 鉛フリー (RoHS)、鉛フリー (RoHS 適用除外)、またはグリーン (RoHS 準拠、Sb/Br 非含有) があります。最新情報および製品内容の詳細については、<http://www.ti.com/productcontent> でご確認ください。  
**未定:** 鉛フリー / グリーン 転換プランが策定されていません。  
**鉛フリー (RoHS):** テキサス・インスツルメンツにおける「Lead-Free」または「Pb-Free」(鉛フリー) は、6 つの物質すべてに対して現在の RoHS 要件を満たしている半導体製品を意味します。これには、同種の材質内で鉛の重量が 0.1% を超えないという要件も含まれます。高温はんだに対応した テキサス・インスツルメンツ 鉛フリー製品は、鉛フリー仕様プロセスでの使用に適しています。  
**鉛フリー (RoHS 適用除外):** この部品は、1) ダイとパッケージとの間に鉛ベース フリップ チップのはんだバンプ使用、または 2) ダイとリードフレームとの間に鉛ベースの接着剤を使用、のいずれかについて、RoHS が免除されています。この部品はそれ以外の点では、上記の定義の鉛フリー (RoHS 準拠) の条件を満たしています。  
**グリーン (RoHS 準拠、Sb/Br 非含有):** テキサス・インスツルメンツにおけるグリーンは、鉛フリー (RoHS 互換) に加えて、臭素 (Br) およびアンチモン (Sb) をベースとした難燃材を含まない (均質な材質中の Br または Sb 重量が 0.1% を超えない) ことを意味しています。
- (3) MSL、ピーク温度 -- JEDEC 業界標準分類に従った耐湿性レベル、およびピークはんだ温度です。
- (4) リード / ボール仕上げ - 発注可能なデバイスには、複数の材料仕上げオプションが用意されていることがあります。複数の仕上げオプションは、縦罫線で区切られています。リード / ボール仕上げの値が最大列幅に収まらない場合は、2 行にまたがります。
- (5) ロゴ、ロットトレース コード情報、または環境カテゴリに関する追加マークがデバイスに表示されることがあります
- (6) 複数のデバイス マーキングが、括弧書きされています。カッコ内に複数のデバイス マーキングがあり、「~」で区切られている場合、その中の 1 つだけがデバイスに表示されます。行がインデントされている場合は、前行の続きということです。2 行合わせたものが、そのデバイスのデバイス マーキング全体となります。  
**重要なお知らせと免責事項:** このページに掲載されている情報は、発行日現在のテキサス・インスツルメンツの知識および見解を示すものです。テキサス・インスツルメンツの知識および見解は、第三者によって提供された情報に基づいており、そのような情報の正確性について何らの表明および保証も行いません。第三者からの情報をより良く統合するための努力は続けております。テキサス・インスツルメンツでは、事実を適切に表す正確な情報を提供すべく妥当な手順を踏み、引き続きそれを継続してゆきますが、受け入れる部材および化学物質に対して破壊試験や化学分析は実行していない場合があります。テキサス・インスツルメンツおよび テキサス・インスツルメンツのサプライヤは、特定の情報を機密情報として扱っているため、CAS 番号やその他の制限された情報が公開されない場合があります。  
 いかなる場合においても、そのような情報から生じたテキサス・インスツルメンツの責任は、このドキュメント発行時点でのテキサス・インスツルメンツ製品の価格に基づくテキサス・インスツルメンツからお客様への合計購入価格 (年次ベース) を超えることはありません。

## 6.2 テープおよびリール情報

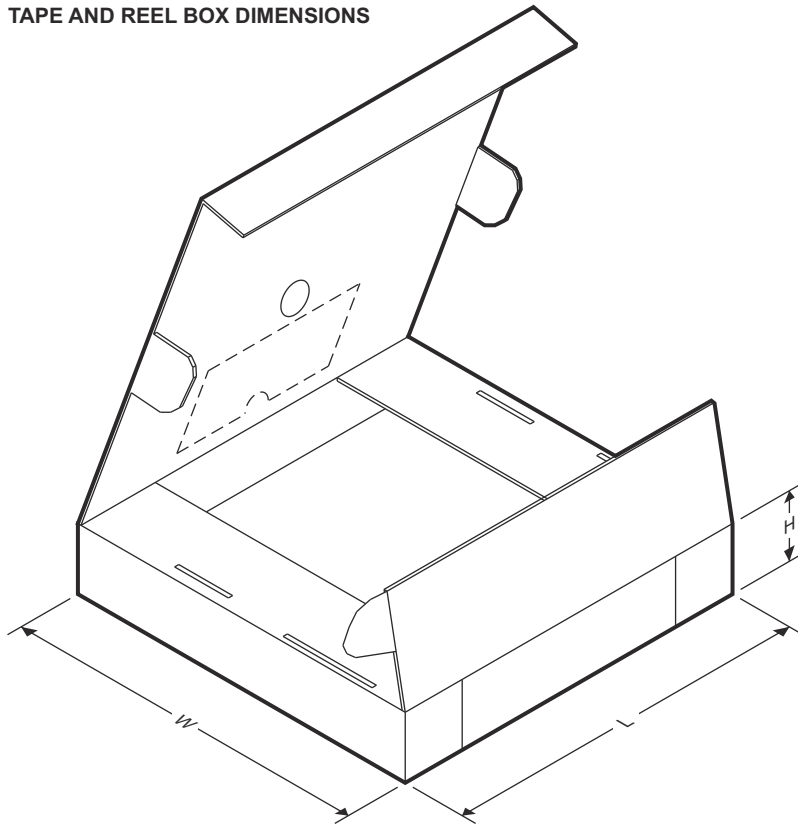


### QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE

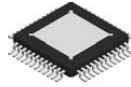


デバイス	パッケージ タイプ	パッケージ 図	ピン数	SPQ	リール 直径 (mm)	リール 幅 W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	ピン1の 象限
TPS92542QPKDRQ1	HTQFP	PKD	48	1000	330	16.4	9.6	9.6	1.5	12	16	Q2

TAPE AND REEL BOX DIMENSIONS



デバイス	パッケージタイプ	パッケージ図	ピン数	SPQ	長さ (mm)	幅 (mm)	高さ (mm)
TPS92542QPKDRQ1	HTQFP	PKD	48	1000	336.6	336.6	31.8

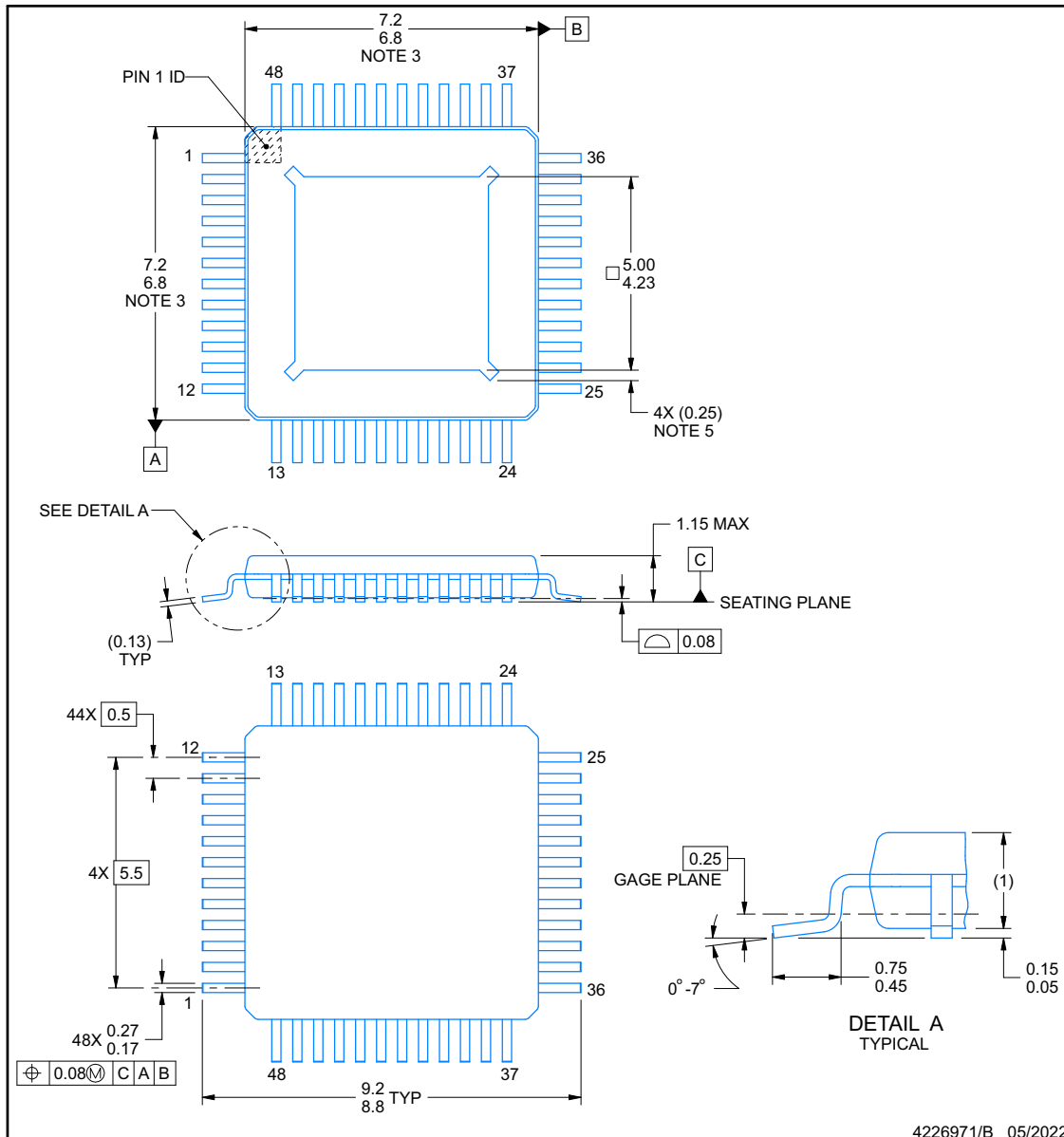


## PACKAGE OUTLINE

**PKD0048A**

**PowerPAD™ HTQFP - 1.15 mm max height**

PLASTIC QUAD FLATPACK



**NOTES:**

PowerPAD is a trademark of Texas Instruments.

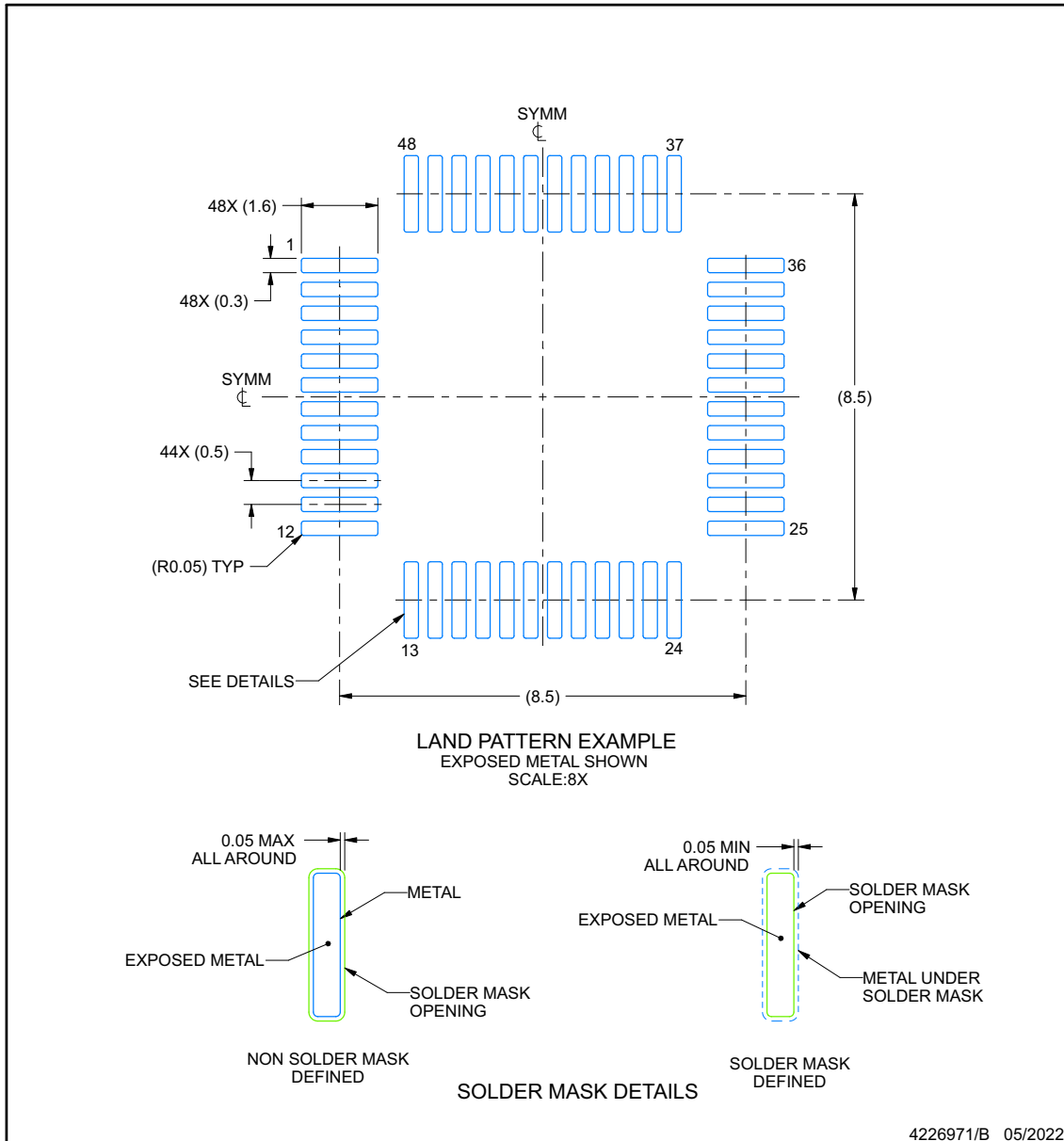
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. This dimension does not include mold flash, protrusions, or gate burrs. Mold flash, protrusions, or gate burrs shall not exceed 0.15 mm per side.
4. Reference JEDEC registration MS-026.
5. Feature may not be present.

## EXAMPLE BOARD LAYOUT

**PKD0048A**

**PowerPAD™ HTQFP - 1.15 mm max height**

PLASTIC QUAD FLATPACK



NOTES: (continued)

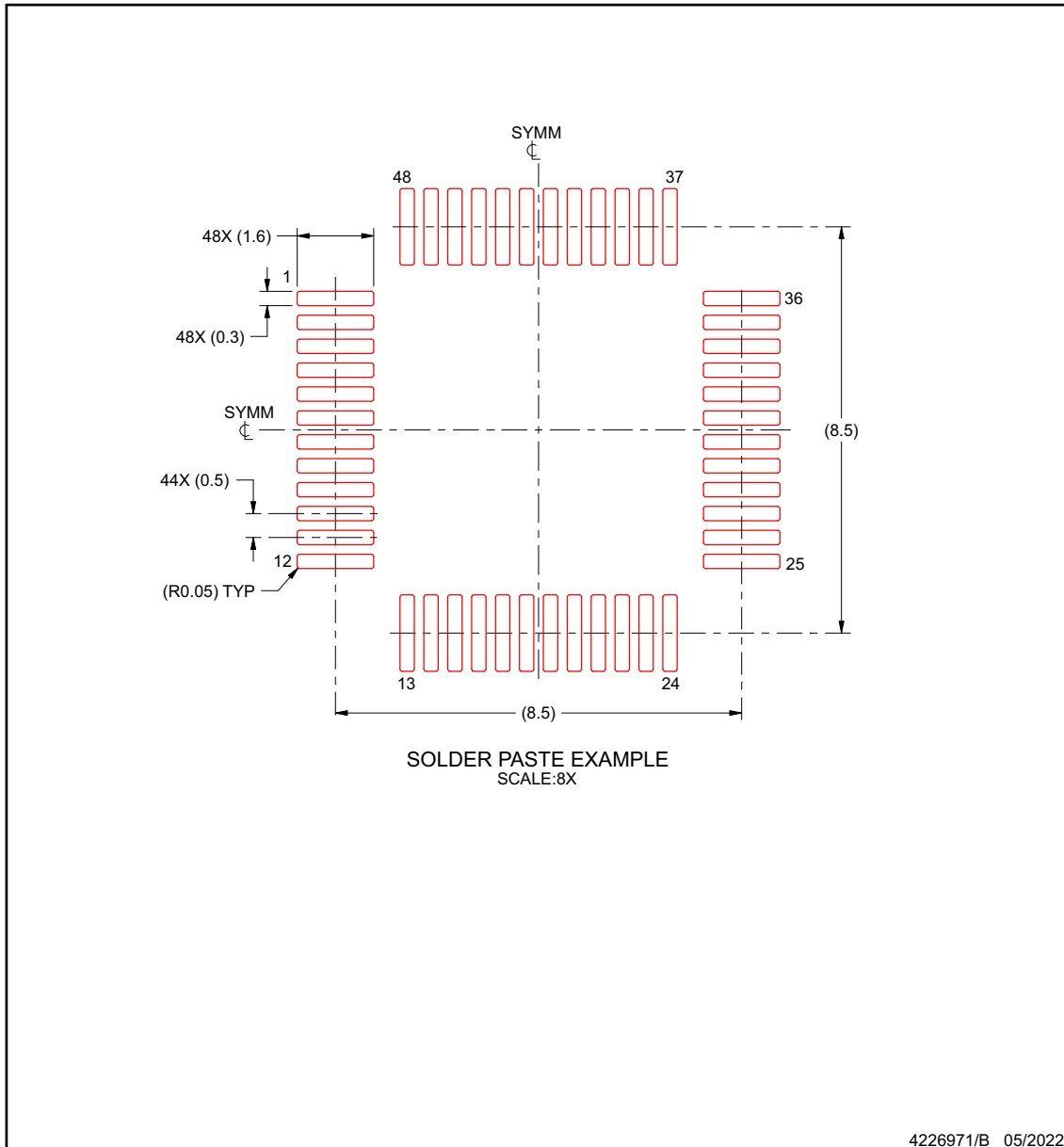
6. Publication IPC-7351 may have alternate designs.
7. Solder mask tolerances between and around signal pads can vary based on board fabrication site.
8. This package is designed to be soldered to a thermal pad on the board. See technical brief, Powerpad thermally enhanced package, Texas Instruments Literature No. SLMA002 ([www.ti.com/lit/slma002](http://www.ti.com/lit/slma002)) and SLMA004 ([www.ti.com/lit/slma004](http://www.ti.com/lit/slma004)).
9. Vias are optional depending on application, refer to device data sheet. It is recommended that vias under paste be filled, plugged or tented.
10. Size of metal pad may vary due to creepage requirement.

## EXAMPLE STENCIL DESIGN

**PKD0048A**

**PowerPAD™ HTQFP - 1.15 mm max height**

PLASTIC QUAD FLATPACK



NOTES: (continued)

11. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.
12. Board assembly site may have different recommendations for stencil design.



**PACKAGING INFORMATION**

Orderable Device	Status (1)	Package Type	Package Drawing	Pins	Package Qty	Eco Plan (2)	Lead finish/ Ball material (6)	MSL Peak Temp (3)	Op Temp (°C)	Device Marking (4/5)	Samples
TPS92542QPKDRQ1	ACTIVE	HTQFP	PKD	48	1000	RoHS & Green	NIPDAU	Level-3-260C-168 HR	-40 to 125	TPS92542	Samples

(1) The marketing status values are defined as follows:

**ACTIVE:** Product device recommended for new designs.

**LIFEBUY:** TI has announced that the device will be discontinued, and a lifetime-buy period is in effect.

**NRND:** Not recommended for new designs. Device is in production to support existing customers, but TI does not recommend using this part in a new design.

**PREVIEW:** Device has been announced but is not in production. Samples may or may not be available.

**OBSELETE:** TI has discontinued the production of the device.

(2) **RoHS:** TI defines "RoHS" to mean semiconductor products that are compliant with the current EU RoHS requirements for all 10 RoHS substances, including the requirement that RoHS substance do not exceed 0.1% by weight in homogeneous materials. Where designed to be soldered at high temperatures, "RoHS" products are suitable for use in specified lead-free processes. TI may reference these types of products as "Pb-Free".

**RoHS Exempt:** TI defines "RoHS Exempt" to mean products that contain lead but are compliant with EU RoHS pursuant to a specific EU RoHS exemption.

**Green:** TI defines "Green" to mean the content of Chlorine (Cl) and Bromine (Br) based flame retardants meet JS709B low halogen requirements of <=1000ppm threshold. Antimony trioxide based flame retardants must also meet the <=1000ppm threshold requirement.

(3) MSL, Peak Temp. - The Moisture Sensitivity Level rating according to the JEDEC industry standard classifications, and peak solder temperature.

(4) There may be additional marking, which relates to the logo, the lot trace code information, or the environmental category on the device.

(5) Multiple Device Markings will be inside parentheses. Only one Device Marking contained in parentheses and separated by a "~" will appear on a device. If a line is indented then it is a continuation of the previous line and the two combined represent the entire Device Marking for that device.

(6) Lead finish/Ball material - Orderable Devices may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

**Important Information and Disclaimer:**The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

**TAPE AND REEL INFORMATION**

**QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE**


\*All dimensions are nominal

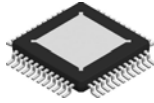
Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
TPS92542QPKDRQ1	HTQFP	PKD	48	1000	330.0	16.4	9.6	9.6	1.5	12.0	16.0	Q2

**TAPE AND REEL BOX DIMENSIONS**


\*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
TPS92542QPKDRQ1	HTQFP	PKD	48	1000	336.6	336.6	31.8

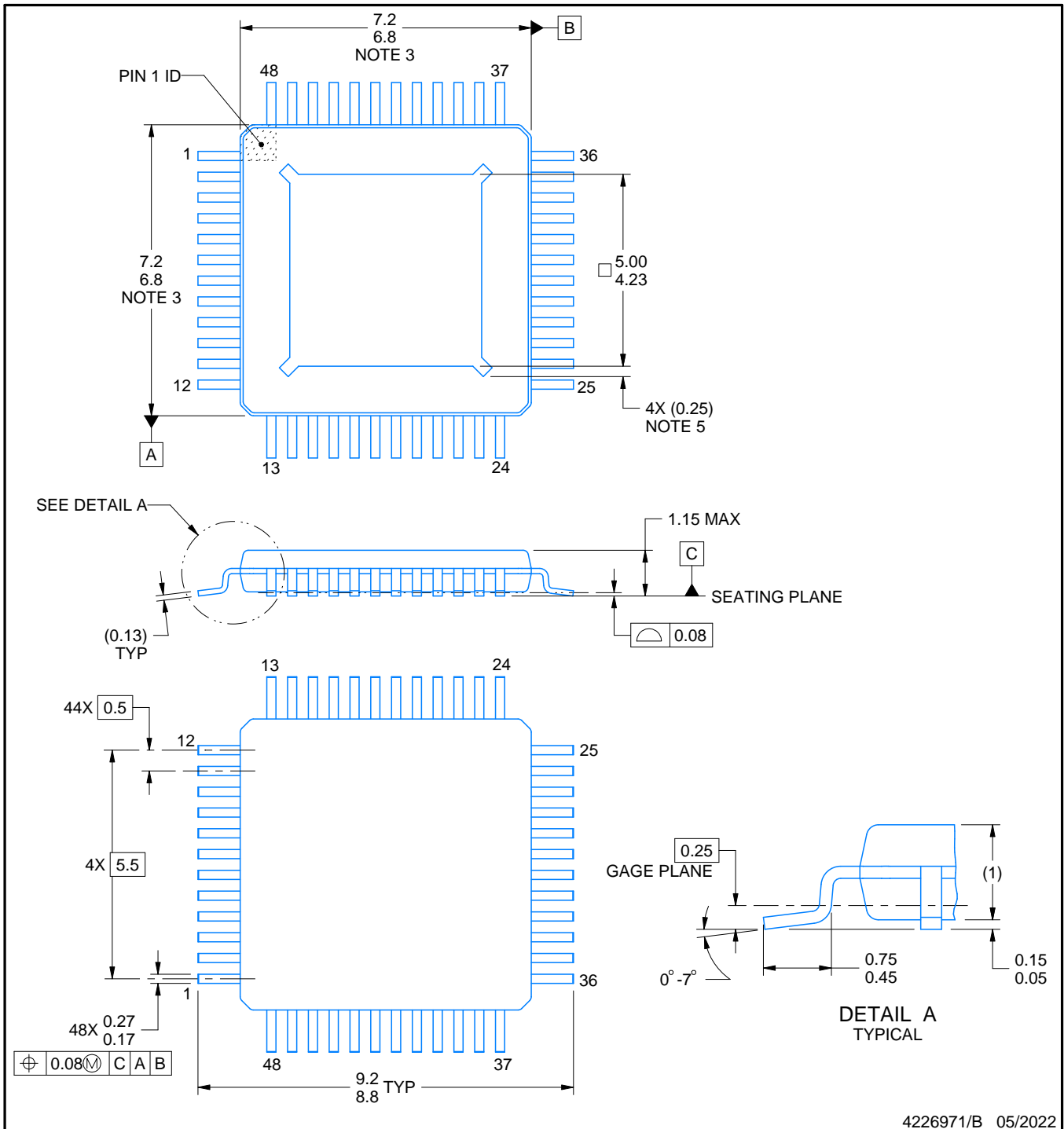
PKD0048A



PowerPAD™ HTQFP - 1.15 mm max height

PACKAGE OUTLINE

PLASTIC QUAD FLATPACK



4226971/B 05/2022

PowerPAD is a trademark of Texas Instruments.

NOTES:

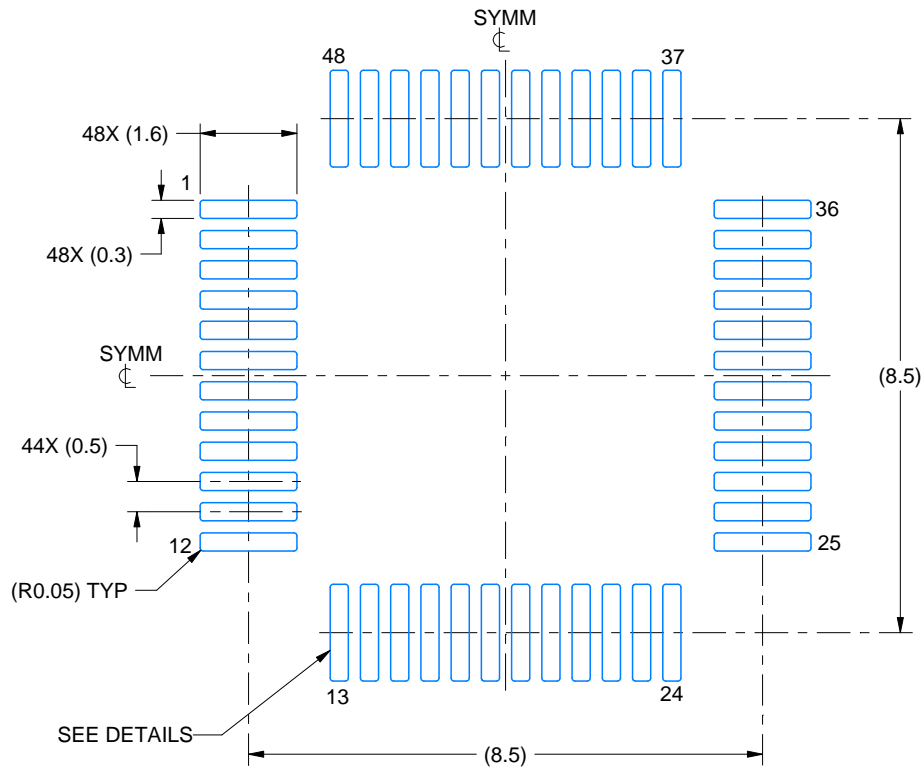
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. This dimension does not include mold flash, protrusions, or gate burrs. Mold flash, protrusions, or gate burrs shall not exceed 0.15 mm per side.
4. Reference JEDEC registration MS-026.
5. Feature may not be present.

# EXAMPLE BOARD LAYOUT

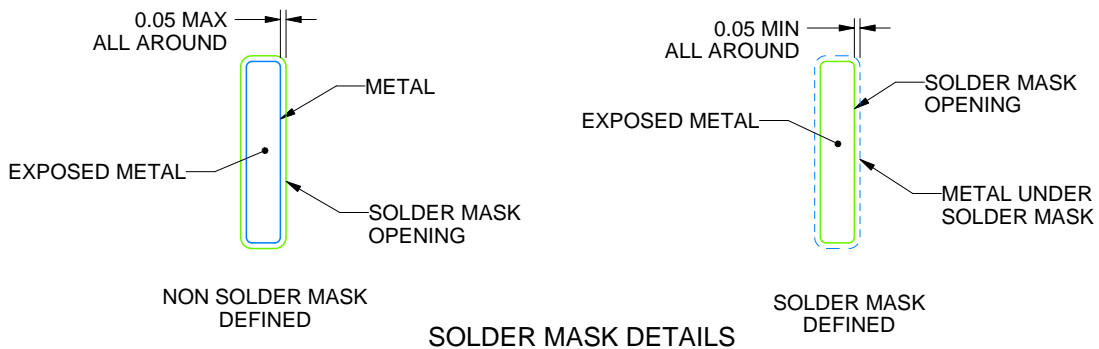
PKD0048A

PowerPAD™ HTQFP - 1.15 mm max height

PLASTIC QUAD FLATPACK



LAND PATTERN EXAMPLE  
EXPOSED METAL SHOWN  
SCALE:8X



4226971/B 05/2022

NOTES: (continued)

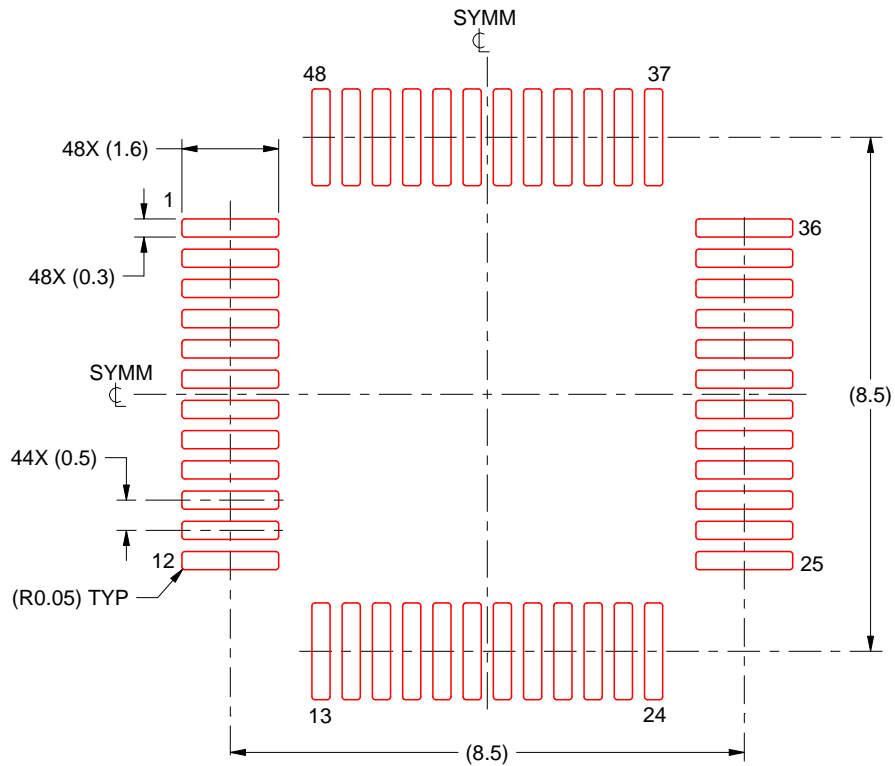
6. Publication IPC-7351 may have alternate designs.
7. Solder mask tolerances between and around signal pads can vary based on board fabrication site.
8. This package is designed to be soldered to a thermal pad on the board. See technical brief, Powerpad thermally enhanced package, Texas Instruments Literature No. SLMA002 ([www.ti.com/lit/slma002](http://www.ti.com/lit/slma002)) and SLMA004 ([www.ti.com/lit/slma004](http://www.ti.com/lit/slma004)).
9. Vias are optional depending on application, refer to device data sheet. It is recommended that vias under paste be filled, plugged or tented.
10. Size of metal pad may vary due to creepage requirement.

# EXAMPLE STENCIL DESIGN

PKD0048A

PowerPAD™ HTQFP - 1.15 mm max height

PLASTIC QUAD FLATPACK



SOLDER PASTE EXAMPLE  
SCALE:8X

4226971/B 05/2022

NOTES: (continued)

11. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.
12. Board assembly site may have different recommendations for stencil design.

## 重要なお知らせと免責事項

テキサス・インスツルメンツは、技術データと信頼性データ(データシートを含みます)、設計リソース(リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、テキサス・インスツルメンツ製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適したテキサス・インスツルメンツ製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、ます。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されているテキサス・インスツルメンツ製品を使用するアプリケーションの開発の目的でのみ、テキサス・インスツルメンツはその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。テキサス・インスツルメンツや第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、テキサス・インスツルメンツおよびその代理人を完全に補償するものとし、テキサス・インスツルメンツは一切の責任を拒否します。

テキサス・インスツルメンツの製品は、[テキサス・インスツルメンツの販売条件](#)、または [ti.com](https://www.ti.com) やかかるテキサス・インスツルメンツ製品の関連資料などのいずれかを通じて提供する適用可能な条項の下で提供されています。テキサス・インスツルメンツがこれらのリソースを提供することは、適用されるテキサス・インスツルメンツの保証または他の保証の放棄の拡大や変更を意味するものではありません。

お客様がいかなる追加条項または代替条項を提案した場合でも、テキサス・インスツルメンツはそれらに異議を唱え、拒否します。

郵送先住所：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265  
Copyright © 2025, Texas Instruments Incorporated