

DP83TD555J-Q1 車載用 10BASE-T1S マルチドロップ OA SPI MAC-PHY イーサネットトランシーバ

1 特長

- IEEE 802.3cg 準拠の 10Mbps 10BASE-T1S
 - マルチドロップまたはポイントツー ポイントの半二重
 - チャネルによって、25m を超えるケーブルと 16 を超えるノードをサポート
- ホストコントローラインターフェイス: OA TC10、TC14 準拠 SPI、最大 25MHz に対応
- Ethertype、VLAN、および DMAC 入力フィルタリングを備えた統合 IEEE 802.3 半二重 MAC
- 車載アプリケーション用に AEC-Q100 認定済み:
 - 温度: -40 ~ 125°C, TA (グレード 1)
 - パーストモードをサポートする物理層衝突回避 (PLCA)
 - の IEEE 802.1AS を使用した TSN
 - リモート PHY GPIO 制御
 - 3.3V のシングル電源動作、I/O 電圧の 1.8/2.5/3.3V オプション
 - OA TC10 のローカルおよびリモートウェークアップのサポート
 - 低消費電力ウェークピン: VBAT、WAKE、INH
 - OA 準拠の超低スリープ電流
 - 12/24/48V 直接 V_{BAT} サポート
- OA TC14 PHY の特長:
 - トポロジの検出
 - 信号品質表示 (SQI)
 - ハードウェア欠陥検出 (HDD)
- 保護機能と障害検出機能を備えた堅牢な PHY アーキテクチャ
 - GND または 48V V_{BAT} へのバスワイヤ短絡保護
 - 過熱、低電圧の検出
 - MDI ピンに対して ±8kV HBM ESD
 - MDI ピンの ±8kV ISO10605 / IEC61000-4-2 ESD 接触放電
 - MDI ピンのための拡張 CMV サポート
 - OA PMA、PCS、PLCA、および EMC 準拠

2 アプリケーション

- 車載:
 - ボディエレクトロニクスおよび照明
 - 車載ゲートウェイ

- 短距離レーダー
- ロボット
- ハイブリッド、電動、パワートレインシステム
- 産業用:
 - ファクトリオートメーション
 - HVAC システム
 - モータードライブ

3 説明

DP83TD555J-Q1 は、IEEE802.3cg 10BASE-T1S および Open Alliance (OA) TC10、TC14 準拠のシリアルペリフェラルインターフェイス (SPI) MAC-PHY イーサネットトランシーバです。このデバイスは、シールドなしのツイストペアケーブルで、広い同相電圧許容誤差により、10Mbps のマルチドロップまたはポイントツー ポイントの半二重通信をサポートしています。このデバイスは、OA SPI を使用してホストコントローラまたはスイッチとの通信を実施します。

DP83TD555J-Q1 は IEEE802.3 メディアアクセスコントローラ (MAC) を内蔵しており、SPI を備えたマイコンが 10BASE-T1S バスを使用してイーサネットネットワークにシームレスに接続できます。

DP83TD555J-Q1 は、TC10 ウェーク/スリープ機能を搭載しており、システムレベルで効率的な消費電力を実現できます。本デバイスは、イーサネットデータラインによるリモートウェークアップをサポートしています。ウェークアップイベントが検出されると、DP83TD555J-Q1 は INH を High に駆動することでシステムの起動を開始します。このデバイスは IEEE 1588v2/802.1AS も内蔵しており、タイムクリティカルな車載と産業用の各アプリケーションに適した高精度の時間同期とハードウェアタイムスタンプ機能を実現できます。

DP83TD555J-Q1 は、ケーブルの障害検出、低電圧、過熱監視などの診断機能を搭載しており、システム開発と保守の効率化に役立ちます。

パッケージ情報

部品番号	パッケージ ⁽¹⁾	パッケージサイズ ⁽²⁾
DP83TD555J-Q1	RGP (VQFN, 20)	4mm × 4mm

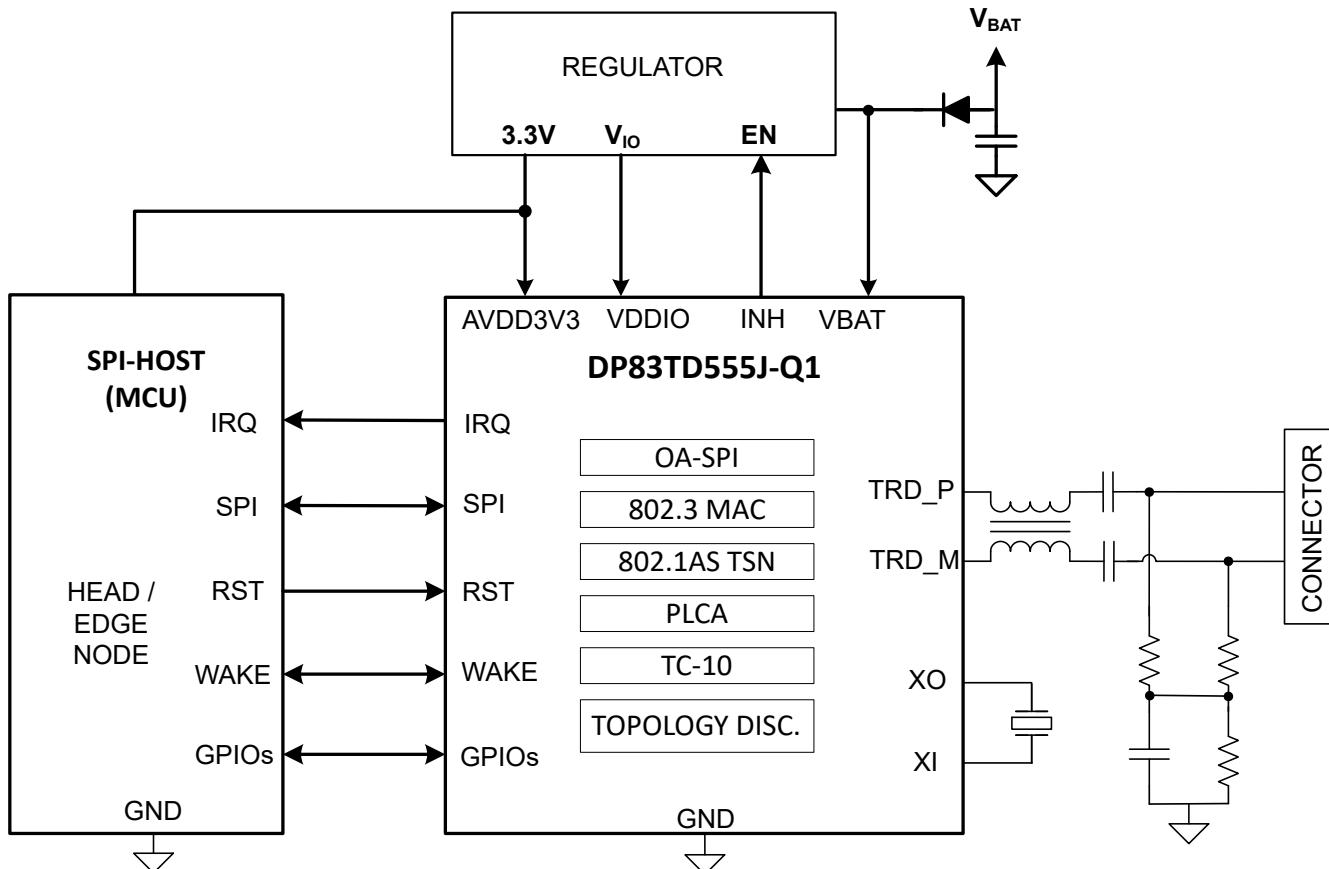
(1) 詳細については、セクション 7 を参照してください。

(2) パッケージサイズ(長さ × 幅)は公称値であり、該当する場合はピンも含まれます。



このリソースの元の言語は英語です。翻訳は概要を便宜的に提供するもので、自動化ツール(機械翻訳)を使用していることがあり、TIでは翻訳の正確性および妥当性につきましては一切保証いたしません。実際の設計などの前には、ti.com で必ず最新の英語版をご参照くださいますようお願いいたします。

English Data Sheet: [SLVSKQ2](#)



ADVANCE INFORMATION

目次

1 特長.....	1	5.4 商標.....	5
2 アプリケーション.....	1	5.5 静電気放電に関する注意事項.....	5
3 説明.....	1	5.6 用語集.....	5
4 関連製品.....	4	6 改訂履歴.....	5
5 デバイスおよびドキュメントのサポート.....	5	7 メカニカル、パッケージ、および注文情報.....	5
5.1 ドキュメントのサポート.....	5	7.1 テープおよびリール情報.....	7
5.2 ドキュメントの更新通知を受け取る方法.....	5	7.2 メカニカル データ.....	8
5.3 サポート・リソース.....	5		

4 関連製品

部品番号	パッケージ	10BASE-T1S PHY タイプ
DP83TD555J-Q1	QFN-20、4mm × 4mm	OA SPI MAC-PHY トランシーバ
DP83TD535-Q1	VSON-14、4.5mm × 3mm	MDIO および TC10 ピンを備えた OA PMD トランシーバ
DP83TD530-Q1	VSON-8、3mm × 3mm	OA PMD トランシーバ

5 デバイスおよびドキュメントのサポート

5.1 ドキュメントのサポート

5.1.1 関連資料

- Open Alliance SIG、『10BASE-T1S Transceiver Interface Rev 1.5』、2021 年。
- IEEE Computer Society、『IEEE Std 802.3cg™-2019, Amendment 5: Physical Layer Specifications and Management Parameters for 10 Mb/s Operation and Associated Power Delivery over a Single Balanced Pair of Conductors』、New York、2019 年。
- Open Alliance SIG、『Advanced diagnostic features for 10BASE-T1S automotive Ethernet PHYs』、2021 年。
- Open Alliance SIG、『TC14_TC10_JWG_10BASE-T1S Sleep Wake-up Specification Rev 1.0』、2022 年。
- IEEE Computer Society、『IEEE Standard for Ethernet』、2018 年。
- Open Alliance SIG、『10BASE-T1S PLCA Management Registers Rev 1.2』、2022 年。

5.2 ドキュメントの更新通知を受け取る方法

ドキュメントの更新についての通知を受け取るには、www.tij.co.jp のデバイス製品フォルダを開いてください。[通知] をクリックして登録すると、変更されたすべての製品情報に関するダイジェストを毎週受け取ることができます。変更の詳細については、改訂されたドキュメントに含まれている改訂履歴をご覧ください。

5.3 サポート・リソース

テキサス・インスツルメンツ E2E™ サポート・フォーラムは、エンジニアが検証済みの回答と設計に関するヒントをエキスパートから迅速かつ直接得ることができる場所です。既存の回答を検索したり、独自の質問をしたりすることで、設計で必要な支援を迅速に得ることができます。

リンクされているコンテンツは、各寄稿者により「現状のまま」提供されるものです。これらはテキサス・インスツルメンツの仕様を構成するものではなく、必ずしもテキサス・インスツルメンツの見解を反映したものではありません。テキサス・インスツルメンツの[使用条件](#)を参照してください。

5.4 商標

テキサス・インスツルメンツ E2E™ is a trademark of Texas Instruments.

すべての商標は、それぞれの所有者に帰属します。

5.5 静電気放電に関する注意事項



この IC は、ESD によって破損する可能性があります。テキサス・インスツルメンツは、IC を取り扱う際には常に適切な注意を払うことをお勧めします。正しい取り扱いおよび設置手順に従わない場合、デバイスを破損するおそれがあります。

ESD による破損は、わずかな性能低下からデバイスの完全な故障まで多岐にわたります。精密な IC の場合、パラメータがわずかに変化するだけで公表されている仕様から外れる可能性があるため、破損が発生しやすくなっています。

5.6 用語集

テキサス・インスツルメンツ用語集

この用語集には、用語や略語の一覧および定義が記載されています。

6 改訂履歴

日付	改訂	注
December 2025	*	初版リリース

7 メカニカル、パッケージ、および注文情報

以降のページには、メカニカル、パッケージ、および注文に関する情報が記載されています。この情報は、指定のデバイスに使用できる最新のデータです。このデータは、予告なく、このドキュメントを改訂せずに変更される場合があります。本データシートのブラウザ版を使用している場合は、画面左側の説明をご覧ください。

付録：パッケージ・オプション

パッケージ情報

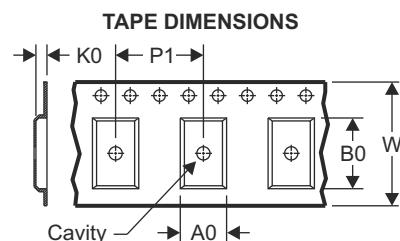
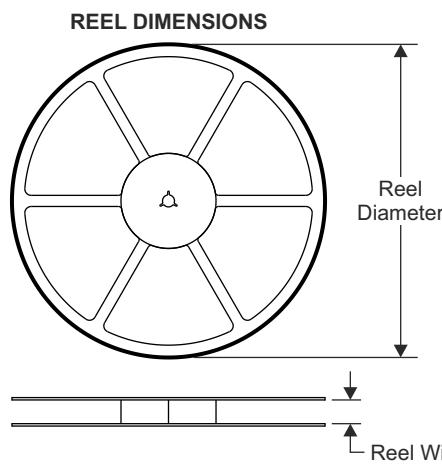
注文可能な型番	ステータス (1)	資料の タイプ (2)	パッケージ ピン数	パッケージ数量 キ ヤリア	RoHS (3)	リード端子の仕上げ/ ポールの原材料 (4)	MSL 定格/ピークリフロ ー (5)	動作温度 (°C)	部品マーキング (6)
PDP83TD555JRGPRQ1	アクティブ	量産開始前	VQFN(RGP) 20	3000 大口径の T&R	-	TI にお電話ください	TI にお電話ください	-40~125 °C	P555TC / Z194301

- (1) **ステータス:**ステータスの詳細については、TI の [製品ライフ サイクル](#) をご覧ください。
- (2) **資料のタイプ:**指定された量産開始前部品はプロトタイプ/検証用デバイスであり、実生産向けに承認またはリリースされたものではありません。テストおよび最終プロセス (品質保証、信頼性性能テスト、プロセス認証が含まれますが、これに限定されるものではありません) がまだ完了していない可能性があるほか、さらなる変更が加えられたり、中止される可能性もあります。注文可能になっている場合、その購入はチェックアウト時に新たな免責条項の対象となるものとします。また、これは早期内部評価のみを目的としたものです。これらの商品は、いかなる保証もなしで販売されています。
- (3) **RoHS 値:**はい、いいえ、RoHS 免除。詳細情報および値の定義については、[TI RoHS に関する声明](#) を参照してください。
- (4) **リード端子の仕上げ/ポールの原材料:**部品には複数の材料仕上げオプションがあります。複数の仕上げオプションは、縦罫線で区切られています。リード端子の仕上げ / ポールの原材料の値が最大列幅に収まらない場合は、2 行にまたがります。
- (5) **MSL 定格/ピークリフロー:**湿度感度レベルの定格、および半田付けのピーク (リフロー) 温度です。部品が複数の耐湿性定格を持つ場合、JEDEC 規格で最低レベルのみを示しています。プリント基板に部品を取り付けるために使用する実際のリフロー温度については、出荷ラベルをご確認ください。
- (6) **部品マーキング:**ロゴ、ロットトレースコード情報、または環境カテゴリに関する追加マークが部品に記載されることがあります。複数の部品マーキングが括弧の中に記載されています。括弧内で「～」で区切られた 1 つの部品マーキングのみが部品に表示されます。行がインデントされている場合は、前行の続きということです。2 行合わせたものが、そのデバイスの部品マーキング全体となります。

重要なお知らせと免責事項:このページに掲載されている情報は、発行日現在のテキサス・インスツルメンツの知識および見解を示すものです。テキサス・インスツルメンツの知識および見解は、第三者によって提供された情報に基づいており、そのような情報の正確性について何らの表明および保証も行うものではありません。第三者からの情報をより良く統合するための努力は続けております。テキサス・インスツルメンツでは、事実を適切に表す正確な情報を提供すべく妥当な手順を踏み、引き続きそれを継続してゆきますが、受け入れる部材および化学物質に対して破壊試験や化学分析は実行していない場合があります。テキサス・インスツルメンツおよびテキサス・インスツルメンツのサプライヤは、特定の情報を機密情報として扱っているため、CAS 番号やその他の制限された情報が公開されない場合があります。

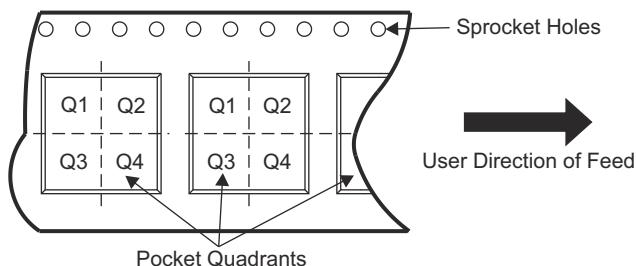
いかなる場合においても、そのような情報から生じた TI の責任は、このドキュメント発行時点での TI 製品の価格に基づく TI からお客様への合計購入価格 (年次ベース) を超えることはありません。

7.1 テープおよびリール情報



A0	Dimension designed to accommodate the component width
B0	Dimension designed to accommodate the component length
K0	Dimension designed to accommodate the component thickness
W	Overall width of the carrier tape
P1	Pitch between successive cavity centers

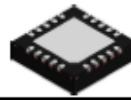
QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE



デバイス	パッケージ タイプ	パッケージ 図	ピン	SPQ	リール 直径 (mm)	リール 幅 W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	ピン 1 の 象限
PDP83TD555JRGPRQ1	VQFN	RGP	20	3000	330.0	12.4	4.25	4.25	1.15	8.0	12.0	2

7.2 メカニカル データ

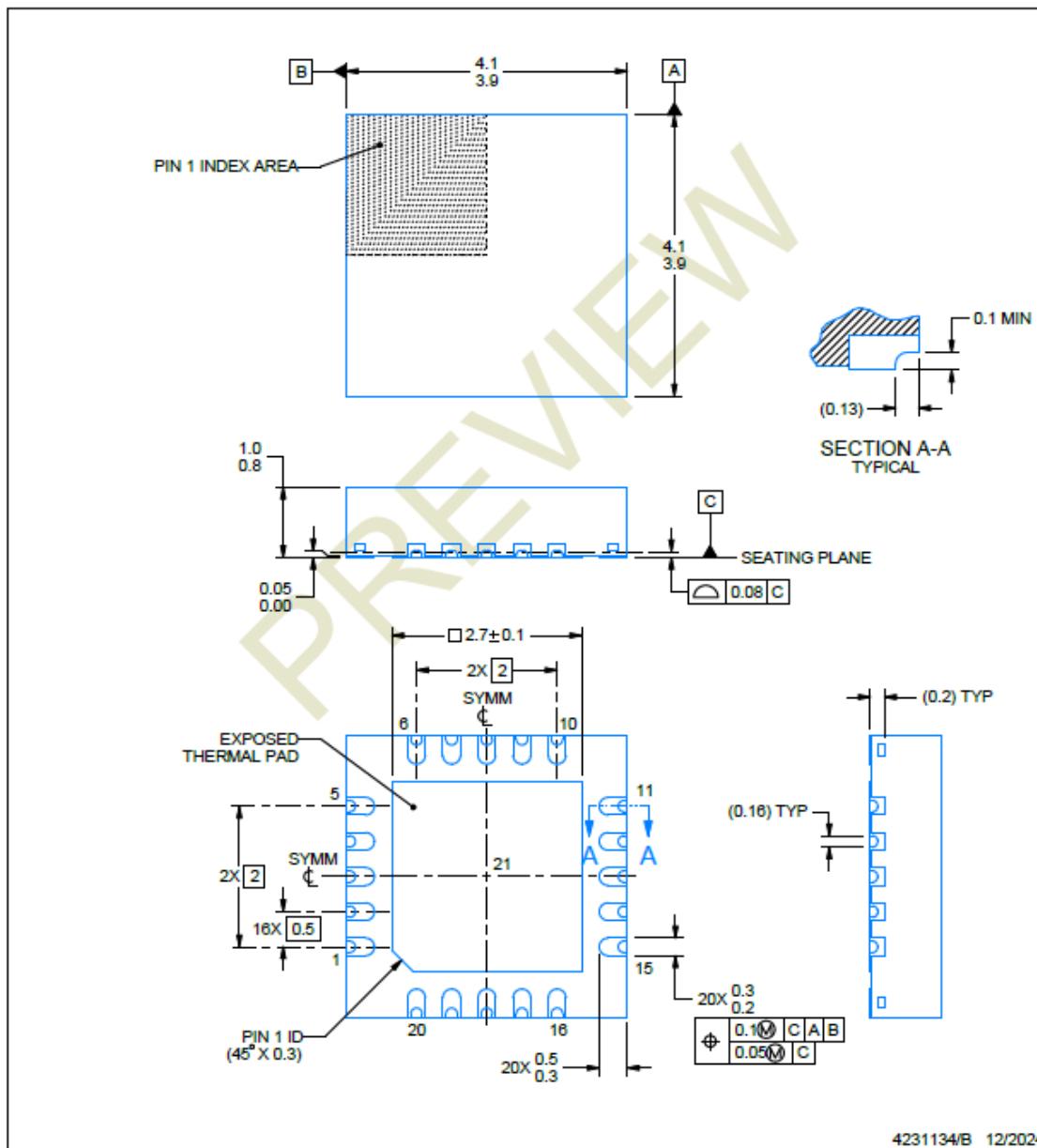
RGP0020M



PACKAGE OUTLINE

VQFN - 1 mm max height

PLASTIC QUAD FLATPACK - NO LEAD



NOTES:

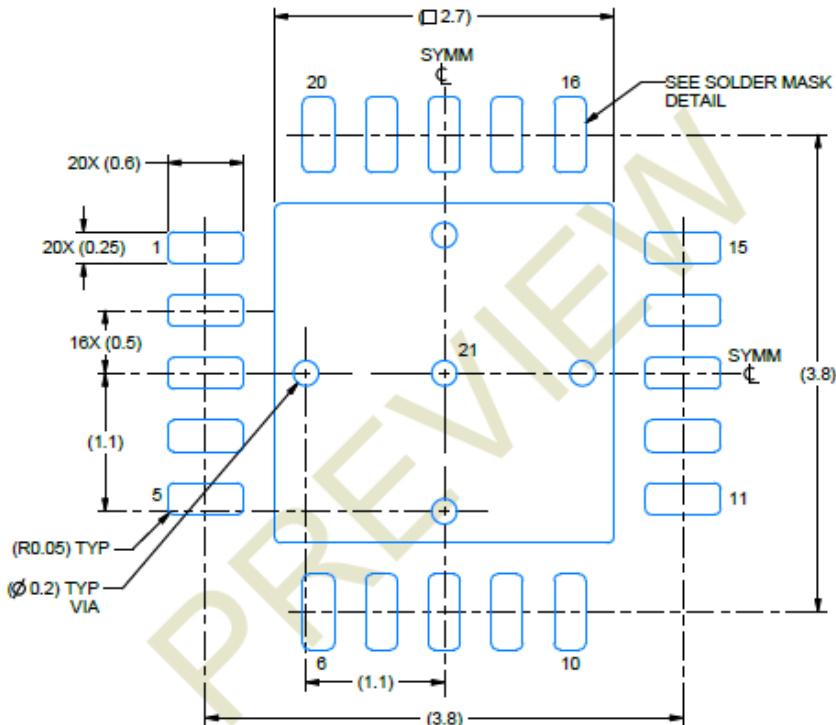
1. All linear dimensions are in millimeters. Any dimensions in parenthesis are for reference only. Dimensioning and tolerancing per ASME Y14.5M.
2. This drawing is subject to change without notice.
3. The package thermal pad must be soldered to the printed circuit board for thermal and mechanical performance.

EXAMPLE BOARD LAYOUT

RGP0020M

VQFN - 1 mm max height

PLASTIC QUAD FLATPACK - NO LEAD



**LAND PATTERN EXAMPLE
EXPOSED METAL SHOWN
SCALE: 20X**



4231134/B 12/2024

NOTES: (continued)

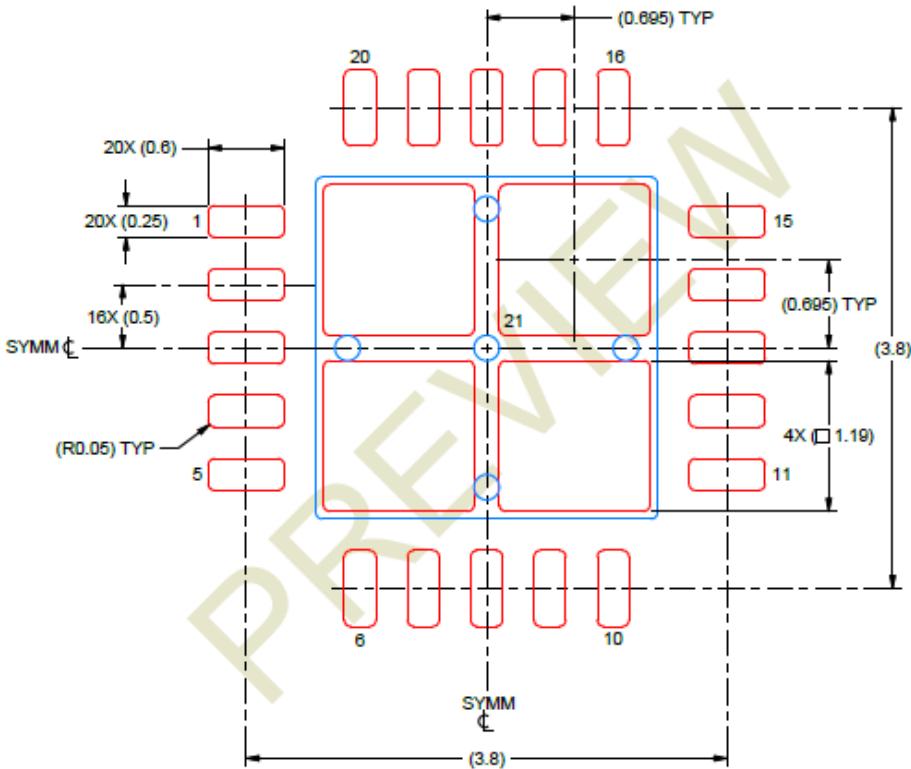
4. This package is designed to be soldered to a thermal pad on the board. For more information, see Texas Instruments literature number SLUA271 (www.ti.com/lit/slua271).
 5. Vias are optional depending on application, refer to device data sheet. If any vias are implemented, refer to their locations shown on this view. It is recommended that vias under paste be filled, plugged or tented.

EXAMPLE STENCIL DESIGN

RGP0020M

VQFN - 1 mm max height

PLASTIC QUAD FLATPACK - NO LEAD



SOLDER PASTE EXAMPLE
BASED ON 0.125 MM THICK STENCIL
SCALE: 20X

EXPOSED PAD 21
78% PRINTED SOLDER COVERAGE BY AREA UNDER PACKAGE

4231134/B 12/2024

NOTES: (continued)

6. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
PDP83TD555JRGPRQ1	Active	Preproduction	null (null)	3000 LARGE T&R	-	Call TI	Call TI	-40 to 125	

⁽¹⁾ **Status:** For more details on status, see our [product life cycle](#).

⁽²⁾ **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

⁽³⁾ **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

⁽⁴⁾ **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

⁽⁵⁾ **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

⁽⁶⁾ **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "~" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer: The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

重要なお知らせと免責事項

TIは、技術データと信頼性データ(データシートを含みます)、設計リソース(リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の默示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または默示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したもので、(1)お客様のアプリケーションに適した TI 製品の選定、(2)お客様のアプリケーションの設計、検証、試験、(3)お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとします。

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2025, Texas Instruments Incorporated

最終更新日：2025 年 10 月