

LM25137F4V ~ 42V、100% デューティ サイクル対応、デュアルチャンネル同期整流降圧 DC/DC コントローラファミリ (機能安全アプリケーション向け)

1 特長

- 機能安全準拠
 - 機能安全アプリケーション向けに開発
 - Capable、SIL 2、SIL 3 の各オプションに対応する 3 つの注文可能な型番
 - IEC TR 62380 に基づく SIL 3 までの IEC 61508 準拠システム設計を支援する資料を提供
 - SIL 3 までを対象とする決定論的対応能力
 - SIL 3 までのランダム フォルト インテグリティ
- 多用途のデュアル同期整流降圧 DC/DC コントローラ
 - 4V~42V の広い入力電圧範囲
 - 精度 1% の固定 3.3V、5V、12V 出力または可変出力 (0.8V~36V)
 - 各チャンネルの電流モニタ出力
 - 100% デューティ サイクルに対応するチャージポンプゲートドライバ
 - スリープ静止電流: 1.8µA (標準値)
 - ヒックアップモードによる過電流の内部保護
- 2 つのインターリーブ同期整流降圧チャンネル
 - 2 チャンネルまたは単一出力多相
 - 最大 4 相にスタック可能
 - SYNC In および SYNC Out 機能
 - 軽負荷 PFM または FPWM を選択可能
 - 22ns の $t_{ON(min)}$ により高い V_{IN}/V_{OUT} 比を実現
- 超低 EMI 要件向けの設計
 - デュアル ランダム スペクトラム拡散機能 (DRSS)
 - スイッチング周波数: 100kHz~2.64MHz
- ウェットラブル フランク付き VQFN-36 パッケージ

- WEBENCH® Power Designer により、LM25137F を使用するカスタム設計を作成

2 アプリケーション

- パーソナル エレクトロニクス: コンピュータ パリフェラル
- 産業用: 24V バスシステム、電力供給
- エンタープライズ システム: 高性能コンピューティング

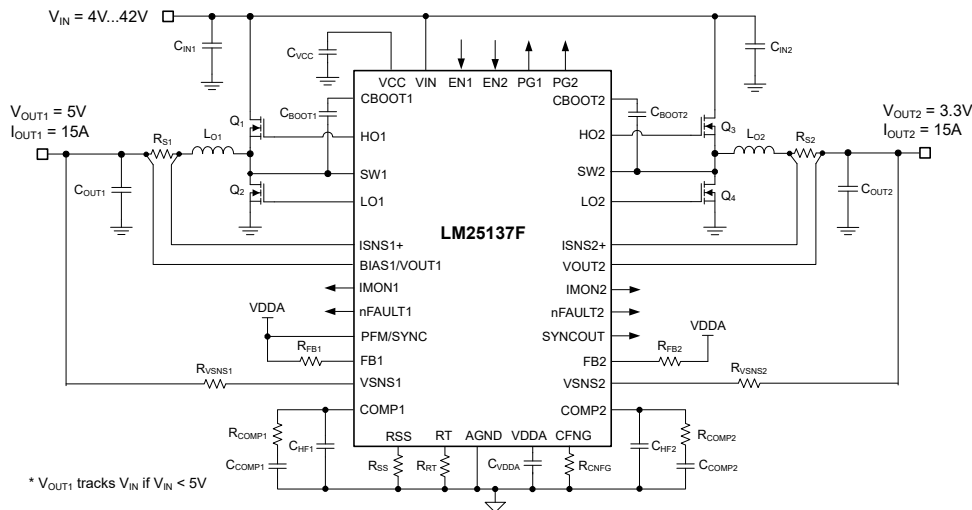
3 説明

LM25137F は、42V のデュアルチャンネル降圧コントローラファミリであり、機能安全を実現するための次の 3 つのオプションが用意されています。対応、SIL 2、SIL 3。インターリーブ方式のスタック可能なピーク電流モードアーキテクチャにより、容易なループ補償、高速な過渡応答、優れた負荷/ライン制御、並列化した相での正確なカレントシェア (電流共有) を実現し、より大きな出力電流に対応します。最小オン時間 22ns のハイサイドスイッチは大きい降圧率に対応できるため、12V および 24V の入力から低電圧レールへの直接変換が可能になり、システムの設計コストと複雑性を下げることができます。LM25137F は、最低 4V の入力電圧ディップ時にも動作を継続でき、必要に応じて 100% のデューティ サイクルでも動作できます。

パッケージ情報

部品番号	パッケージ (1)	パッケージ サイズ(2)
LM25137F	RHA (VQFN, 36)	6.0mm × 6.0mm

- 詳細については、セクション 7 を参照してください。
- パッケージ サイズ (長さ × 幅) は公称値であり、該当する場合はピンも含まれます。



LM25137F デュアル出力降圧スイッチングレギュレータ - 概略回路図



CISPR 11 および CISPR 32 EMI 要件への準拠を容易にする複数の機能が搭載されています。大電流 MOSFET ゲートドライバは、適応的にタイミングを制御し、スイッチング遷移時のボディ ダイオードの導通を最小限にとどめて、スイッチング損失を低減するとともに、高入力電圧および高スイッチング周波数時の熱および EMI 性能を高めます。入力コンデンサのリップル電流を小さくし、EMI フィルタを小型化するために、2 つの出力の 180° インターリーブ動作もサポートしています。90° 位相差のあるクロック出力は、カスケード、マルチチャネル、多相電力段に最適です。スイッチング周波数は、抵抗により最大 2.2MHz まで設定可能で、最大 2.64MHz の外部クロックソースと同期できるため、ノイズに敏感な用途でビート周波数を除去できます。

スリープ時静止電流 (出力電圧をレギュレートした状態) は 1.8 μ A であるため、バッテリー駆動のシステムの動作時間を延長できます。LM25137F のその他の機能として、最大 150°C の接合部温度での動作、ユーザー選択可能な PFM による軽負荷時消費電流の低減、設定可能なソフトスタート機能、オープンドレインの FAULT フラグと PG フラグによるフォルト報告と出力監視、独立したイネーブル入力、プリバイアスされた負荷への単調なスタートアップ、内蔵 VCC バイアス電源レギュレータ (VIN または VOUT1 から電源を供給)、ヒックアップモード過負荷保護、自動回復機能付きサーマルシャットダウン保護があります。電流検出では、また、オプションのシャント抵抗を使用すれば、高精度を実現できます。起動時の ABIST、VOUT1/2 および VCC リップル検出、エラー監視付きの冗長バンドギャップ、冗長かつ高速な VOUT1/2 監視、フィードバックパス障害検出、冗長サーマルシャットダウンなど、機能安全アプリケーション向けの固有の機能により、FIT レートが大幅に低減されます。

LM25137F コントローラ、6mm × 6mm の熱特性強化された 36 ピンの VQFN パッケージに搭載され、信頼性向上のためのピンクリアランスが追加されています。また、ウェットブルフランクピンも搭載されており、製造現場で光学検査を容易に行えます。広い入力電圧範囲、低い静止電流消費、高温での動作、サイクルごとの電流制限、低い EMI シグネチャ、**小型設計サイズ**により、堅牢性と耐久性の向上が求められる機能安全 (FuSa) アプリケーションに最適なポイントオブロードレギュレータソリューションを実現できます。

目次

1 特長.....	1	5.3 ドキュメントの更新通知を受け取る方法.....	8
2 アプリケーション.....	1	5.4 サポート・リソース.....	8
3 説明.....	1	5.5 商標.....	8
4 関連製品.....	4	5.6 静電気放電に関する注意事項.....	8
5 デバイスおよびドキュメントのサポート.....	5	5.7 用語集.....	8
5.1 デバイス サポート.....	5	6 改訂履歴.....	8
5.2 ドキュメントのサポート.....	6	7 メカニカル、パッケージ、および注文情報.....	9

4 関連製品

表 4-1. 発注型番

ジェネリック型番	発注用製品型番	TI の機能安全の分類 ⁽¹⁾	製品データシート
LM25137	LM25137RHAR	機能安全対応	こちら でご覧になれます
LM25137F	LM25137F2RHAR	SIL 2 機能安全準拠	詳細なデータシートは こちら でご請求ください
	LM25137F3RHAR	SIL 3 機能安全準拠	

(1) TI の機能安全分類 (開発プロセス、分析レポート、診断の説明) については、[機能安全ホームページ](#)をご覧ください。

5 デバイスおよびドキュメントのサポート

5.1 デバイス サポート

5.1.1 サード・パーティ製品に関する免責事項

サード・パーティ製品またはサービスに関するテキサス・インスツルメンツの出版物は、単独またはテキサス・インスツルメンツの製品、サービスと一緒に提供される場合に関係なく、サード・パーティ製品またはサービスの適合性に関する是認、サード・パーティ製品またはサービスの是認の表明を意味するものではありません。

5.1.2 開発サポート

表 5-1 で規定されている最低 3.5V、最大 100V の入力動作電圧において、TI のファミリの同期整流降圧コントローラは、幅広いアプリケーションに対応できる柔軟性、スケーラビリティ、最適化された設計サイズを実現します。

SIL 3 までの機能安全システムの設計に役立つ LM5137F および LM25137F が入手可能です。このコントローラファミリを使用すると、高密度、低 EMI、高いシステム信頼性を備えた DC/DC 設計が可能になります。

表 5-1. 同期整流降圧 DC/DC コントローラ ファミリ

DC/DC コントローラ	シングルまたはデュアル	V _{IN} 範囲	制御方式	ゲート駆動電圧	同期出力	主な機能
LM5137	デュアル	4V ~ 80V	ピーク電流モード	5V	90°位相シフト	100% デューティ サイクル
LM5137F	デュアル	4V ~ 80V	ピーク電流モード	5V	90°位相シフト	SIL 2 または 3
LM25137	デュアル	4V ~ 42V	ピーク電流モード	5V	90°位相シフト	100% デューティ サイクル
LM25137F	デュアル	4V ~ 42V	ピーク電流モード	5V	90°位相シフト	SIL 2 または 3
LM25139	シングル	4V ~ 42V	ピーク電流モード	5V	該当なし	DRSS
LM5141	シングル	3.8V ~ 65V	ピーク電流モード	5V	該当なし	分割ゲートドライブ
LM25141	シングル	3.8V ~ 42V	ピーク電流モード	5V	該当なし	分割ゲートドライブ
LM5143	デュアル	3.5V ~ 65V	ピーク電流モード	5V	90°位相シフト	分割ゲートドライブ
LM25143	デュアル	3.5V ~ 42V	ピーク電流モード	5V	90°位相シフト	分割ゲートドライブ
LM5145	シングル	5.5V ~ 75V	電圧モード	7.5V	180°位相シフト	シャントなし
LM5146	シングル	5.5V ~ 100V	電圧モード	7.5V	180°位相シフト	100V 入力能力
LM5148	シングル	3.5V ~ 80V	ピーク電流モード	5V	180°位相シフト	DRSS
LM25148	シングル	3.5V ~ 42V	ピーク電流モード	5V	180°位相シフト	DRSS
LM5149	シングル	3.5V ~ 80V	ピーク電流モード	5V	180°位相シフト	AEF
LM25149	シングル	3.5V ~ 42V	ピーク電流モード	5V	180°位相シフト	AEF
LM5190	シングル	5V ~ 80V	ピーク電流モード	7.5V	該当なし	CC/CV
LM25190	シングル	5V ~ 42V	ピーク電流モード	7.5V	該当なし	CC/CV

開発サポートについては、以下を参照してください。

- LM25137F DC/DC コントローラ [クイックスタートカリキュレータ](#) と [PSPICE](#) シミュレーションモデル
- LM5137F-Q1-EVM12V と LM25137F-Q1-EVM5D3 [Altium](#) レイアウトソースファイル
- テキサス・インスツルメンツの WEBENCH 設計環境については、[WEBENCH® 設計センター](#) を参照してください。
- テキサス・インスツルメンツのリファレンス デザイン ライブラリについては、[TI Designs](#) を参照してください。
- TI のリファレンス デザイン。
 - [450W 4 相インターリーブ降圧コンバータのリファレンス デザイン](#)
 - [20V_{IN} ~ 60V_{IN}, 600W, GaN パワー スイッチ搭載、車載 2 相降圧レギュレータリファレンス デザイン](#)

5.1.2.1 WEBENCH® ツールによるカスタム設計

[ここをクリック](#) すると、WEBENCH® Power Designer により、LM25137F デバイスを使用するカスタム設計を作成できます。

1. 最初に、入力電圧 (V_{IN})、出力電圧 (V_{OUT})、出力電流 (I_{OUT}) の要件を入力します。
2. オプティマイザのダイヤルを使用して、効率、占有面積、コストなどの主要なパラメータについて設計を最適化します。
3. 生成された設計を、テキサス・インスツルメンツが提供する他の方式と比較します。

WEBENCH Power Designer では、カスタマイズされた回路図と部品リストを、リアルタイムの価格と部品の在庫情報と併せて参照できます。

通常、次の操作を実行可能です。

- 電氣的なシミュレーションを実行し、重要な波形と回路の性能を確認する
- 熱シミュレーションを実行し、基板の熱特性を把握する
- カスタマイズされた回路図やレイアウトを、一般的な CAD フォーマットで出力する
- 設計のレポートを PDF で印刷し、設計を共有する

WEBENCH ツールの詳細は、www.ti.com/ja-jp/WEBENCH でご覧になれます。

5.2 ドキュメントのサポート

5.2.1 関連資料

関連資料については、以下を参照してください。

- ユーザー ガイド:
 - テキサス インスツルメンツ、『[LM5137F-Q1 12V、20A 単一出力評価基板](#)』
 - テキサス・インスツルメンツ、『[LM25137-Q1 評価基板](#)』
 - テキサス インスツルメンツ、『[LM5143-Q1 評価基板ユーザー ガイド](#)』
 - テキサス インスツルメンツ、『[LM5141-Q1 評価基板ユーザー ガイド](#)』
 - テキサス・インスツルメンツ、『[LM5146-Q1 EVM ユーザー ガイド](#)』
 - テキサス・インスツルメンツ、『[LM5145EVM-HD-20A 高密度評価基板](#)』
 - テキサス インスツルメンツ、『[LM5149-Q1 降圧コンバータの評価基板ユーザーガイド](#)』
 - テキサス インスツルメンツ、『[LM5190-Q1 CC-CV 降圧コントローラ評価基板](#)』
- アプリケーション ノート:
 - テキサス インスツルメンツ、『[LM5137F-Q1 を使用した 4 相インターリーブ降圧の実装方法](#)』
 - テキサス・インスツルメンツ、『[LM5143-Q1 車載用 ADAS アプリケーション向け 4 相降圧レギュレータの設計](#)』
- 技術関連ブログ記事:
 - テキサス インスツルメンツ、『[車載用バッテリー直結型降圧プリレギュレータの設計で機能安全準拠を実現](#)』
 - テキサス インスツルメンツ、『[TI の機能安全準拠降圧レギュレータを活用した次世代 ADAS プロセッサへの電力供給](#)』

5.2.1.1 低 EMI 設計リソース

- テキサス インスツルメンツ、『[低 EMI](#)』ランディングページ
- テキサス インスツルメンツ、『[EMI の問題の対応](#)』企業ブログ
- テキサス インスツルメンツ、『[DC/DC レギュレータの EMI エンジニアガイド](#)』 e-book
- テキサス インスツルメンツ、『[低 EMI 電源の設計](#)』ビデオシリーズ
- ホワイト ペーパー:
 - テキサス・インスツルメンツ、『[電源の伝導 EMI 仕様の概要](#)』
 - テキサス・インスツルメンツ、『[電源の放射 EMI 仕様の概要](#)』
 - テキサス インスツルメンツ、『[電源における EMI 低減のための短時間でコスト効率の高いイノベーション](#)』
 - テキサス・インスツルメンツ、『[コスト効率が高く要求品質の高いアプリケーション用の広範な \$V_{IN}\$ 、低 EMI 同期整流降圧回路の評価](#)』

- テキサス インスツルメンツ、『最適化された出力段レイアウトによる大電流 DC/DC レギュレータの EMI 性能向上』アプリケーションブリーフ
- テキサス インスツルメンツ、『誘導性寄生の最小化による降圧コンバータの EMI と電圧ストレスの低減』アナログデザインジャーナル

5.2.1.2 熱設計についてのリソース

- テキサス インスツルメンツ、[放熱強化パッケージによる高周囲温度環境での熱性能の改善ホワイト ペーパー](#)
- アプリケーションノート:
 - テキサス インスツルメンツ、『[過去ではなく、現在の識見による熱設計](#)』
 - テキサス インスツルメンツ、『[露出パッドパッケージで最良の熱抵抗を実現するための基板レイアウトガイド](#)』
 - テキサス・インスツルメンツ、『[半導体および IC パッケージの熱評価基準](#)』
 - テキサス インスツルメンツ、『[放熱特性に優れた PowerPAD™ パッケージ](#)』
 - テキサス・インスツルメンツ、『[新しい熱評価基準の解説](#)』
- テキサス インスツルメンツ、『[PowerPAD™ 入門](#)』アプリケーション ブリーフ

5.2.1.3 PCB レイアウトについてのリソース

- LM5137F-Q1-EVM12V と LM25137F-Q1-EVM5D3 [Altium](#) レイアウトソースファイル
- テキサス・インスツルメンツ、『[AN-1149『スイッチング電源のレイアウトのガイドライン』アプリケーション ノート](#)』
- テキサス インスツルメンツ、『[最適化された出力段レイアウトによる大電流 DC/DC レギュレータの EMI 性能向上](#)』アプリケーション ブリーフ
- テキサス・インスツルメンツ、『[独自電源の構築 - レイアウトの考慮事項](#)』セミナー

5.3 ドキュメントの更新通知を受け取る方法

ドキュメントの更新についての通知を受け取るには、www.tij.co.jp のデバイス製品フォルダを開いてください。[通知] をクリックして登録すると、変更されたすべての製品情報に関するダイジェストを毎週受け取ることができます。変更の詳細については、改訂されたドキュメントに含まれている改訂履歴をご覧ください。

5.4 サポート・リソース

[テキサス・インスツルメンツ E2E™ サポート・フォーラム](#)は、エンジニアが検証済みの回答と設計に関するヒントをエキスパートから迅速かつ直接得ることができる場所です。既存の回答を検索したり、独自の質問をしたりすることで、設計に必要な支援を迅速に得ることができます。

リンクされているコンテンツは、各寄稿者により「現状のまま」提供されるものです。これらはテキサス・インスツルメンツの仕様を構成するものではなく、必ずしもテキサス・インスツルメンツの見解を反映したものではありません。テキサス・インスツルメンツの[使用条件](#)を参照してください。

5.5 商標

PowerPAD™ and テキサス・インスツルメンツ E2E™ are trademarks of Texas Instruments.

WEBENCH® is a registered trademark of Texas Instruments.

すべての商標は、それぞれの所有者に帰属します。

5.6 静電気放電に関する注意事項



この IC は、ESD によって破損する可能性があります。テキサス・インスツルメンツは、IC を取り扱う際には常に適切な注意を払うことを推奨します。正しい取り扱いおよび設置手順に従わない場合、デバイスを破損するおそれがあります。

ESD による破損は、わずかな性能低下からデバイスの完全な故障まで多岐にわたります。精密な IC の場合、パラメータがわずかに変化するだけで公表されている仕様から外れる可能性があるため、破損が発生しやすくなっています。

5.7 用語集

[テキサス・インスツルメンツ用語集](#)

この用語集には、用語や略語の一覧および定義が記載されています。

6 改訂履歴

日付	改訂	注
December 2025	*	初版リリース

7 メカニカル、パッケージ、および注文情報

以降のページには、メカニカル、パッケージ、および注文に関する情報が記載されています。この情報は、指定のデバイスに使用できる最新のデータです。このデータは、予告なく、このドキュメントを改訂せずに変更される場合があります。本データシートのブラウザ版を使用されている場合は、画面左側の説明をご覧ください。

PACKAGING INFORMATION

Orderable part number	Status (1)	Material type (2)	Package Pins	Package qty Carrier	RoHS (3)	Lead finish/ Ball material (4)	MSL rating/ Peak reflow (5)	Op temp (°C)	Part marking (6)
LM25137F2RHAR	Active	Production	VQFN (RHA) 36	2500 LARGE T&R	Yes	NIPDAU	Level-2-260C-1 YEAR	-40 to 150	25137F2 RHAR
LM25137F3RHAR	Active	Production	VQFN (RHA) 36	2500 LARGE T&R	Yes	NIPDAU	Level-2-260C-1 YEAR	-40 to 150	25137F3 RHAR

(1) **Status:** For more details on status, see our [product life cycle](#).

(2) **Material type:** When designated, preproduction parts are prototypes/experimental devices, and are not yet approved or released for full production. Testing and final process, including without limitation quality assurance, reliability performance testing, and/or process qualification, may not yet be complete, and this item is subject to further changes or possible discontinuation. If available for ordering, purchases will be subject to an additional waiver at checkout, and are intended for early internal evaluation purposes only. These items are sold without warranties of any kind.

(3) **RoHS values:** Yes, No, RoHS Exempt. See the [TI RoHS Statement](#) for additional information and value definition.

(4) **Lead finish/Ball material:** Parts may have multiple material finish options. Finish options are separated by a vertical ruled line. Lead finish/Ball material values may wrap to two lines if the finish value exceeds the maximum column width.

(5) **MSL rating/Peak reflow:** The moisture sensitivity level ratings and peak solder (reflow) temperatures. In the event that a part has multiple moisture sensitivity ratings, only the lowest level per JEDEC standards is shown. Refer to the shipping label for the actual reflow temperature that will be used to mount the part to the printed circuit board.

(6) **Part marking:** There may be an additional marking, which relates to the logo, the lot trace code information, or the environmental category of the part.

Multiple part markings will be inside parentheses. Only one part marking contained in parentheses and separated by a "-" will appear on a part. If a line is indented then it is a continuation of the previous line and the two combined represent the entire part marking for that device.

Important Information and Disclaimer: The information provided on this page represents TI's knowledge and belief as of the date that it is provided. TI bases its knowledge and belief on information provided by third parties, and makes no representation or warranty as to the accuracy of such information. Efforts are underway to better integrate information from third parties. TI has taken and continues to take reasonable steps to provide representative and accurate information but may not have conducted destructive testing or chemical analysis on incoming materials and chemicals. TI and TI suppliers consider certain information to be proprietary, and thus CAS numbers and other limited information may not be available for release.

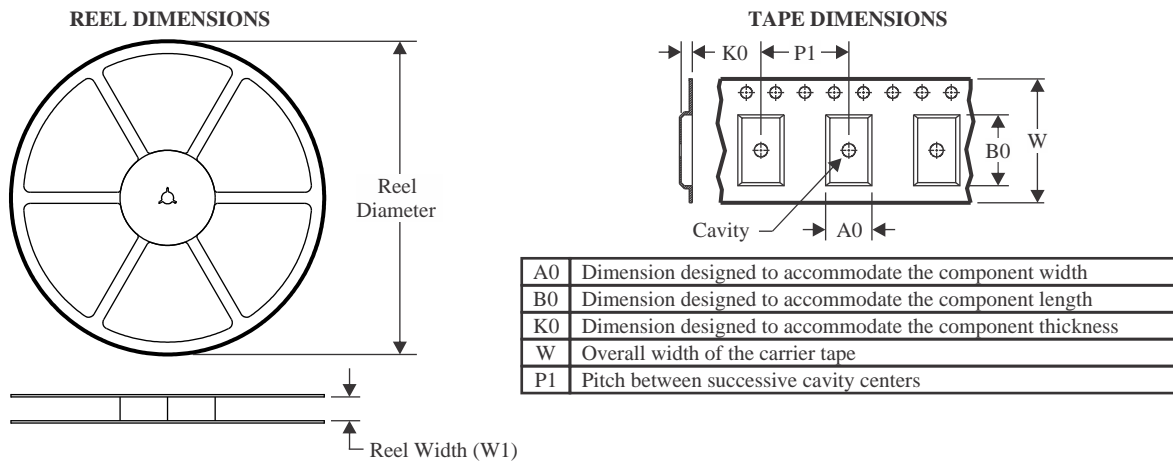
In no event shall TI's liability arising out of such information exceed the total purchase price of the TI part(s) at issue in this document sold by TI to Customer on an annual basis.

OTHER QUALIFIED VERSIONS OF LM25137F :

- Automotive : [LM25137F-Q1](#)

NOTE: Qualified Version Definitions:

- Automotive - Q100 devices qualified for high-reliability automotive applications targeting zero defects

TAPE AND REEL INFORMATION

QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE


*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
LM25137F2RHAR	VQFN	RHA	36	2500	330.0	16.4	6.3	6.3	1.1	12.0	16.0	Q2
LM25137F3RHAR	VQFN	RHA	36	2500	330.0	16.4	6.3	6.3	1.1	12.0	16.0	Q2

TAPE AND REEL BOX DIMENSIONS


*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Length (mm)	Width (mm)	Height (mm)
LM25137F2RHAR	VQFN	RHA	36	2500	367.0	367.0	38.0
LM25137F3RHAR	VQFN	RHA	36	2500	367.0	367.0	38.0

GENERIC PACKAGE VIEW

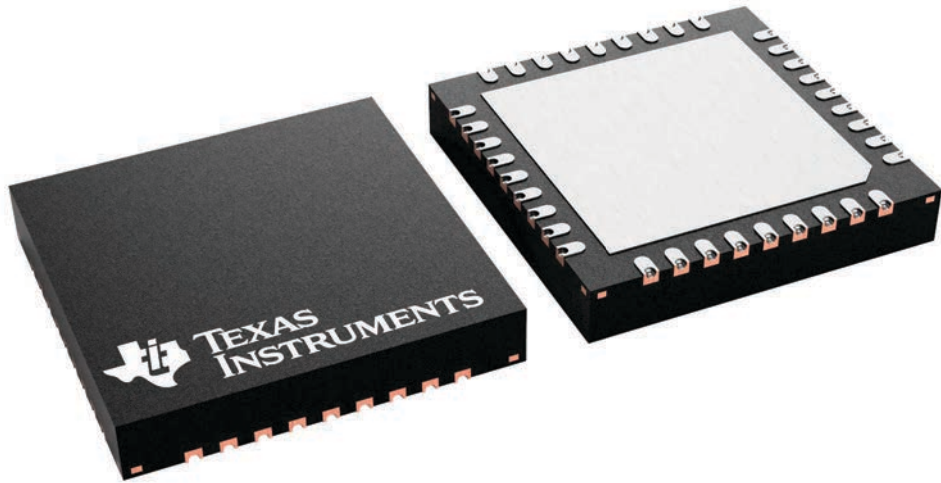
RHA 36

VQFN - 1 mm max height

6 x 6, 0.5 mm pitch

PLASTIC QUAD FLATPACK - NO LEAD

This image is a representation of the package family, actual package may vary.
Refer to the product data sheet for package details.



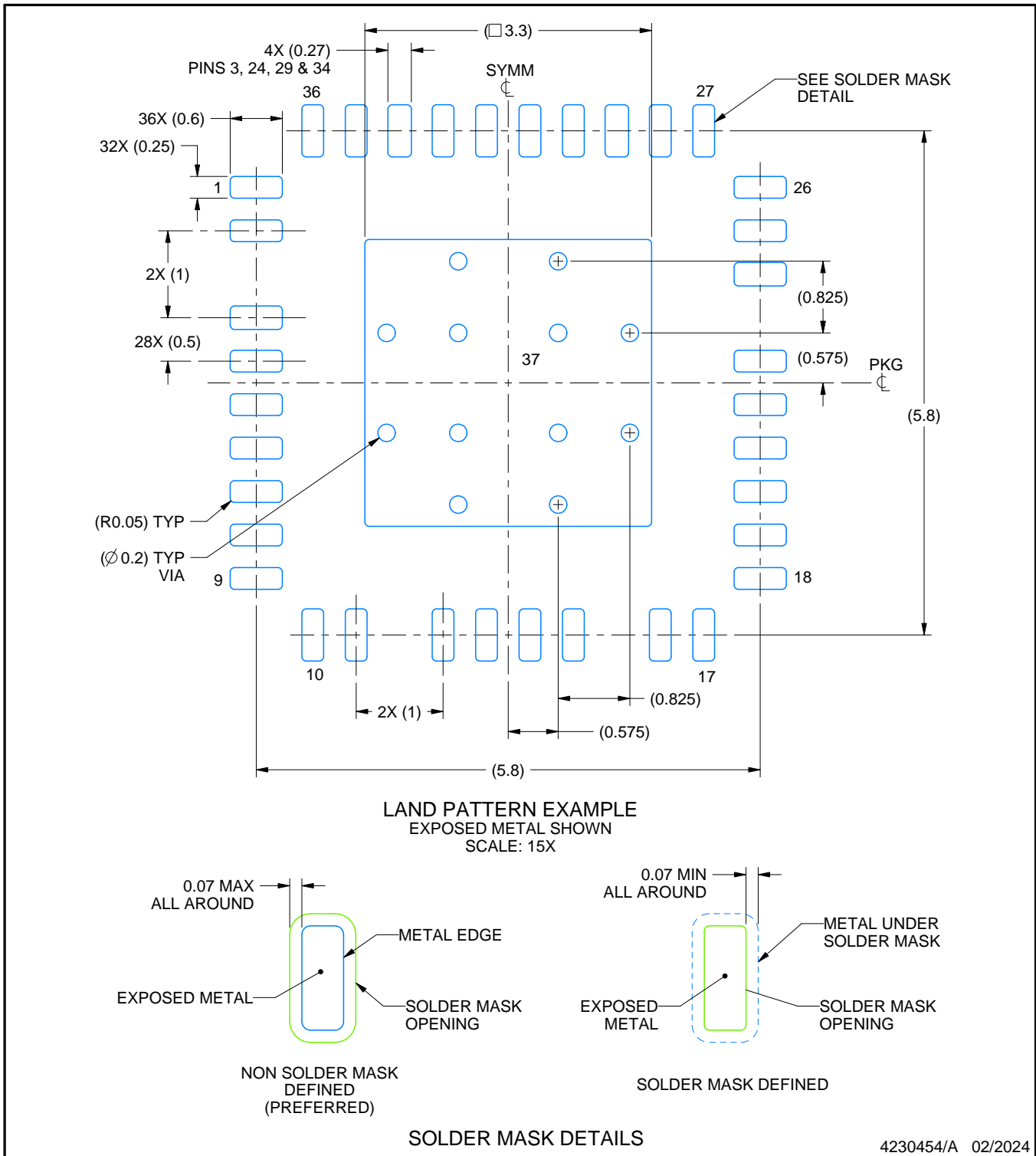
4228438/A

EXAMPLE BOARD LAYOUT

RHA0036D

VQFN - 1 mm max height

PLASTIC QUAD FLATPACK - NO LEAD



4230454/A 02/2024

NOTES: (continued)

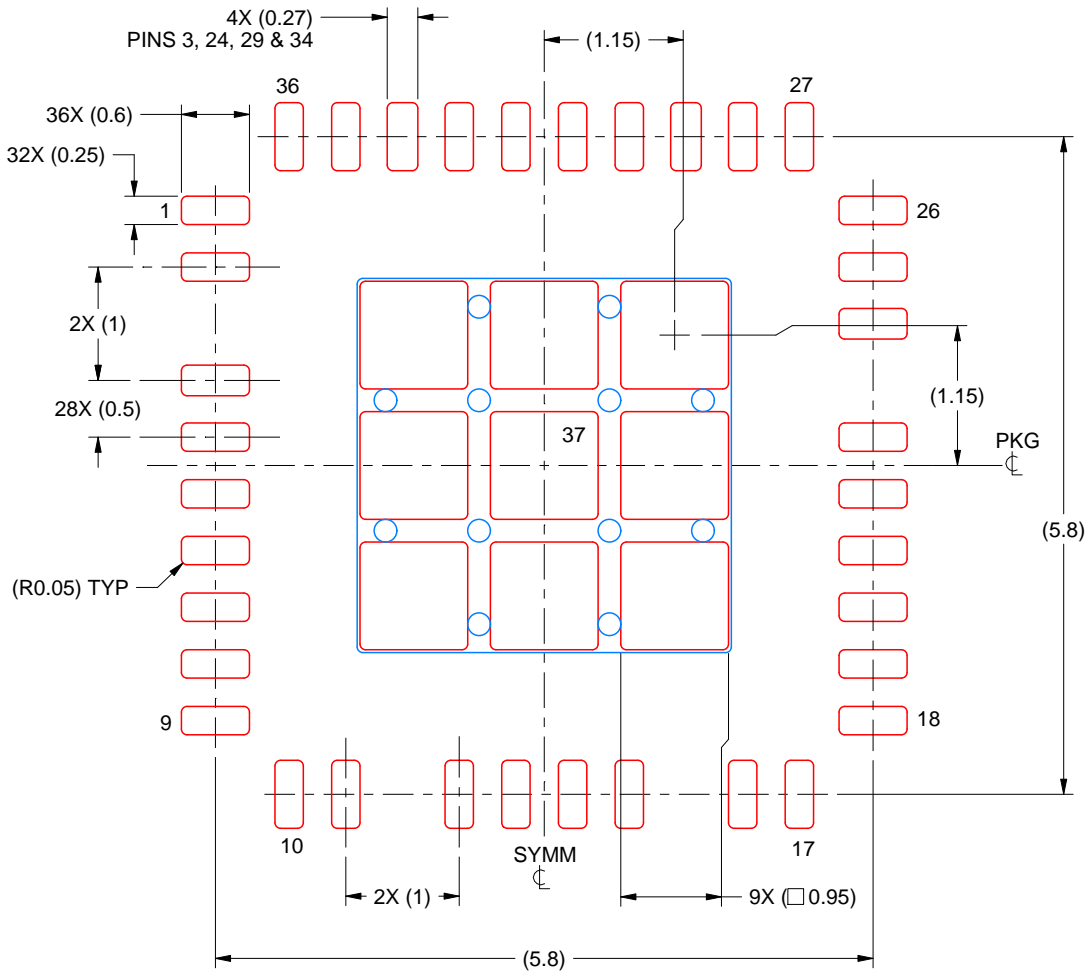
- This package is designed to be soldered to a thermal pad on the board. For more information, see Texas Instruments literature number SLUA271 (www.ti.com/lit/sluea271).
- Vias are optional depending on application, refer to device data sheet. If any vias are implemented, refer to their locations shown on this view. It is recommended that vias under paste be filled, plugged or tented.

EXAMPLE STENCIL DESIGN

RHA0036D

VQFN - 1 mm max height

PLASTIC QUAD FLATPACK - NO LEAD



SOLDER PASTE EXAMPLE
 BASED ON 0.125 MM THICK STENCIL
 SCALE: 15X

EXPOSED PAD 37
 75% PRINTED SOLDER COVERAGE BY AREA UNDER PACKAGE

4230454/A 02/2024

NOTES: (continued)

6. Laser cutting apertures with trapezoidal walls and rounded corners may offer better paste release. IPC-7525 may have alternate design recommendations.

重要なお知らせと免責事項

TI は、技術データと信頼性データ (データシートを含みます)、設計リソース (リファレンス デザインを含みます)、アプリケーションや設計に関する各種アドバイス、Web ツール、安全性情報、その他のリソースを、欠陥が存在する可能性のある「現状のまま」提供しており、商品性および特定目的に対する適合性の黙示保証、第三者の知的財産権の非侵害保証を含むいかなる保証も、明示的または黙示的にかかわらず拒否します。

これらのリソースは、TI 製品を使用する設計の経験を積んだ開発者への提供を意図したものです。(1) お客様のアプリケーションに適した TI 製品の選定、(2) お客様のアプリケーションの設計、検証、試験、(3) お客様のアプリケーションに該当する各種規格や、その他のあらゆる安全性、セキュリティ、規制、または他の要件への確実な適合に関する責任を、お客様のみが単独で負うものとし、

上記の各種リソースは、予告なく変更される可能性があります。これらのリソースは、リソースで説明されている TI 製品を使用するアプリケーションの開発の目的でのみ、TI はその使用をお客様に許諾します。これらのリソースに関して、他の目的で複製することや掲載することは禁止されています。TI や第三者の知的財産権のライセンスが付与されている訳ではありません。お客様は、これらのリソースを自身で使用した結果発生するあらゆる申し立て、損害、費用、損失、責任について、TI およびその代理人を完全に補償するものとし、TI は一切の責任を拒否します。

TI の製品は、[TI の販売条件](#)、[TI の総合的な品質ガイドライン](#)、[ti.com](#) または TI 製品などに関連して提供される他の適用条件に従い提供されます。TI がこれらのリソースを提供することは、適用される TI の保証または他の保証の放棄の拡大や変更を意味するものではありません。TI がカスタム、またはカスタマー仕様として明示的に指定していない限り、TI の製品は標準的なカタログに掲載される汎用機器です。

お客様がいかなる追加条項または代替条項を提案する場合も、TI はそれらに異議を唱え、拒否します。

Copyright © 2026, Texas Instruments Incorporated

最終更新日 : 2025 年 10 月